Систем за директну дигиталну синтезу

Александар Арсовић Електротехнички факултет Универитет у Београду

Сажетак—The abstract goes here.

І. Увод

II. Ширина контролне речи f_0

Ширина контролне речи W да резолуција буде

$$f_0 = \frac{(M * f_{clk})}{2^W} \tag{1}$$

$$W = log2\left(\frac{M * f_{clk}}{f_0}\right) \tag{2}$$

$$W = log2\left(\frac{1*100MHz}{100\mu Hz}\right) = 39.863\tag{3}$$

$$N = 40 \tag{4}$$

од тога су два бита за квадрант, а остали за нпр. LUT (енг. Look Up Table).

III. Архитектура генератора одбирака

IV. Conclusion

The conclusion goes here.

 ${\bf Acknowledgment}$

The authors would like to thank...

Литература