Soru 1

Tasarlanacak bir kombinasyonel devrenin A ve B girişleri, 4'er bit işaretli ikiye tümleyen formunda sayılardır. Bu devrenin F = 2*A -

-256 sayısını işaret-büyüklük gösteriminde ifade edebilmek için minimum kaç bite gereksinim vardır?

Δ () ε

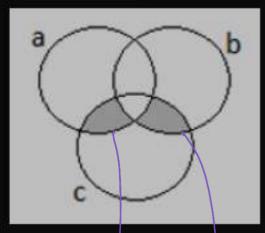
B 10

c (9)

D 11

Seçimi Boş Bırakmak İstiyorum

256 = 28 + 199

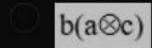


Yukarıdaki Venn şeması, hangi lojik fonksiyonu ifade eder?

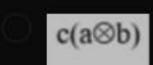
acb bca

((ab'+ a'b

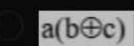
A

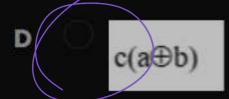


В

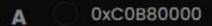


C





-5.75 sayısının floating-point gösteriminin 16'lık sistemdeki karşılığı nedir?



B 0xB0C40000

C 0xC0A40000

D 0xC1B90000

Seçimi Boş Bırakmak İstiyorum

f(x,y,z,t) = x'y'+z't' ifadesinin ekstradan kapı kullanmadan bir MUX ile gerçekleştirilmesi isteniyor. Bu MUX'un tipi ne olmalıdır?

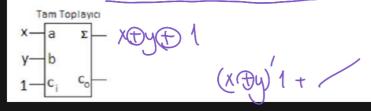
n - 2ⁿ



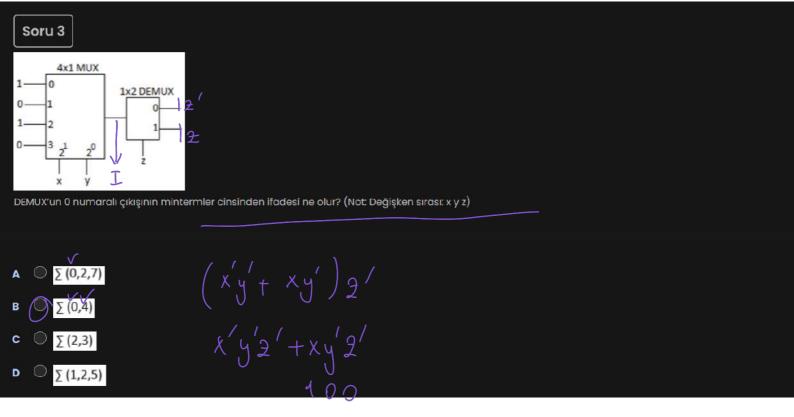
- 8×1 MUX
- 4×1 MUX
- 3×8 MUX

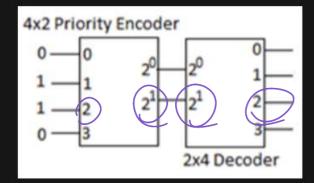


Tam toplayıcının toplam çıkışının lojik ifadesi $\Sigma = a \oplus b \oplus c_i$ ve elde çıkışının lojik ifadesi $c_o = (a \oplus b)c_i + ab$ olduğuna göre aşağıda verilen girişlere göre toplam çıkışının lojik ifadesi ne olu \widetilde{r} ?









Yukarıdaki öncelikli kodlayıcının en yüksek öncelikli girişi 0, en düşük öncelikli girişi de 3'tür. Uygulanan girişlere göre kod çözücünün hangi çıkışı aktiftir?

