

.....

Tasarlanacak bir kombinasyonel devrenin A ve B girişleri, 4'er bit işaretli ikiye tümleyen formunda sayılardır. Bu devrenin F = 2\*A – B + 1 işlemini yapması istenmektedir. Buna göre F çıkışı kaç bit

Δ .

B 4

C

D 3

Secimi Bos Birakmak istivarum

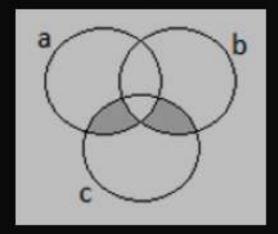


-256 sayısını işaret-büyüklük gösteriminde ifade edebilmek için minimum kaç bite gereksinim vardır?

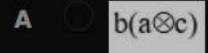
- A 8
- B 10
- C 9
- D 11

Seçimi Boş Bırakmak İstiyorum

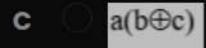
## Soru 3

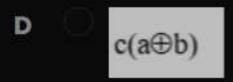


Yukarıdaki Venn şeması, hangi lojik fonksiyonu ifade eder?









Seçimi Boş Bırakmak İstiyorum

## Soru 4

-5.75 sayısının floating-point gösteriminin 16'lık sistemdeki karşılığı nedir?

- A 0xC0B80000
- B 0xB0C40000
- C 0xC0A40000
- D 0xC1B90000

Seçimi Boş Bırakmak İstiyorum