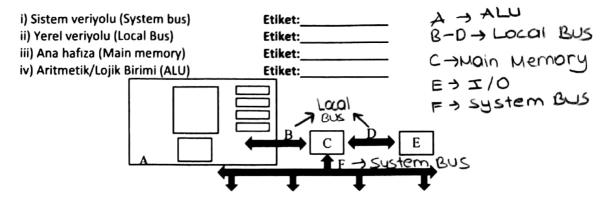
Kocaeli Üniversitesi Mühendislik Fakültesi Bilgisayar Mühendisliği Bölümü Bilgisayar Mimarisi ve Organizasyonu Dersi Ara Sınavı

07/04/2016

1) Aşağıda verilen birimleri şekilde verilen etiketler ile eşleştiriniz? Eğer ilgili bileşen şekilde etiketlendirilmemiş ise G harfinden başlayarak etiket veriniz.



2) Hiyerarşik bir hafıza sisteminin parametreleri aşağıda verilmiştir. Buna göre tabloyu aşağıda verilen koşullarda gerekli bit sayılarını belirleyiniz?

Ana hafiza boyutu (Main Memory Size): 128 KB = 2⁻⁷, 2¹⁰ Ön bellek boyutu (Cache Size): 8 KB 23, 210 Blok boyutu (Block Size): 16 B 24

HMS=T+L+W $\frac{cs}{BS}$ = Line BS = W

a) Fully associative mapping

b) Direct mapping

c) 16 Way Set associative mapping

FAM	MMS=T+W
	MMS = T+ 5+W

	Tag (etiket)	Line/Küme (Satır/Küme)	Word (Kelime)
a)	13	0	4
b)	4	9	4
c)	8.	5 (SEE)	4

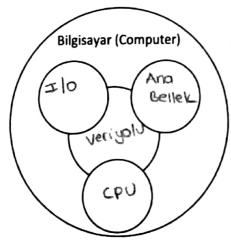
3) Aşağıda bilgisayarın yüksek seviyeli yapısı verilmiştir. 4 adet bloğun isimlerini şekil içerisine yazınız =10: Kontrol Unites tarofindan californian giris/ 41kis ve anlatınız?

eupmani

And beliek: Hem veri hem komutlari saklar

CPU: Komutları yarımlar, venileri isler. Genel omoçli antmetik ve montikudi islemler moduludur.

veri yalu: sistem modülleri arasında veri tarimak ifin bir yol sağlayan veri hatlanıdır.



4) Komut süresi (Instruction cycle) kavramını şekil çizerek anlatınız?



Kocaeli Üniversitesi Mühendislik Fakültesi Bilgisayar Mühendisliği Bölümü Bilgisayar Mimarisi ve Organizasyonu Dersi Ara Sınavı

07/04/2016

5) Aşağıda verilen birimleri şekilde verilen etiketler ile eşleştiriniz? Eğer ilgili bileşen şekilde etiketlendirilmemiş ise G harfinden başlayarak etiket veriniz.

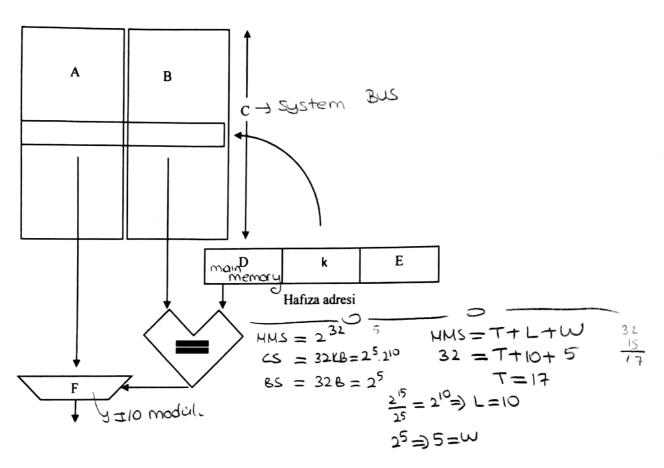
Eğer ilgili bileşen şekilde etiketlendirilmemiş ise G harfinden başlayarak etiket veriniz.

- i) Veri (Data)
- ii) 2^k
- iii) Etiketler (Tags)
- iv) Kelime (Word)

Etiket:_____ Etiket:

Etiket:

Etiket:_____

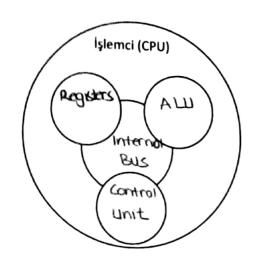


6) <u>Direct mapping</u> yöntemini kullanan bir hafıza sisteminde cache size 32 KB ve block size 32 byte'tır. CPU 32 bit'lik adresler üretebildiğine göre cache belleğin indekslenmesi için gerekli olan adres haritasını çıkarınız? (Bir sayılarını bulunuz) 0x007A1FDA ana hafıza adresi için ön bellek adres çözümlemesini yapınız?

7) Aşağıda işlemcinin yüksek seviyeli yapısı verilmiştir. 4 adet bloğun isimlerini şekil içerisine yazınız ve anlatınız?

A = 10 1010 B = 11 1011 C = 12 1100 D = 13 1101 E = 14 1110 F = 15 1111

Kocaeli Üniversitesi Mühendislik Fakültesi Bilgisayar Mühendisliği Bölümü Bilgisayar Mimarisi ve Organizasyonu Dersi Ara Sınavı



07/04/2016

ALU: ikili veriler üzerinde calıkabilen bir aritmetik ve mantık sol birim

layan ve gerçeklektirilmelerini sağlayan bir kontrol ünitesi

Internol Bus. Adres veri yolu veriyalındaki verilerin kaynağını veyo hedefin belirlemek için kullanılır.

<u>Registers</u>: Yazmaçlar i Elemcinin i ginde lautunon depalamo yenleri. En hizli i Elemler dagrudian

yazmacıarla yopılır. 8) Kesmę içeren Komut süresi (Instruction cycle with interrupts) kavramını şekil çizerek anlatınız? Fetch cycle Execute cycle interrupt cycle interrupt disabled Fetch next Execute check for instruction instruction interrupt: enapped process interrupt Half