

INSTRUÇÃO	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19
loop: blez \$t1,end																			
sltui \$t2,\$t1,65																			
bne \$t2,\$zero,nxtch																			
sltui \$t2,\$t1,91																			
beq \$t2,\$zero,nxtch																			
addiu \$t4,\$t4,1																			
nxtch: addiu \$t0,\$t0,4																			
lw \$t1,0(\$t0)																			
j loop																			
end: sw \$t4,0(\$t3)																			

Convenções:

X → bolha

\* → estágio em que um salto é executado (carga no PC)

- → estágio não usado

→ → adiantamento ou leitura após escrita no mesmo ciclo

Estágios do pipeline: B (Busca), D (Decodificação), E (Execução), M (Memória), W (Write-back)