

業務案内

作業経験ターゲット

作業経験 OS

作業経験 開発環境

開発経験

連絡先

計測制御分野において設計開発の御手伝いをさせて頂いております。

各種計測制御機器設計開発 ※1
ファームウェア/ハードウェア 設計開発

組み込みOS、ミドルウェアのポーティング/カスタマイズ ※1
μiTRON OSのポーティング ミドルウェアのカスタマイズ、ドライバ作成 (主にネットワーク系)
アプリケーション/サンプル環境作成
T-Kernel アプリケーション(Kernel Base)、ドライバ開発
Android/Linux 環境作成
※ Androidは下回り(Linuxドライバ等)を主としております
Windows/Linuxアプリケーション
組み込みアプリケーション

SH2、SH3、SH4
V850E
ARM7、ARM9、Cortex-A8/A9/A15
LANC SH-Ether、LAN91C111、CS8900A、EP9315-Ether、その他
FPGA XILINX
Intel-x86(8086, 186)
※ 近年はARM-A系のみの作業が主です
PC : Windows, Linux(Ubuntu)

組み込み
uiTRON : NORTi、RX850(NEC V850)、HI7750-4 (Renesas SH)、TOPPERS-JSP/FI4
T-Kernel : PMC社拡張(Renesas SH)
Linux : Ubuntu
Android/Linux : 主にTI向

Windows ~Windows10
Linux(Ubuntu)
FreeBSD ※1

組込 主にC/C++を使用します
SHC-HEW(SH)、CA850(V850)、ARM-ADS(ARMcore)、EW(ARMcore)、GNU(gcc、シェル)
Windows
VisualStudio VC++, VC#, Qt(opensource)
Linux / Android
Qt(opensource)、GNU(gcc、シェル)、Android SDK/NDK ※1
Opensource
Opencv : CV/MLで使用 (ライセンスに注意しながら積極的にopensourceを使用しています)

uiTRON上の各種計測制御アプリケーション
各種チップ評価ボード製作 ※1
各種ボードへのOS、ミドルウェアのポーティング/カスタマイズ(チューニング)
ガス/液体クロマト装置(システム、検出器、その他)設計開発
各種I/F変換器(232C、485、Ether、USB、その他)設計開発
ドライブレコーダ、監視カメラ装置設計開発
TV電話装置(アナログ回線)設計開発
FPGA内部(XILINX)設計開発 主にVHDLを使用しています。 ※1

DeviceNet、MODBUS、Flnet、SECS1/2、HSMSプロトコルスタック設計開発、チューニング
※SECS1/2、HSMSプロトコルスタック設計開発はwindowsサービス

Windows 各種アプリケーション ※2
Linux 各種アプリケーション ※2

※1 近年はハードウェア設計は行っておりません。またAndroid系、Linux系の下回り開発も、あまり行っておりません。 アプリケーションの開発を主としております。
※2 GUI等デザインは苦手としております。

代表 石井千寿
〒350-0313 埼玉県比企郡鳩山町松ヶ丘4-13-1
mail : senjyu@rapid.ocn.ne.jp
tel : 080-6578-9822 (049-296-1993)

2019.04.12

無断転載・複製を禁ず