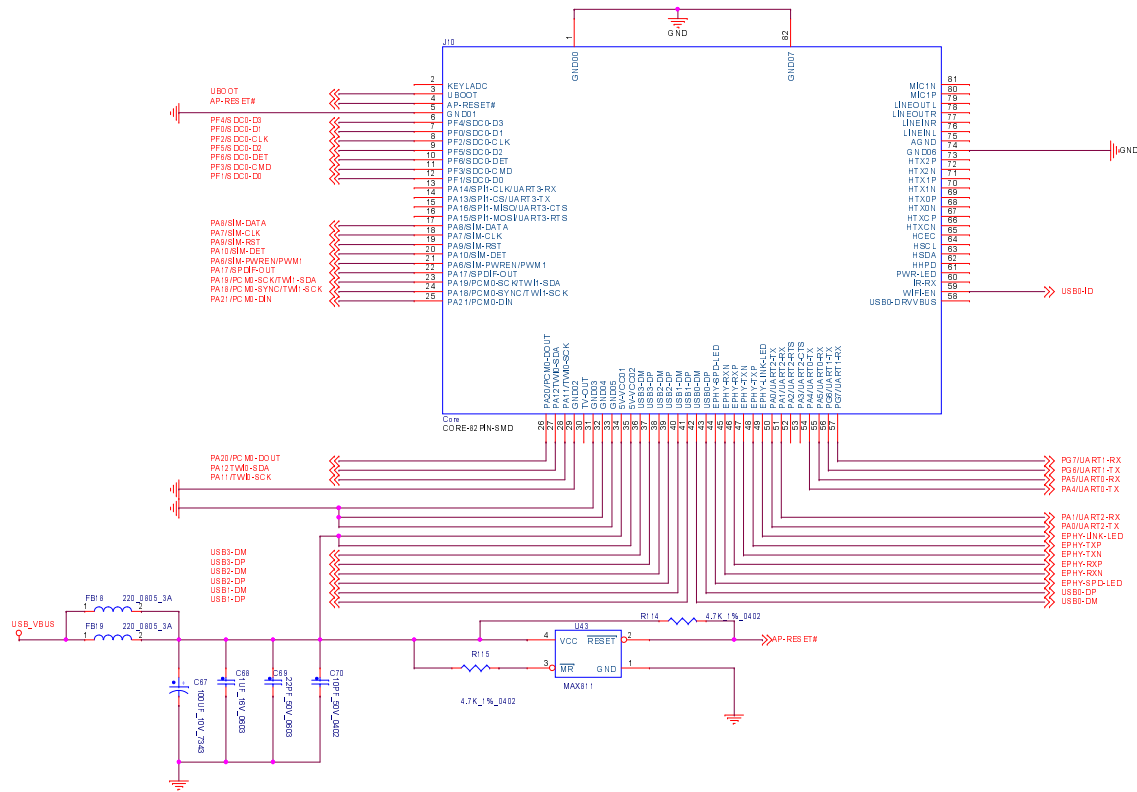
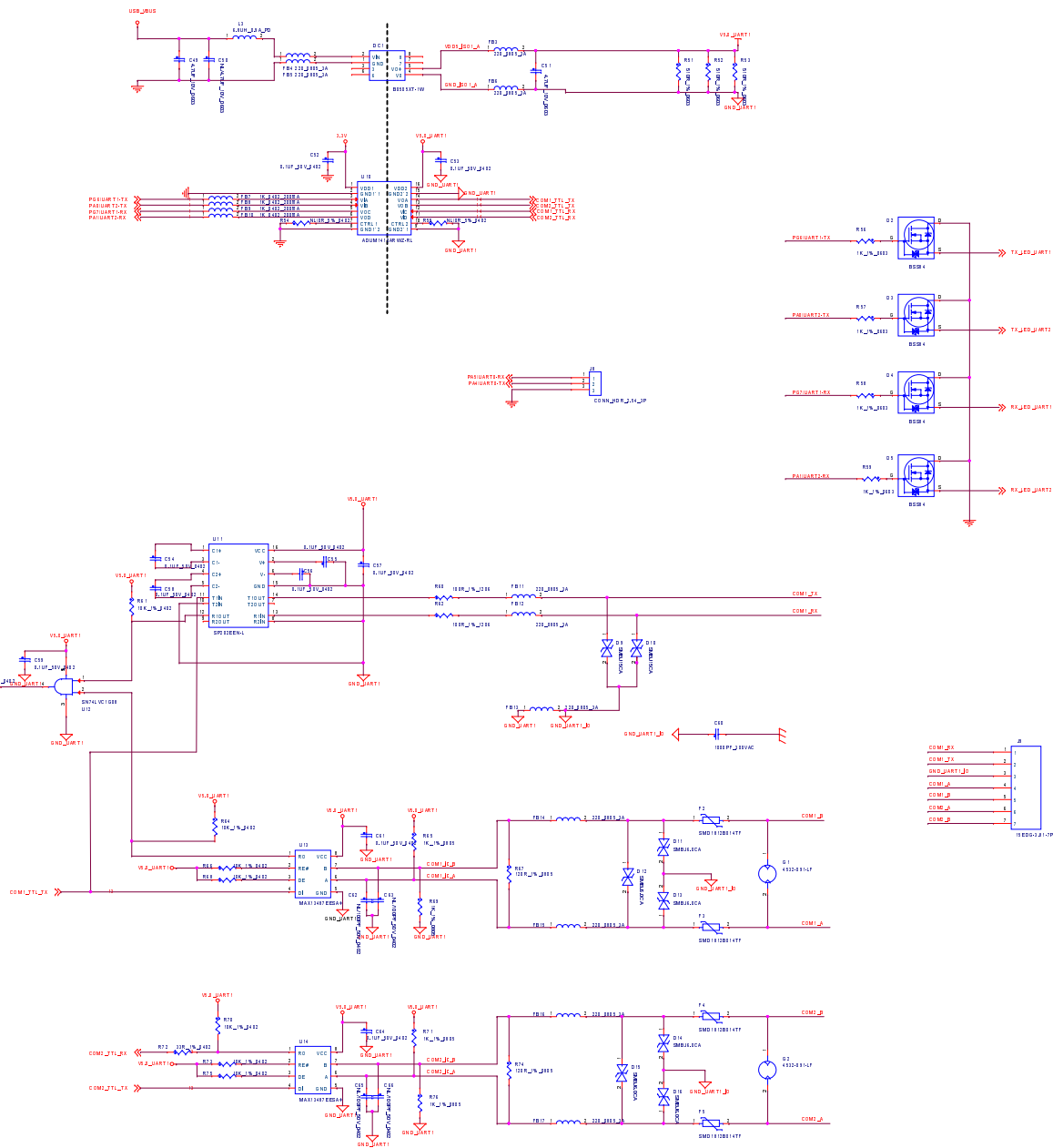
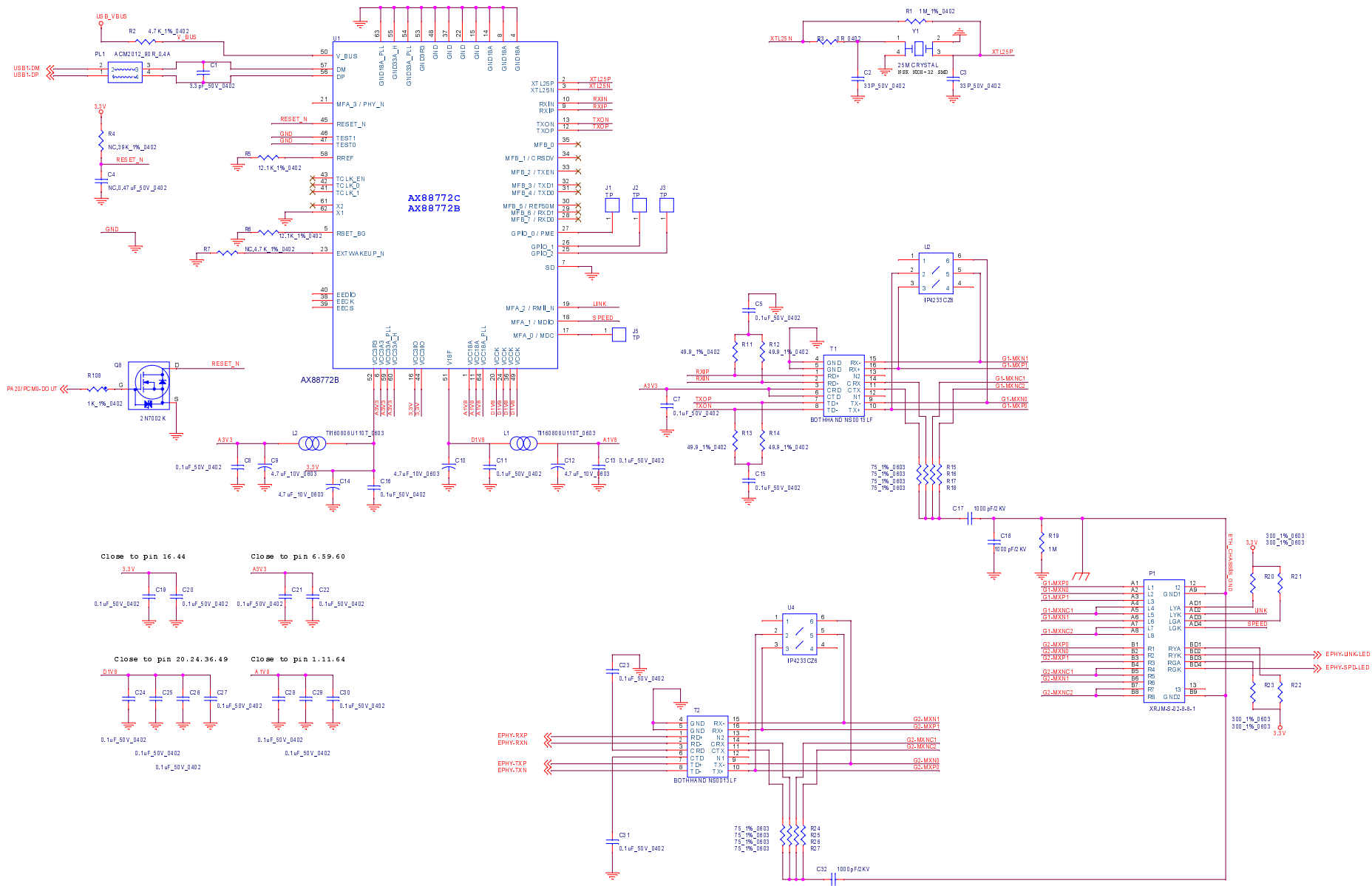
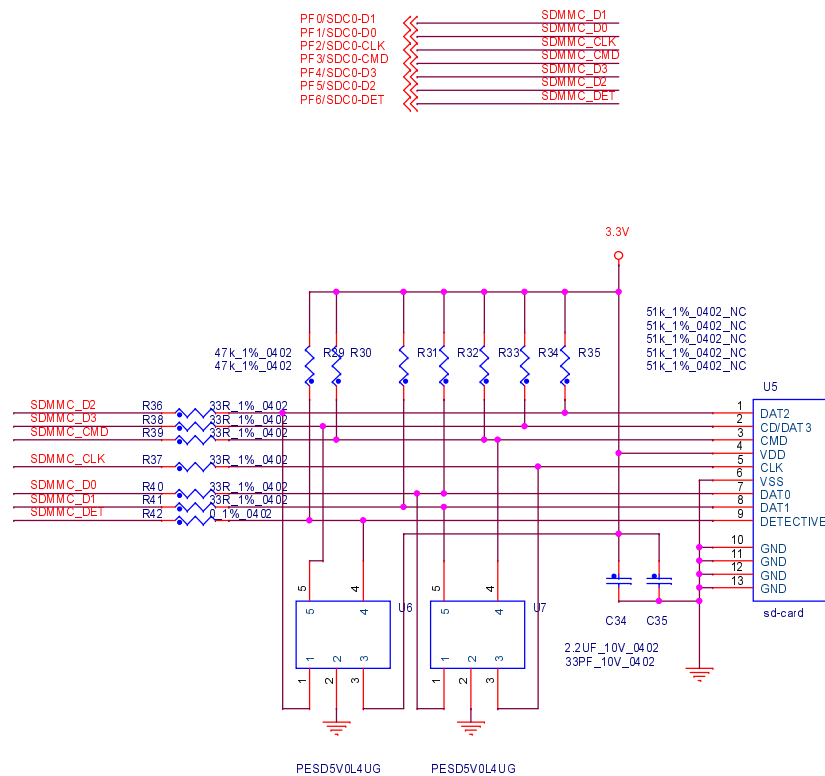


## CPU



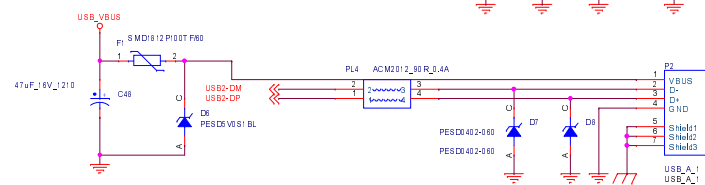
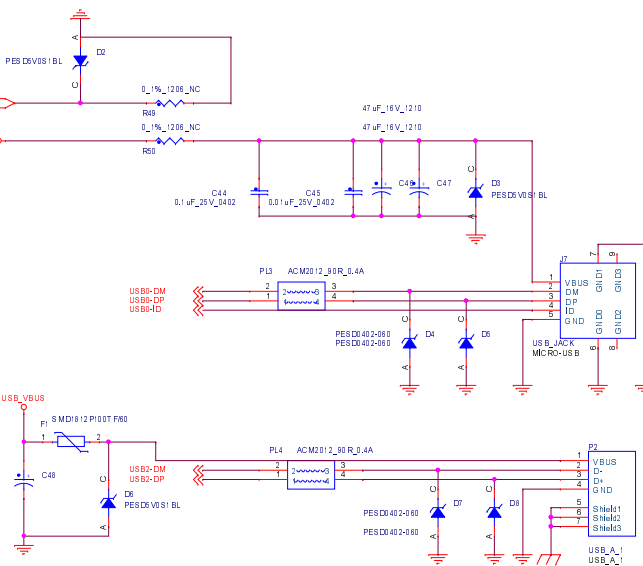




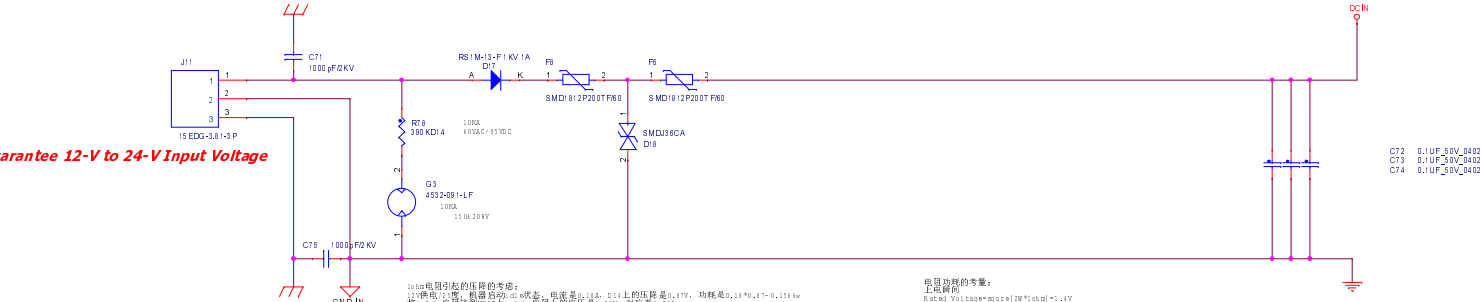


CD、CLK、DATA0、DATA1、DATA2、DATA3 均为高速信号线，PCB 设计过程中这些信号线需要  
做 50Ω 阻抗控制，不要与其他走线交叉，走线尽量放在内层；CLK、CMD、DATA0、DATA1、DATA2、  
DATA3 走线建议做等长处理，CLK 走线单独包地。

Title			<Title>
Size	Document Number	Rev	
B	<Doc>	<Rev Code>	
Date	Tuesday, May 14, 2019	Sheet	2 of 8



File			<Title>		
Size	Document Number				Rev
C	Doc				<Rev Code>
Date	Tuesday, May 14, 2019		Sheet	3 of 8	

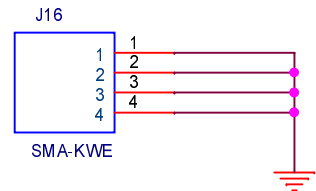
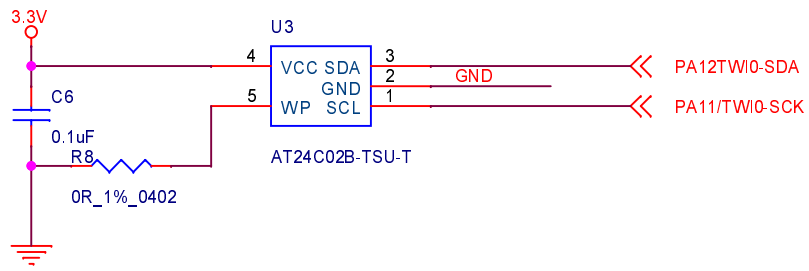
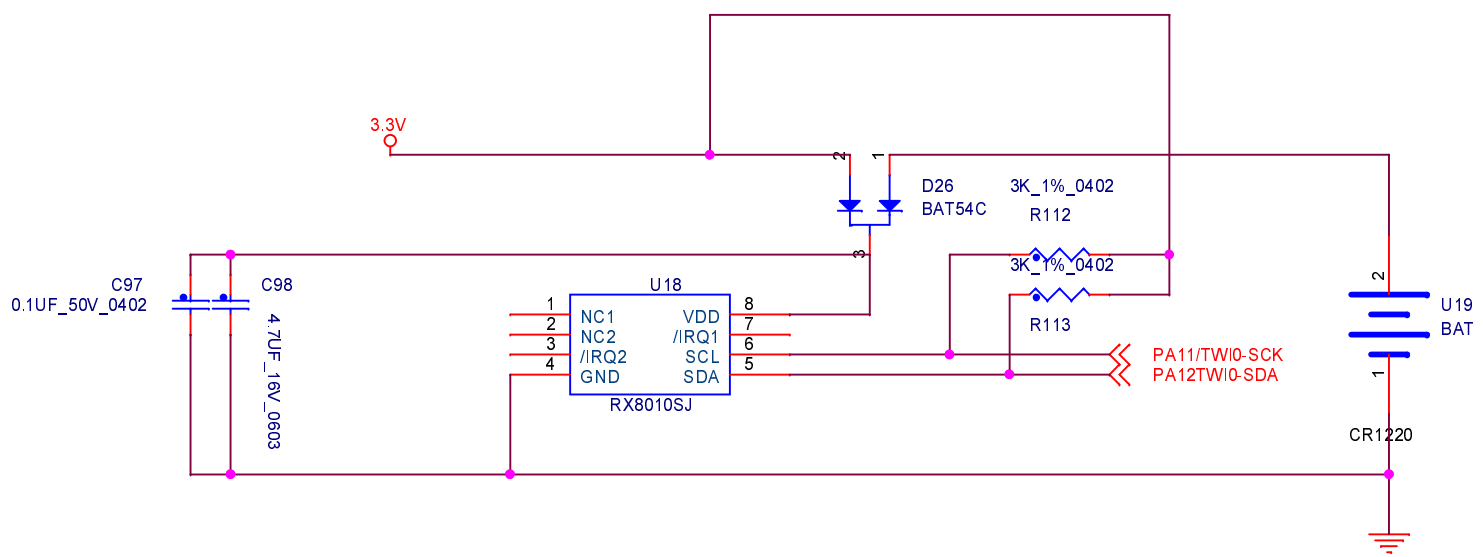
[illegible]

Rated Voltage=12V;Ib=0.1A;Ic=1.4V  
启动瞬间，由于12V上叠加400V大电容的存在  
这个电压上电压最大值电压是：12V+400V=412V的时间  
是：1.4V/412V=0.0034s  
另外：Ib=0.1A; degree  
1.4V/0.1A=14V;0.000000s=0.001411s; degree  
burst时刻（只考量：1V供电即停，因为1V供电电流小）  
1V供电：burst时，电阻上的电流是：1.4A，计算RMS电流值为：0.41A（按照：  
电阻两端电压为：0.41A\*1ohm=0.41V，没有超过额定电压

电阻两端电压为 $0.61\text{A} \times 10\Omega = 6.1\text{V}$ ，没有超过规定电压



File			
<Title>			
Size	Document Number		Rev
Cust	mk Doc		<RevCode>
Date	Tuesday, May 14, 2019		
	Print	8	of 8



Title <Title>		
Size A	Document Number <Doc>	Rev <RevCode>
Date:	Tuesday, May 14, 2019	Sheet 7 of 8

