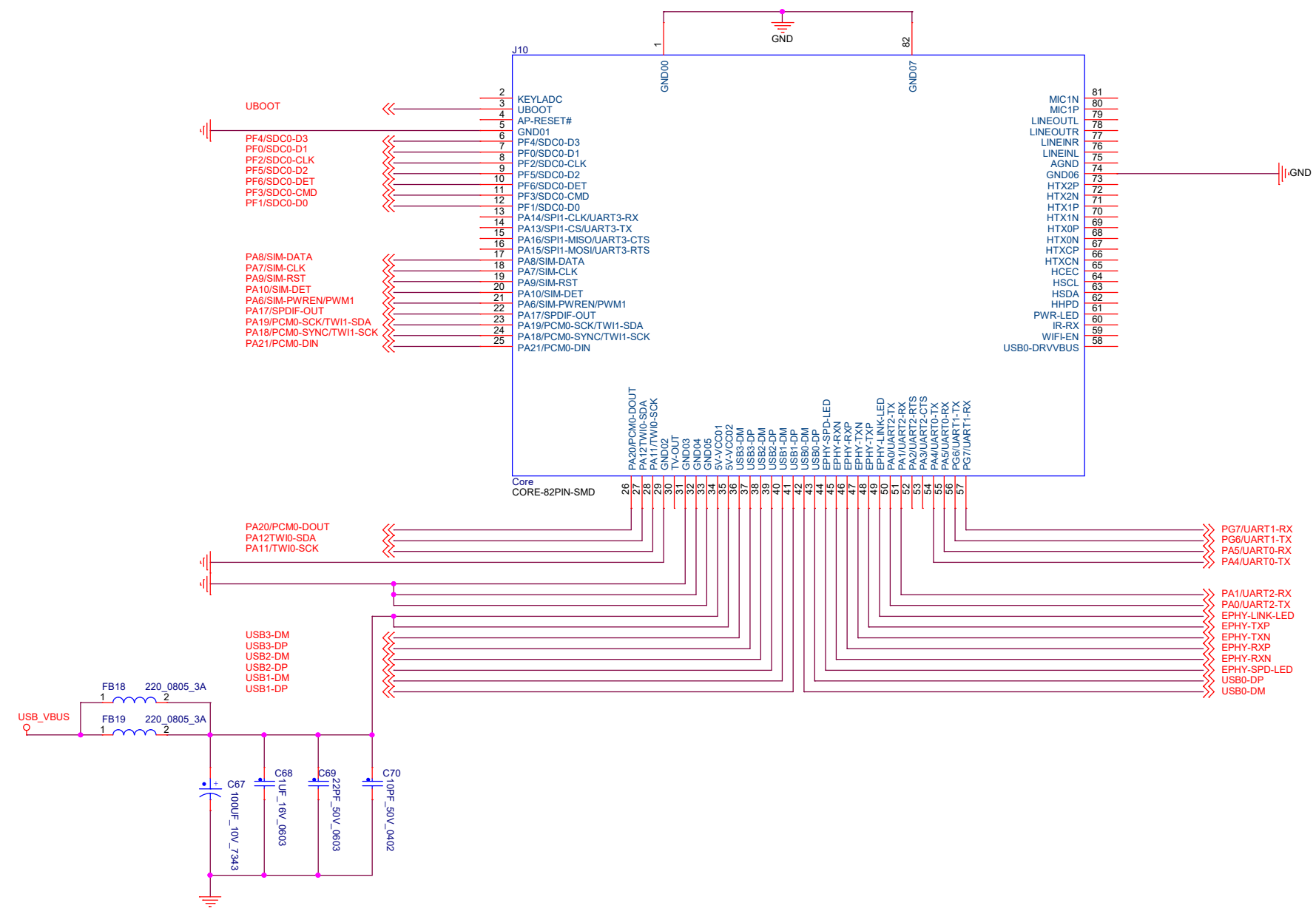
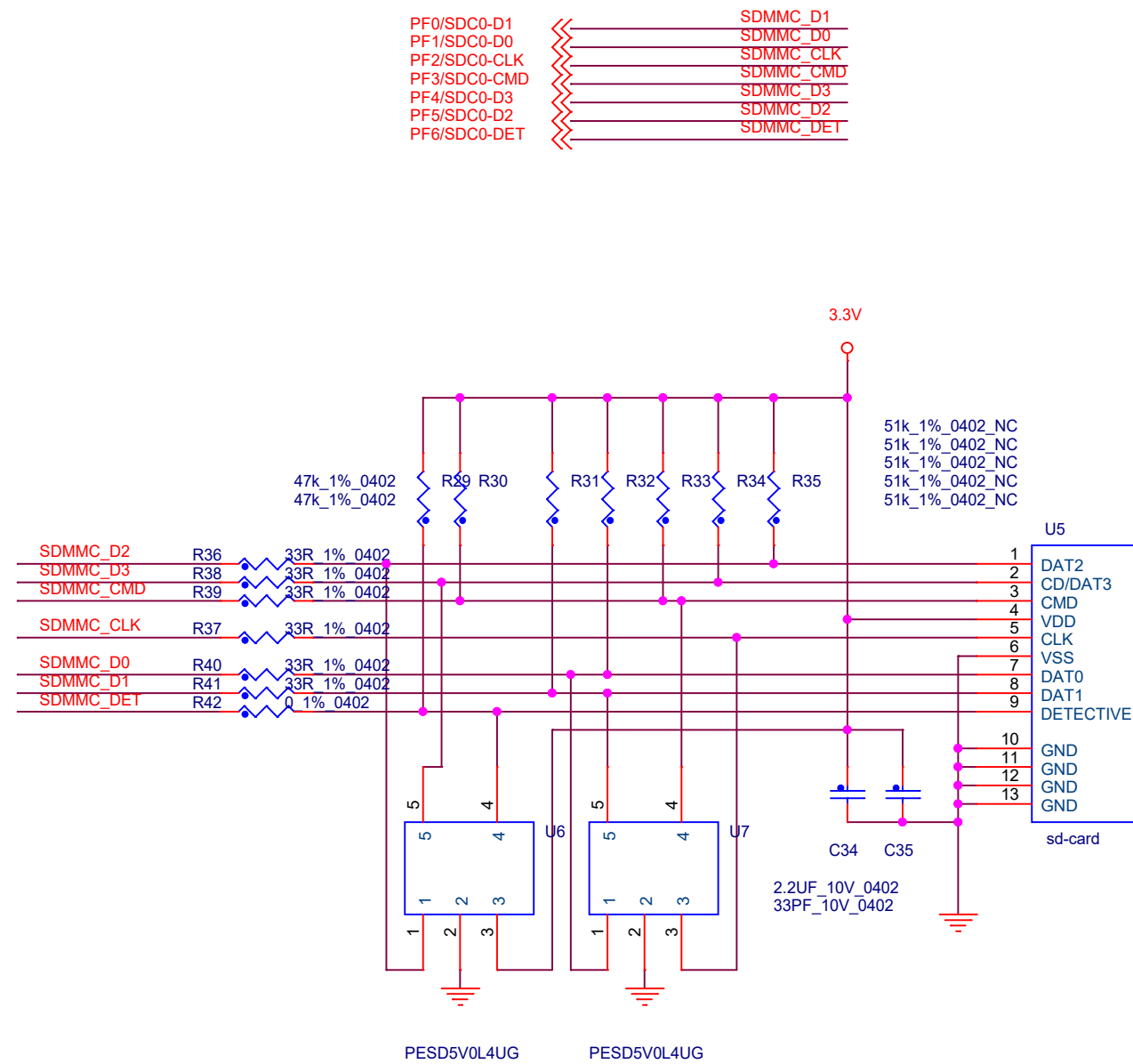


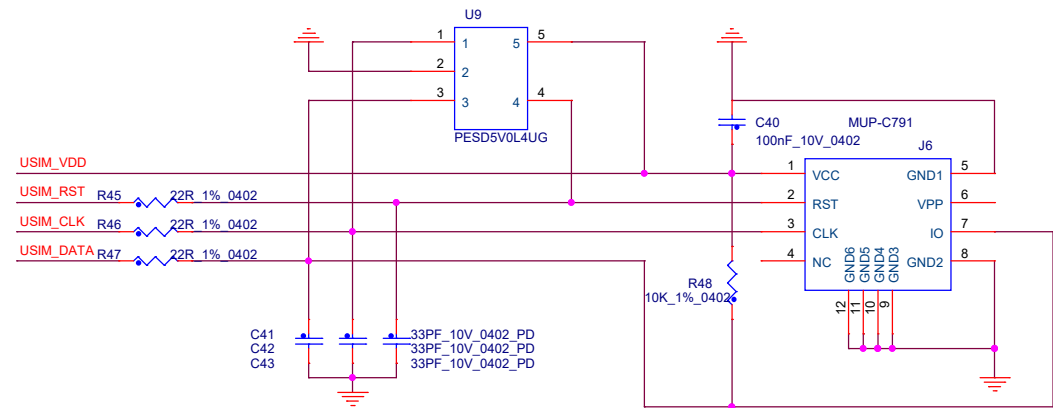
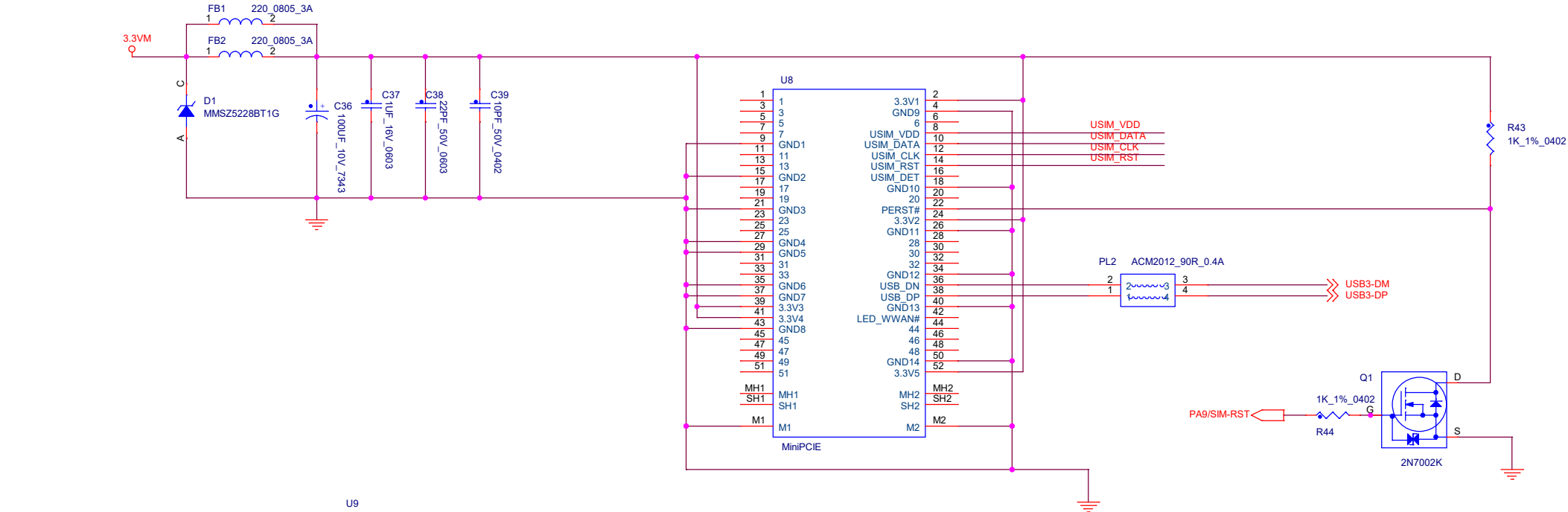
CPU





CMD、CLK、DATA0、DATA1、DATA2、DATA3 均为高速信号线。设计时阻值信号要做 50Ω 阻抗匹配，走线尽量放在内层。CLK、CMD、DATA0、DATA1、DATA2、DATA3 走线等长处理，CLK 走线单独处理。

Title <Title>			
Size B	Document Number <Doc>		Rev <RevCode>
Date:	Thursday, April 18, 2019	Sheet 2 of 8	



1. (U)SIM 插座放置，尽量保证 0mm 间距，线长度不超过 20mm。RF 线 IV 线。
2. (U)SIM 插座 RF 线端，RF 线 IV 线。
3. USIM_VDD 电容不超过 1uF，并靠近 USIM 插座放置。
4. 防止 USIM_C 信号与 USIM_DATA 信号相互干扰，两者线不能太靠近，并且在两条线之间加地线。此外，USIM_C 信号也需加地线。
5. 为好的性能，建议 SIM 卡的引脚加地线。
6. 在 (U)SIM 插座之间加地线，防止相互干扰。
7. 在 USIM_DATA、USIM_VDD、USIM_C 和 USIM_ 线附近加地线。
8. 在 (U)SIM 插座附近加地线。

