

Архитектура компьютера и операционные системы

Лекция 10. ISA: числовые типы данных

Андреева Евгения Михайловна доцент кафедры информатики и вычислительного эксперимента



План лекции

- ISA: числовые типы данных
 - целые со знаком
 - вещественные
- Стандарт IEEE 754
- Домашнее задание



ISA включает:

- Модели памяти
- Режимы адресации
- Регистры
- Машинные команды (инструкции)
- Взаимодействие с внешними устройствами ввода/ вывода
- Различные типы внутренних данных (например, с плавающей запятой, целочисленные типы и т. д.)
- Обработчики прерываний и исключительных состояний



Что относится к поддержке числового типа данных?

- Двоичное представление (разрядность!!)
 - битовая маска представление числа в двоичном виде
- Алгоритмы для арифметических операций
 - для каждой операции и любых допустимых битовых масок должен быть определён результат или явно указано его отсутствие. Вычисление результата должно быть конструктивным (алгоритмическим)



Поддержка числового типа данных

Основные задачи

- Эффективность представления и алгоритмов
 - отсутствие усложнения архитектуры процессора для выполнения арифметических операций с отрицательными числами
 - отсутствие усложнения арифметических действий
 - одинаковое количество положительных и отрицательных чисел
- Обработка ошибок



Базовые константы и операции

Константы

- **-** 1
- **—** -1
- ноль
- min
- max

Операции

- противоположный элемент
- сложение: как беззнаковое
- вычитание: как
 сложение с
 противоположным
 элементом



Основные способы представления целых чисел

- Знаковый бит (signed magnitude)
- Дополнительный код (two's complement)
- n-разрядная система со смещением



Знаковый бит (signed magnitude, прямой код)

- $\mathbf{1}_{10} = 00...01_2$
- $-1_{10} = 100...01_2$
- $0_{10} = 00...00_2$ и $100...0_2$
- \blacksquare m-разрядов, $|\max| = |\min| = 2^{m-1} 1 = *1...1_2$

$$2^m - 1 = \sum_{i=0}^{m-1} 2^i$$

 переход к противоположному = замена старшего бита

$$1_{10} = 00...01_2$$
 противоположный $10...01_2 = -1_{10}$



Дополнительный код (two's complement)

 $1_{10} = 00...01_2$

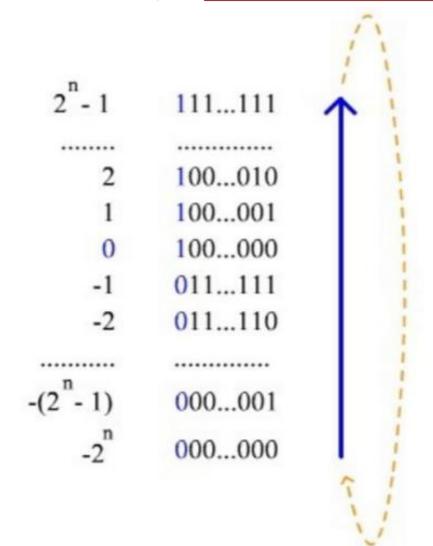
$$-1_{10} = 111...11_2 = -2^{m-1} + \sum_{i=0}^{m-2} 2^i <= 2^m - 1 = \sum_{i=0}^{m-1} 2^i$$

- $0_{10} = 00...00_2$
- \blacksquare m-разрядов, max = $2^{m-1} 1$, min = -2^{m-1}
- переход к противоположному :→not →inc

$$1_{10} = 00...01_2 \rightarrow \mathbf{not} \rightarrow 11...10_2 \rightarrow \mathbf{inc} \rightarrow 11...11_2 = -1_{10}$$



n-разрядная система со смещением (код со сдвигом)



 \blacksquare Пусть n=4, смещение 7 min=0000 $_2$ = -7_{10} 0001 $_2$ = -6_{10} ... 0110 $_2$ = -1_{10} 0111 $_2$ = 0_{10} 1000 $_2$ = 1_{10}

 $max=1111 = 8_{10}$

Смещение для n-разрядных систем обычно задается равным 2^{n-1} или 2^{n-1} –1



Операции со знаковыми целыми

- Вычитание через сложение с противоположным
 - не работает в представлении "Знаковый бит (signed magnitude, прямой код)"
 - работает в представлении "Дополнительный код" $(3_{10}=0011_2)+(-2_{10}=1110_2)=0001_2=1_{10}$
 - не работает в представлении "Код со сдвигом" $(4_{10} = 1011_2) + (-4_{10} = 0011_2) = 1110_2 = 7_{10}$



Операции сдвига в дополнительном коде

- Арифметический и логический сдвиг
 - SAL, SAR, SHL, SHR
- Знаковое расширение (sign extension)
 - деление CWD / IDIV
 - преобразование типов short → int



Представления вещественных чисел

- Числа в формате с фиксированной точкой: fix. n, m \Rightarrow $\pm a_n a_{n-1} \dots a_1, b_1 \dots b_{m-1} b_m$.
- Числа в формате с плавающей точкой (знак, мантисса, порядок):

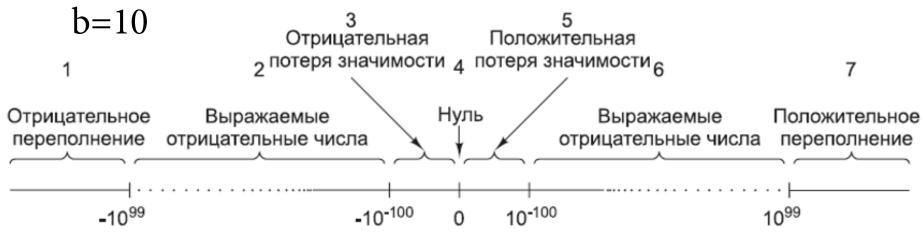
$$a = \pm f^*b^e$$
, $0 \le f < 1$, $b \in \{2, 10,...\}$

— нормализованная мантисса $0,1=0,1*10^0=0,01*10^1=...$



Пример

мантисса – 3 разряда,
 порядок (экспонента) – 2 разряда,



- $0,999*10^{99} 0,998*10^{99} = 0,001*10^{99} = 10^{96}$
- $0,100*10^{-99} 0,101*10^{-99} = 0,001*10^{-99} = 10^{-102}$

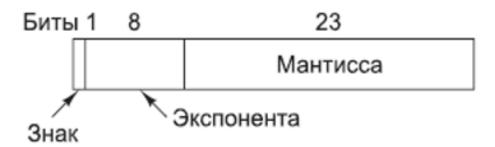


Стандарт IEEE 754

- Принят в 1985 г, разработчик William Kahan
- Стандарт определяет
 - арифметические форматы и способ их представления
 - правила выполнения арифметических операций
 - правила округления
 - поведение в исключительных ситуациях (деление на ноль, переполнения)
 - рекомендации...



2 формата + повышенная точность (80 бит)



а Одинарная точность



б Двойная точность



Характористики основных в поле мантиссы хранится число f из интервала [1,2) в двоичном виде f=f₀2⁰+f₁2⁻¹+f₂2⁻²..., при этом старший бит

НОРМАЛ	ІИЗОВАННОЙ	I мантиссы (ненулево	й)
не храни	тся, а подраз	зумевается	
8		11	
23		52	
32		64	
Смещен	ие 127	Смещение 1023	
8 разряд	ов порядка п	ереводим в десятичн	loe
число, вы	ычитаем 127		
Приблиз	вительно 2 ¹²⁸	Приблизительно 2 ¹⁰²⁴	
Приблиз от 10 ⁻³⁸ ,	вительно до 10 ³⁸	Приблизительно от 10^{-308} до 10^{308}	
е Приблиз	10-45	Приблизительно	
	8 23 32 Смещент 8 разряд число, вы значение Приблиз от 10 ⁻³⁸	8 23 32 Смещение 127 8 разрядов порядка г число, вычитаем 127 значение Приблизительно 2 ¹²⁸ Приблизительно от 10 ⁻³⁸ до 10 ³⁸	23 52 64 Смещение 127 Смещение 1023 8 разрядов порядка переводим в десятичн число, вычитаем 127 и получаем "истинног значение Приблизительно 2 ¹²⁸ Приблизительно 2 ¹⁰²⁴ Приблизительно от 10 ⁻³⁸ до 10 ³⁸ Приблизительно от 10 ⁻³⁸ до 10 ³⁸



Пример перевода чисел в IEEE 754 (32 бита)

$$\blacksquare 1.0 = +1.0*2^0 = 0 \ 011111111 \ 0...0 = 3F80 \ 0000$$

$$-1.0 = -1.0 \times 2^0 = 1 \ 011111111 \ 0...0 = BF80 \ 0000$$

$$0.5 = +1.0*2^{-1} = 0 \ 011111110 \ 0...0 = 3F00 \ 0000$$

$$1.5 = +(1 + 1.0 \times 2^{-1}) \times 2^{0} =$$

$$= 0 \ 011111111 \ 1...0 = 3FC0 \ 0000$$



Специальные типы чисел в IEEE 754

Нормализованное число	±	0 < Exp < Max	Любой набор битов
Ненормализованное число	±	0	Любой ненулевой набор битов
Нуль	±	0	0
Бесконечность	±	1 1 11	0
Не число	±	1 1 11	Любой ненулевой набор битов
	×	Знаковый бит	



Домашнее задание

 ■ Подготовка к тесту по лекции – [Таненбаум Э] – стр. 720-727 (Приложение А и Приложение Б)