

دانشكده مهندسي كامپيوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۹ تمرین (۷) مهلت تحویل ۹۹/۸/۲۷



دانشگاه صنعتی امیرکبیر

نكات مهم:

- هنگام تحویل تمرینات، حتماً نام، نام خانوادگی و شماره دانشجویی خود را قید کنید.
- دانشجویان می توانند در حل تمرینات به صورت دونفره یا چندنفره با هم همفکری و بحث نمایند ولی هر شخص می بایست در نهایت جواب و استدلال خودش را به صورت انفرادی بنویسد و در صورت شباهت جوابهای دو یا چند نفر، تمامی افراد نمره را از دست خواهند داد!
 - تحویل تمرینات فقط به صورت الکترونیکی خواهد بود.
 - در نسخه الکترونیکی، صورت یا شماره سوالها نیز همراه پاسخها در فایل نوشته شود.
- برای تحویل نسخه الکترونیکی، تمرینات را قبل از موعد تحویل در سامانه مودل با فرمت pdf آپلود نمایید.
 - پاسخها و روال حل مسائل را به صورت دقیق و شفاف بیان کنید.
 - از خط خوردگی و نگارش ناخوانا بپرهیزید.
- اگر فکر میکنید سوالی چندین تفسیر دارد، با درنظر گرفتن فرضهای منطقی و بیان شفاف آنها در برگه، اقدام به حل آن نمایید.
 - واحدهای اعداد فراموش نشود!
- دانشجویان عزیز، تمرینات مشخص شده در «بخش اول: سؤالات اختیاری» برای تمرین بیشتر شما در منزل طراحی شده است و نیازی به تحویل جواب آنها نیست.
- برای حل تمرینهای اختیاری به کتاب مانو که در fileserver به آدرس اختیاری به کتاب مانو که در طورت بروز ابهام و سؤال در حل این https://files.ceit.aut.ac.ir قرار دارد مراجعه کنید و در صورت بروز ابهام و سؤال در حل این تمرین ها، در زمان کلاس حل تمرین، به تدریسیار کلاس خود مراجعه نمایید.
 - بخش اول: سوالات اختيارى

مسائل شماره ۹-۱، ۳۲-۴ و ۳۴-۴ از کتاب مانو

١



دانشکده مهندسی کامپیوتر

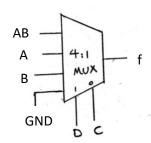
بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۹ تمرین (۷) مهلت تحویل ۹۹/۸/۲۷



دانشگاه صنعتی امیرکبیر

■ بخش دوم: سوالات اصلى

۱. جدول کارنو معرف تسهیم کننده شکل زیر را رسم کنید. (8 نمره)



۲. توابع زیر را در نظر بگیرید.* (32 نمره)

$$F(x, y, z) = x\overline{y} + \overline{x}z$$

$$F_2(x, y, z) = \sum m(2,4,5,7)$$

الف) توابع را با تسهيم كننده 8:1 پيادهسازى كنيد.

ب) توابع را با تسهیم کننده 4:1 با خطوط انتخاب X و Y با ارزش بیشتر) پیاده سازی کنید.

پ) توابع را با تسهیم کننده 4:1 با خطوط انتخاب y و y با ارزش بیشتر) پیاده سازی کنید.

ت) توابع را با تسهیم کننده 2:1 با خط انتخاب z پیادهسازی کنید.

* وارون ورودیها در دسترس نیستند و میتوانید در ورودیها از گیتهای منطقی استفاده کنید.

۳. خروجی شکلهای زیر را به صورت جمع مینترمها بنویسید. (20 نمره) الف)

۲

¹Multiplexer (MUX)

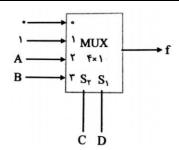


دانشكده مهندسي كامپيوتر

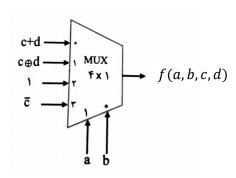
بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۹ تمرین (۷) مهلت تحویل ۹۹/۸/۲۷



دانشگاه صنعتی امیر کبیر



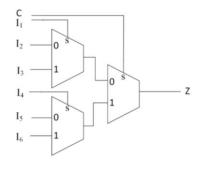
ب)



۴. مدار شکل زیر را در نظر بگیرید. (20 نمره)

الف) خروجی مدار را بر حسب ورودیهای آن بیان کنید.

ب) اگر قرار باشد که خروجی این مدار معادل $abc+a\overline{c}+b\overline{c}$ شود، خطوط آ I_1,I_2,I_3,I_4,I_5,I_6 را برحسب ورودیهای I_1,I_2,I_3,I_4,I_5,I_6



۵. تبدیل مبناهای زیر را انجام دهید. (25 نمره)



دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۹۹ تمرین (۷) مهلت تحویل ۹۹/۸/۲۷



دانشگاه صنعتی امیرکبیر

a) $(F4E.8C)_{16} = ()_2$

b) $(1011.1011)_2 = ()_{10}$

c) $(301.2)_{10} = ()_{16}$

d) $(1FA.C)_{16} = ()_{10}$

e) $(0.7)_{10} = ()_2$

■ بخش دوم: سوالات امتيازي

۷. اگر قرار باشد که تسهیم کنندههای مورد استفاده در مسئله 2 را با گیتهای منطقی 2-ورودی بسازید و تاخیر همه گیتها یکسان باشد، جوابهای به دست آمده در 4 حالت الف تا ت در مسئله
2 را از نظر تعداد گیت و تاخیر با یکدیگر مقایسه کنید. آیا راهی وجود دارد که بتوان بهترین و سریع ترین مدار را (بدون نیاز به پیادهسازی آن) از قبل پیشبینی کرد؟ (20 نمره)

موفق باشيد

گروه تدریسیاری