Цель – управлять цап AD5790

Управление AD5790 подробно расписано в https://wiki.analog.com/resources/quick-start/ad5760

(\*Краткая выжимка из wiki\*) АВ5790 управляется через сигналы:

|  |  |
| --- | --- |
| overline{RESET} | Active low reset. Asserting this pin returns the DAC to its power-on status. |
| |  |  | | --- | --- | | overline{LDAC} | Active low load DAC logic input. This is used to update the DAC register and, consequently, the analog output. | | Т.е. поднимая уровень на этом пине даем команду обновить вывод на DAC  В соответствии с данными переданными по серийному входу |
| |  |  | | --- | --- | | overline{CLR} | Active low input. Asserting this pin sets the DAC register to a user defined value and updates the DAC output. | |  |
| |  |  | | --- | --- | | SDO | Serial data output. | | SDIN | Serial data input. | | SCLK | Serial clock input. | | Сам серийный интерфейс |
|  |  |
|  |  |

AD5790 установлен на evaluation board. Подробно описана в файле "DAC ad5790 board.pdf". Самое главное – на коннектор J6 выводится все сигналы управления, которые описаны в wiki. Сама плата служит только обвязкой – обеспечивает питание и практически все (все остальные функции к интересующему нас варианту управления управлению не относятся)