



Acerca de | Contáctenos | Ayuda



**Sergio Calderón**

bs.sergiocalderon@gmail.com

## Taller de Arquitectura

- [Editar perfil](#)
- [Editar notificaciones](#)
- [Buscar Curso](#)
- [Cerrar Sesión](#)

Inicio Cerrar sección

↶ Autoevaluación

Bienvenida



0

**Estudiante:** Calderón, Sergio

Itinerario Cerrar sección

**Calificación:** Numérica

Propuesta

**Tipo de distribución de las consignas:** Se muestran las consignas una a una y se permite responderla sólo una vez

Materiales y Actividades



0

**Número de preguntas:** 15

Comunicación Cerrar sección

**La fecha límite de la evaluación respondida es**  
**22/10/2021 - 12:00**

Mensajería



0

Cartelera de Novedades



0

Colaboración Cerrar sección



1-









Gestion de Grupos

¿Qué trabajo se describe en la arquitectura Behavior de la entidad ShiftN de práctica 6?

Evaluación Cerrar sección

Evaluaciones

Instituto de Investigación en Informática LIDI. Entorno virtual de enseñanza y aprendizaje.

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Corrimientos en un solo sentido de la señal de entrada D.		0%
	La carga de la señal de entrada D a Q y corrimientos en un solo sentido.		0%
	Replica la entrada D en la salida Q y hace corrimientos en el sentido que indica otra entrada.		100%
	Solamente replica la entrada		0%

Puntaje obtenido: 1 de: 1









Cantidad de intentos: 1



Comentarios por parte del docente:



2-

¿Qué ocurre en caso de no cumplirse la condición asociada a la sentencia “assert” de la entidad ShiftN de práctica 6?









Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Al tener severidad igual a "error", aparece el mensaje en la consola y la simulación prosigue normalmente.		0%
	Al tener severidad igual a "failure", aparece el mensaje en la consola y la simulación se detiene inmediatamente.		100%
	Al tener severidad igual a "error", aparece el mensaje en la consola y la simulación se detiene inmediatamente.		0%
	Al tener severidad igual a "failure", aparece el mensaje en la consola y la simulación prosigue normalmente.		0%

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	El nivel de severidad es irrelevante dado que al no cumplirse la condición asociada no aparecerá mensaje en la consola.		0%
<b>Puntaje obtenido:</b> 1 de: 1			
<b>Cantidad de intentos:</b> 1			
<b>Comentarios por parte del docente:</b>			



3-

**¿A qué tipo de máquina de estados finitos corresponde la descripción propuesta en la práctica 7?**

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Corresponde a una máquina de Mealy: sus salidas dependen pura y exclusivamente de su estado actual		0%
	Corresponde a una máquina de Moore y: sus salidas dependen pura y exclusivamente de su estado actual.		100%
	Corresponde a una máquina de Mealy: sus salidas dependen tanto de su estado como de sus entradas actuales.		0%
	Corresponde a una máquina de Moore: sus salidas dependen tanto de su estado como de sus entradas actuales.		0%

**Puntaje obtenido:** 1 de: 1**Cantidad de intentos:** 1**Comentarios por parte del docente:**



4-

**¿Cuál es el tamaño del registro de desplazamiento descrito en la entidad ShiftN?**

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Posee un tamaño fijo de 4 bits.		0%
	Posee un tamaño fijo de 8 bits.		0%
	Posee un tamaño variable en función de la longitud de la señal de salida "Q".		100%
	Posee un tamaño variable en función de la longitud de la señal de salida "D".		0%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1









Comentarios por parte del docente:



5-

**¿Cuál de los siguientes conjuntos de estados propuestos para las señales de entrada del registro de desplazamiento es adecuado para que la salida "Q" cambie su valor de "10110100" a "01011010"?**

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	CLR <= '0' a '1'; LD <= '0'; SH <= '1'; DIR <= '0'; CLK <= '1';		0%
	CLR <= '0'; LD <= '1'; SH <= '1'; DIR <= '0'; CLK <= '0' a '1';		0%

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	CLR <= '0'; LD <= '0'; SH <= '1'; DIR <= '0'; CLK <= '1' a '0';		0%
	CLR <= '0'; LD <= '0'; SH <= '1'; DIR <= '1'; CLK <= '0' a '1';		0%
	CLR <= '0'; LD <= '0'; SH <= '1'; DIR <= '0'; CLK <= '0' a '1';		100%
	CLR <= '1'; LD <= '0'; SH <= '1'; DIR <= '1'; CLK <= '0' a '1';		0%

Puntaje obtenido: 1 de: 1







Cantidad de intentos: 1



Comentarios por parte del docente:



6-

**¿Cuál de las afirmaciones propuestas a continuación sobre la operación de carga en el registro de desplazamiento es falsa?**









Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Es una operación sincrónica.		0%
	En caso de cumplirse las condiciones necesarias para poder efectuarse, su tiempo de retardo es de 5 ns.		0%
	No realiza una limpieza previa del registro antes de cargarlo con el nuevo valor de la entrada "D".		100%

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Tiene mayor prioridad que la operación de desplazamiento de bits a izquierda o derecha.		0%
<b>Puntaje obtenido:</b> 1 de: 1			
<b>Cantidad de intentos:</b> 1			
<b>Comentarios por parte del docente:</b>			



7-

¿Qué propósito posee el atributo “Left” en el código de la arquitectura del registro de desplazamiento?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Devuelve el índice del elemento ubicado más a la izquierda del vector asignado a la variable “State”.		100%
	Devuelve el valor del elemento ubicado más a la izquierda del vector asignado a la variable “State”.		0%
	Devuelve “true” si el registro de desplazamiento está correctamente configurado para desplazar sus bits hacia la i		0%
	Ninguna de las anteriores		0%

**Puntaje obtenido:** 1 de: 1**Cantidad de intentos:** 1**Comentarios por parte del docente:**



8-

¿Qué operación del registro de desplazamiento determina el mínimo período de la señal de reloj “CLK” de modo tal que puedan desplazarse los bits del registro sin perder ninguno de ellos?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	La operación más rápida de todas: limpiar el registro.		0%
	La operación más rápida de todas: setear el registro.		0%
	La operación más lenta de todas: cargar el registro.		0%
	La operación más lenta de todas: desplazar los bits del registro a izquierda o derecha.		100%
	En realidad, el mínimo período de reloj se obtiene a partir del mínimo común múltiplo de los tiempos		0%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1







Comentarios por parte del docente:



9-

¿Cuándo se ejecuta el proceso 'shifter'?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Cuando cambia cualquiera de las señales LD o DIR		0%

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Cada 7 nanosegundos.		0%
	Se ejecuta en un bucle infinito.		0%
	Cuando hay un evento en la señal CLR o CLK.		100%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1

Comentarios por parte del docente:



10-

¿En qué instante de la simulación se alcanza la sentencia “wait” del proceso “Stimulus” del testbench planteado, suspendiéndose indefinidamente la ejecución de dicho proceso?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	t = 500 ns		0%
	t = 420 ns		0%
	t = 450 ns		0%
	t = 460 ns		100%

Puntaje obtenido: 0 de: 1

Cantidad de intentos: 1









Comentarios por parte del docente:



11-



¿Cuántas sumas y desplazamientos se realizarían si la variable “Val” tuviera asignado el valor "00101101"?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Cuatro sumas y seis desplazamientos.		100%
	Cuatro sumas y ocho desplazamientos.		0%
	Ocho sumas y ocho desplazamientos.		0%
	Seis sumas y cuatro desplazamientos.		0%

Puntaje obtenido: 1 de: 1


Cantidad de intentos: 1

Comentarios por parte del docente:



12-

¿En qué estado, la máquina puede permanecer durante un intervalo de tiempo superior a un período de reloj?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	InitS.		0%
	CheckS.		0%
	EndS		100%
	Todos los anteriores.		0%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1

Comentarios por parte del docente:



13-

¿Cuál de las siguientes series de eventos en las salidas de la máquina de estados pueden acontecer simultáneamente?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Init <= '1' a '0'; End <= '0' a '1';		0%
	Shift <= '1' a '0'; Add <= '0' a '1';		0%
	Check <= '1' a '0'; Shift <= '0' a '1';		0%
	Ninguna de las anteriores.		100%

Puntaje obtenido: 0 de: 1

Cantidad de intentos: 1





Comentarios por parte del docente:



14-

¿Cuándo trabaja el proceso 'StateMachine' de la arquitectura FSM de la entidad Controller?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Ante eventos de cualquier señal de entrada.		0%
	Cada 8 nanosegundos		0%
	Ante eventos en la señal CLK.		100%

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Al pasar por el estado ADD o SHIFT		0%
	Cuando Done <= '1'		0%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1









Comentarios por parte del docente:

---



15-

¿En qué flanco de la señal CLK trabaja la máquina de estados?

Respuestas del alumno	Respuestas disponibles	Respuestas correctas	Porcentaje de la respuesta
	Trabaja en flanco de subida.		0%
	No trabaja en flanco, trabaja cuando la señal está estable en '1'.		0%
	Trabaja en flanco de bajada.		100%
	No trabaja en flanco, trabaja cuando la señal está estable en '0'		0%

Puntaje obtenido: 1 de: 1

Cantidad de intentos: 1

Comentarios por parte del docente:

## Resumen de la corrección

## Número de preguntas

15

**Tiempo de realización**

0 días 0 horas 59 minutos

**Comentarios generales acerca de la corrección****Puntaje**

1: 1,00  
2: 1,00  
3: 1,00  
4: 1,00  
5: 1,00  
6: 1,00  
7: 1,00  
8: 1,00  
9: 1,00  
10: 0,00  
11: 1,00  
12: 1,00  
13: 0,00  
14: 1,00  
15: 1,00

**Nota: 13,00**