

Instrucción: <b>ADD .R4, /1000</b> <b>2 palabras</b>			
1.- Qué hace Inst	2.- Descomponer en OE	3.-Solapar OE	4.- Cronograma
(IEEE, sintaxis...)	(caminos CPU)	(orden/sin conflic)	
R4← R4+M(1000); RE	decod	decod	
	PC-> AR; leer 2 pal	PC-> AR	
	M(AR)-> DR; lect 2ª pal	M(AR)-> DR; PC+1->PC	
	PC+1->PC	DR-> AR	
	DR-> AR      (AR=1000)	M(AR)-> DR - 2 ciclos <i>PC-&gt;AR (2c)</i>	
	M(AR)-> DR    (DR=5)	BR(R4)+DR->RA; RE; <i>M(AR)-&gt; DR 1 c</i>	
	BR(R4)+DR->RA; RE		
	RA->R4	RA->R4; PC->AR <i>M(AR)-&gt; DR; PC+1-&gt;PC 2 c</i>	
	PC->AR ...		

En verde alternativa de máximo solape de fetch con ejecución actual