Ejercicio transparencia 13:

3.000 r.p.m.; 500 pistas; 25 sectores/pista; 0,2 ms/pista; t_{estabilización} = 4 ms

Capacidad = n°sectores*capacidad de un sector = 500*25*512 bytes = 6,4 MB

$$\begin{array}{l} \bar{t}_{operación} = \bar{t}_{acceso} + \bar{t}_{transferencia} = 64 \text{ ms} + 0.8 \text{ ms} = 64.8 \text{ ms} \\ \bar{t}_{acceso} = \bar{t}_{búsqueda} + \bar{t}_{latencia} = 54 \text{ ms} + 10 \text{ ms} = 64 \text{ ms} \\ \bar{t}_{búsqueda} = \bar{t}_{posicionamiento} + \bar{t}_{estabilización} = 50 \text{ ms} + 4 \text{ ms} = 54 \text{ ms} \\ \bar{t}_{posicionamiento} = 250 * 0.2 \text{ ms} = 50 \text{ ms} \end{array}$$

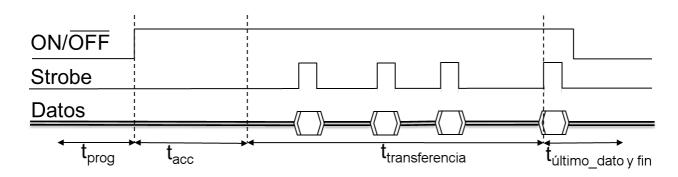
$$s1, p50 \rightarrow s20, p70 \rightarrow s21, p70$$

p50 → p70:
$$t_{b\acute{u}squeda}$$
 = 20*0,2 ms + 4 ms = 8 ms
sX, p70 → sectores girados = 8 ms /0,8 ms/sector = 10 sectores → s11, p70
 $t_{latencia}$ = (20 – 11) sectores*0,8 ms/sector = 7,2 ms

 $t_{transferencia} = 0.8 \text{ ms}$

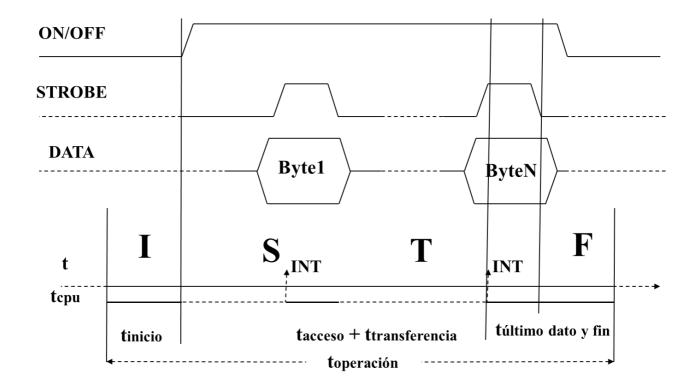
 $t_{total} = 8 \text{ ms} + 7.2 \text{ ms} + 0.8 \text{ ms} = 16 \text{ ms}$

Transparencia 30



$$t_{acc}$$
 = 1 ms; $v_{tranferencia}$ = 1 MB/s; n = 512 B;
Capacidad Procesamiento CPU = 1000 MIPS \rightarrow 1 I/ns
 $t_{operación}$ = t_{cpu} = 4 ns + 1 ms + 512 B /1 MB/s + (3 + 4 + 2)ns = 1.512.013 ns

Transparencia 48



$$t_{acc}=1~ms;~v_{tranferencia}=1MB/s;~n=512~B;~CP_{CPU}=~1.000~MIPS;~Duración~SRI=4~ns;$$

¿toperación y t_{cpu}?

$$\begin{array}{l} t_{operación} = t_{inicio} + t_{acceso} + t_{transferencia} + t_{último_dato} + t_{fin} = 7 \text{ ns} + 10^6 \text{ ns} + \\ 512.000 \text{ ns} + (SRI + RTI + Rutina_fin) = 7 \text{ ns} + 10^6 \text{ ns} + 512.000 \\ \text{ns} + (4 \text{ ns} + 15 \text{ ns} + 3 \text{ ns}) = 1.512.029 \text{ ns} \end{array}$$

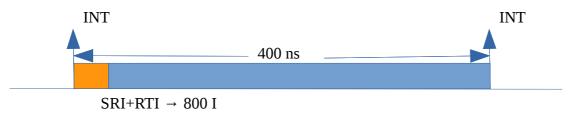
$$t_{cpu} = t_{inicio} + (n - 1)*t_{int} + (t_{int} + t_{fin}) = t_{inicio} + n*t_{int} + t_{fin} = 7 \text{ ns} + 512*(4 \text{ ns} + 15 \text{ ns}) + 3 \text{ ns} = 9.738 \text{ ns}$$

$$%CPU_{ocupada} = 9.738 \text{ ns*} 100/1.512.029 \text{ ns} = 0.6 \%$$

$$Frec_INT = 1 MB/s / 1 B/INT = 1 MINT/s$$

Problema 4:

a) SRI
$$\rightarrow$$
 2 ns \rightarrow 4 I



$$T_{int} = 2*4 \text{ bytes}/20*10^6 \text{ bytes/s} = 400 \text{ ns}$$

 N^o máximo I de RTI = $2*10^9$ I/s*400 ns -4 I = 796 I

b) RTI
$$\rightarrow$$
 50 I

$$t_{operación} = t_{inicio} + t_{acceso} + t_{transferencia} + t_{últimos_datos} + t_{fin} =$$

$$= 50 \text{ ns} + 4*10^6 \text{ ns} + 1.024 \text{ B}/20*10^6 \text{ bytes/s} + (2 \text{ ns} + 25 \text{ ns} + 100 \text{ ns}) = 4.051.377 \text{ ns}$$

Problema 7.

a)
$$t_{operaciónHD} = t_{inicio} + t_{acceso} + t_{transferencia} + t_{últimos_datos} + t_{fin} =$$

$$= 50 \text{ ns} + 5*10^6 \text{ ns} + 4.096 \text{ B/ } 60*10^6 \text{ bytes/s} + 36 \text{ ns}$$

$$+ (5 \text{ ns} + 25 \text{ ns}) = 5.068.383 \text{ ns}$$

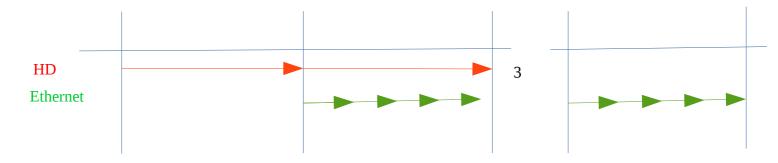
$$t_{ráfaga} = 4 \text{ ns} + 16*2 \text{ ns} = 36 \text{ ns}$$

b)
$$t_{cpuHD} = t_{inicio} + (n-1)*t_{ráfaga} + t_{última_ráfaga} + t_{int-fin} = 50 \text{ ns} + 4.096 \text{ B}/16*8 \text{ B}*36 \text{ ns} + (5 \text{ ns} + 25 \text{ ns}) = 1.232 \text{ ns}$$

d) %CPU
$$_{ocupadaHD}$$
 = 100*1.232 ns/5.068.383 ns =0.024% $t_{operaciónEthernet}$ = t_{inicio} + t_{acceso} + $t_{transferencia}$ + $t_{últimos_datos}$ + t_{fin} = 50 ns + 1.024 B*8 b/B / 10⁹ b/s + (5 ns + 50 ns + 25 ns) = 8.326 ns

$$\begin{split} t_{cpuEthernet} &= t_{inicio} + n*t_{int} + t_{fin} = 50 \text{ ns} + (1.024 \text{ B/8*8 B})*(5 \text{ ns} + 50 \text{ ns}) + 25 \text{ ns} = 955 \text{ ns} \\ \% CPU_{ocupadaEthernet} &= 100*955 \text{ ns/8.326 ns} = 11.47\% \\ \% CPU_{ocupada_total} &= 11.47\% + 0.024\% = 11.494 \% \end{split}$$

e) fichero 20 KB \rightarrow 20KB/4 KB = 5



$$t_{total} = 5*t_{operación_HD} + 4*t_{operaciónEthernet}$$

$$t_{\text{cpu_total}} = 5*t_{\text{cpu_HD}} + 20*t_{\text{cpu_Ethernet}}$$

$$\%CPU_{ocupada_operaciones_fichero} = 100*t_{cpu_total} / t_{total}$$