Instrucción: ADD .R4, /1000 2 palabras			
1 Qué hace Inst	2 Descomponer en OE	3Solapar OE	4 Cronograma
(IEEE, sintaxis)	(caminos CPU)	(orden/sin conflic)	reloj
R4<- R4+M(1000); RE	decod	decod	FD FD FD
	PC-> AR; leer 2 pal	PC-> AR	FAR ICM
	M(AR)-> DR; lect 2ª pal	M(AR)-> DR; PC+1->PC	FLM TDR FLM
	PC+1->PC	DR-> AR	TBD DA DB R4 R4 R4
	DR-> AR (AR=1000)	M(AR)-> DR - 2 ciclos PC->AR (2c)	X Y PC BR PC OP (Y+1) (X+) (Y+1)
	M(AR)-> DR (DR=5)	BR(R4)+DR->RA; RE; M(AR)-> DR 1 c	TD FP FRA TI TRA CR FRI CR FRI CO
	BR(R4)+DR->RA; RE RA->R4	RA->R4; PC->AR M(AR)-> DR; PC+1->PC 2 c	TRA CR FRI U
	PC->AR		FEST PO 0 1 2 3 4 5 6 ciclos

En verde alternativa de máximo solape de fetch con ejecución actual