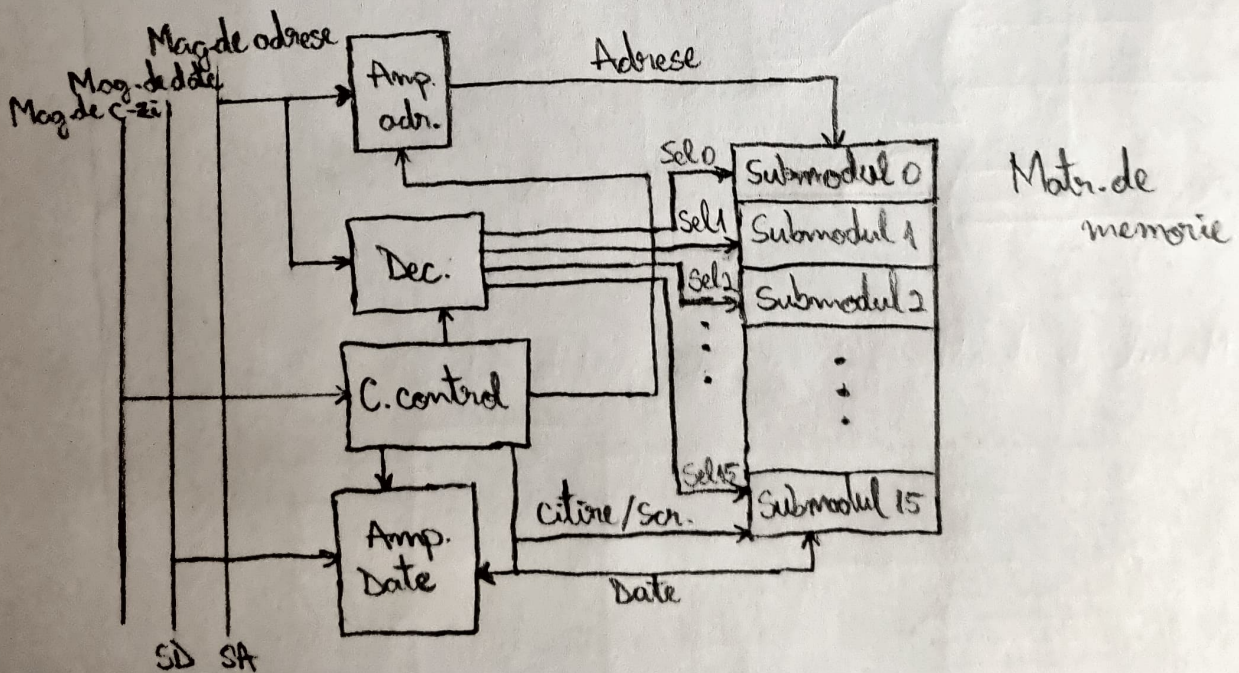


Tema Lab 6

SRAM:

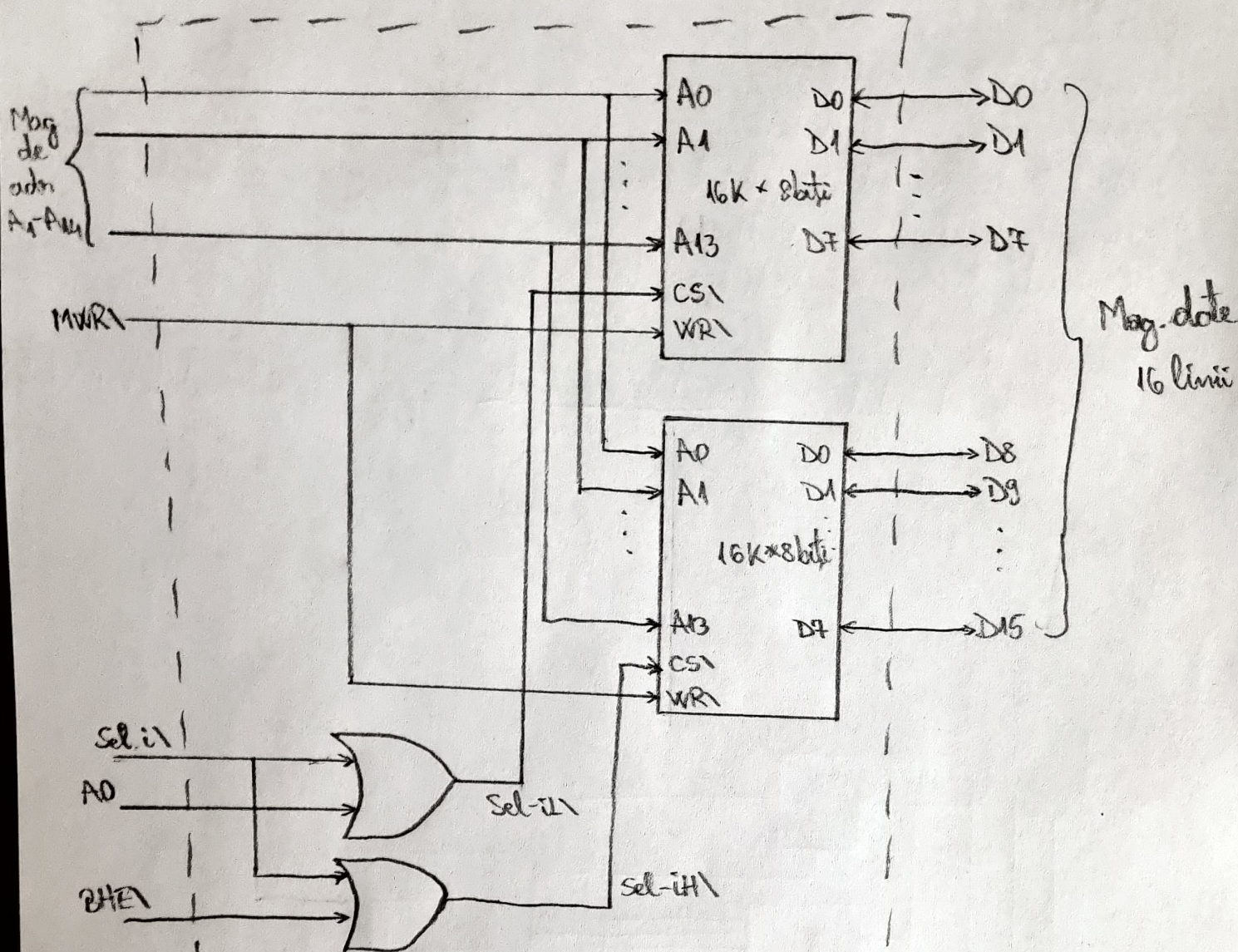
- Capacitate: 512 KB
- Adresare: pe 8 și 16 biți
- Magistrala de date pe 16 bit, magistrala de adrese cu 23 de linii
- Adresa de start: A0000H
- Circuite de memorie: $16K * 8 \text{ bit}$

1) Schema bloc:

$$\text{nr. de submodule} = \frac{\text{capacitatea curentă}}{\text{tip circuit memorie}} = \frac{512}{16 \cdot 2} = 16 \text{ submodule} \Rightarrow 16 \text{ selectori}$$


B. Schema unui submodul de memorie

$$\text{Mag. de adr.: } 16 \text{ KB} = \frac{2^4}{16} \cdot \frac{2^{10}}{K} = 2^{14} \Rightarrow 14 \text{ adrese}$$



C. Modul de decodificare și comandă: mod de cod. $2^{10} \rightarrow 4\text{im.}$ (la puterea până la un submod.)

