

Resultado del test



Universidad de Granada - Grado en Ingeniería Informática
Estructura de Computadores (B,C)



Test nº 1 que realiza usted en esta asignatura

1

V/F

Para un mismo procesador puede ocurrir que existan dos instrucciones cuyos campos de código de operación tengan diferente longitud.

Usuario/a Correcta

F **V**

Puntuación: **-1,00**

2

Elección
única

En las instrucciones aritméticas con dos operandos de un procesador con arquitectura de pila, los dos operandos...

Usuario/a Correcta



- a) se introducen en la pila tras realizar la operación.
- b) son la cima de la pila y el elemento siguiente de la cima de la pila.
- c) son dos registros del procesador.
- d) pueden estar en cualquier posición de la pila.

Puntuación: **-0,33**

3

V/F

La codificación Huffman utiliza menos bits para las instrucciones menos frecuentes y más bits para las instrucciones más utilizadas.

Usuario/a Correcta

V **F**

Puntuación: **-1,00**

4

Elección
única

El direccionamiento relativo a registro base utiliza...

Usuario/a Correcta



- a) un registro.
- b) dos registros.
- c) dos desplazamientos contenidos en la propia instrucción.
- d) un registro y un desplazamiento.

Puntuación: **1,00**

5

V/F

Si D es un desplazamiento, RI un registro índice e I una constante apropiada, el modo de direccionamiento indexado con postautodecremento realiza $EA = RI + D$ y a continuación $RI = RI - I$. ($EA = \text{Effective Address}$)

Usuario/a Correcta

F **V**

Puntuación: **-1,00**

6

Elección
única

¿Cuál de las siguientes instrucciones es errónea? (sale mensaje de error al intentar ensamblar)

Usuario/a Correcta

- a) `movzbl %dl, %eax`
- b) `movw %dx, (%eax)`

6 ¿Cuál de las siguientes instrucciones es errónea? (sale mensaje de error al intentar ensamblar)
Elección única Usuario/a Correcta

☒ a) movzbl %dl, %eax
☐ b) movw %dx, (%eax)
☒ c) pushb \$0xFF
☐ d) movswl (%eax), %edx

Puntuación: **-0,33**

7 ¿Qué tipo de instrucciones se emplean más en una arquitectura de acumulador?
Elección única Usuario/a Correcta

☒ a) aritmético-lógicas
☐ b) de transferencia de datos con memoria
☐ c) de transferencia de datos entre registros
☐ d) de desplazamiento y rotación

Puntuación: **-0,33**

8 La principal ventaja de las arquitecturas memoria-memoria es que la memoria no supone un cuello de botella, porque se accede a ella sólo para captar instrucciones y en la ejecución de las instrucciones LOAD y STORE.
V/F Usuario/a Correcta

☒ V ☐ F

Puntuación: **-1,00**

9 Suponiendo que todos los registros inicialmente contienen el valor 1 y que el destino es el primer registro, ¿cuál es el valor de r1 tras la ejecución de la siguiente secuencia de instrucciones?
Elección única

mov r1, #4
mov r2, #3
add r3, r1, r1
sub r1, r3, r2
mul r3, r1, r1

Usuario/a Correcta

☒ a) 5
☐ b) 36
☐ c) 20
☐ d) 6

Puntuación: **-0,33**

10 Las instrucciones máquina más usadas según el análisis dinámico son las de bifurcación.
V/F Usuario/a Correcta

☒ F ☐ F

Puntuación: **1,00**

Puntuación: **-3,33 (-3,33 sobre 10)**