

Arquitectura de Computadoras II

Febrero 2013

Descripción

- Conocimiento y comprensión de los procesos de intercambio de información a bajo nivel por medio de instrucciones en lenguaje máquina en la arquitectura de los procesadores x86.

¿Por qué x86?

Ponderación

- Asistencia 10%
- Tareas y participaciones 20%
- Prácticas (programas) 20%
- Exámenes parciales 50%

Proyecto integrador

Desarrollo y aplicación de tecnología computacional y de telecomunicación.

¿Exentar?

¿Dónde estamos?



Requisitos

- Conocimientos
 - Entender las partes básicas de una computadora
 - Manejo de operaciones binarias
 - Manejo de la consola de comandos
- Software
 - DOSBox: Si tienes una arquitectura de 64bits
 - Un ensamblador de 16 y 32 bits (MASM, TASM)
 - Editor de texto (notepad, notepad++)
 - Depurador/Desensamblador
 - Editor hexadecimal WinHex, UltraEdit, etc.
 - Dev C++, Compilador de C
 - IDE Arduino
- Sistemas Operativos:
 - GNU/Linux o similares, Windows.

Datos

Instructor:

MCA. Luis Gerardo Montané Jiménez

- luis.montane@hotmail.com
- luig.montanej@gmail.com
- lmontane@uv.mx
- Curso:
 - 16 semanas
 - Clases: Lunes (104, 19-21pm), Martes (106, 17-19pm), Jueves (CC3, 17-19)

Días festivos

- Febrero: 11, 12, 22
- Marzo: 18
- Mayo: 1, 10, 15

Repositorio

- Puedes descargar los fuentes de las prácticas, presentaciones, software, etc.

<http://code.google.com/p/acii/>

¿Dudas?

Tarea 1

- Lenguaje ensamblador x86
- Código máquina
- Modos de ejecución de los procesadores x86