

2.1.9 引脚功能定义 (FM33LC0xxN)

Pin Number				Pin Function	Descriptions
LQFP64	LQFP48	QFN32	TSSOP20		
1	47	2	18	NRST	全局复位引脚
2	48	3	19	PA13	GPIO
				UART0_RX	UART 接收
				LPUART0_RX	低功耗 UART 接收
				ADC_IN6	ADC 输入通道
3	1	4	20	PA14	GPIO
				UART0_TX	UART 发送
				LPUART0_TX	低功耗 UART 发送
				ADC_IN7	ADC 输入通道
4	2	5	1	PA15	GPIO
				WKUP0	外部唤醒引脚
				SVS	外部电源检测
				ADC_IN10	ADC 输入通道
5	3			PA0	GPIO
				COM0	LCD 驱动 COM 端
				UART4_RX	UART 接收
6	4			PA1	GPIO
				COM1	LCD 驱动 COM 端
				UART4_TX	UART 发送
7	5			PA2	GPIO
				COM2	LCD 驱动 COM 端
				UART0_RX	UART 接收
				LPUART0_RX	低功耗 UART 接收
8	6			PA3	GPIO
				COM3	LCD 驱动 COM 端
				UART0_TX	UART 发送
				LPUART0_TX	低功耗 UART 发送
9	7			PA4	GPIO
				COM4/SEG28	LCD 驱动 COM/SEG 端
				GPT1_CH3	通用定时器外部通道
				COMP2_INN1	比较器输入
10	8			PA5	GPIO
				COM5/SEG29	LCD 驱动 COM/SEG 端
				GPT1_CH4	通用定时器外部通道
				COMP2_INN2	比较器输入
11	9			PA6	GPIO
				COM6/SEG30	LCD 驱动 COM/SEG 端
				OPA1_INN2	OPA 输入通道
12	10			PA7	GPIO
				COM7/SEG31	LCD 驱动 COM/SEG 端
				OPA1_INP2	OPA 输入通道

Pin Number				Pin Function	Descriptions
LQFP64	LQFP48	QFN32	TSSOP20		
13	11	6		PA8	GPIO
				SEG0	LCD 驱动 SEG 端
				LPT32_CH1	低功耗定时器外部通道
				COMP2_INP1	比较器输入
14	12	7		PA9	GPIO
				SEG1	LCD 驱动 SEG 端
				LPT32_CH2	低功耗定时器外部通道
				COMP2_INP2	比较器输入
15	13	8		PA10	GPIO
				WKUP1	外部唤醒引脚
				SEG2	LCD 驱动 SEG 端
				LPT32_ETR	低功耗定时器外部触发输入
				COMP1_INN1	比较器输入
16				PA11	GPIO
				SCL	I2C 时钟
17				PA12	GPIO
				SDA	I2C 数据
18				PB0	GPIO
				ADC_EXSYNC	ADC 外部使能
19				PB1	GPIO
				ADC_EXSAMP	ADC 外部采样控制
20	14	9		PB2	GPIO
				WKUP2	外部唤醒引脚
				UART4_RX	UART 接收
				ATIM_CH1N	高级定时器外部通道
21	15	10		PB3	GPIO
				UART4_TX	UART 发送
				ATIM_CH2N	高级定时器外部通道
22	16		2	PB4	GPIO
				SEG3	LCD 驱动 SEG 端
				ATIM_CH1	高级定时器外部通道
23	17			PB5	GPIO
				SEG4	LCD 驱动 SEG 端
				ATIM_CH2	高级定时器外部通道
24				PB6	GPIO
				SEG5	LCD 驱动 SEG 端
				ATIM_CH3	高级定时器外部通道
25				PB7	GPIO
				SEG6	LCD 驱动 SEG 端
				ATIM_CH4	高级定时器外部通道
26	18	11	3	PB8	GPIO
				SEG7	LCD 驱动 SEG 端
				SPI1_SS_N	SPI 片选
				ATIM_CH3N	高级定时器外部通道
27	19	12	4	PB9	GPIO
				SEG8	LCD 驱动 SEG 端

Pin Number				Pin Function	Descriptions
LQFP64	LQFP48	QFN32	TSSOP20		
				ANATST	模拟测试通道
				SPI1_SCK	SPI 时钟
				GPT0_ETR	通用定时器外部触发输入
28	20	13	5	PB10	GPIO
				SEG9	LCD 驱动 SEG 端
				OPA1_INN1	OPA 输入
				SPI1_MISO	SPI 数据线
				GPT0_CH1	通用定时器外部通道
29	21	14	6	PB11	GPIO
				SEG10	LCD 驱动 SEG 端
				OPA1_INP1	OPA 输入
				SPI1_MOSI	SPI 数据线
				GPT0_CH2	通用定时器外部通道
30	22		7	PB12	GPIO
				WKUP3	外部唤醒引脚
				FOUT1	时钟频率输出
				ATIM_ETR	高级定时器外部触发输入
31	23	15		PB13	GPIO
				SEG11	LCD 驱动 SEG 端
				OPA2_INN1	OPA 输入
				UART1_RX	UART 接收
				LPUART1_RX	LPUART 接收
32	24	16		PB14	GPIO
				SEG12	LCD 驱动 SEG 端
				OPA2_INP1	OPA 输入
				UART1_TX	UART 发送
				LPUART1_TX	LPUART 发送
33				VSS	地
34				VDD	电源
35	25			PC0	GPIO
				OPA2_INN2	OPA 输入
				GPT1_CH1	通用定时器外部通道
36	26			PC1	GPIO
				OPA2_INP2	OPA 输入
				GPT1_CH2	通用定时器外部通道
37	27	17		PC2	GPIO
				XTHIN	高频晶振输入
				UART1_RX	UART 接收
				LPUART1_RX	低功耗 UART 接收
38	28	18		PC3	GPIO
				XTHOUT	高频晶振输出
				UART1_TX	UART 发送
				LPUART1_TX	低功耗 UART 发送
39	29	19		PC4	GPIO
				SEG13	LCD 驱动 SEG 端
				OPA1_OUT	OPA 输出

Pin Number				Pin Function	Descriptions
LQFP64	LQFP48	QFN32	TSSOP20		
				UART5_RX	UART 接收
40	30	20		PC5	GPIO
				SEG14	LCD 驱动 SEG 端
				OPA2_OUT	OPA 输出
				UART5_TX	UART 发送
				PC6	GPIO
41	31		8	WKUP4	外部唤醒引脚
				SEG15	LCD 驱动 SEG 端
				GPT1_ETR	通用定时器外部触发输入
				ADC_IN11	ADC 输入通道
				PC7	GPIO
42	32			SEG16	LCD 驱动 SEG 端
				SPI2_SS_N	SPI 片选
				ADC_IN8	ADC 输入通道
				PC8	GPIO
43	33	21		SEG17	LCD 驱动 SEG 端
				SPI2_SCK	SPI 时钟
				ADC_IN9	ADC 输入通道
				PC9	GPIO
44	34	22		SEG18	LCD 驱动 SEG 端
				SPI2_MISO	SPI 数据线
				ADC_IN0	ADC 输入通道
				PC10	GPIO
45	35	23		WKUP5	外部唤醒引脚
				SEG19	LCD 驱动 SEG 端
				SPI2_MOSI	SPI 数据线
				ADC_IN1	ADC 输入通道
				PC11	GPIO
46				SEG20	LCD 驱动 SEG 端
				U7816CLK	7816 接口时钟
				GPT0_CH3	通用定时器外部通道
				PC12	GPIO
47				SEG21	LCD 驱动 SEG 端
				U7816IO	7816 接口数据
				GPT0_CH4	通用定时器外部通道
				PD9	GPIO
48	36	24	11	XT32KO	32768Hz 晶振输出脚
49	37	25		PD10	GPIO
50	38	26	9	XT32KI	32768Hz 晶振输入脚
51	39	27	12	VDD15	LDO 输出, 外接 100nF 电容到地
52	40	28	13	VSS	地
53				VDD	电源
54				VSSA	模拟地
55	41	29		VDDA	模拟电源
				PD11	GPIO
				WKUP6	外部唤醒引脚

Pin Number				Pin Function	Descriptions
LQFP64	LQFP48	QFN32	TSSOP20		
				FOUT0	时钟频率输出
				ATIM_BRK1	高级定时器刹车输入
				ADC_IN2	ADC 输入通道
56	42	30	14	PD0	GPIO
				SEG22	LCD 驱动 SEG 端
				UART5_RX	UART 接收
				ADC_IN3	ADC 输入通道
57	43	31	15	PD1	GPIO
				SEG23	LCD 驱动 SEG 端
				UART5_TX	UART 发送
				ADC_IN4	ADC 输入通道
58				PD2	GPIO
				SEG24	LCD 驱动 SEG 端
				SPI1_SS_N	SPI 片选
				ADC_IN5	ADC 输入通道
59				PD3	GPIO
				SEG25	LCD 驱动 SEG 端
				SPI1_SCK	SPI 时钟
60				PD4	GPIO
				SEG26	LCD 驱动 SEG 端
				SPI1_MISO	SPI 数据
				COMP1_INP1	比较器输入
61				PD5	GPIO
				SEG27	LCD 驱动 SEG 端
				SPI1_MOSI	SPI 数据
				COMP1_INP2	比较器输入
62	44		16	PD6	GPIO
				WKUP7	外部唤醒引脚
				ANATST	模拟测试通道
				ATIM_BRK2	高级定时器刹车输入
63	45	32	17	PD7	GPIO
				SWCLK	SWD 接口时钟
64	46	1		PD8	GPIO
				SWIO	SWD 接口数据

表 2-2 FM33LC0xxN 引脚列表