

'Ασκηση 4.40

```
module F1(F, A, B, C, D);  
  output F;  
  input A, B, C, D;  
  assign F = (A && B) || ((!A) && (!B) && D) || (B && (!C) && (!D)) || (A && C  
&& D);  
endmodule
```

```
module F2(F, A, B, C, D);  
  output F;  
  input A, B, C, D;  
  assign F = (B && D) || ((!A) && (!C) && D) || (A && (!B) && C) || ((!B) && C  
&& (!D)) || (A && (!B) && (!D));  
endmodule
```