Table of Contents

A הוראות כלליות לעבודה עם ערכות הפיתוח במעבדה:	2
	2
חלק שאלות תיאורטיות:	2
חלק מעשי – כתיבת קוד מערכת פורטאבילי בשפת אסמבלי:D	3
<u>חיבורי חומרה:</u>	3
<mark>הערות חשובות:</mark>	3
<u>תיאור המערכת:</u>	3
דרישות כלליות לביצוע המערכת:	4
צורת הגשה דוח מכין:	4
צורת הגשה דוח מכיו:	4

דו"ח מכין מס' 6 – ניסוי DAC and ADC

A. הוראות כלליות לעבודה עם ערכות הפיתוח במעבדה:

השלט הממוסגר הבא נמצא בכל עמדה בכיתת המעבדה 204/33, רלוונטי החל מניסוי מספר 3 ואילך **בעבודה** על ערכת הפיתוח במעבדה.

1. סדר פעולות בסיום יום העבודה:

- מלא למחשב. shut down ביצוע
 - כיבוי מכשירי המדידה.

2. <u>במידה והתקבלה בחלון סביבת IAR אחת ההודעות:</u>

"Failed to initialize"

"Communication error"

נתק למשך 5 שניות את החיבור בין שני כבלי ה- USB (מאחורי ערכת הפיתוח של MSP430).

ומר עזר: .B

- 1. קובצי הכנה Tutorial No.7 (<mark>חומר כתוב + וידאו</mark>).
 - 2. **ADC12 -** קריאה מקדימה

עמודים <mark>773 – 799</mark> עמודים **MSP430x4xx** user guide בקובץ מעבדה

3. **DAC12 -** קריאה מקדימה

בקובץ מעבדה user guide עמודים **MSP430x4xx** user

4. **ADC10 - קריאה מקדימה**

בקובץ מעבדה שser guide בקובץ מעבדה *MSP430x2xx* user guide

"Personal Evaluation Kit" חומר עזר עבור ערכת פיתוח אישית במודל הנמצא תחת לשונית

.C חלק שאלות תיאורטיות:

- 1. הסבר את המושג analog signal chain ואיך הבקר קשור לכך
- Analog Signal , Sampled Signal , Quantized .2 2. הסבר במילים את המושגים הבאים וההבדל ביניהם: Signal , Digital Signal
 - 3. מהם מקורות שעון ההמרה ADC12CLK ומה הצורך בכולם
 - 4. פרט והסבר **בקצרה** את השיטות לקביעת מרחק בין הדגימות של מודול ADC12?
 - 5. בדוגמה 2 בקובץ Tutorial_7.2 **חשב** על סמך הקוד וידע תיאורטי מהו זמן מחזור הדגימה?
- 6. הסבר בקצרה את 4 אופני העבודה של מודול ADC12, **רשום דוגמה** על הצורך בשימוש בכל אחד מהאופנים.
 - 7. הסבר את העיקרון והיתרון של שימוש ברגיסטר ADC12IV ומה התשלום בזמן ריצה ללא השימוש בו.
 - 8. הסבר את המושג data format במודול DAC12 והצורך בשימוש בו.
 - 9. הסבר מהי רזולוציה עבור מודול DAC12 ואיך קובעים אותה.
 - 10. הסבר את המושג Self-calibration ומתי תרצה להשתמש בו.
 - 11. הסבר את ההבדל העקרוני בין המודולים ADC12, ADC10 (ראה דיאגרמות שני המודולים).

.D <u>חלק מעשי – כתיבת קוד מערכת פורטאבילי בשפת אסמבלי:</u>

חיבורי חומרה:

נדרש לחבר את הלחצנים PB1, PB0 לרגלי הבקר P1.1, P1.0 בהתאמה.

כניסה אנלוגית נדרש לחבר לרגל הבקר P1.3 (כניסה A3) - כניסה של אות מחזורי (אות משולש, ריבועי, סינוס, וכו') ממחולל האותות בתוך טווח המתח 0v-Vcc ובתדר של עד 1khz.

נדרש לחבר את מסך ה- LCD לפורט P2 עבור D7-D0 ואת שלושת קווי הבקרה לרגליים LCD לפורט P1.7, P1.6, P1.5 ואת שלושת קווי הבקרה לרגליים P1.7, P1.6, P1.5 לתרות חשובות:

- מתח Vcc בערכת הפיתוח האישית נע בין 3.5v-3.65v (בשונה מערכת הפיתוח במעבדה Vcc והוא ערכת הפיתוח במעבדה Vcc (בשונה שנים).
 מתו לאיזה מחשב מחוברת ערכת הפיתוח (קיימת שונות של מתח ה- Vcc בחיבור בין מחשבים שונים).
 כדי לבדוק את ערך Vcc במדויק, ניתן למדוד ע"י DMM מהי רמת מתח המוצא של ה- '1' לוגי מאחד הפורטים.
 - הקפד לחבר את המחולל בקוטביות נכונה, בננה שחורה ל- GND ובננה אדומה לפין הרצוי.
 - שימו לב שאינכם גורמים ל over flow בין קצב הדגימה ולבין החישובים אותם אתם מבצעים על הדגימות
 (הגעת ערך של דגימה חדשה טרם סיום ביצוע חישוב על ערך דגימה קודמת).
- ארכיטקטורת התוכנה של המערכת נדרשת להיות מבוססת Simple FSM (כמתואר בדו"ח מכין 4, סעיף E)
 המבצעת אחת מתוך ארבע פעולות בהינתן בקשת פסיקה חיצונית של לחיצת לחצן מתוך שלושת הלחצנים.
- קוד המערכת נדרש להיות מחולק לשכבות (כמתואר בדו"ח מכין 4, סעיף D) כך שהוא יהיה נייד (portable) בקלות בין משפחות MSP430x4xx, MSP430x2xx ע"י החלפת שכבת ה- BSP בלבד.
 המשמעות: קוד המערכת נדרש לרוץ על ערכת הפיתוח האישית וגם על ערכת הפיתוח במעבדה. בגישה זו רוב שלבי הפיתוח ייעשו על גבי הערכת פיתוח האישית ובדיקת שלב התאמת ה- BSP ייעשה על ערכת הפיתוח במעבדה.
- כתיבת פונקציות ה driver של ה LCD צריכות להיות ממוקמות ב HAL בעוד שפונקציה לכתיבת מחרוזת המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API .
- טרם שלב כתיבת הקוד נדרש לשרטט גרף דיאגרמת FSM מפורטת של ארכיטקטורת התוכנה של המערכת ולצרפה לדו"ח מכין. המצבים אלו הצמתים והקשתות אלו המעברים ממצב למצב בגין בקשות פסיקה.
 - משלב זה ואילך, אסור לבצע השהייה ע"י שימוש ב poling למעט עבור debounce משלב זה ואילך, אסור לבצע השהייה ע"י שימוש ב
 בקשות פסיקה בגין לחצנים או במהלך קנפוג סטטי של ה

תיאור המערכת:

(state=idle=0): הבקר נמצא/חוזר למצב שינה (Sleep Mode).

בלחיצה על לחצן (state=1) PB0:

נדרש לדגום את אות הכניסה מהמחולל ולזהות בצורה דינאמית את צורת אות הכניסה מהמחולל מתוך שלוש אפשרויות (sine / triangle / pwm) ולהדפיס על גבי ה LCD (בשורה השנייה). העדכון של גילוי צורת האות יהיה בצורה דינאמית ורציפה (שינוי צורת האות ע"י המדריך יגרום לעדכון גילוי האות על גבי מסך ה LCD)



הערה: מוצא מחולל האותות בטווח מתח Ov-Vcc ובתדר **של עד** 1khz.

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר.

בלחיצה על לחצן (state=2) PB1:

הדרכה:</u> ניתן לדרוש מהמשתמש שתדר הכניסה מהמחולל ינוע בטווח $f_{Gen} \in [f_{min} - 1kHz]$, כאשר קביעת f_{min} דורש נימוק הנדסי לקביעת ערכו.

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר.

<u>דרישות כלליות לביצוע המערכת:</u>

- . השוו את תוצאת הערכים של מדידת הסקופ לערכי המדידה אליהם הגעתם והסבירו את ההבדל אם ישנו.
- ערו בקצרה את האלגוריתם בו השתמשתם לכל אחד מהמצבים וכיצד בחרתם את הפרמטרים של מודול ✓ ADC12 / ADC10 לצורך קבלת רמת דיוק מקסימאלית.
 - ער<u>ה:</u> ביצוע כנדרש הוא בסיסי, רמת הדיוק חשובה לקבלת הציון המרבי<mark>.</mark> ✓

E. <u>צורת הגשה דוח מכין:</u>

- ▶ הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה (id1 < id2 (כאשר id2 < id2), רק id1 מעלה את הקבצים למודל.
 - התיקייה תכיל את שני הפרטים הבאים בלבד:
 - מכיל תשובות לחלק תיאורטי דו"ח מכין pre_lab_x.pdf קובץ ✓
- עם מכין. של מטלה מעשית דוח מכין. תיקייה בשם IAR מכילה את קובצי המקור בלבד (קבצים עם סיומת 343.*) של מטלה מעשית דוח מכין.

F. צורת הגשה דוח מכין:

- רק (id1 < id2 כאשר id1_id2.zip) מהצורה zip הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית id1 < id2 מהצורה id1 (כאשר id1 < id2), רק הסטודנט עם הת"ז id1 מעלה את הקבצים למודל.
 - התיקייה תכיל את שני הפרטים הבאים בלבד:
 - מכיל תיאור והסבר לדרך הפתרון של מטלת זמן אמת. final_lab_x.pdf קובץ √
 - תיקייה בשם IAR מכילה את קובצי המקור בלבד (קבצים עם סיומת IAR מכילה את קובצי המקור בלבד (קבצים עם סיומת

בהצלחה.