

崔洋

电话: 13845642111 | 邮箱: shanyangs1@163.com
当前状态: 应届生(研究生待入学) | 求职意向: 数字IC方向(实习)



本科教育经历

黑龙江大学 2018.09 - 2022.07
集成电路设计与集成系统 本科
全日制工学学士在读, GPA: 3.05/4.00, 院系排名: 前40%
CET-6 成绩: 505分

项目经历

数字集成电路课程设计 2021.09 - 2021.10
用Verilog语言进行自动贩卖机程序编写, 通过使用有限状态机(FSM)实现相应出货及找零功能

数字电子线路基础 2021.01 - 至今
准备考研期间学习了大量的数电知识, 有极为扎实的数电基础, 掌握所有基本的时序逻辑电路及组合逻辑电路的设计, 能将大部分典型的电路用Verilog语言表述

集成电路设计软件实训 2021.07 - 2021.12
查阅相关比较器设计的中英文论文文献。负责设计SAR(逐次逼近寄存器)的比较器部分, 并通过Tanner EDA进行电路设计

HDLBits--Verilog语言练习 2021.09 - 至今
在HDLBits、CSDN等网站上, 进行过大量的Verilog编写练习, 有较强的Verilog编写能力、数字电路设计能力

科研及竞赛经历

毕业设计:《IP核s349的系统级可测性结构设计》 2021.11 - 至今
基于IEEE1500测试标准, 针对IP核s349完成其内部可测性电路结构设计
并在此基础上构建该IP核的系统测试结构, 完成功能仿真验证

全国大学生集成电路创新创业大赛(第五届) 2021.03 - 2021.06
阅读芯片手册, 负责测试向量编写及代码调试 初赛

第五届互联网+大学生创新创业大赛 2019.06 - 2019.08
编写开发一个知识类安卓应用, 完成商业计划书及调研报告 校级奖励

社团和组织经历

黑龙江大学电子工程学院科技创新协会 2018.10 - 2019.03
干事 项目组
掌握了基于51单片机的循迹小车设计、PCB板焊接的能力

专业技能及志愿经历

专业技能

- 拥有极好的数字电子线路基础知识, 熟练掌握verilog HDL硬件描述语言, 能熟练进行基本数字电路的设计
- 能熟练使用Cadence、ModelSim等EDA工具
- 具备较强的学习能力, 有完成实际项目的经验, 能适应快速、高效的学习型团队工作氛围

重要专业课成绩 2018.09 - 至今
C++高级编程(81)、数字电子线路(83)、VLSI测试技术(79)、ASIC设计综合和时序分析(85)、半导体器件原理(79)

定期无偿献血及捐款 2018.09 - 至今
定期参与家乡的无偿献血事业, 并在疫情期间向疫区捐款

其他技能

- **技能:** C++, Office, 软件开发, 图像处理, 撰写论文, 查阅文献, 视频剪辑与制作
- **证书/执照:** 计算机二级, 普通话二甲, 机动车驾驶证
- **语言:** CET-6(505)