和晶模块使用说明冷



不断穿越 不断航行

型号: CH320240B

版本: V2.0

制作	常工	DATE	2012-09-17
审核		DATE	
批准		DATE	

深圳市川航电子科技有限公司

公司地址: 广东省深圳市宝安区福永兴围第一工业区创业城 609 号

TEL: 0755-29035962 FAX: 0755-29035961

QQ: 1343115013 E-mail: <u>chuanhanglcm@163.com</u>

技术支持:15112585657(常工) 网址: http://www.szchlcd.com



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

版本变更历史记录

版本	修订日期	修改内容	修订人
1.0	2012-09-17	初版发行	常工



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

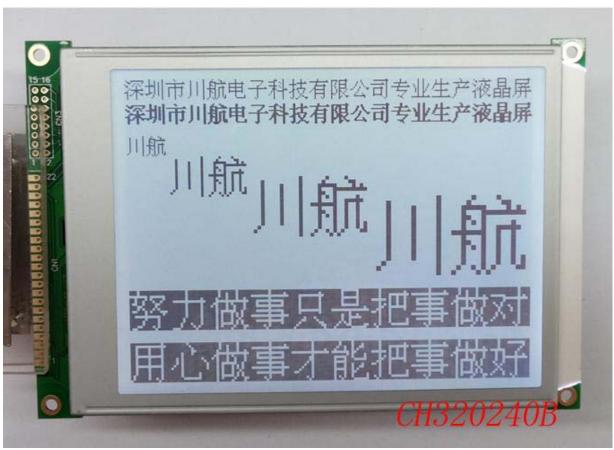
目录

1. 概述	(4)
2. 液晶模块的独特优势	(4)
3. 外形机构图	
4. 驱动原理架构图	(5)
5. 规格说明	(6)
6. 最大典型值	(6)
7. 电气特性	(7)
8. LCD 对比度调节方式	(7)
9. 接口引脚定义	(8)
10. 时序图	
10.1 8080 时序	(10)
10.2 6800 时序	(11)
11. 指令功能说明	(12)
12. RA8806 内置字库表:	
12.1 ASCII 普通类型	(28)
12.2 ASCII(ISO 8859-1)类型	(29)
12.3 ASCII(ISO 8859-2)类型	(30)
12.4 ASCII(ISO 8859-3)类型	(31)
12.5 ASCII(ISO 8859-4)类型	
12.6 中文简体字库样式:	` ,
12.7 中文繁体字库样式:	
13. 使用过程中注意事项	
14. 引脚接口与 MCU (51 单片机) 接线图举例	
1.9 - 9 1X 天儿 <i>秋</i> 宝 1 -17 -	(37)



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com







http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com





Page 5



深圳市川航电子科技有限公司 ShenZhen ChuanHang Electronic Technology CO.,LTD http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

1. 概述

CH320240B-V2点阵绘图型液晶显示模块(LCM)采用COB工艺的320x240点阵液晶显示屏(LCD)与低功耗LED背光组成。内置RA8806控制器,每屏可显示8排汉字,每排显示15个(16X16点阵)汉字,内建聪颖的8x8 或4x8可调节长按键功能的键盘扫瞄电路;支持水平和垂直区域卷动;内建简体/繁体中文(GB/BIG5)和 ASCII 字体的ROM;支持90度、180度、270度文字旋转显示功能;支持1倍到4倍字型放大(垂直和水平);内建512Byte字型创造内存(CGRAM):半型字为8x16点,全型字:16x16点;支持文字对齐功能;支持4灰阶显示(灰阶模式);支持粗体字和行与行间距设定功能;支持4/8-bits的6800/8080 MPU接口和4/8-bits LCD驱动接口,内置触摸屏功能,可与MCU单片机直接连接户泛应用于各类仪器仪表与电子设备上。

2. CH320240B-V2 液晶显示模块的独特优势

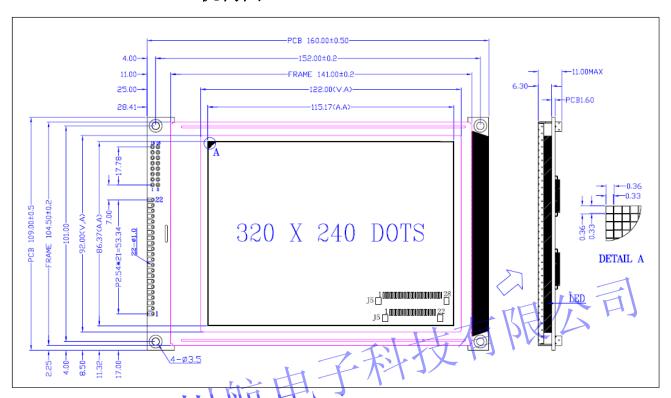
- 2.1 可以选择在逻辑电压为 3.3V 环境下使用, 但需要单独声明, 特殊配置。
- 2.2 可以选择使用 LCM 中贴片电位器,对 LCD 进行对比度调节,同时支持固定对比度,但需要单独声明,特殊配置。
 - 2.3 可以选择使用 LCM 产品中温度补偿电路, 但需要单独声明, 特殊配置。
 - 2.4 可以使用内部逻辑电源点亮背光,默认出货为外部提供逻辑电压。
 - 2.5 支持 CON1 单排接口驱动和 KEY 键盘接口。
- 2.6 内置触摸屏功能, 在标准外形结构上直接添加触摸屏, 但需要单独声明, 特殊配置。



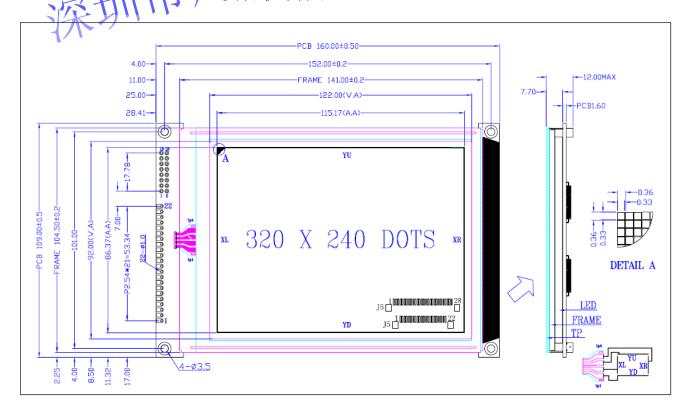
http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

3. 模块外形机构图

3.1 CH320240B-V2 机构图



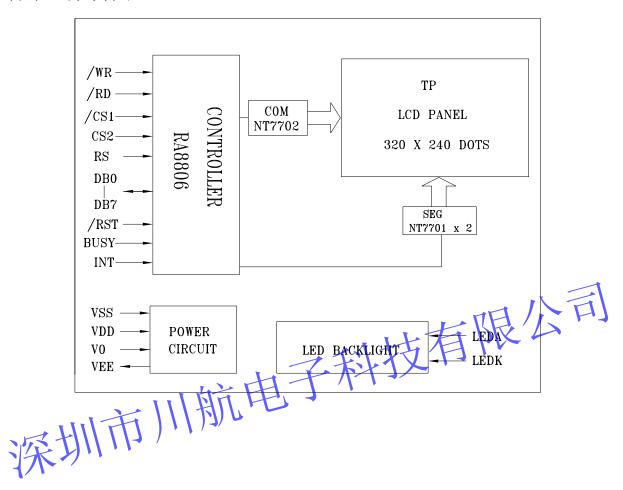
3.2 CH320240B-V2 触摸屏机构图





http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

4. 驱动原理架构图





http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

5. 规格说明

项目	规格描述	单位
驱动点阵数	320 列 x 240 行	dots
显示模式	■Dot-Graphic □Character □Digits □with ICON	
外形尺寸	160.0(L) x 109.0(W) x 11.0(T)	mm
可视区域	122.0(L) x 92.0(W)	mm
显示区域	115.17(L) x 86.37(W)	mm
点尺寸	0.33(L) x 0.33(W)	mm
点间距(Pitch)	0.36(L) x 0.36(W)	mm
LCD 模式	□ TN, Positive □ TN, Negative □ HTN, Positive □ HTN, Negative □ STN, Yellow-Green ■ STN, Gray ■ STN, Blue □ FSTN, Positive □ FSTN, Negative	
偏光片类型	■Transmissive □Reflective ■Transflective	
视角	□ 6H ■ 12H	点
逻辑电源(VDD)	■3.3	V
负压供电方式	■Build-in □External	
控制器 IC	RA8806	
LCD 偏压比	1/240duty, 1/16bias	
时序接口类型	■6800 ■ 8080 □ I2C □ Serial □ SPI	
背光类型	■ LED □ CCFL □ EL ■no Backlight	
背光颜色	□Yellow-Green ■ White □ Amber □ Blue □ Red	
背光结构	■ 单侧 □双侧 □底背光 □底侧背光	
工作温度	-20~70 (TOPL – TOPH)	${\mathfrak C}$
储存温度	-30~80 (TSTL TSTH)	೦

注: "■"表示常用规格

注:每个产品同时只能提供一种电压驱动,请购买之前确认电压。

6. 最大典型值

项目	符号		标准值	単位		
-XH	19 3	最小值	典型值.	最大值	早 仏	
逻辑电压	VDD-Vss	-0.3	-	+6.5	V	
LCD 驱动电压	VDD-VO	0	-	30	V	
输入电压	Vin	-0.3	-	VDD+0.3	V	



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

7. 电气特性

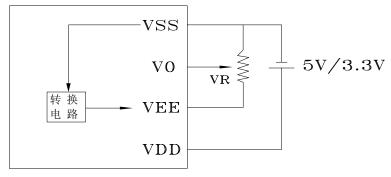
测试条件 VSS=0V, VDD=5.0V, Ta=25°C

项目	符号	测试条件	最小值	典型值	最大值	单位
逻辑电压	V_{DD}		4.75	5.0	5.25	V
LCD 驱动电压	VDD-V0	TA=25°C		+23.0		V
模块电流	IDD	VDD=5.0V		180	210	mA
输入电压电大值	VIH		0.8VDD		VDD	V
输入电压电小值	VIL		0		0.2VDD	V
输出电压电大值	VOH		VDD-0.4		VDD	V
输出电压电小值	VOL		0		VDD+0.4	V
频率	FELM	VDD=5.0V	65	80	85	Hz

测试条件 VSS=0V, VDD=3.3V, Ta=25°C

项目	符号	测试条件	最小值	典型值	最大值	単位
逻辑电压	V_{DD}	-	3.1	3.3	3.5	√
LCD 驱动电压	VDD-V0	TA=25°C	* 7.J	123.0	PE-	V
模块电流	IDD	VDD=3.3V	平村	170	200	mA
输入电压电大值	VIH ,	前电	0.8VDD		VDD	V
输入电压电小值	VIL	13) 0	0		0.2VDD	V
输出电压电大值	VОН	-	VDD-0.4		VDD	V
输出电压电小值	VOL	1	0		VDD+0.4	V
频率	FELM	VDD=3.3V	65	80	85	Hz

8. LCD 对比度调节



注:VR=10K~20K VR为精密电位器



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

9. 接口引脚定义

9.1 CON1 接口定义, 触摸屏也是此接口定义:

脚位	标号	电平	功能描述
1	VSS	0V	逻辑电源负极
2	VDD	5.0V/3.3V	逻辑电源正极
3	V0		LCD 驱动电压
4	RS	H/L	H:命令选择端, L:数据选择端
5	/WR	L	写数据信号,上升沿锁存
6	/RD	L	读数据信号,低电平有效
7	/CS1	L	控制 IC 使能信号,低电平激活 IC; CS1=L,CS2=H 激活 IC
8	CS2	Н	控制 IC 使能信号,高电平激活 IC; CS1=L,CS2=H 激活 IC
9	BUSY	H/L	Busy 状态输出口
10	INT	H/L	RA8806 中断信号
11	/RST	H/L	复位信号,低电平有效
12-19	DB0-DB7	H/L	8位数据总线
20	VEE		负电压输出端
21	А	5.0V/3.3V	背光正极
22	K	0V	背光负极
o Mry		门门	

9.2 KEY 键盘接口:

PIN	SYMBOL	PIN	SYMBOL
1	KIN0	2	KOUT0
3	KIN1	4	KOUT1
5	KIN2	6	KOUT2
7	KIN3	8	KOUT3
9	KIN4	10	KOUT4
11	KIN5	12	KOUT5
13	KIN6	14	KOUT6
15	KIN7	16	KOUT7



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

10. 时序图

10.1 8080 时序 (默认时序)

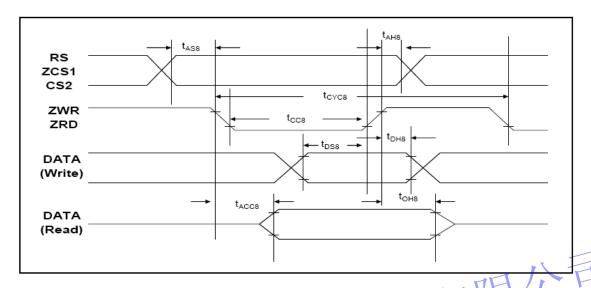


图 6-3:8080 MPU 接口传输协议

表 6-1:8080 MPU 界面时序

			「O 95円円1	/ 4	
Symbol	Symbol 说 明		Rating		Condition
Oymbor 1	(+)\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\	Min.	Max.	Unit	Condition
t _{CYC8}	Cycle time	2*tc		ns	tc = one system clock period
t _{CC8}	Strobe Pulse width	50		ns	
t _{AS8}	Address setup time	0		ns	
t _{AH8}	Address hold time	20		ns	
t _{DS8}	Data setup time	30		ns	
t _{DH8}	Data hold time	20		ns	
t _{ACC8}	Data output access time	0	20	ns	
t _{OH8}	Data output hold time	0	10	ns	



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

10.2 6800 时序

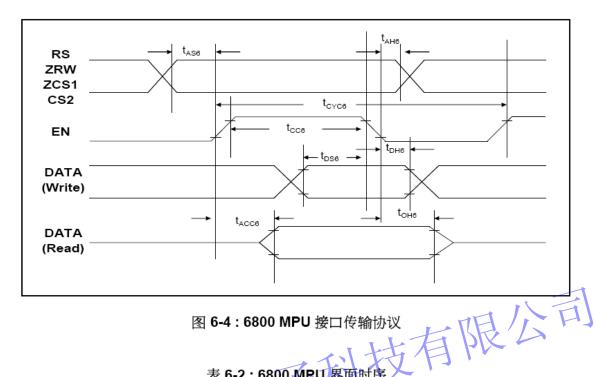


图 6-4:6800 MPU 接口传输协议

表 6-2:6800 MPU 界面时序

Symbol	说明			Unit	Condition	
Syllibol		Min.	Max.	Oilit	Condition	
tcyc6	Cycle time	2*tc		ns	tc is one system clock period:	
tcc6	Strobe Pulse width	50		ns	tc = 1/CLK	
t _{AS6}	Address setup time	0		ns		
t _{AH6}	Address hold time	20		ns		
t _{DS6}	Data setup time	30		ns		
t _{DH6}	Data hold time	20		ns		
t _{ACC6}	Data output access time	0	20	ns		
t _{OH6}	Data output hold time	0	10	ns		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

11. 指令功能说明(具体详细指令见 RA8806 控制器资料)

REG [00h] Whole Chip LCD Controller Register (WLCR)

Bit	说明	初始值	Access
	电源模式(Power Mode)		
	0:正常模式 → RA8806 于此模式下所有功能皆可使用。		
7	1:睡眠模式 → RA8806 于睡眠模式下,除了唤醒(Wake-up)电路	0	R/W
	工作外,其它功能都被关闭,若唤醒电路被触发,RA8806 则回		
	到正常模式。		
	线性译码模式(Linear Decode mode)		
	此位为用来定义 Font ROM 地址线的译码规则。标准产品被设定为		
6	"low"。当使用者要创造一个新的 Font Code 地址对应时,则设定为	0	R/W
Ŭ	"high"来实现此特殊的应用。	Ü	1000
	0 : BIG5/GB ROM 地址对应规则。	7.4	
	1:使用者自行定义 ROM 的地址对应规则。	国人	P]
	软件重置(Software Reset)	blx ~	
	0:正常模式		
5	1:除了显示数据存储器(CDDRAM)的数据外,所有缓存器的数据	0	R/W
	都被重置(只有在正常模式下动作),当此位被设定为"high"		
汉	用,要给RA8806 的 MPU 周期(cycle)至少需等待 3 个 clock 周期的时间。		
4	保留	0	R
	选择文字工作模式(Text Mode Selection)		
3	O:绘图模式 → 写入的数据会被视为是 Bit-Map 的模式。	0	R/W
	1:文字模式 → 写入的资料会被视为是 GB/BIG/ASCII 等字码。		
	选择屏幕显示为开启或关闭(Set Display On/Off Selection)		
2	此位用来控制连接到 LCD 驱动器接口的 "DISP_OFF" 讯号。	0	R/W
2	0: DISP_OFF 输出 "low"(屏幕显示关闭)。	U	FV V V
	1 : DISP_OFF 输出 "high"(屏幕显示开启)。		
	屏幕闪烁模式选择(Blink Mode Selection)		
1	0:正常显示。	0	R/W
	1:整个屏幕闪烁。用缓存器 BTMR 来设定闪烁周期。		
	屏幕反白模式选择(Inverse Mode Selection)		
0	0:正常显示。	0	R/W
	1:整个屏幕反白显示。将使显示出来的数据反向。		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [01h] Misc. Register (MISC)

Bit	说明	初始值	Access
7	雪花消除(Eliminating Flicker) 1:雪花消除模式,当忙碌时扫瞄将会自动暂停。 0:正常模式。	0	R/W
6	Clock 输出(Pin CLK_OUT) 控制 1: CLK_OUT 此脚位代表状态缓存器的睡眠状态。(0: 正常模式 1: 睡眠模式) 0: CLK_OUT 此脚位输出系统频率(System Clock)。	0	R/W
5	设定忙碌触发准位(Busy Polarity for "BUSY" pin) 1:设定为高电位触发动作。 0:设定为低电位触发动作。	0	R/W
4	设定中断触发准位(Interrupt Polarity for "INT" pin) 1:设定为高电位触发动作。 0:设定为低电位触发动作。	0	R/W
3-2	驱动器 clock 选择(Driver Clock Selection) 此二位为用来选择 XCK 的频率。 0 0: XCK = CLK/8 0 1: XCK = CLK/4(初始值) 1 0: XCK = CLK/2 1 1: XCK = CLK/2 "CLK"代表系统频率。	01	R/W
1	SEG 扫瞄方向(SEG Scan Direction(SDIR)) 0: SEG 扫瞄顺序为 0~319。 1: SEG 扫瞄顺序为 319~0。	0	R/W
0	COM 扫瞄方向(COM Scan Direction(CDIR)) 0: COM 扫瞄顺序为 0 ~ 239。 1: COM 扫瞄顺序为 239 ~ 0。	0	R/W

REG [03h] Advance Display Setup Register (ADSR)

Bit	说明	初始值	Access
7	卷动功能暂停选择(Scroll Function Pending)		
	1:卷动功能暂停		
	0:卷动功能动作	0	R/W
	注:当 SCR_HV(Bit-1)和 SCR_EN(Bit-0)被改变时,此功能不		
	支持。		
6-4	保留	000	R



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

	设定驱动数据输出位顺序(BIT_ORDER)		
3	1: 反向驱动数据输出位顺序(Bit-7 to Bit-0,Bit-6 to Bit-1 依续到	0	R/W
3	Bit-0 to Bit-7。)	U	F/VV
	0:正常模式。		
	卷动方向选择(SCR_DIR)		
	当 SCR_HV = 0 时(水平卷动)		
	0: 从左到右卷动。	0	
2	1:从右到左卷动。		R/W
	当 SCR_HV = 1 时(垂直卷动)		
	0: 从上到下卷动。		
	1:从下到上卷动。		
1	水平/垂直卷动方向选择(SCR_HV)		
	0 : Segment 卷动(水平)。	0	R/W
	1 : Common 卷动(垂直)。		4
	卷动致能(SCR_EN)	1	一計
0	1:卷动功能开启。	The /	R/W
	0: 巻动功能关闭。	1	

REG [0Fh] Interrupt Setup and Status Register (INTR)

Bit	说 明	初始值	Access
	保留	0	R
11	唤醒(Wakeup)中断屏蔽		
6	1: 致能唤醒中断。	0	R/W
	0:禁能唤醒中断。		
	键盘扫瞄(Key-Scan)中断屏蔽		
5	1: 致能键盘扫瞄中断。	0	R/W
	0:禁能键盘扫瞄中断。		
	触控扫瞄(Touch Panel)中断屏蔽		
4	1: 当触控扫瞄侦测到输入讯号时,产生中断输出讯号。	0	R/W
	0: 当触控扫瞄侦测到输入讯号时,不产生中断输出讯号。		
	触控扫瞄触发 (只有在手动模式下有效)		
3	1: 触控扫瞄侦测到输入讯号。	0	R
	0: 触控扫瞄没有侦测到输入讯号。		
	唤醒中断状态位		
2	1: 当从睡眠模式中唤醒而产生的中断。	0	R/W
	0:没有唤醒中断产生。	U	FV/VV
	使用者必须写"0"来清除此状态位。		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

	键盘扫瞄中断状态位		
	1:键盘扫瞄侦测到键盘输入讯号。	0	DAM
1	0:键盘扫瞄没有侦测到键盘输入讯号。		R/W
	使用者必须写"0"来清除此状态位。		
0	触控扫瞄侦测状态位		
	1:触控扫瞄侦测到输入讯号。	0	R/W
	0:触控屏幕没有侦测到输入讯号。		
	使用者必须写"0"来清除此状态位。		

REG [10h] Whole Chip Cursor Control Register (WCCR)

Bit	说明	初始值	Access
7	CUR_INC(当对 DDRAM 作读写操作时,光标位置自动增加)		
	1:禁能。	0	R/W
	0: 致能(自动增加)。		司
	FULL_OFS(全型和半型字符对齐)	限し	
6	1: 致能,当于全型和半型混和模式时,中文字都对齐于全型字的起	0	R/W
Ŭ	始位置。 O:禁能。	ŭ	1077
	反向写入数据模式		
汉	-0:直接把目前资料写入 DDRAM。		
5/\	1:反向地将目前资料写入 DDRAM。(例如: 01101101→	0	R/W
	10010010)		
	粗体字(只有在文字模式时生效)		
4	1:粗体字。	0	R/W
	0:正常字。		
	文字旋转模式(T90DEG)		
3	1: 文字旋转 90 度 (参照第 6-10-4 节 "文字垂直显示")	0	R/W
	0:正常字。		
	光标显示		
2	1:设定光标为显示。	0	R/W
	0:设定光标为不显示。		
1	游标闪烁		
	1:游标闪烁。(REG BTMR 决定光标闪烁的周期)	0	R/W
	0:游标不闪烁。		
0	保留	0	R



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [11h] Cursor Height and Word Interval Register (CHWI)

Bit	说明	初始值	Access
	设定光标高度		
	0000 b → 游标高度为 1 pixel。		
	0001 b → 游标高度为 2 pixels。		
	0010 b → 游标高度为 3 pixels。		
7-4	: :	0000	R/W
	1111 b → 游标高度为 16 pixels。		
	注:在正常模式光标的宽度固定为 8 pixels,光标的高度由 Bit[7:4]		
	决定。文字垂直旋转模式,光标的高度固定为 16 pixels,光标的宽		
	度由 Bit[6:4] 决定。		
	设定行与行间的间距		4
	0000 b → 间距为 1 pixel。	11	F
	0001 b → 间距为 2 pixels。	長乙	
3-0	0010 b → 间距为 3 pixels。	0000	R/W
	出土村		
	1111 b → 眞距为 16 pixes。		
彩	采圳川市,		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [12h] Memory Access Mode Register (MAMR)

Bit	说明	初始值	Access
	光标自动移动方向		
	0: 光标先由水平方向(从左到右)移动,再垂直方向(从上到下)		
	移动。		
7	1: 光标先由垂直方向移动,再水平方向移动。	0	R/W
	注:于绘图模式下,水平方向光标为以 byte 为单位移动,而垂直方		
	向为以 bit 为单位移动。当于文字模式下,此位可被忽略,光标的移		
	动方向一定为水平方向移动。		
	显示图层和显示模式选择		
	000: 灰阶模式。在此模式下,每一显示位包含了内存中的二笔连		
	续的数据,此 4 灰阶是依 FRC 的方法达成,此显示位的配		
	置如下:		
	bit1 bit0 灰阶 		1
	0 0 Level1(最亮)	art 13	一百
	0 1 Level2 1 0 Level3	RR 1	>
	1 1 Level4 (最暗)	Pro.	
6-4	注:于灰阶模式下没有支持文字编入。	001	R/W
	001:将 DDRAM1的数据显示于屏幕上。		
	010:将 DDRAM2 的数据显示于屏幕上。		
深	0 11: 双图层显示模式。显示规则依底下的 Bit-3 和 Bit-2。		
1/1-	10 X : NA。		
	1 1 0:扩展模式(1), 将 DDRAM1 和 DDRAM2 的数据显示于屏		
	幕上。RA8806 于此模式下支持 640x240 的显示屏幕。		
	1 1 1:扩展模式 (2),将 DDRAM1和 DDRAM2的数据显示于屏		
	幕上。 RA8806 于此模式下支持 320x480 的显示屏幕。		
	双图层显示规则选择		
	当 Bit[6:4] 被设定为 "011" 时, RA8806 将结合 DDRAM1 和 DDRAM2 的数据来显示于屏幕上。		
3-2	00: DDRAM1 "OR" DDRAM2。	00	R/W
	0 1 : DDRAM1 "XOR" DDRAM2。		
	1 0 : DDRAM1 "NOR" DDRAM2		
	11: DDRAM1 "AND" DDRAM2。		
	MPU 读取/写入图层选择 0 0 : 存取 CGRAM(512Byte)。		
1-0	0 1:存取 DDRAM1。	01	R/W
1-0	1 0 : 存取 DDRAM2。		1000
	1 1:同时存取 DDRAM1和 DDRAM2。		
	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [20h] Active Window Right Register (AWRR)

Bit	说明	初始值	Access
7-6	保留	00	R
5-0	设定工作窗口(Active Window)右边边界 → Segment-Right	071-	D 444
	注:AWRR 必须大于或等于 AWLR,且值须小于或等于 27h。	27h	R/W

注:

REG[20h, 30h, 40h 和 50h] 用来控制写入数据时,行与列在工作窗口内的变化,使用者可以使用此四个缓存器来设定工作窗口的上/下/左/右边界,当写入的数据超过右边的边界时,光标会自动跳到下一列(Line)来写入数据,也就是说,光标会移动到工作窗口左边的边界,当数据写到所设定之右边且下方的边界时,下一笔数据写入将使光标移动到所设定之左上方边界位置。

REG [21h] Display Window Width Register (DWWR)

Bit	说明	初始值	Access
7-6	保留	00	R
	设定显示窗口(Display Window)宽度→ Segment-Width	nA /	一口,
	Segment-Right = (Segment Number / 8) - 1	DIX L	
5-0	假设 LCD 的分辨率为 320x240 时,此缓存器应被设定为:	27h	R/W
	(320/8) - 1 = 39 = 27h		

注:

REG[21h, 31h] 用来设定显示窗口的分辨率,使用者可以设定显示内存的可视范围。RA8806 的 Column 宽度 (DWWR) 可被设定在 0h ~ 27h 之间,且 Row 高度 (DWHR) 可被设定在 0h ~ EFh 之间。

REG [30h] Active Window Bottom Register (AWBR)

Bit	说明	初始值	Access
7-0	设定工作窗口(Active Window)下方边界→ Common-Bottom		
	注:AWBR 必须大于或等于 AWTR,且值须小于或等于 EFh。	EFh	R/W

REG [31h] Display Window Height Register (DWHR)

Bit	说明	初始值	Access
7-0	设定显示窗口(Display Window)高度→ Common- Height		
	Common_ Height = LCD Common Number –1		
	假设 LCD 的分辨率为 320x240 时,此缓存器应被设定为:	EFh	R/W
	240 – 1 = 239 = EFh		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [40h] Active Window Left Register (AWLR)

Bit	说明	初始值	Access
7-6	保留	00	R
5-0	设定工作窗口(Active Window)左边边界→ Segment-Left	00h	R/W
5-0	注:AWLR 必须小于或等于 AWRR,且值须小于 27h。	0011	17/77

REG [50h] Active Window Top Register (AWTR)

Bit	说明	初始值	Access
7.0	设定工作窗口(Active Window)上方边界→ Common-Top	004	DAM
7-0	注:AWTR 必须小于或等于 AWBR,且值须小于 EFh。	00h	R/W

REG [60h] Cursor Position X Register (CURX)

Bit	说明	初始值	Access
7-6	保留	00	R
5-0	设定光标 Segment 位置/ RAM0 地址[4:0] 定义光标 segment 的位置,其值在 0h ~ 27h 之间。 当被设定为 CGRAM 写入模式时(REG[12h] Bit[1:0] = 00b),此缓 存器 Bit[4:0] 为用来写入数据的位对应地址/于创造全型字时,通常设定为 0h,而当要创造负数个半型字时,通常设定为 0h,创造偶数 个半型字时,通常设定为10h。	OOh	R/W

REG [61h] Begin Segment Position Register of Scrolling (BGSG)

Bit	说明	初始值	Access
7-6	保留	00	R
	设定于卷动模式下 Segment 的起始位置		
5.0	REG[61h] 定义卷动窗口的起始位置(左边边界),其值必须小于或	00h	
5-0	等于缓存器 REG[62h](定义卷动窗口终点位置(右边边界))所设		R/W
	定的值。此外,对应到显示内存的限制,其值必须小于 27h。		

注:

REG[61h, 62h, 71h 和 72h] 是设定卷动的窗口,这些缓存器必须在把卷动功能打开前先设定完成。

REG [62h] End Segment Position Register of Scrolling (EDSG)

Bit	说明	初始值	Access
7-6	保留	00	R
	设定于卷动模式下 Segment 的终点位置	00h	
5.0	REG[62h] 定义卷动窗口的终点位置(右边边界),其值必须大于或		D/\/
5-0	等于缓存器 REG[61h](定义卷动窗口起始位置(左边边界))所设		R/W
	定的值。此外,对应到显示内存的限制,其值必须小于或等于 27h。		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [70h] Cursor Position Y Register (CURY)

Bit	说明	初始值	Access
	设定光标 Common 位置/ RAM0 地址[8:5]		
	定义光标 common 的位置,其值在 0h~ EFh 之间。		
7-0	当被设定为 CGRAM 写入模式时(REG[12h] Bit[1:0] = 00b),此缓	00h	R/W
	存器 Bit[3:0] 为用来指定哪一个字被创造,缓存器 Bit[7:4] 没有使用		
	到。		

REG [71h] Scrolling Action Range Begin Common Register (BGCM)

Bit	说明	初始值	Access
	设定卷动模式下 Common 的起始位置		
7.0	REG[71h] 定义卷动窗口的起始位置(上方边界),其值必须小于或	0.01	D 444
7-0	等于缓存器 REG[72h](定义卷动窗口终点位置(下方边界))所设	00h	R/W
	定的值。此外,对应到显示内存的限制,其值必须小于 EFh。	71	刮

REG [72	h] Scrolling Action Range END Common Register EDCM	限公	
Bit	说明	初始值	Access
7-0	设定卷动模式下 Common 的终点位置 (REG[72h] 定义卷动窗口的终点位置(下方边界),其值必须大于或等于缓存器 REG[71h](定义卷动窗口起始位置(上方边界))所设定的值。此外,对应到显示内存的限制,其值必须小于或等于EFh。	00h	R/W

REG [80h] Blink Time Register (BTMR)

Bit	说明	初始值	Access
	设定光标闪烁和卷动时间周期		
7.0	闪烁时间周期 = Bit[7:0] x(Frame width)	00h	D.44/
7-0	Frame width = 1/Frame Rate		R/W
	Frame Rate 依照 DWWR、DWHR 和 ITCR 所设定的值来决定。		

注:

- 1. 此设定也决定了卷动的速度。
- 2. Frame width 的时间是依照控制器扫瞄到整个屏幕来决定,而扫瞄整个屏幕的时间是依据系统频率 (system clock)、所设定的显示窗口、驱动接口数据总线宽度(4-bits/8-bits)、空闲时间 (ITCR),和扩展模式或灰阶模式等设定而决定。



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [90h] Idle Time Counter Register (ITCR)

Bit	说明	初始值	Access
	空闲时间(idle time)设定,依照系统频率来计数		
	此值用来决定每个 LCD COM 的扫瞄时间。		
	COM_PRD = (COM_SCAN + ITCR) x XCK_PRD		
	于此之中,		
	COM_SCAN = (SEG_NO/LD_WIDTH) x (1 + EXT_MD)		
	XCK_PRD = 1 / XCK		
	COM_PRD: 每个 COM 的最后扫瞄周期(Unit : ns)。		
	COM_SCAN:每个 COM 的原始扫瞄周期。		
	XCK_PRD: 一个 XCK 的周期时间。XCK 的周期依照系统频率		
7-0	(system clock) 和缓存器 REG[01h] Bit[3:2] 所设定的	00h	R/W
	值来决定。假设系统频率为 8MHz,缓存器 REG[01h]		
	Bit[3:2] 设定为 10b,则 XCK_PRD = 250ns。		
	SEG_NO: Segment 数目,如 240x160 的屏,SEG_NO = 240。		1
	EXT_MD: 在扩展模式 1 或 2 下 (REG[12h] Bit[6:4] = 111b 或	m 1	一百
	110b), EXT_MD = 1,除此之外 EXT_MD = 0。	RR/	
	LD_WIDTH: 驱动接口数据总线宽度。假设 LCD 驱动数据总线宽度	bre.	
	为 4-bits 时,则 LD_WIDTH = 4,假设 LCD 驱动数据		
	总线宽度为 8-bits 时,则 LD_WIDTH = 8。请参照第 4-2 背脚位 "DW" 的描述。		

REG [A0h] Key-Scan Control Register 1 (KSCR1)

Bit	说明	初始值	Access
	设定键盘扫瞄功能开启或关闭		
7	1: 开启。	0	R/W
	0: 关闭。		
	选择键盘扫瞄矩阵		
6	1 : 4x8 Matrix(使用 KOUT[3:0],KOUT[7:4] 请保持浮接)	0	R/W
	0 : 8x8 Matrix(使用 KOUT[7:0])		
	设定键盘扫瞄 De-bounce 取样的次数(Sampling Times)		
	00:4次		
5-4	0 1 : 8 次	00	R/W
	1 0 : 16 次		
	1 1 : 32 次		
	设定长按键功能开启或关闭(LNGKEY_EN)		
3	LNGKEY_EN = 0 → 长按键功能关闭。	0	R/W
	LNGKEY_EN = 1 → 长按键功能开启。		



2-0

深圳市川航电子科技有限公司 ShenZhen ChuanHang Electronic Technology CO.,LTD

http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

 	KF2	KF1	KF0	Key-Scan Pulse Width	Key-Scan Cycle(4x8)	Key-Scan Cycle(8x8)
1				页率(KF2-0) 5 10MHz,则键盘	盘扫瞄频率的关	系如下:

KF2	KF1	KF0	Pulse Width (KOUT period)	Key-Scan Cycle(4x8)	Key-Scan Cycle(8x8)		
0	0	0	16µs	64µs	128µs		
0	0	1	32µs	128µs	256µs		000
0	1	0	64µs	256µs	512µs		
0	1	1	128µs	512µs	1.024ms]	
1	0	0	256µs	1.024ms	2.048ms]	
1	0	1	512µs	2.048ms	4.096ms		
1	1	0	1.024ms	4.096ms	8.192ms		
1	1	1	2.048ms	8.192ms	16.384ms	1	

REG [A1h] Key-Scan Controller Register 2 (KSCR2)

	nj Rey-Scar Controller Register 2 (NOCK2)		
Bit	说 明	初始值人	Access
	设定键盘扫瞄唤醒功能开启或关闭	hr-	
7	0: 键盘扫瞄唤醒功能关闭。	0	R/W
	1: 键盘扫瞄唤醒功能开启。		
6-4	保留	000	R
汉	长按键时间调整		
171	00 : 约 0.625 sec		
3-2	01 : 约 1.25 sec	00	R/W
3-2	10 : 约 1.875 sec	00	17/00
	11 : 约 2.5 sec		
	注:以上时间是假设系统频率为 8MHz。		
	告知几个按键被按到		
	00:没有按键被按到。		
1-0	01:一个按键被按到,读取缓存器 REG[A2h] 来获取按键值。	00	R
	10:二个按键被按到,读取缓存器 REG[A2h~A3h] 来获取按键值。		
	11: 三个按键被按到,读取缓存器 REG[A2h~A4h] 来获取按键值。		

REG [A2h ~ A4h] Key-Scan Data Register (KSDR0 ~ 2)

Bit	说明	初始值	Access
	按键撷取数据	001	Б
7-0	代表所按到的键对应之值。请参照第6-5节"键盘扫瞄功能"。	00h	R

R/W



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [B0h] Memory Write Command Register (MWCR)

Bit	说明	初始值	Access
	内存写入指令(从光标位置)		
7-0	注:当要写数据到内存时,使用者必须先下 MWCR(Command	NA	R/W
	Write cycle)指令后,再写数据进去(Data Write cycle)。		

REG [B1h] Memory Read Command Register (MRCR)

Bit	说明	初始值	Access
	内存读取指令(从光标位置)		
7-0	注:于内存读取周期,光标的移动在文字模式下的行为和在绘图模式下一样。B1h 将作预读的行为,故在执行完 MRCR 指令后,光标位	NA	R/W
	置会增加。		

REG [C0h] Touch Panel Control Register 1 (TPCR1)

Bit	说明	初始值	Access
7	触控扫瞄功能开启或关闭 1: 开启。 0: 关闭。	限位	RW
6-4	触控扫瞄取样时间调整 000:等待 50μs 001:等待 100μs 010:等待 200μs 011:等待 400μs 100:等待 800μs 101:等待 8.6ms 110:等待 3.2ms 111:等待 6.4ms 注:当触控屏幕被接触到时,为了避免讯号还不稳定,故延迟一段取样时间來等待讯号变稳定,而此处的触控扫瞄取样时间与触控扫瞄频率(ADC Clock)转换速度有相对的关系,相关建议值请参考第6-4-3节。	000	R/W
3	触控扫瞄唤醒开启或关闭1: 触控扫瞄开启可以唤醒睡眠模式。(触控扫瞄功能必须是开启的状态下)0: 触控扫瞄关闭唤醒睡眠模式。	0	R/W
2-0	触控扫瞄频率(ADC Clock)转换速度。"CLK"代表系统频率。 000:CLK/4 001:CLK/8 010:CLK/16 011:CLK/32 100:CLK/64 101:CLK/128 110:CLK/256 111:CLK/512	000	R/W



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

REG [C1h] Touch Panel X High Byte Data Register (TPXR)

Bit	说明	初始值	Access
7-0	触控扫瞄 X 资料 Bit[9:2](Segment)	00h	R

REG [C2h] Touch Panel Y High Byte Data Register (TPYR)

Bit	说明	初始值	Access
7-0	触控扫瞄 Y 资料 Bit[9:2](Common)	00h	R

REG [C3h] Touch Panel Segment/Common Low Byte Data Register (TPZR)

Bit	说明	初始值	Access
7-4	保留	0000	R
3-2	触控扫瞄 Y 资料 Bit[1:0](Common)	00	R
1-0	触控扫瞄 X 资料 Bit[1:0](Segment)	00	R

REG [C4h] Touch Panel Control Register 2 (TPCR2)

REG [C4	h] Touch Panel Control Register 2(TPCR2)	- 1.	同
Bit	说明	初始值	Access
7	触控扫瞄手动模式开启或自动模式 1:使用手动模式。 0:使用自动模式。	0	R/W
6-2	保留	00h	R
深力	触控扫瞄手动模式程序选择 00:IDLE模式:触控扫瞄闲置(ADC Idles)。		
	01: 等待触控屏幕被接触,触控扫瞄电路将产生中断讯号或是从缓		
1-0	存器 REG[0Fh] Bit-3 读出状态。	00	R/W
1-0	10: 栓锁住 X 数据,在此期间, X 数据将被栓锁在缓存器 REG[C1h]	00	IVVV
	和 REG[C3h] 里。		
	11: 栓锁住 Y 数据,在此期间,Y 数据将被栓锁在缓存器 REG[C2h]		
	和 REG[C3h] 里。		

REG [D0h] PWM Control Register (PCR)

Bit	说明	初始值	Access
	脉波宽度调变(PWM)开启或关闭		
7	1: 开启。	0	R/W
	0:关闭。于此状态下,PWM_OUT 准位依照此缓存器 Bit-6 来决定。		
	PWM 关闭时的准位		
6	0:当PWM关闭或于睡眠模式时,PWM_OUT一般为 "low" 状态。	0	R/W
	1:当 PWM 关闭或于睡眠模式时,PWM_OUT 一般为 "high" 状态。		



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

5-4	保留	00	R
3-0	保留 PWM 电路所接受的 Clock 来源速度选择 0000 b → CLK / 1 0001 b → CLK / 2 0010 b → CLK / 4 0011 b → CLK / 8 : : :1111 b → CLK / 32768 "CLK" 代表系统频率,例如: CLK 为 8MHz: 0000 b → PWM clock source = 8MHz 0001 b → PWM clock source = 4MHz ·	0000	R R/W
	: 1111 b → PWM clock source = 256Hz		

REG [D1h] PWM Duty Cycle Register (PDCR)

Bit	说明	初始值	Access
	PWM 责任周期(Cycle Duty)选择	四八	ノコ
7-0	00h \rightarrow 1 / 256 01h \rightarrow 2 / 256 High period 02h \rightarrow 3 / 256 High period : : : FFh \rightarrow 256 1 256 High period	00h	R/W

REG [E0h] Pattern Data Register (PNTR)

Bit	说明	初始值	Access
	要写入 DDRAM 里的资料(Display Data RAM)		
7-0	当缓存器 REG[F0h] Bit-3 被填为 "1" 时(内存清除模式),此缓存	00h	R/W
	器的数据将填满整个工作窗口。		

REG [F0h] Font Control Register (FNCR)

Bit	说明	初始值	Access
	ISO8859 模式		
	0:关闭。 ASCII 区块 1~4的内容为附录C内的表C-1~表C-4所		
7	示。	0	R/W
	1:开启。 ASCII 区块 1~4 的内容为代表标准的ISO8859-1~4,且		
	为附录C内表C-5~表C-8所示。		
6-4	保留	000	R



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

	内存清除功能		
	对此位作写入时代表		
	0:不动作		
	1: 内存清除功能开启,将 FNTR 数据填满整个工作窗口。		
3	对此位作读取时代表	0	R/W
	0: 内存清除动作已完成。		
	1:内存清除动作尚未完成。		
	当此位设定为 "1" 时, RA8806 将自动读取缓存器 PNTR 的数据, 然		
	后将此数据填满整个工作窗口(工作窗口范围: [AWLR, AWTR] ~		
	[AWRR, AWBR]),而当填满动作完后,此位自动清除为"0"。		
	ASCII 模式选择		
	1: 所有的输入数据将译码为 ASCII(00h~FFh)。		
2	0:在文字模式下(REG[00h] Bit-3 = 1),RA8806 将会先检查被写	0 - 1	R/W
	入数据的第一个字节(byte)。当此字节小于 80h 时,将把此笔、	11 /	
	数据当成 ASCII(半型字)来解碼,反之,则当成文字(全型字	次人	
	的 GB、 BIG-5 或是使用者自创字型)来译码。	1	
	ASCII区块选择		
	00: 对应到。ASCII block 1。(附录C的表C-1和表C-5)		
1-0	0 1: 对应到ASCII block 2。(附录C的表C-2 和表C-6)	00	R/W
沙米	10: 对应到ASCII block 3。(附录C的表C-3和表C-7)		
7/1	11: 对应到ASCII block 4。(附录C的表C-4和表C-8)		

REG [F1h] Font Size Control Register (FVHT)

Bit	说明	初始值	Access
	设定字符水平放大倍率		
	00:原本字符宽度。		
7-6	01:字符宽度放大为原本字符宽度的二倍。	00	R/W
	10:字符宽度放大为原本字符宽度的三倍。		
	11:字符宽度放大为原本字符宽度的四倍。		
	设定字符垂直放大倍率		
	00:原本字符高度。		
5-4	01:字符高度放大为原本字符高度的二倍。	00	R/W
	10:字符高度放大为原本字符高度的三倍。		
	11:字符高度放大为原本字符高度的四倍。		
3-0	保留	0000	R



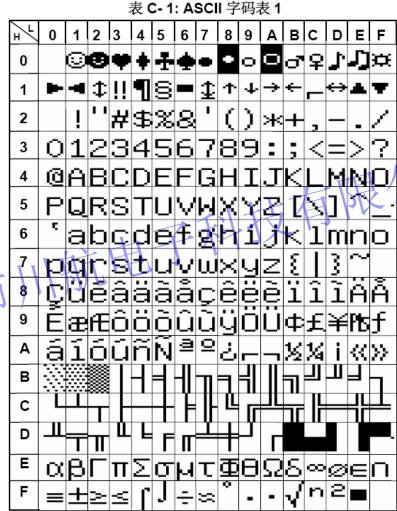
http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12. RA8806 内置字库表:

12.1 ASCII 普通类型

附录C. 字码表 - ASCII

当缓存器 "FNCR" 的Bit-7 设为 "0" 时, ASCII字码表 1-4 包含之内容将如下表C-1~表C-4 所示。



深圳市



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.2 ASCII(ISO 8859-1)类型

当缓存器 "FNCR" 的Bit-7 设为 "1" 时, ASCII字码表 1-4 包含之内容将如下表C-5~表C-8 所示。

表C-5 内含符合ISO/IEC 8859-1 标准的字集,ISO是国际标准化组织的简称。ISO 8859-1 又称Latin-1 或「西欧语言」,是国际标准化组织内ISO/IEC 8859 的第一个 8 位字符集。它以ASCII为基础,在空置的 0xA0 ~ 0xFF的范围内,加入 192 个字母及符号,藉以供使用变音符号的拉丁字母语言使用。此字符集支持部分于欧洲使用的语言,包括阿尔巴尼亚语、巴斯克语、布列塔尼语、加泰罗尼亚语、丹麦语、荷兰语、法罗语、弗里斯语(Frisian)、加利西亚语、德语、格陵兰语、冰岛语、爱尔兰盖尔语、意大利语、拉丁语、卢森堡语、挪威语、葡萄牙语、里托罗曼斯语、苏格兰盖尔语、西班牙语及瑞典语。

英语虽然没有重音字母,但仍会标明为 ISO 8859-1 编码。除此之外,欧洲以外的部分语言,如南非荷兰语、斯瓦希里语、印度尼西亚语及马来语、菲律宾他加洛语(Tagalog)也可使用 ISO 8859-1 编码。

表 C- 5: ASCII 字码表 1 (ISO 8859-1

1	0	1	2	3	4	5	6	7_	8	9/	A	В	e	D	E	F
0		(3)	0	¥	*	*	*			0	0	<0	4	۲,	۲,	\
1		•	\leftrightarrow	11/	¶	8	I	\updownarrow	\uparrow	\downarrow	\rightarrow	\downarrow		\leftrightarrow	A	▼
2	SP		=	#	4 0-	%	8	=	()	*	+	,	7	•	1
3	0	1	2	3	4	15	6	7	8	9	••	٠,	٧	=	^	?
4	@	A	В	С	D	E	F	G	Н	I	J	K	ь	М	N	0
5	P	Q	R	S	Т	Ū	٧	W	X	Y	Z	Ш	1]	^	
6	,	a	b	C	d	е	f	g	h	i	j	k	1	m	n	0
7	p	q	r	ß	t	u	V	V	х	У	Z	{		}		
8																
9																
A		i	¢	£	¤	¥		8	***	©	a	«	Г		®	_
В	0	<u>+</u>	2	3	,	μ	P	•	5	1	0	»	1/4	1 2	3/4	ż
С	À	Á	Â	Ã	Ä	Å	Æ	Ç	È	É	Ê	Ë	Ì	Í	Î	Ϊ
D	Đ	Ñ	Ò	Ó	Ô	Õ	Ö	X	Ø	Ù	Ú	Û	Ü	Ý	₽	ß
E	à	á	â	ã	ä	°đ	æ	Ç	è	é	ê	:w	ì	í	î	ï
F	ð	ñ	ò	ó	ô	õ	ö	٠ŀ٠	Ø	ù	ú	û	ü	ý	þ	ÿ



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.3 ASCII (ISO 8859-2) 类型

表C-6 内为 ISO/IEC 8859-2 的标准字集,又称 Latin-2 或「中欧语言」,是国际标准化组织内 ISO/IEC 8859 的第二个 8 位字符集。此字符集主要支持以下文字: 克罗埃西亚语、捷克语、匈牙利语、波兰语、斯洛伐克语、斯洛维尼亚语、索布语。而阿尔巴尼亚语、英语、德语、拉丁语也可用此字符集显示。芬兰语中只有于外来语才有 å 字符,若不考虑此字符,ISO/IEC 8859-2 也可用于瑞士及芬兰语。

8 9 0 0 1 1 \leftrightarrow # SP \$ % & 0 2 3 4 5 6 7 9 1 8 C E F В D G Η J K L N @ A Ι М P 0 R S Т U V W X Y Z i ab f k C d h 1 m | n e g 0 st uv q r X p W Z У Ś 8 S Ť Ł Š Ø SP ł Ś Š Ź a Ă É Ë Ě Á Â Ä Í Ç Ňó Ő ÖX Ô Ř Ý Đ IU Ú U Ü ß â ă ć ä **é** | ę î Ε ŕ á ç Č ë ě í ď ö ÷ đ ó Ő ů ü ý ń ň ô ř ú ű

表 C-6: ASCII 字码表 2 (ISO 8859-2)



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.4 ASCII (ISO 8859-3) 类型

表C-7 内为ISO/IEC 8859-3 之标准字集,又称Latin-3 或「南欧语言」,是国际标准化组织内ISO/IEC 8859 的第三个 8 位字符集。它原先设计来表示土耳其语及马耳他语文字,但土耳其语已改用ISO/IEC 8859-9 显示,现时只有世界语及马耳他语仍使用此字符集。此字符集同时能支持以下文字:英语、德语、意大利语、拉丁语及葡萄牙语。

表 C-7: ASCII 字码表 3 (ISO 8859-3) 6 CD 1 0 0 8 1 ¶ SP ! # \$ % & 0 3 5 6 7 8 9 1 0 6 Α В C D Ε F G Η Ι J K L М N P R S T U V W X Y Z Q J i b d f h k 1 m a C e g n 0 VW S tlu X r У Z p q \ \$ Ż İ SPH Ğ Ø HJ £ Ż 3 ħ h \$ 1 C È É Ϊ Ä Ê Ë Ì À Á Â öl Ù Ú G G ΰU Ñ Ò Ó Ô X Û D ß ċ Ĉ ï â ä è é ê ë ì í à á Ç ó ö ñ ò ô ú ŭ ù û ü

111.



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.5 ASCII(ISO 8859-4)类型

表C-8 内为ISO/IEC 8859-4 之标准字集,又称 Latin-4 或「北欧语言」,是国际标准化组织内 ISO/IEC 8859 的第四个 8 位字符集,它设计来表示爱沙尼亚语、格陵兰语、拉脱维亚语、立陶宛语及部分萨米语 (Sámi) 文字,此字符集同时能支持以下文字: 丹麦语、英语、芬兰语、德语、拉丁语、挪威语、斯洛维尼亚语及瑞典语。

6 В D 0 \leftarrow # \$ & + 2 3 5 9 1 4 6 8 6 Α В C D E F G H I J K M N L ls U Z P R T V W X I Y Q K i j k l m lъ d f e. a C g n st u v v P |x | У Z { Ē R 8 GIT SP A K Ι Š \mathbf{z} ĩ r t D ē ġ a 11 E ĚΙ Í Ã Ä Å É Ë Á Â Æ K Õ Ö Đ N 0 Ô Ú Ü U Ø Û ß X ä å Č ī ā â ã é ë ė í î á æ ę đ ö ō ķ ô õ ú ü ũ n û ū Ø

表 C-8: ASCII 字码表 4(ISO 8859-4)



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.6 中文简体字库样式:

B5	0	1	2	3	4	5	6	7	8	9	A	В	С	D	Е	F
A		怠	耽	担	丹	单	郸	掸	胆	旦	氮	但	惮	淡	诞	弹
В	蛋	当	挡	党	荡	档	刀	捣	蹈	倒	码	祷	导	到	稻	悼
С	道	盗	德	得	的	蹬	灯	登	等	瞪	凳	邓	堤	低	滴	迪
D	敌	紐	狄	涤	翟	嫡	抵	底	地	蒂	第	帝	弟	递	缔	颠
E	掂	滇	碘	点	典	靛	垫	电	佃	甸	店	惦	奠	淀	殿	碉
F	吋	雕	禂	オ	掉	吊	钓	调	跌	爹	碟	蝶	迭	谍	蚕	

В6	0	1	2	3	4	5	6	7	8	9	A	В	С	D	Ε	F
A		丁	盯	叮	钉	顶	鼎	锭	定	订	丢	东	冬	董	懂	动
В	栋	侗	恫	冻	洞	兜	抖	李	陡	豆	逗	痘	都	松	毒	犊_
С	独	读	堵	睹	赌	杜	镀	肚	度	渡	炉	遄	短	搬	段	断
D	緞	堆	兑	队	对	墩	吨	蹲	敦	顿	囤	钝	盾	遁	掇	哆
Е	多	夺	垛	躲	杂	躃	舵	剁	情	堕	概	峨	鹅	俄	额	讹
F	娥	恶	厄	扼	遏	鄂	做	思	而	儿	耳	尔	饵	洱	11	



B8	0	1	2	3	4	5	6	7	8	9	A	В	С	D	Е	F
A		浮	湆	褔	袱	弗	甫	抚	辅	俯	釜	斧	脯	腑	府	腐
В	赴	副	覆	赋	复	傅	付	阜	父	腹	负	富	讣	附	妇	缚
С	咐	噶	嘎	该	改	概	钙	盖	溉	干	甘	杆	柑	竿	肝	赶
D	感	秆	敢	赣	冈	刚	钢	缸	肛	纲	岗	港	杠	篙	皋	高
Е	育	羔	糕	搞	镐	稿	告	哥	歌	搁	戈	鸽	胳	疙	割	革
F	葛	格	蛤	阁	隔	铬	个	各	给	根	跟	耕	更	庚	糞	



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

12.7 中文繁体字库样式:

B6	0	1	2	3	4	5	6	7	8	9	Α	В	С	D	Е	F
4	詔	詛	詐	詆	訴	診	訶	詖	象	貂	貯	貼	熕	貽	賁	費
5	賀	貴	買	貶	貿	貸	越	超	趁	跎	距	跋	跚	跑	跌	跛
6	跆	軻	軸	軼	辜	逮	逵	週	逸	進	逶	鄂	郵	鄕	圆	酣
7	酥	量	鈔	鈕	鈣	鈉	鈞	鈍	鈐	鈇	鈑	閔	閨	開	閑	
Α		間	閒	閎	隊	階	隋	陽	隅	隆	隍	陲	隄	雁	雅	雄
В	集	雇	雯	雲	韌	項	順	須	飧	飪	飯	飩	飲	飭	馮	馭
С	黄	黍	黑	亂	傭	債	傲	傳	僅	傾	催	傷	傻	傯	僇	剿
D	剷	剽	募	勦	勤	勢	勣	滙	嗟	嗨	嗓	嗦	嗎	嗜	嗇	嗑
Е	嗣	嗤	嗯	嗚	嗡	嗅	嗆	嗥	嗉	遠	員	塞	塑	塘	塗	塚
F	塔	塡	塌	塭	塊	塢	塒	塋	奥	嫁	嫉	嫌	媾	媽	媼	

В7	0	1	2	3	4	5	6	7	8	9	А	В	C	, D _I	E	F
4	媳	嫂	媲	嵩	嵯	幌	幹	廉	廈	弒	彙	徬	微一	愚	意	慈
5	感	想	愛	惹	愁	愈	慎	慌	慄	慍	犔	缭	廆	愍	愆	愷
6	戡	戢	搓	搾	搞	搪	搭	搽	搬	搏	搜	搔	損	搶	搖	搗
7	搆	敬	椹	新	暗	暉	暇	a	暖	暄	暘	暍	會	榔	業	
А	~ 7 7	楚	楷	楠	楔	極	椰	槪	楊	楨	楫	楞	楓	楹	榆	楝
B	√櫃	楛	歇	歲	毀	殿	毓	毽	溢	溯	滓	溶	滂	源	溝	滇
121	滅	溥	溘	溼	溺	溫	滑	準	溜	滄	滔	溪	溧	溴	煎	煙
D	煩	煤	煉	照	煜	煬	煦	煌	煥	煞	煆	煨	煖	爺	牒	猷
Е	獅	猿	猾	瑯	瑚	瑕	瑟	瑞	瑁	琿	瑙	瑛	瑜	當	畸	瘀
F	痰	瘁	痲	痱	痺	痿	痴	痳	盞	盟	睛	睫	睦	睞	督	

B8	0	1	2	3	4	5	6	7	8	9	Α	В	С	D	Е	F
4	睹	睪	睬	睜	睥	睨	睢	矮	碎	碰	碗	碘	碌	硝	硼	碑
5	碓	硿	祺	祿	禁	萬	禽	稜	稚	稠	稔	稟	稞	窟	窠	筷
6	節	筠	筮	筧	粱	粳	粤	經	絹	綑	綁	綏	絛	置	罩	罪
7	署	義	羨	群	聖	聘	肆	肄	腱	腰	腸	腥	腮	腳	腫	
Α		腹	腺	腦	舅	艇	蒂	葷	落	萱	葵	葦	葫	葉	葬	葛
В	萼	萵	葡	董	葩	葭	葆	虞	虜	號	蛹	蜓	蜈	蜇	蜀	蛾
С	蛻	蜂	蜃	蜆	鯏	衙	裟	裔	裙	補	裘	装	裡	裊	裕	裒
D	覜	解	詫	該	詳	試	詩	詰	誇	詼	詣	誠	話	誅	詭	詢
Е	詮	詬	詹	詻	訾	詨	豢	貊	貉	賊	資	賈	賄	貲	賃	賂
F	賅	跡	跟	跨	路	跳	跥	跪	跤	跦	躱	較	載	軾	輊	



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

13. 使用过程中注意事项

尊敬的顾客:

感谢您使用我司生产的液晶显示模块,在使用前请仔细阅读以下内容,主要讲如何正确使用液晶显示模块,防止为您带来损失,如果您在使用过程中遇到困难,请拨打我司技术服务部电话,我们在最短的时间内为您提供服务。

一:保护膜

液晶显示模块表面贴有一层保护膜,是防止在装配时沾污显示表面,在整机装配结束前不得揭去。

二: 防止静电

液晶显示模块中的液晶显示驱动芯片是大规模的 COMS 电路, 极易被静电击穿, 而静电击穿是不可修复, 所以在操作、装配以及使用中都应严防静电, 因此必须注意:

- 1: 不能用手随意接触液晶显示模块的驱动芯片与电路板上的金手指, 若必须接触时, 一定带上抗静电手环, 防静电手指套/手套/ 最好穿上防静电工作服, 使人体良好接地。
 - 2:工作台,烙铁及工具良好接地。
 - 3: 工作间保持湿度在 RH60%以上。
 - 4: 色装材料都是防静电材料。

三: 焊接

- 1: 烙铁头温度小于 280℃。
- 2: 焊接时间小于 3-4S。
- 3: 不使用酸性助焊剂。
- 4: 重复焊接不超过3次,且每次重复需间隔5分钟。
- 5: 焊接完后彻底清洗, 防止焊接短路和产生信号干扰, 注意不能把清洗液洒到背光上。

四: 装机

不得私自更改液晶显示模块。如:更改零件、更改电路、扭动铁框脚、拆卸、对 PCB 板加工。以上行为造成液晶显示模块不显示一切不给予维修,除经我司人员同意后方可。

五:测试



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

- 1: 液晶显示模块与单片机接法请参照《接线图》。注意正、负电源的极性不能搞错,否则造成过流、过压、烧毁电路上的芯片。
- 2: 正确接线后, 开始测试液晶显示模块时, 先打开逻辑电源, 再打开液晶显示模块的驱动电源; 断电时, 先关掉液晶显示模块的驱动电源, 再关掉逻辑电源. 在正电源稳定接入以后, 才能输入信号电平, 如在电源稳定前或断开后输入信号电平, 可能损坏液晶显示模块中的 IC。
- 3: 液晶显示模块的显示效果会随着温度的变化而相应变化。外界环境温度超过液晶显示模块的工作温度时,液晶态消失,变成液态,显示画面呈黑色,此时一定不可通电,等温度降低后可自行恢复; 反之,温度过低,液晶开始结成冰花,造成永久的损伤。另外长时间储存在极限温度下或受振动、冲击,LCD 还会产生气泡。

这就是在液晶显示模块上加温度补偿电路的原因,或者外部加电位器来调节对比度。

4: 液晶显示模块 VOP 不能输出过高,会影响显示效果,还会缩短模块的使用寿命。请参考每款产品说明书的正确 VOP 电压值。

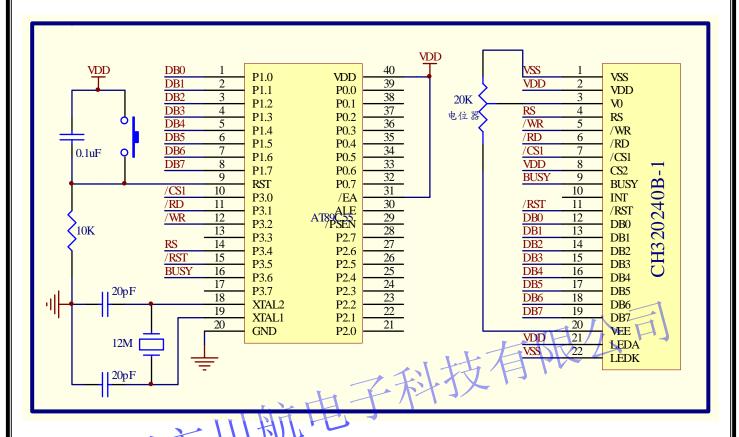
五:存储

- 1: 保持原包装
- 2: 寬溫型在 -30℃~ +80℃范围内保存; 普温型在 -10℃~ +60℃范围内保存。
 - 3: 放暗处, 避强光。
 - 4: 不能在表面压放任何物品。
 - 5: 避免在极限温/湿度条件下存放。



http://www.szchlcd.com TEL: 0755-29035962 E-mail: chuanhanglcm@163.com

14. 引脚接口与 MCU (51 单片机) 接线图举例



15. 驱劫程序

以 51 单片机系统编写的 C 语言程序, 具体请与公司联系。