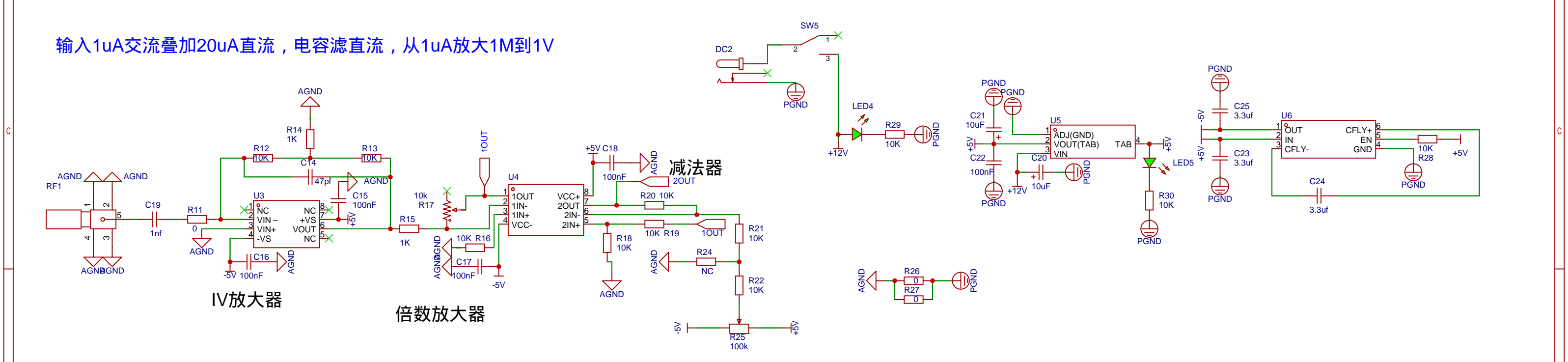


输入1uA交流叠加20uA直流，电容滤直流，从1uA放大1M到1V



|        |                |      |            |         |
|--------|----------------|------|------------|---------|
| 原理图    | Schematic1     | 更新日期 | 2024-01-13 |         |
|        |                | 创建日期 | 2024-01-06 |         |
| 图页     | P1             |      | 物料编码       |         |
| 绘制     | f401_audio_adc |      |            |         |
| 审阅     |                |      |            |         |
|        |                |      |            |         |
|        |                | 版本   | 尺寸         | 页 1 共 1 |
| 嘉立创EDA |                | V1.0 | A4         | 嘉立创EDA  |