

領域：積體電路設計 (二) (ICD-2)

地點：工程館五樓 E544 (M-2)

時間：2017 年 6 月 2 日 13:30-15:00

主持人：蕭敏學教授、謝韶徽教授

順序	論文編號	論文名稱
1	ICD007	Design of CMOS Encoding Circuit for Gray and Binary Codes Transformations
2	ICD008	Analysis of Charge Pump Based Threshold-Compensated Rectifiers
3	ICD009	Modular Design of Ten-Transistor Full Adders
4	ICD010	Designs of Current Reused Quadrature Voltage Control Oscillator
5	ICD011	三種電荷幫浦電路特性和效率之比較
6	ICD012	不同全加器應用於自我檢測選擇加法器設計之比較