Lena软件调试命令

Version 0.1

目录

[1. 概述 2](#_Toc432941481)

[1.1. FPGA读写命令 2](#_Toc432941482)

[1.1.1. 读写FPGA寄存器 2](#_Toc432941483)

[1.2. AD9363读写命令 3](#_Toc432941484)

[1.3. 软件底层命令 3](#_Toc432941485)

# 概述

本文为支持开发人员的软件调试命令说明，供FPGA人员、射频人员、硬件人员等使用。

注意：因软件分层原因，故部分软件调试命令会区分boot、用户态。命令名一般相同，Boot下各参数间分隔符为空格；用户态下各参数分隔符为逗号

注意：为方便调试，所有调试命令均为全小写。

注意：对于区分天空、地面端的会特别说明。无说明的认为天空地面均可用。

* 1. help命令

图表 ‑1 help命令

|  |  |  |
| --- | --- | --- |
| 实例 | Boot下 | help command |
| 用户态下 | help command（暂无） |
| 应用 | 调试命令的help | |
| 参数说明 | help | 帮助命令 |
| command | 被帮助的命令。：） |
| 实例1 | LENA## help help  help - print command description/usage  Usage:  help  - print brief description of all commands  help command ...  - print detailed usage of 'command' | |
| 实例2 | help  参数为空，能够打印出支持的所有命令 | |

* 1. 版本号命令

1. 图表 1‑1 help命令

|  |  |  |
| --- | --- | --- |
| 实例 | Boot下 | ver |
| 用户态下 | ver |
| 应用 | 打印各子系统版本号 | |
| 参数说明 | 无 | |
| 实例1 | #ver | |

* 1. FPGA命令
     1. 读写FPGA寄存器

图表 ‑1 写FPGA寄存器

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | wrfpga 0xaddr 0xvalue flag |
| 用户态下 | wrfpga 0xaddr,0xvalue,flag |
| 应用 | FPGA写寄存器命令 | |
| 参数说明 | wrfpga | 写FPGA寄存器命令名 |
| 0xaddr | 寄存器地址，超出地址范围会打印错误提示； |
| 0xvalue | 16bit待写值，无数据检查； |
| flag | 回读打印，该参数可选  0：不打印； 默认值  其他值：回读打印 |
| 实例 |  | |

图表 ‑2 读FPGA寄存器

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | rdfpga 0xaddr number |
| 用户态下 | rdfpga 0xaddr,number |
| 应用 | FPGA读寄存器命令 | |
| 参数说明 | rdfpga | 读FPGA寄存器命令名 |
| 0xaddr | 起始寄存器地址，超出地址范围会打印错误提示；  读多个寄存器时，会判断寄存器地址，超过寄存器地址上限则不再读取。 |
| number | 读寄存器个数，该参数可选。默认读取一个寄存器； |
| 注 |  | |

图表 ‑2 读FPGA RAM

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | rdfpgaram 0xaddr number |
| 用户态下 | rdfpgaram 0xaddr,number |
| 应用 | FPGA读RAM命令 | |
| 参数说明 | rdfpgaram | 读FPGA RAM命令名 |
| 0xaddr | 起始寄存器地址 |
| number | 读RAM个数，该参数可选。默认读一次 |
| 注 |  | |

图表 ‑2 FPGA RAM测试函数

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | fpgaramtest 0xaddr number |
| 用户态下 | fpgaramtest 0xaddr,number |
| 应用 | FPGA RAM测试命令 | |
| 参数说明 | fpgaramtest | 读FPGA RAM命令名 |
| 0xaddr | 起始寄存器地址 |
| number | 读RAM个数，该参数可选。默认读一次 |
| 注 |  | |

图表 ‑2 复位FPGA函数

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | resetfpga |
| 用户态下 | resetfpga |
| 应用 | FPGA 复位命令 | |
| 参数说明 | resetfpga | 复位FPGA命令名 |
| 注 |  | |

* 1. AD9363读写命令

图表 ‑3 写AD9363寄存器

|  |  |  |
| --- | --- | --- |
| 语法 | Boot下 | wr9363 0xaddr 0xvalue flag |
| 用户态下 | wr9363 0xaddr,0xvalue,flag |
| 应用 | FPGA写寄存器命令 | |
| 参数说明 | wr9363 | 写AD9363寄存器命令名 |
| 0xaddr | 寄存器地址 |
| 0xvalue | 16bit待写值，无数据检查； |
| flag | 回读打印，该参数可选  0：不打印； 默认值  其他值：回读打印 |
| 注 | 为兼容旧命令，SPIWrite命令可替换wr9363 | |

图表 ‑4 读AD9363寄存器

|  |  |  |  |
| --- | --- | --- | --- |
| 语法 | Boot下 | | rd9363 0xaddr number |
| 用户态下 | | rd9363 0xaddr,number |
| 应用 | AD9363读寄存器命令 | | |
| 参数说明 | rd9363 | 读AD9363寄存器命令名 | |
| 0xaddr | 起始寄存器地址，超出地址范围会打印错误提示；  读多个寄存器时，会判断寄存器地址，超过寄存器地址上限则不再读取。 | |
| number | 读寄存器个数，该参数可选。默认读取一个寄存器； | |
| 注 |  | | |

* 1. 无线物理层KPI统计

1. 图表 ‑1physta命令

|  |  |  |
| --- | --- | --- |
| 实例 | Boot下 | physta flag |
| 用户态下 | Physta |
| 应用 | 打印无线物理层KPI统计信息，仅在地面端使用。 | |
| 参数说明 | physta | 查询命令 |
| flag | 1：打印打桩的静态信息，  其他值：打印系统统计信息 |
| 实例1 | LENA## help help  help - print command description/usage  Usage:  help  - print brief description of all commands  help command ...  - print detailed usage of 'command' | |
| 实例2 | help  参数为空，能够打印出支持的所有命令 | |

* 1. 更新版本相关的命令（非软件人员慎用）

此处的命令大多为软件底层命令，非软件人员慎用。描述格式不规范。其中，部分集成命令，后续提取到本小节外描述。

* + 1. 各子系统版本说明

与文档同步打包。包括：

|  |  |
| --- | --- |
| **文件名** | **功能说明** |
| slh\_DM36x.exe | TI的UBL烧写工具 |
| UBL\_\*\_.bin | UBL小版本 |
| ubl\_boot\_**loop**.bin | UBL烧写u-boot版本 |
| u-boot.bin | u-boot版本 |
| \*.rbf | 通过软件加载的FPGA版本文件 |
|  |  |

* + 1. UBL版本加载

第一步：进入slh\_DM36x.exe所在目录。

第二步：看到串口打印bootme，且单板处于串口启动模式。

第三步：加载UBL小版本：

|  |
| --- |
| slh\_DM36x.exe -load2IRAM ubl\_DM36x\_spi.bin -startAddr 0x100 |

因UBL已经调试完毕，可进入第四步加载UBL功能版本，其能够加载u-boot版本。

第四步：加载UBL功能版本

|  |
| --- |
| slh\_DM36x.exe -load2IRAM ubl\_boot\_loop.bin |

* + 1. u-boot版本
* 情况1：在UBL功能版本下加载u-boot版本
* 情况2：在u-boot下更新u-boot版本

第一步：选择SPI FLASH

|  |
| --- |
| sf probe 0:0 42500000 |

第二步：加载版本到DM368的DDR

|  |
| --- |
| loady 0x80700000 |

选择u-boot版本

第三步：清除FLASH相应空间。

|  |
| --- |
| sf erase 0x80000 0x40000 |

第四步：写版本到FLASH

|  |
| --- |
| sf write 0x80700000 0x80000 0x40000 |

* 情况3：集成命令
  + 1. 加载FPGA版本
* 情况1：从电脑重新加载FPGA版本到单板DDR

第一步：记载FPGA版本，从PC机到DM368的DDR

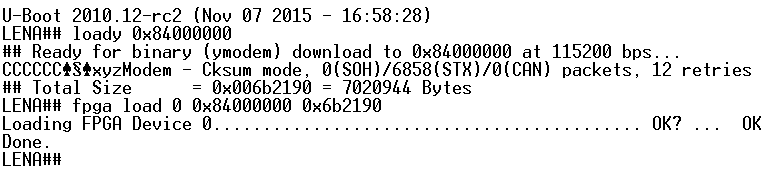
|  |
| --- |
| loady 0x84000000 |

选择FPGA的\*.rbf文件.

第二步：加载FPGA版本到FPGA器件

|  |
| --- |
| fpga load 0 0x84000000 0x6b2190 |





整体流程如图所示。

* 情况2：分布命令，烧写FPGA版本到FLASH

完成从PC下载版本，烧写FLASH，并加载到FPGA器件中。

第一步：选择SPI FLASH

|  |
| --- |
| sf probe 0:0 42500000 |

第二步：加载FPGA版本到DM368的DDR

|  |
| --- |
| loady 0x82000000 |

选择FPGA版本

第三步：清除FLASH相应空间。

|  |
| --- |
| sf erase 0x1500000 0x6c0000 |

第四步：写版本到FLASH

|  |
| --- |
| sf write 0x82000000 0x1500000 0x6b2190 |

* 情况3：集成命令

|  |
| --- |
| Updatefpga |

该命令是情况2分布操作的集成。完成从PC下载版本，烧写FLASH，并加载到FPGA器件中。

* 情况4：从FLASH加载FPGA版本

条件：要求已经将FPGA版本烧写到FLASH.

|  |
| --- |
| loadfpga |

将FLASH中保存的FPGA版本加载到FPGA器件。

* + 1. 内核及用户态版本加载