SIMATIC S7-200 Примеры

Группа

6

Тема

Демонстрационная версия, использующая PID-КОМАНДУ

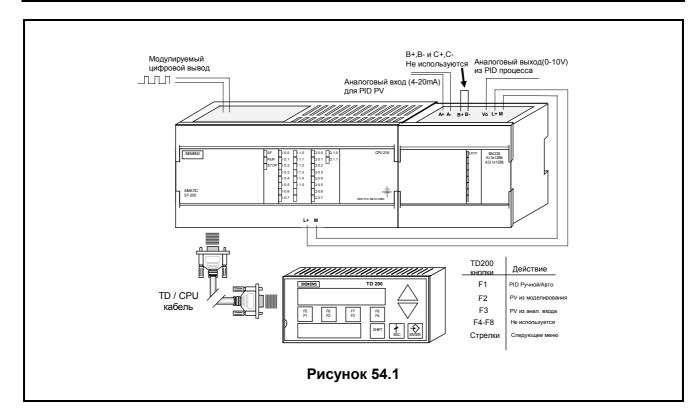
CPU необходимые для этого примера

CPU 210 □ CPU 212 □ CPU 214 □ CPU 215 ☑ CPU 216 ☑ Другие

Обзор

Следующая программа S7-200 - пример того, как использовать PID команду.

Пример включает интерфейс оператора для запуска TD200, подпрограмму моделирования процесса, которая обеспечивает большую задержку, и аналоговое значение вывода и цифровой вывод для управления циклом режима работы, и верхнего и нижнего пределов тревоги значения переменной процесса.



Аппаратные требования

- 1 S7-200 PLC
- 1 Расширенный модуль EM 235 Аналоговая комбинация AI 3/ AQ 1x 12 Бит
- 1 TD200s (версия 1.1 или следующие)
- 1 TD / CPU Кабель (включающий TD 200)

Общее описание

PID ввод цикла (Переменная процесса) может исходить из 2 различных параметров, выбираемых следующими функциональными клавишами TD200

- F2 Выбор опции ввода PV 1: Внутреннее моделирование процесса (от 4 до 20 milliamp)
 - F3 Выбор опции ввода PV 2: AIW0 (от 4 до 20 milliamp)

Аналоговое значение (AIW0) усредняется прежде, чем оно используются как PV. Чтобы отфильтровывать шум, подпрограмма усреднения вычисляет действующее среднее значение (более чем 64 выборки) аналогового ввода прежде, чем оно используется как PV.

Подпрограмма моделирования процесса генерирует значение, которое соответствует сигналу от 4 до 20 milliamp, произведимоому аналоговым входным модулем. Все эти входные параметры корректируются подпрограммой прерывания по времени, которая выполняет цикл один раз каждые 100 миллисекунд, чтобы нормализовать PV.

Верхние и нижние пределы тревоги проверяются внутри подпрограммы прерывания по времени, которая вызывает выполнение PID команды. Верхнее условие тревоги отображается на Q0. 0, а нижнее условие тревоги отображается на Q0.1.

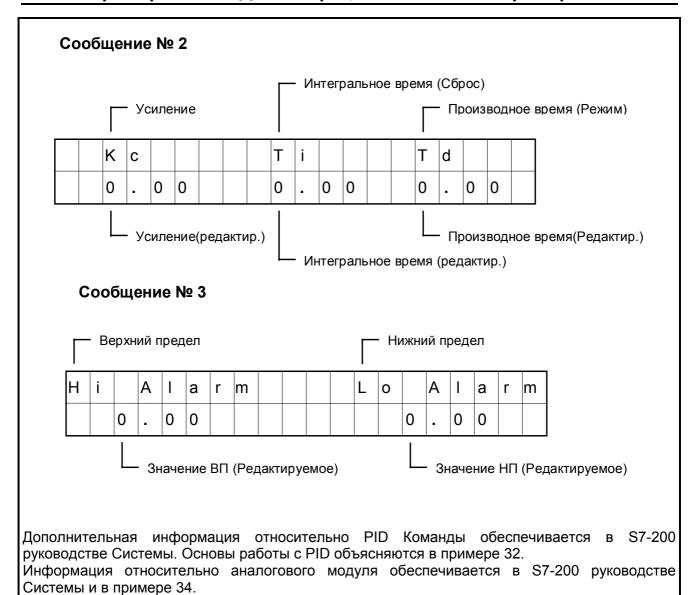
Вывод цикла записывается в AQW0, чтобы обеспечить аналоговое значение вывода. Кроме того вывод цикла масштабируется к целочисленному значению между 0 и 100, чтобы обеспечить управление циклом режима работы в приращениях 1 %. Период управления циклом режима работы - 1 секунда.

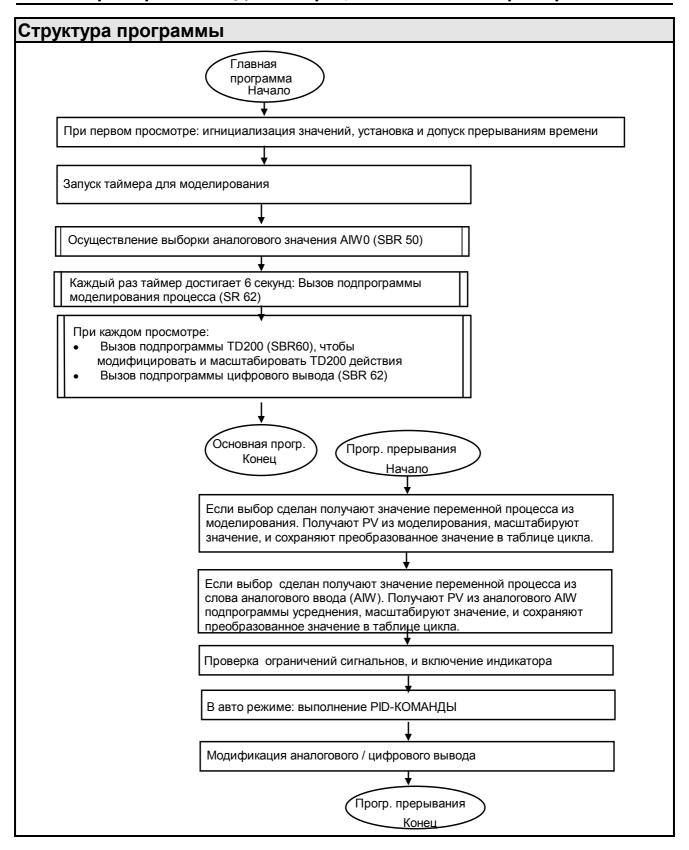
Автоматический / ручной режим PID команды управляется функциональной клавишей F1 на TD200. Каждое нажатие этой клавиша переключает режим. Режим сохраняется в M0. 0 и этот бит используется, чтобы разрешать или запрещать выполнение PID команды. PID команда обеспечивает бескофликтную передачу управления от ручного к автоматическому при помощи записи значения вывода в таблицу цикла прежде, чем режим переключается.

Следующая информация описывает программу и ее работу, определение переменных, подпрограмм и подпрограмм прерывания, используемых программой. Подпрограммы: SBR50 Вычисление действующего среднего значения AWI0 (более чем 64 выборки) **SBR 58** Подпрограмма проверки диапазона/ правильности Подпрограмма переключения Автоматического / ручного режима SBR 59 SBR 60 TD200 Подпрограмма Подпрограмма цифрового вывода SBR 61 SBR 62 Подпрограмма моделирования процесса (Дополнительная) **SBR 63** Подпрограмма инициализации Подпрограммы прерывания: **INT 127** 100 время прерывания, которое вызывает PID выполнение Описание переменных: Q0.0 Выход тревоги по верхнему уровню Q0.1 Выход тревоги по нижнему уровню Q0.2 PV ввод опции 1: Внутреннее моделирование процесса - Выбран Q0.3 PV ввод опции 2: AIW0 - Выбран Q0.4 Цифровой вывод (цикл управления режимом работы) Q0.7 Ошибка в аналоговом модуле M0.0 PID индикатор автоматического режима (0 - Авто; 1 - Ручной) M0.1 1 секунда сброса таймера M0.2 - M0.7 зарезервированные M1.0 TD200 Функциональная клавиша F1 (Переключает Авто / ручной режим PID) TD200 Функциональная клавиша F2 - Выбор опции ввода PV 3: Внутреннее M1.1 моделирование процесса M1.3 M1.2 TD200 Функциональная клавиша F3 - Выбор опции ввода PV 2: AIW0 TD200 Функциональная клавиша F4 – не используется M1 4 TD200 Функциональная клавиша Shift F1 - Не используется TD200 Функциональная клавиша Shift F2 - Не используется M1.5 M1.6 TD200 Функциональная клавиша Shift F3 - Не используется M1.7 TD200 Функциональная клавиша Shift F4 - Не используется VB0 - VB11 TD200 параметр блока VB12 байт возможного сообщения V12.7 0 бит возможного сообщения V12.6 1 бит возможного сообщения V12.5 2 бит возможного сообщения V12.4 - V12.0 не используется **VB13** Стартовый байт 0 сообщения -A_PV_LA__SP___OUT_ $0.xxx \quad 0.xxx \quad 0.xxx$ **VB13** Байт индикации Авто/Ручного режима сообщения VW18 Два байта, содержащие текст для PV в сигнализации (изменяемый программой) VD35 Переменная #1 - PV V40.2 Переменная #2 - бит сообщения редактирования

V40.4	Переменная #2 служебный бит разрешения редактирования (0 - нельзя									
редактировать; 1 - можно редактировать)										
VD42 Переменная #2 - SP										
V46.2	Переменная #3 - бит сообщения редактирования									
V46.4										
редактирование позв										
VD48	Переменная #3 - Вывод цикла									
VB53	Стартовый байт сообщения 1KcTiTd									
	XXX.XXXX.XX									
V73.2	Переменная #1 - бит сообщения редактирования									
V73.4	Переменная #1 - бит разрешения редактирования (0 - нельзя редактировать; 1 -									
редактирование позв										
VD75										
1	Tiopomorina, in the									
V80.2	Переменная #2 - бит сообщения редактирования									
V80.2 V80.4										
	the second secon									
редактирование позв	олено)									
VD82	Переменная #2 - Ті									
V86.2	Переменная #3 – бит сообщения редактирования									
V86.4	Переменная #3 - бит разрешения редактирования (0 - нельзя редактировать; 1 -									
редактирование позв										
родактроватие посв	5.16.16)									
VD88	Переменная #3 - Td									
V D00	Переменная #5 - Ти									
VB93	Cronzon V Sox Cookwows 2 Hi Alorm Lo Alorm									
VB93	Стартовый байт Сообщения 2 - Hi_AlarmLo_Alarm									
	0.xxx0.xxx									
V113.2	Переменная #1 - бит сообщения редактирования									
V113.4	V113.4 Переменная #1 - бит разрешения редактирования (0 - нельзя редактировать; 1 -									
редактирование позв	редактирование позволено)									
VD115	Переменная #1 - Высокое ограничение сигнала									
V125.2	Переменная #2 - бит сообщения редактирования									
V125.4	Переменная #2 - бит разрешения редактирования (0 - нельзя редактировать; 1 -									
v 125.4 — Переменная #2 - онт разрешения редактирования (о - нельзя редактировать, т - редактирование позволено)										
редактирование позв	олено)									
\/D 10=										
VD127	Переменная #2 - Нижний предел тревоги									
VW 206	MSB производит выборку значения									
VW208	Типовое значение									
VW210	Среднее Значение									
VD206	рабочая область									
VD200 VD212	Действующая сумма									
VD212 VD216	рабочая область									
V D 2 10	מוטמותט אמטטאמא טיינים									

	V	W4	024	24 PV как значение от 6400 до 32000 (4 до 20 ma ввод) Из моделирования																	
		D40																			
			030		Цифровое значение вывода (под циклическим контролем)																
	V	W4	032																		1 кадр в секунду
	V	D40	36			•	•	ован													
		D40						ован													
		D40										емп	epa ⁻	гура	B°	С					
		D40						реде													
		D40						тред													
		D40																			
			060 Таблица цикла 060 PV																		
		D40																			
		VD4064 SP VD4068 ВЫХОД																			
	VD4008 ВЫХОД VD4072 Усиление																				
	VD4072 Усиление VD4076 Типовое Время																				
	VD4070 Типовое время VD4080 Суммарное Время																				
	VD4000 Суммарное Время VD4084 Производное Время																				
	VD4004 Производное время VD4088 Уклон																				
	V	D40	92		П	реді	ыдуц	ций	PV												
TD20	0 C	00	бще	ния	1:																
TD20)0 o	бес	печ	ива	ет с	след	цую	щим	тр	иви	ιда	coo	бще	ений	1 :						
	_		_			_															
	C	00	бщ	ени	e N	<u>l</u> º 1															
	г	- и	ндин	катор	ре	жим	ıa Aı	зто/F	учь	юй:	A -A	Вто	; M -	- Руч	ной	ĭ					
			_	- Пе	որը	/PUL	120 [троц	ecc:	a											
				110	pen	испі		•													
							- L/	\ –B€	ерхн	няя Т	трев	вога	; HA	\ −ни	1ЖН	яя т	рево	ога ;	Пус	то –	- нет тревоги
																_	- R	ыход	1		
																	٥.	عرمادر	1		
	<u> </u>		<u>'</u>	_		<u> </u>										<u>'</u>					1
	Α		Р	V		L	Α			S	Р					0	U	Т			
																					-
			0	-	0	0				0		0	0			0		0	0		
	Ь									<u> </u>											J
																	0				
				— Значение выхода (Редактируемое только в ручном режиме)																	
												(Pe	дакт	ирує	емо	е то	ЛЬКС	вр	учно	ом р	ежиме)
											- Ус	тав	ка (F	•еда	кти	pye	иая))			
			L	_ o.	10110		E05	0140		4 Fr			-				-				
	Значение переменной процесса (Не редактируемое)																				





LAD (S7-MicroDOS) STL (IEC)

Описание программы и главная программа // РІD Демонстрационная программа // При первом проходе LD SM0.1 SM0.1 63 **CALL** // Вызов подпрограммы 1 CALL // инициализации T127 LDN // Запуск 6 сек таймера для TON-T127 T127 2 IN // моделирования K60-PT **TON** T127, 60 SM0.0 50 LD SM0.0 // При каждом проходе 3 CALL **CALL** // Вызов подпрограммы // усреднения T127 62 4 CALL LD T127 // При достижении таймером // 6 секунд, CALL 62 // Вызов подпрограммы //моделирования процесса SM0.0 60 5 CALL // Каждый проход 61 LD SM0.0 CALL CALL // Вызов 60 // подпрограммыТD200 CALL 61 // Вызовподпрограммы // цифрового выхода 6 -(MEND **MEND** // Завершение главной // программы

Подпрограммы

// SBR 50: Выполнение вычисления среднего значения AWI0 (более чем 64 выборки)
// Команда сдвига используется для разделения действующей суммы необходимым числом
//выборок

// (как степень 2). Увеличивать количество выборок с числом сдвигов. Например, сдвиг на 7 // позиций 2^7 = 128 выборок.

```
SBR: 50
        SMB8
                     KH19
                                                                         Q0.7
                                TON
8
              == B |-
        SMB9
                      KH0
              == B ⊢
      SM0.0
                                                                      WXOR_W-
9
                                                                      EN
                                                                VW206-IN1 OUT-VW206
                                                                VW206-IN2
                                                                      SUB_I-
                                                                       EN
                                                                 AIWO-IN1 OUT-VW208
                                                                VW210-IN2
      V208.7
                                                                      MOV_W-
10
                                                                      EN
                                                               KHFFFF IN OUT VW206
      SM0.0
                                                                      ADD_DI-
11
                                                                      EN
                                                                VD206 IN1 OUT VD212
                                                                VD212-IN2
                                                                      SHR_DW-
                                                                      EN
                                                                VD212 IN OUT VD216
                                                                   K6-N
                                                                      MOV_W-
                                                                      IEN
                                                                VW218-IN
                                                                          OUT VW210
12
                                                                     -( RET
  SBR
         50
  LDB= SMB8, 16#19
                                     // Проверка включен ли
  NOT
                                     // аналоговый модуль
  LDB= SMB9, 16#0
                                     // Проверка наличия ошибки
  NOT
                                     // аналогового модуля
  OLD
         Q0.7
                                     // Ошибка чтения аналогового модуля
  CRET
                                     // "Заморозка" средненго аналогового значения
```

XORW VW206, VW206

MOVW AIW0, VW208

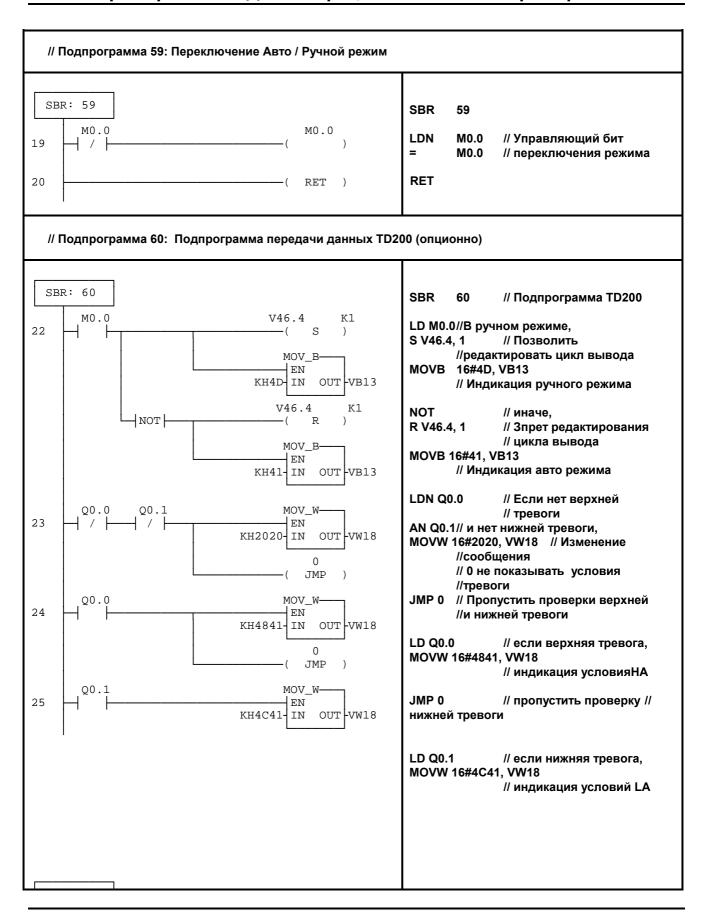
LD SM0.0

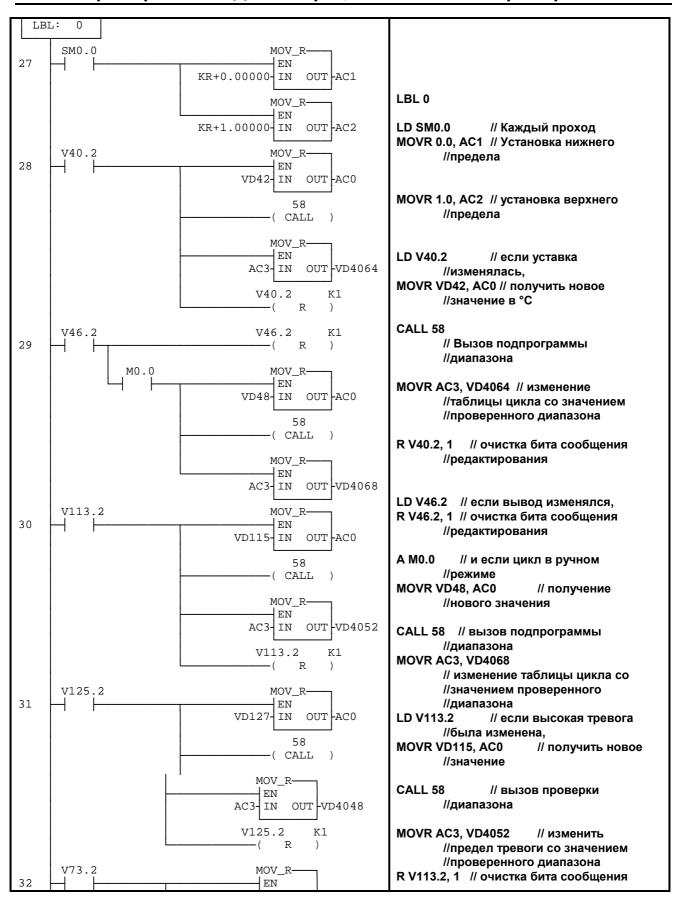
// При каждом проходе

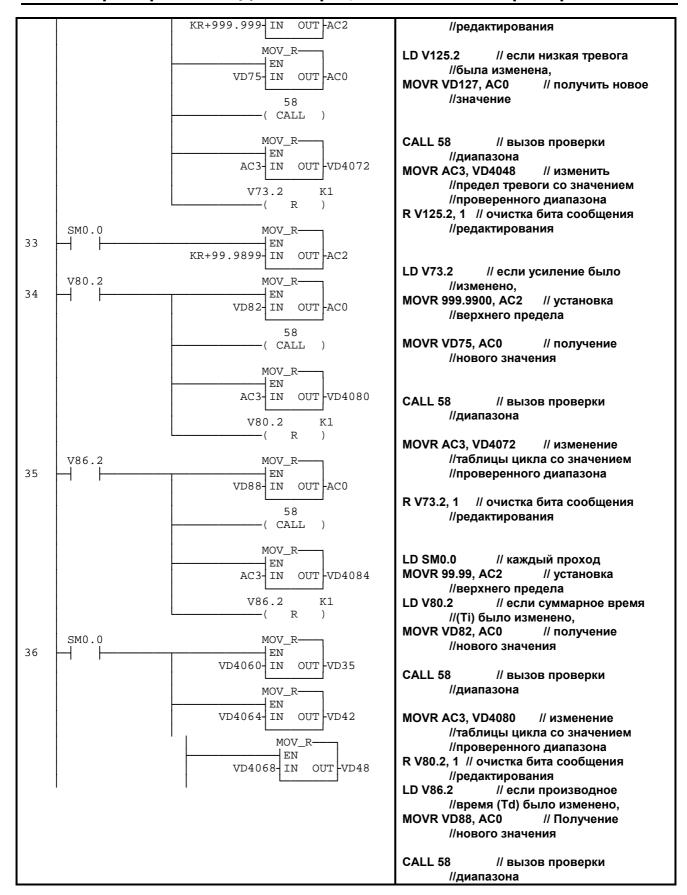
// Получение типового значения

// Стирание старшего слова значения в виде двойного слова

```
-I VW210, VW208
                                      // Получение разницы между типовым и
                                      // средним значением
  LD V208.7
                                      // Если отрицательная,
  MOVW 16#FFFF, VW206
                                      // Знак распространяется на значение в виде двойного слова
  LD SM0.0
                                      // При каждом проходе
  +D VD206, VD212
                                      // Изменение действующей суммы
  MOVD VD212, VD216
                                      // Копирование рабочей области
  SRD VD216, 6
                                      // разделение действующей суммы необходимыми
  выборками (2<sup>6</sup>)
  MOVW VW218, VW210
                                      // сохранение среднего значения
  RET
  // Подпрограмма 58: ТD200 Подпрограмма проверки диапазона (дополнительная)
  SBR: 58
         ACO
                       AC1
                                                                  MOV_R-
14
               >= R
                                               NOT
                                                                   EN
                                                               AC1-IN
                                                                       OUT -AC3
                                                                  ( CRET
                       AC2
                                                                  MOV_R-
15
               <= R
                                              TON
                                                                   EN
                                                               AC2-IN
                                                                       OUT AC3
                                                                  ( CRET
      SM0.0
                                                                  MOV_R-
16
                                                                   EN
                                                                       OUT -AC3
                                                               ACO-IN
17
                                                                     RET
  SBR
         58
                                      // Подпрограмма проверки диапазона / правильности
  LDR>= AC0, AC1
                                      // Если новое значение меньше, чем нижний предел
  NOT
  MOVR AC1, AC3
                                      // Использовать нижний предел как новое значение
  CRET
  LDR<= AC0, AC2
                                      // Если новое значение больше, чем верхний предел
  NOT
  MOVR AC2, AC3
                                      // Использовать верхний предел как новое значение
  CRET
  LD
         SM0.0
                                      // В любом другом случае,
  MOVR AC0, AC3
                                      // Использовать новое значение
  RET
```

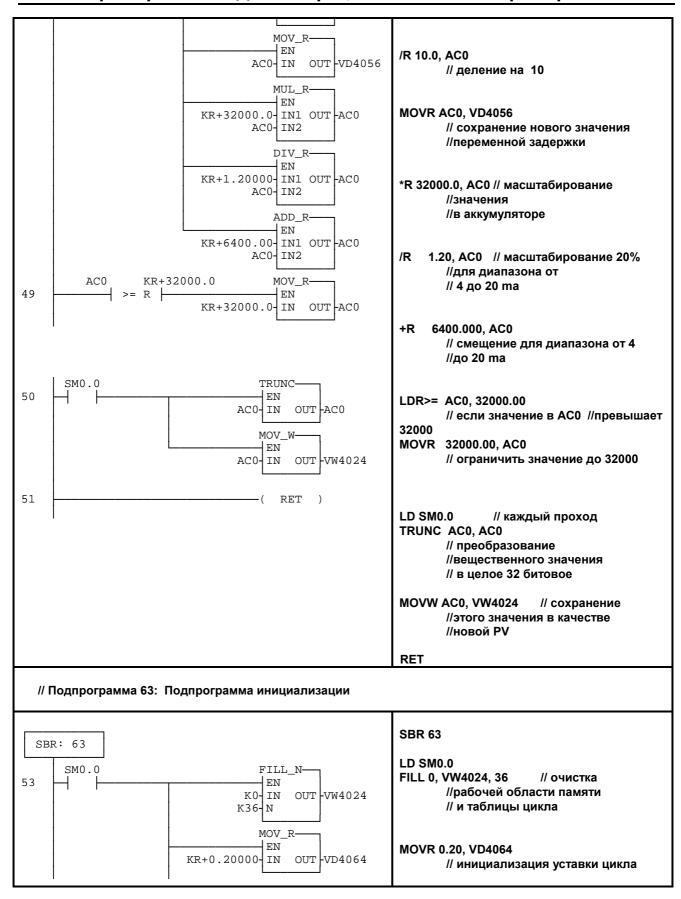


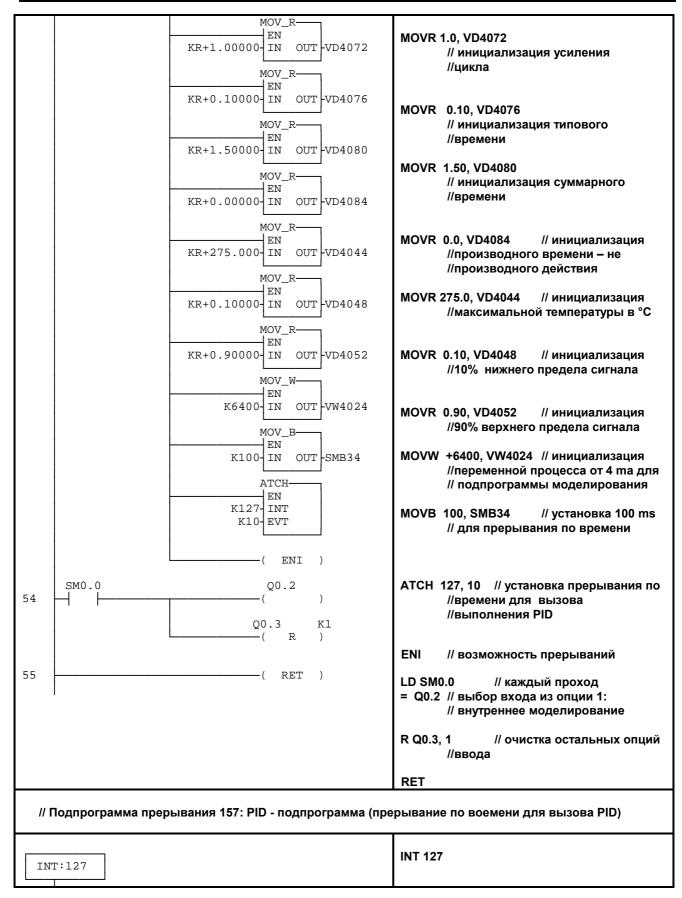


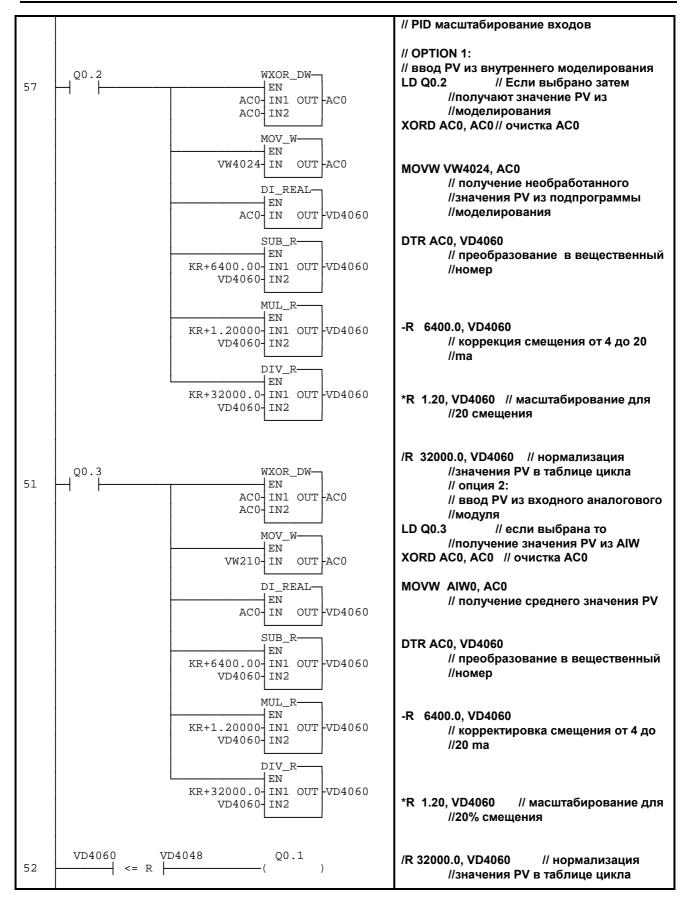


MOVR AC3, VD4084			1
MOVR VD4080, VD82			//таблицы цикла со значением //проверенного диапазона R V86.2, 1 // очистка бита сообщения //редактирования LD SM0.0 // изменение TD200 со //значением измененного //диапазона MOVR VD4060, VD35 // PV MOVR VD4064, VD42 // SP
MOVR VD4080, VD82			
MOV_R			
MOV NOV			
MOV_R		EN	
MOV_R MOV_R MOV_R MOVR VD4052, VD115 // верхний предел // // // // // // // // // // // // //		MOV_R——	
MOV_R			
МОV —			
МОV_B————————————————————————————————————		1 1 1	·
МОV_B MOV_B		EN	• • • •
MOVB 16#EU, VB12			·
M1.0 59 LD M1.0 если нажата клавиша //F1 CALL 59 переключение авто/ручной //peжим LD M1.1 если нажата клавиша F2 R Q0.2 K1 R Q0.2 K2 Oчистка всех входных PV //oпций и S Q0.2 K2 S C R C		L—————————————————————————————————————	
M1.1	M1.0		
M1.1		(CALL)	•
M1.2 Q0.2 K2 39 Q0.3 K1 Q0.3 K1 (S) LD M1.2 (S) Hechnical Research Broghest PV (Honqui I) LD M1.2 Hechnical Research Broghest PV (Honqui I) (S) R Q0.2, 2 (S) Honqui II (S) Honqui II (S) Honqui II (S) Honqui II			
м1.2			
Q0.3 K1 LD M1.2 // если нажата клавиша //F3 , R Q0.2, 2 // очистка всех входных PV //опций и	M1.2		//опций и
SMO.0 M1.0 K8 // R Q0.2, 2 // очистка всех входных PV // опций и		(R)	, , , , , , , , , , , , , , , , , , , ,
SMO.0 M1.0 K8 //ОПЦИЙ И			
(R)			//опций и
	1 +0	(K)	,

```
RET
                                                        LD SM0.0
                                                                      // каждый проход
                                                                     // сброс всех битов
                                                        R M1.0, 8
                                                               //функциональных клавиш
                                                        RET
  // Подпрограмма 61: Подпрограмма цифрового выхода (дополнительная)
  SBR: 61
       M0.1
                                                          TON-
43
      ┨ / ┠
                                                          IN
                                                     K100-PT
                                VW4032
       VW4032
                     T33
             44
       T33
                                                             M0.1
45
                                                         MOV_W-
                                                          EN
                                                   VW4030-IN OUT-VW4032
46
                                                         -( RET
  SBR 61
                                     // подпрограмма цифрового выхода
  LDN M0.1
                                     // старт таймера на 1 секунду
  TON T33, +100
  LDW= VW4032, T33
                                     // если цифровой выход боьше чем
  NOT
  AW>= VW4032, T33
                                     // текущий счетчик,
  = Q0.4
                                     // Включите цифровой выход
  LD T33
                                     // когда таймер достигнет 1 секунду
                                     // сброс таймера
  = M0.1
  MOVW VW4030, VW4032
                                     // и сохранение текущего значения цифрового выхода
  // Подпрограмма 62: Подпрограмма моделирования процесса (дополнительная-необходима только
  для демонстрации)
 SBR: 62
                                                        SBR 62
                                                                // подпрограмма
                                                               //моделирования процесса
      SM0.0
                                     MUL_R-
48
                                      EN
                                                        LD SM0.0
                                                                      // Каждый проход
                              VD4056-IN1 OUT-AC0
                                                        MOVR VD4056, AC0
                          KR+9.00000 IN2
                                                               // получение переменной
                                     ADD_R-
                                                               //задержки
                                      EN
                                                        *R 9.0, AC0
                               VD4068 IN1 OUT ACO
                                                               // умножение переменной
                                  ACO-IN2
                                                               //задержки на 9
                                     DIV_R-
                                                        +R VD4068, AC0
                                     - EN
                                                               //прибавление нового значения
                          KR+10.0000 IN1 OUT AC0
                                 ACO-IN2
                                                               //выхода
```







```
VD4060
                     VD4052
                                       Q0.0
                                                                  // PID проверка сигнала
53
                                                           LDR<= VD4060, VD4048
                                                                  // если достигнут нижний предел
                                                                  //сигнала.
                                                           = Q0.1 // включить индикатор нижнего
       M0.0
                                     PID-
54
                                     EN
                                                                  //сигнала
       -l
                              VB4060-TBL
                                                           LDR>= VD4060, VD4052
                                    0-
                                      LOOP
                                                                  // если достигнут верхний предел
                                                                  //сигнала,
                                                           = Q0.0 // включить индикатор верхнего
                                                                  //сигнала
      SM0.0
                                     MUL_R-
55
                                                                  // выполнение PID -команд в
                                      EN
                              VD4068-
                                      IN1 OUT ACO
                                                                  //автоматическом режиме
                         KR+32000.0-IN2
                                                           LDN M0.0
                                                                         // в авто режиме
                                     TRUNC
                                                           PID VB4060, 0
                                     EN
                                                                  // выполнение PID-команд
                                 ACO-IN
                                          OUT ACO
                                                                  // аналоговый выход PID
                                     MOV_W-
                                     EN
                                 ACO-IN
                                                           LD SM0.0
                                                                         // обеспечивается
                                         OUT -AQW0
                                                                  //аналоговый выход
      SM0.0
                                     MUL_R-
                                                           MOVR VD4068, AC0
                                                                                 // перенос выхода
56
                                      EN
                                                                  //цикла в аккумулятор
                              VD4068 IN1 OUT AC0
                                                           *R 32000.0, AC0
                                                                                // масштабирование
                         KR+100.000 IN2
                                                                  //значения в аккумуляторе
                                                           TRUNC AC0, AC0
                                                                                 // преобразование
                                                                  //вещественного номера в целое 32
                                     TRUNC
                                      EN
                                                                  //битное
                                 ACO-IN
                                          OUT -ACO
                                                           MOVW ACO, AQWO
                                                                                 // запись целого 16
                                     MOV_W
                                                                  //битного значения в аналоговый
                                     ΕN
                                                                  //выход
                                 AC0
                                      IN
                                          OUT VW4030
                                                           // цифровой выход PID
57
                                    -( RETI
                                                           LD SM0.0
                                                                         // обеспечение цифрового
                                                                  //выхода
                                                                  // (управление режимом работы)
                                                           MOVR VD4068, AC0
                                                                                // перенос выхода
                                                                  //цикла в аккумулятор
                                                           *R 100.0, AC0 // масштабирование
                                                                  //значения от 0 до 100
                                                           TRUNC ACO, ACO
                                                                                 // преобразование
                                                                  //вещественного числа в целое 32
                                                                  //битное
                                                           MOVW AC0, VW4030
                                                                  // сохранение значения цифрового
                                                                  //выхода
                                                           RETI
```

Блок данных DB1 (V Память):

```
// начало TD200 BLOCK 0
// (Комментарии внутри этого блока не должны быть редактированы или удалены)
VR0
       'TD'
                      // TD 200 идентификатор
VB<sub>2</sub>
       16#11
                      // Установка языка- Английский, установка модификации - каждая секунда
VB3
       16#01
                      // Установка дисплея в 40 символьный режим; клавиша вверх v3. 2; клавиша вниз v3.
3VB4
                      // Установка числа сообщений
       3
VB5
                      // Установка бит сообщения Функциональных клавиш в М1. 0 - М1. 7
VW6
       13
                      // Установка стартового адреса для сообщений в VW13
8WV
       12
                      // Установка стартового адреса для разрешающего бита сообщения в VW12
// СООБЩЕНИЕ 1 Бит разрешения сообщения V12.7
       'M PV LA SP OUT
VB13
VB33
       16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB34
       16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD35
       16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
VB39
VB40
       16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB41
       16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD42
       16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
       16#00
VB46
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB47
       16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
// СООБЩЕНИЕ 2 Бит разрешения сообщения V12.6
VB53
       'Kc Ti Td
VB73
       16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB74
       16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD75
       16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
VB79
VB80
       16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB81
       16#52
                      // Real Double Word; 2 Digits to the right of the decimal;
VD82
       16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда. VB86
       16#00
                              // Нет редактирования; Нет подтверждения; Нет пароля;
VB87
       16#52
                       // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD88
       16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
VB92
// СООБЩЕНИЕ 3 Бит разрешения сообщения V12.5
VB93
       'Hi Alarm Lo Alarm'
VB113 16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB114 16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD115 16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
VB119
VB125 16#00
                      // Нет редактирования; Нет подтверждения; Нет пароля;
VB126 16#52
                      // Реальное Двойное Слово; 2 цифры справа от десятичной точки;
VD127 16#0000
                              // Вложенное значение данных: переместить данные для отображения сюда.
VB131
// KOHEЦ TD200_BLOCK 0
```

Примечания преобразования

Для перевода из IEC STL в S7-Micro/DOS STL:

- Добавить 'К' перед всеми не шестнадцатиричными константами (например 4 ⇒ K4)
- ullet Заменить '16#' на 'КН' для всех шестнадцатиричных констант (например16#FF \Rightarrow KHFF)
- Запятые обозначают разделение полей. Используйтее стрелку или клавишу ТАВ для переходов между полями.
- Чтобы преобразовывать S7-Micro/DOS программу STL в форму LAD, каждая сеть должна начинаться со слова 'CETь' и номера. Каждая сеть в Application Tip программы обозначена номером на

диаграмме . Используйте команду INSNW под меню РЕДАКТИРОВАНИЯ, чтобы ввести новую сеть. MEND, RET, RETI, LBL, SBR, и INT команды получают каждая свою собственную сеть.

● Линия - комментариев, обозначенная '//' не возмона в S7-Micro/DOS, но комментарии к стеи возможны

Показанный блок данных, был создан в Micro/Win; в Micro/DOS использован редактор V-памяти для ввода блока данных (Обратитесь к руководству пользователя Micro/DOS). Обратите внимание что в Micro/Win:

- 16 *.. обозначает шестнадцатеричное значение
- 'текст' представляет строковое значение

Общие примечания

SIMATIC S7-200 Примеры применения предназначены для того, чтобы дать пользователям S7-200 представление некоторое относительно того. как. некоторые программирования могут быть решены этим контроллером. Эти инструкции не учитывают все детали или разнообразие в оборудовании, и при этом они не предусматривают какое - либо непредвиденное обстоятельство. Использование S7-200 Примеров применения - свободное. Siemens оставляет за собой право делать изменения в спецификациях, показанных здесь или делать усовершенствования в любое время без оповещения или обязательств. Это не освобождает пользователя от ответственности, за использование методов на прктике, установке, обработке, и сопровождении приобретенного оборудования. Если конфликт возникает между общей информацией, содержащейся в этой публикации, содержанием рисунков или дополнительным материалом, или обоих, более поздние должны иметь приоритет.

Siemens не ответственен, по любой допустимой причине, в повреждениях или персональном ущербе, последующим из использования примеров применения.

Все права зарезервированы. Любая форма дублирования или распространения, включая выдержки, разрешается только с конкретным разрешением SIEMENS

Copyright ©1997 by SIEMENS Выпуск: 08/97