## **C3-2**

Вариант:	1
Преподаватель:	

## Вопрос №1

Основное достоинство дифференциального усилителя постоянного тока:

- (а) Высокое выходное сопротивление
- (b) Широкий частотный диапазон
- (с) Высокое входное сопротивление
- (d) Компенсация воздействия температуры на усилитель

### Вопрос №2

Для чего нужны цепи внутренней и внешней частотной коррекции операционных усилителей?

- (а) Для повышения выходной мощности
- (b) Для обеспечения требуемой частотной характеристики и обеспечения устойчивости
- (с) Для обеспечения неизменного входного сопротивления на всем диапазоне частот
- (d) Для обеспечения неизменного выходного сопротивления на всем диапазоне частот

## Вопрос №3

Как называются электронные схемы, выполняющие логические операции?

- (а) формулы
- (b) логические элементы
- <sup>(с)</sup> ключи
- (d) усилительные элементы

### Вопрос №4

Коэффициент усиления транзистора равен 10. Ток коллектора равен 1 амперу, ток базы равен ...

- (a) 100 mA
- (b) 2 MA
- (c) 100 mkA
- (d) 5 mkA

## Вопрос №5

Недостатком инвертирующего усилителя на ОУ (операционном усилителе) является:

- (а) Низкий коэффициент усиления
- (b) Низкое выходное сопротивление
- (с) Низкая выходная мощность
- (d) Низкое входное сопротивление

### Вопрос №6

В какую из перечисленных групп материалов входят только полупроводники?

- (а) Стекло, керамика, текстолит
- (b) Германий, кремний, селен
- (с) Медь, алюминий, ртуть

Причины появления помех в цифровых устройствах

- (а) Транзисторы, на которых строится цифровая схема, работают в ключевом режиме
- (b) Входные импедансы цифровых микросхем имеют индуктивный характер
- (с) Причиной являются значительные токовые нагрузки цифровых микросхем
- (d) Транзисторы, на которых строится цифровая схема, работают в усилительном режиме

### Вопрос №8

Что такое прямая и инверсная логика

- (a) Пряма логика логической единице соответствует высокий уровень сигнала, логической единице низкий уровень
- (b) Прямая логика логической единице соответствуют положительные сигналы, логическому нулю отрицательные
- (c) Прямая логика логической единице соответствует низкий уровень сигнала, логической единице высокий уровень сигнала
- (d) Прямая логика логической единице соответствуют положительные сигналы, логическому нулю отрицательные

### Вопрос №9

Максимальный коэффициент усиления по мощности дает биполярный транзистор в схеме:

- (а) С общим истоком
- (b) С общим эмиттером
- (с) С обшей базой
- (d) С общим коллектором

## Вопрос №10

Какой эффект в биполярных транзисторах в наибольшей степени ухудшает быстродействие в ключевом режиме?

- (а) Нестабильность рабочей точки транзистора
- (b) Эффект рассасывание неосновных носителей в базе
- (с) Заряд входной емкости
- (d) Нагрев транзистора

## Вопрос №11

Идеальный операционный усилитель характеризуется параметрами (Ку –коэффициент усиления, Rвх и Rвых – входное и выходное сопротивление соответственно, frp – граничная частота):

- (a) Ку, Rвых, fг $p = \infty$ ; Rвx = 0
- (b) Все перечисленные параметры равны бесконечности
- (c)  $Ky = \infty$ ;  $R_{BX}$ ,  $R_{BHX}$ ,  $f_{\Gamma}p = 0$
- (d) Ky, Rbx,  $f_{\Gamma}p = \infty$ ; RbыX = 0

### Вопрос №12

Биполярный транзистор по сравнению с полевым:

- (а) Имеет большее входное сопротивление
- (b) Имеет больший коэффициент усиления
- (с) Имеет больший входной ток
- (d) Имеет меньший частотный диапазон

## Вопрос №13

Эмиттерным переходом называется –

- (а) р-п переход между эмиттером и истоком
- (b) p-п переход между эмиттером и базой
- (с) р-п переход между коллектором и базой
- (d) р-п переход между эмиттером и коллектором

### Вопрос №14

Что из следующих пунктов не является характерным для транзистора n-p-n?

- (а) Генерирование
- (b) Память
- (с) Переключение
- (d) Усиление

### Вопрос №15

Крутизна вольт амперной характеристики является основным параметром:

- (а) катушки индуктивности
- (b) биполярного транзистора
- (с) диода
- (d) полевого транзистора

## Вопрос №16

Чем отличаются биполярные транзисторы PNP- и NPN- проводимости?

- (а) Полярностью напряжений, при которых они выполняют свои функции
- (b) Только названием
- (с) Ничем не отличаются
- (d) Частотными свойствами

## Вопрос №17

Чем отличается цифровая величина от аналоговой

- (а) Принципиальных отличий нет
- (b) Цифровые величины состоят из элементов, которые можно сосчитать
- (с) Отличие в точности представления величины
- (d) Цифровые величины представлены только положительными величинам, аналоговые положительными и отрицательными

### Вопрос №18

Что такое преобразователь уровней

- (a) Цифровые микросхемы, предназначенные для согласования микросхем различных типов
- (b) Цифровые микросхемы, имеющие повышенное входное сопротивление

- (с) Цифровые микросхемы, предназначенные для работы с аналоговыми сигналами
- (d) Цифровые микросхемы, предназначенные для согласования с операционными усилителями

Какие достоинства имеет КМОП ключ?

- (а) Малая помехоустойчивость
- (b) Высокое быстродействие
- (с) Низкое быстродействие
- (d) Отсутствие дополнительных элементов

## Вопрос №20

Какие достоинства присущи ТТЛ-элементам

- (а) Пониженное энергопотребление
- (b) Максимальное из всех семейств микросхем быстродействие
- (с) Повышенная помехоустойчивость
- (d) Быстродействие, надежность и широкая номенклатура логических элементов

## Вопрос №21

По каким показателям ТТЛШ-элементы превосходят ТТЛ

- (а) Помехоустойчивость
- (b) Коэффициент усиления
- (с) Нагрузочная способность
- (d) Быстродействие

## Вопрос №22

Какие недостатки присущи КМОП-элементам?

- (а) Низкая помехоустойчивость
- (b) Высокое энергопотребление
- (с) Высокая зависимость характеристик от температуры
- (d) Низкая частота и чувствительность к статическому напряжению

### Вопрос №23

Выходное напряжение операционного усилителя ограничивается:

- (а) Напряжением смещения
- (b) Коэффициентом усиления
- (с) Напряжением питания
- (d) Выходным сопротивлением

### Вопрос №24

Укажите уровни логических сигналов ТТЛ-элементов (Епит=5В)

- (a) Логический «0» 0...0,8 В, логическая единица 1,8...5 В
- (b) Логический «0» 1,8...5 В, логическая единица 0...0,8 В
- (c) Логический «0» 0 В, логическая единица 5 В
- $^{\text{(d)}}$  Логический  $^{\text{(d)}}$  0...2,5 B, логическая единица 2,5...5 B

### Вопрос №25

В каком режиме работы биполярного транзистора управляется ток коллектора?

- (а) в обратном
- (b) в пассивном
- (с) в активном
- (d) в закрытом

### Вопрос №26

Ключи на биполярных транзисторах по сравнению с ключами на полевых транзисторах:

- (а) Менее мощные
- (b) Имеют большее быстродействие
- (с) Более мощные
- (d) Имеют меньшее быстродействие

### Вопрос №27

Полупроводниковые усилители, как правило, используют обратную связь:

- (а) Отрицательную
- (b) Обязательно совместно положительную и отрицательную
- (с) Положительную
- (d) Чаще всего работают без обратных связей

## Вопрос №28

В какой из перечисленных микросхем все элементы выполнены в объеме кристалла полупроводника

- (а) гибридной
- (b) тонкопленочной
- (с) толстопленочной
- <sup>(d)</sup> полупроводниковой

### Вопрос №29

Что такое логическая микросхема с открытым коллектором

- (а) Выходной транзисторы микросхемы собраны по двухтактной схеме
- (b) Выходной транзистор микросхемы установлен на радиаторе
- (c) Коллектор выходного транзистора микросхемы выведен непосредственно на выход, для нормальной работы необходимо подключать внешний резистор
- (d) Выходной транзистор может быть подключен только ко входу микросхемы этой же серии

# Вопрос №30

Схема усилителя с общим эмиттером всегда содержит:

- (а) Полевой транзистор
- (b) Трансформатор
- (с) Диод
- (d) Биполярный транзистор

### Вопрос №31

Какие полевые транзисторы наиболее часто применяются в качестве электронных ключей?

- (а) Применяются одинаково часто
- (b) МОП-транзисторы с индуцированным каналом
- (с) С управляющим р-п переходом
- (d) МОП-транзисторы со встроенным каналом

Достоинство последовательного коммутатора аналоговых сигналов:

- (а) Низкое сопротивление в разомкнутом состоянии
- (b) Высокое сопротивление в замкнутом состоянии
- (с) Низкое сопротивление в замкнутом состоянии
- (d) Высокое сопротивление в разомкнутом состоянии

### Вопрос №33

Напряжение смещения операционного усилителя – это:

- (а) Разность питающих напряжений
- (b) Напряжение, которое необходимо подать между входами, чтобы выходное напряжение при нулевом входном сигнале было равно нулю
- (с) Разность напряжения между входом и выходом
- (d) Напряжение на выходе при нулевом входном сигнале

### Вопрос №34

Плотность упаковки ИМС это –

- (а) число функциональных ячеек в кристалле
- (b) число элементов или простых компонентов на кристалле микросхемы
- отношение числа элементов к объему микросхемы без учета выводов
- (d) отношение числа элементов к числу функциональных ячеек в кристалле

### Вопрос №35

Когда переход эмиттер-база биполярного транзистора находится в состоянии нулевого смещения при отсутствии входного сигнала, ток через эмиттер-коллектор теоретически:

- (а) Большой и отрицательный
- (b) Большой и положительный
- (с) Нулевой
- (d) Пульсирующий

## Вопрос №36

Каскодной схемой называется:

- (а) двухкаскадный усилитель, образованный каскадами ОК и ОЭ, через активные элементы которых протекает одна и та же переменная составляющая выходного тока, пропорциональная входному сигналу
- (b) двухкаскадный усилитель, образованный каскадами ОК и ОБ, через активные элементы которых протекает одна и та же переменная составляющая выходного тока, пропорциональная входному сигналу
- (c) двухкаскадный усилитель, образованный каскадами ОБ и ОЭ, через активные элементы которых протекает одна и та же переменная составляющая выходного тока, пропорциональная входному сигналу
- (d) двухкаскадный усилитель, образованный каскадами ОЭ и ОБ, через активные

элементы которых протекает одна и та же переменная составляющая выходного тока, пропорциональная входному сигналу

### Вопрос №37

Главное достоинство полевых транзисторов:

- (а) Высокий коэффициент усиления по напряжению
- (b) Высокий коэффициент усиления по току
- (с) Высокая граничная частота
- (d) Высокое входное сопротивление

### Вопрос №38

Инвертирующий усилитель на ОУ содержит:

- (а) Последовательную ООС по напряжению
- (b) Последовательную ООС по току
- (с) Параллельную ООС по току
- (d) Параллельную отрицательную обратную связь (OO= по напряжению

## Вопрос №39

Семейство входных характеристик БТ в схеме включения с ОЭ

- $I_{\Theta} = f(I_{B})$
- (b)  $I_B=f(U_{EK})$
- $I_{\rm B}=f(U_{\rm BB})$
- $I_{\ni}=f(U_{\ni b})$

### Вопрос №40

Какой режим используется в биполярном транзисторе при усилении аналоговых сигналов?

- (а) в пассивном
- (b) **в активном**
- (с) в закрытом
- (d) в обратном

## Вопрос №41

Семейство входных характеристик БТ в схеме включения с ОЭ

- $I_{\mathfrak{I}}=f(I_{K})$
- (b)  $I_{\ni}=f(U_{\ni K})$
- $I_{K}=f(U_{KB})$
- $I_{K}=f(U_{K})$

### Вопрос №42

Что понимают под микросхемами одного семейства

- (а) Микросхемы, изготовленные на транзисторах одного типа
- (b) Микросхемы, характеризующиеся общими технологическими и схемотехническими решениями
- (с) Микросхемы, имеющие одинаковые параметры
- (d) Микросхемы, имеющие одинаковые функции

Чем в основном определяется коэффициент усиления схемы с применением операционного усилителя?

- (а) Глубиной отрицательной обратной связи, задаваемой внешними элементами
- (b) Напряжением питания операционного усилителя
- (с) Типом операционного усилителя
- (d) Глубиной частотной коррекции

## Вопрос №44

Как строят схему по известному логическому выражению?

- (а) с середины
- (b) с любого места
- (с) с конца
- (d) с начала

### Вопрос №45

В отличие от аналоговых, цифровые ИМС

- (а) выполнены по тонкопленочной технологии
- (b) предназначены для преобразования и обработки сигналов, изменяющихся по закону дискретной функции
- (с) выполнены по толстопленочной технологии
- (d) обрабатывают сигналы, описываемые непрерывными функциями

### Вопрос №46

Какие качества полевых транзисторов обеспечили их применение в больших интегральных микросхемах?

- (а) Большая входная емкость
- (b) Большой коэффициент усиления
- (с) Большое быстродействие
- (d) Высокое входное сопротивление и малые потери напряжения в канале

# Вопрос №47

Синфазное напряжение для операционного усилителя – это:

- (а) Высокочастотная помеха
- (b) Одинаковое изменение напряжения на его входах, которое необходимо подавлять
- (с) Входной сигнал, который необходимо усиливать
- (d) Переменная составляющая входного сигнала

## Вопрос №48

Что такое усилитель постоянного тока?

- (а) Усилитель постоянных и переменных сигналов
- (b) Усилитель, усиливающий только постоянный ток и напряжение
- (с) Усилитель, добавляющий в выходной сигнал постоянную составляющую
- (d) Усилитель переменных сигналов, дополнительно выполняющий функцию фильтрации переменных сигналов

#### Вопрос №49

На каких элементах (ТТЛ, ТТЛШ, КМОП, ЭСЛ, И2Л) строится большинство современных СБИС?

- (a) KMOII
- (b) **ЭС**Л
- (c) **ТТ**Л
- <sup>(d)</sup> ТТЛШ

### Вопрос №50

В течение какой части периода усиливаемого сигнала открыта лампа или транзистор усилителя мощности радиостанции, работающего в классе «С»?

- (а) Усилительный элемент открыт в течение менее половины периода
- (b) Усилительный элемент открыт в интервале от всего периода до половины периода
- (с) Усилительный элемент закрыт весь период
- (d) Усилительный элемент открыт в течение всего периода

## Вопрос №51

Можно ли увеличить быстродействие ключа на биполярном транзисторе?

- (а) Можно с помощью подбора начального режима работы транзистора
- (b) Нельзя
- (с) Можно с помощью уменьшения выходного тока
- (d) Можно с помощью форсирующей емкости и нелинейной обратной связи по напряжению

## Вопрос №52

Оптрон –это:

- (а) Элемент солнечной батареи
- (b) Излучающий полупроводниковый прибор, объединяющий в одном корпусе несколько светодиодов с разным цветом излучения
- (с) Фотодиод, работающий в режиме светодиода
- (d) Полупроводниковый прибор, в котором объединены источник и приемник излучения

## Вопрос №53

Какого усилителя не бывает?

- (а) Усилитель с гальванической связью
- (b) Усилитель мощности
- (с) Усилитель импеданса
- (d) Усилитель постоянного тока

### Вопрос №54

Введение отрицательной обратной связи в усилителе на ОУ изменяет выходное сопротивление:

- (а) Не изменяет
- (b) Уменышает
- (с) Увеличивает
- (d) Увеличивает на высоких частотах

Какие характеристики имеет классический идеальный операционный усилитель?

- (а) Идеальный операционный усилитель имеет бесконечно большой коэффициент усиления, бесконечно большое входное сопротивление, нулевое выходное сопротивление, способность выставить на выходе любое значение напряжения, бесконечно большую скорость нарастания напряжения на выходе и бесконечно широкую полосу пропускания
- (b) Идеальный операционный усилитель имеет бесконечно большой коэффициент усиления, бесконечно большое входное сопротивление, бесконечно большое выходное сопротивление, способность выставить на выходе любое значение напряжения, бесконечно большую скорость нарастания напряжения на выходе и бесконечно широкую полосу пропускания
- (c) Идеальный операционный усилитель имеет бесконечно большой коэффициент усиления, бесконечно нулевое входное сопротивление, бесконечно большое выходное сопротивление, способность выставить на выходе любое значение напряжения, бесконечно большую скорость нарастания напряжения на выходе и бесконечно широкую полосу пропускания
- (d) Идеальный операционный усилитель имеет единичный коэффициент усиления, бесконечно большое входное сопротивление, бесконечно большое выходное сопротивление, способность выставить на выходе любое значение напряжения, бесконечно большую скорость нарастания напряжения на выходе и бесконечно широкую полосу пропускания

# Вопрос №56

Что такое динамический диапазон усилителя?

- (a) Отношение величины напряжения насыщения к напряжению шума на выходе усилителя
- (b) Отношение максимальной частоты пропускания к минимальной
- (с) Отношение скоростей нарастания выходного и входного сигналов
- (d) Скорость нарастания сигнала на выходе при подаче на вход прямоугольного импульса

### Вопрос №57

Достоинством неинвертирующего усилителя на ОУ является:

- (а) Высокое выходное сопротивление
- (b) Высокий коэффициент усиления
- (с) Высокое входное сопротивление
- (d) Широкая полоса частот

### Вопрос №58

Коэффициент усиления неинвертирующего усилителя на ОУ К равен (Roc – сопротивление обратной связи, R1 – сопротивление, связывающее инвертирующий вход и общий провод):

- (a) K = Roc Rbx
- (b) K = 1 + (Roc / RBX)
- (c)  $K = R_{BX} / Roc$
- (d) K = Roc / (1+Rbx)

Чему равен коэффициент усиления усилителя переменного напряжения, если при действующем значении напряжения на его входе равным 10 В действующее значение напряжения на его выходе равно 50 В?

- <sup>(а)</sup> 14 дб
- (b) Минус 10 дб
- (с) 5дб
- <sup>(d)</sup> 10дб

### Вопрос №60

Какие достоинства присущи КМОП-элементам

- (а) Высокое быстродействие
- (b) Нечувствительность к статическому напряжению
- (с) Высокий выходной ток
- (d) Малое энергопотребление и малая площадь на кристалле

### Вопрос №61

Биполярный транзистор не может находиться в одном из этих режимов:

- (а) Усилительный режим
- (b) Ключевой режим
- (с) Фильтрации
- (d) Насышение

## Вопрос №62

Операционный усилитель является:

- (а) Усилителем низких частот
- (b) Избирательным усилителем
- (с) Высокочастотным усилителем
- (d) Усилителем постоянного тока

### Вопрос №63

Выходной усилитель мощности на комплементарных транзисторах:

- (a) Выходная цепь содержит два транзистора, одинаковых по параметрам, на разной проводимости
- (b) На выходе стоит разделительный конденсатор
- (с) Выходная цепь состоит из двух одинаковых транзисторов
- (d) Имеет на выходе трансформатор

### Вопрос №64

Операционные усилители с полевыми транзисторами на входе по сравнению с биполярным входными цепями имеют преимущество:

- (а) Большую выходную мощность
- (b) Более широкий частотный диапазон
- (с) Большее входное сопротивление
- (d) Больший коэффициент усиления

Какие недостатки присущи ТТЛ-элементам

- (а) Низкое быстродействие
- (b) Чувствительность к статическому напряжению
- (с) Малая потребляемая мощность
- (d) Большая потребляемая мощность и большая площадь на кристалле

## Вопрос №66

Генераторы стабильного тока (ГСТ) -

- (a) четырехполюсник, сила тока через который почти не зависит от приложенного к нему напряжения
- (b) машинный генератор постоянного токя
- (c) трехполюсник, сила тока через который почти не зависит от приложенного к нему напряжения
- (d) двухполюсник, сила тока через который почти не зависит от приложенного к нему напряжения

## Вопрос №67

Понятие тока насыщения относится к:

- (а) счетчикам
- (b) сопротивлениям
- (с) транзисторам
- (d) конденсаторам

### Вопрос №68

Отрицательная обратная связь:

- (а) Увеличивает стабильность усилителей
- (b) Уменьшает стабильность усилителя
- (с) Сужает частотный диапазон
- (d) Увеличивает коэффициент нелинейных искажений

### Вопрос №69

Каковы условия для передачи мощности от усилителя к нагрузке с минимумом потерь?

- (а) Нагрузка должна иметь ёмкостный характер
- (b) Сопротивление нагрузки должно быть как можно меньше, а выходное сопротивление усилителя как можно больше
- (c) Сопротивление нагрузки должно быть как можно больше, а выходное сопротивление усилителя как можно меньше
- (d) Равенство выходного сопротивления усилителя и сопротивления нагрузки (при условии, что эти сопротивления носят активный характер)

### Вопрос №70

Усилитель мощности усиливает сигнал на 20 Дб. Какая мощность будет на выходе идеального усилителя при мощности, подаваемой на вход усилителя, равной 5 Вт?

- $^{(a)}$  100 BT
- (b) 25 B<sub>T</sub>
- (c) 10 B<sub>T</sub>

В течение какой части периода усиливаемого сигнала открыта транзистор усилителя мощности, работающего в классе «В»?

- (а) Усилительный элемент открыт в течение менее половины периода
- (b) Усилительный элемент открыт в течение половины периода
- (с) Усилительный элемент закрыт весь период
- (d) Усилительный элемент закрыт в интервале от всего периода до половины периода

## Вопрос №72

Операционный усилитель имеет спад усиления в области высоких частот за счет:

- (а) Высокого коэффициента усиления
- (b) Наличия паразитных емкостей в схеме ОУ
- (с) Построения выходных каскадов по двухтактной схеме
- (d) Работы выходных транзисторов в области насыщения

### Вопрос №73

Из чего складывается задержка логической схемы

- (a) Из задержек транзисторов, составляющих логическую схему и задержек, обусловленных паразитными емкостями и индуктивностями микросхемы
- (b) Из задержек, обусловленных наличием входных защитных диодов в микросхеме
- (с) Из задержек транзисторов, составляющих логическую схему
- (d) Из задержек, обусловленных паразитными емкостями и индуктивностями микросхемы

### Вопрос №74

Что такое логическая микросхема с высокоимпедансным выходом

- (а) Микросхема имеет повышенный выходной ток
- (b) На выходе установлен транзистор с открытым коллектором
- (c) Микросхема имеет три выходных состояния: логические «0», «1» и состояние, при котором выходной каскад микросхемы отключен от выходного вывода микросхемы
- (d) Микросхема имеет пониженный выходной ток и повышенное быстродействие

### Вопрос №75

Какой режим работы транзисторов характерен для работы в ключевом режиме?

- (а) Насыщения
- (b) Отсечки и насыщения
- (с) Отсечки
- (d) Усилительный

## Вопрос №76

Недостатком неинвертирующего усилителя на ОУ является:

- (а) Большое входное сопротивление
- (b) Большое выходное сопротивление
- (с) Большое синфазное входное напряжение
- (d) Большое потребление мощности от источника питания

Назовите наиболее часто применяемые семейства логических схем:

- (а) ТТЛ, ЭСЛ
- <sup>(b)</sup> ТТЛ, И2Л
- (с) КМОП, И2Л
- (d) ТТЛ, ТТЛШ, КМОП

## Вопрос №78

Эмиттерный повторитель предназначен для:

- (а) Усиления сигнала по напряжения
- (b) Усиления сигнала по току
- (с) Смещения постоянной составляющей входного сигнала
- (d) Гальванической развязки входа и выхода

### Вопрос №79

Чем обусловлены нелинейные искажения в усилителях?

- (а) Нелинейностью характеристики вход-выход усилителя
- (b) Наличием фазовых сдвигов выходного сигнала
- (с) Неравномерностью частотной характеристики усилителя
- (d) Неравномерностью фазовых сдвигов различных гармоник

### Вопрос №80

Сколько схем включения имеет биполярный транзисторов?

- (a) 6
- (b) 2
- (c) 4
- (d) 3

### Вопрос №81

Что такое электронный КМОП ключ?

- (а) Ключ на МОП-транзисторах в р-каналом
- (b) Ключ на комплементарных полевых транзисторах с управляющим p-n переходом
- (с) Ключ на комплементарных МОП транзисторах
- (d) Ключ на комплементарных биполярных транзисторах

### Вопрос №82

Укажите уровни логических сигналов КМОП-элементов (Епит=5В)

- (a) Логический «0» 0...1,5 В, логическая единица -3,5...5 В
- (b) Логический «0» 0...0,8 В, логическая единица 1,8...5 В
- (c) Логический «0» 0 В, логическая единица 5 В
- $^{(d)}$  Логический «0» 1,8...5 В, логическая единица 0...0,8 В

### Вопрос №83

Какой класс усиления транзисторов дает наименьшие искажения?

- (a) **A**
- (b) **B**

- (c) AB
- (d) **C**

Каковы основные свойства усилительного каскада на биполярном транзисторе, выполненные по схеме с общей базой?

- (а) Режим АВ
- (b) Режим А
- (c) Обладает большим входным сопротивлением и малым выходным сопротивлением и Коэффициент усиления по напряжению меньше единицы. Фаза сигнала не инвертируется
- (d) Обладает малым входным и большим выходным сопротивлением. Имеет коэффициент усиления по току, близкий к единице, и большой коэффициент усиления по напряжению. Фаза сигнала не инвертируется
- (e) Обладает большим коэффициент усиления по току, напряжению и по мощности. Фаза сигнала не инвертируется? В каком режиме усилитель мощности низкочастотных сигналов имеет наилучшую линейность, наименьшие искажения и уровень гармоник?
- Обладает большим коэффициент усиления по току, напряжению и по мощности. Фаза сигнала инвертируется
- (g) Режим В
- (h) Режим С

## Вопрос №85

Какова принципиальная разница между схемой, которая использует транзистор p-n-p, и схемой, использующей транзистор n-p-n?

- (а) Транзистор p-n-p имеет больший коэффициент усиления, чем транзистор n-p-n
- (b) Транзистор n-p-n имеет больший коэффициент усиления, чем транзистор p-n-p
- (c) Полярность приложенного напряжения питания постоянного тока к электродам в транзисторе p-n-p противоположна полярности транзистора n-p-n
- (d) Транзистор p-n-р более стабилен, чем транзистор n-p-n

## Вопрос №86

Какое свойство биполярного транзистора характеризуется параметром  $\beta$  (бэта)?

- (а) Этот параметр представляет собой коэффициент усиления по напряжению биполярного транзистора, показывающий, во сколько раз изменяется напряжение на коллекторе при изменении напряжения на базе
- (b) Этот параметр представляет собой коэффициент усиления по току биполярного транзистора в схеме с общей базой, показывающий, во сколько раз изменяется ток коллектора при изменении тока базы
- (c) Этот параметр представляет собой коэффициент усиления по напряжению биполярного транзистора, показывающий, во сколько раз изменяется напряжение на базе при изменении напряжения на коллекторе
- (d) Этот параметр представляет собой коэффициент усиления по току биполярного транзистора в схеме с общим эмиттером, показывающий, во сколько раз изменяется ток коллектора при изменении тока базы

В инструкциях производители цифровых схем часто указывают обозначения величин символами Н и L. Что это значит?

- (a) H высокий уровень сигнала, L низкий уровень сигнала
- (b) H микросхема имеет положительное напряжение питания, L микросхема имеет отрицательное напряжение питания
- (с) Н скоростная микросхема, L низкоскоростная
- (d) H микросхема с высоким потреблением мощности, L микросхема с низким потреблением мощности

## Вопрос №88

Микросхемы на полевых транзисторах:

- (а) Имеют те же показатели, что и микросхемы на биполярных транзисторах
- (b) Наиболее быстродействующие
- (с) Имеют наименьшее входное сопротивление
- (d) Имеют наименьшую потребляемую мощность

## Вопрос №89

Какого типа операционного усилителя из приведенного списка не бывает?

- (а) Инструментального
- (b) Широкополосного
- (с) Мультиплексного
- (d) Универсального

### Вопрос №90

Каковы основные свойства усилительного каскада на биполярном транзисторе, выполненные по схеме с общим эмиттером?

- (a) Обладает большим входным сопротивлением и малым выходным сопротивлением и Коэффициент усиления по напряжению меньше единицы. Фаза сигнала не инвертируется
- (b) Обладает большим коэффициент усиления по току, напряжению и по мощности. Фаза сигнала инвертируется
- (c) Обладает большим коэффициентом усиления по току, напряжению и по мощности. Фаза сигнала не инвертируется
- (d) Обладает малым входным и большим выходным сопротивлением. Имеет коэффициент усиления по току, близкий к единице, и большой коэффициент усиления по напряжению. Фаза сигнала не инвертируется

# Вопрос №91

Какую функцию выполняет операционный усилитель?

- (a) Операционный усилитель в основном используется в схемах с глубокой отрицательной обратной связью, которая, благодаря высокому коэффициенту усиления ОУ, полностью определяет коэффициент передачи полученной схемы
- (b) Операционный усилитель в основном используется в высокочастотных схемах для усиления слабых сигналов
- Операционный усилитель в основном используется как усилительный элемент

- усилителей мощности высокой частоты
- (d) Операционный усилитель в основном используется в электронных калькуляторах для выполнения операций сложения и умножения

Каковы основные свойства усилительного каскада на биполярном транзисторе, выполненные по схеме с общим коллектором?

- (a) Обладает большим коэффициентом усиления по току, напряжению и по мощности. Фаза сигнала не инвертируется
- (b) Обладает малым входным и большим выходным сопротивлением. Имеет коэффициент усиления по току, близкий к единице, и большой коэффициент усиления по напряжению. Фаза сигнала не инвертируется
- (c) Обладает большим входным сопротивлением и малым выходным сопротивлением и Коэффициент усиления по напряжению меньше единицы. Фаза сигнала не инвертируется
- (d) Обладает большим коэффициент усиления по току, напряжению и по мощности. Фаза сигнала инвертируется

### Вопрос №93

Ключи на полевых транзисторах по сравнению с ключами на биполярных транзисторах:

- (a) Имеют большие токи управления управления
- (b) Имеют меньшие токи
- (с) Более мошные
- (d) Менее мощные

### Вопрос №94

В течение какой части периода усиливаемого сигнала открыта транзистор усилителя мощности, работающего в классе «А»?

- (а) Усилительный элемент открыт в течение четверти периода
- (b) Усилительный элемент открыт в течение всего периода
- (с) Усилительный элемент открыт в течение половины периода
- (d) Усилительный элемент закрыт весь период

# Вопрос №95

Балансировка операционного усилителя – это:

- (a) Установка равным входным сопротивлений по инвертирующему и неинвертирующему входам
- (b) Подгонка коэффициента усиления
- (с) Установка нулевого выходного напряжения при отсутствии входного сигнала
- (d) Установка равным двух напряжений питания

### Вопрос №96

В каком режиме усилитель мощности высокочастотных сигналов имеет наилучший коэффициент полезного действия?

- (а) Режим А
- (b) Режим AB

- (с) Режим В
- (d) Режим С

Коэффициент усиления инвертирующего усилителя на ОУ К равен (Roc – сопротивление обратной связи, Rвх – входное сопротивление):

- (a) K = -Roc Rbx
- (b) K = -Roc/RBX
- (c) K = -Roc / (1+Rbx)
- (d)  $K = -R_{BX} / Roc$

### Вопрос №98

Какой из логических элементов имеет один вход и один выход

- (а) конъюнкция
- (b) коррекция
- (с) инверсия
- (d) дизъюнкция

### Вопрос №99

В течение какой части периода усиливаемого сигнала открыта транзистор усилителя мощности, работающего в классе «AB»?

- (а) Усилительный элемент открыт в интервале от всего периода до половины периода
- (b) Усилительный элемент открыт в течение всего периода
- (с) Усилительный элемент закрыт весь период
- (d) Усилительный элемент открыт в течение менее половины периода

### Вопрос №100

В каком режиме эмиттерный переход имеет обратное включение, а коллекторный переход — прямое?

- (а) режиме отсечки
- (b) инверсном
- (с) режиме насыщения
- (d) активном