



KV-8000

CPUユニット



※写真は使用イメージを表現していることがあります。商品には含まれない場合がありますのでご注意ください。

仕様

型式				KV-8000
一般仕様	電源電圧			KV-5000/3000シリーズ拡張ユニットを使用したシステム構成の場合: DC 24 V (±10%) KV-8000/7000シリーズ拡張ユニットのみのシステム構成の場合: DC 24 V (-15%+20%)
	使用周囲温度			KV-5000/3000シリーズ拡張ユニットを使用したシステム構成の場合:0~+50℃*1*2 (氷結しないこと) KV-8000/7000シリーズ拡張ユニットのみのシステム構成の場合:0~+55℃*1*2 (氷結しないこと)
	使用周囲湿度			KV-5000/3000シリーズ拡張ユニットを使用したシステム構成の場合:10~95%RH*1 (結露しないこと) KV-8000/7000シリーズ拡張ユニットのみのシステム構成の場合:5~95%RH*1 (結露しないこと)
	保存周囲温度			KV-5000/3000シリーズ拡張ユニットを使用したシステム構成の場合: -20~70℃*1 KV-8000/7000シリーズ拡張ユニットのみのシステム構成の場合: -25~75℃*1
	保存周囲湿度			KV-5000/3000シリーズ拡張ユニットを使用したシステム構成の場合:10~95%RH*1 (結露しないこと) KV-8000/7000シリーズ拡張ユニットのみのシステム構成の場合:5~95%RH*1 (結露しないこと)
	使用雰囲気			塵埃、腐食性ガスがひどくないこと
	使用標高			2000 m以下
	耐ノイズ性			1500 Vp-p以上 パルス幅 1 µs、50 ns(ノイズシミュレータによる) IEC規格準拠(IEC61000-4-2/3/4/6)
	耐電圧			AC1500 V 1分間 (電源端子と入出力端子間、および外部端子一括とケース間)
	絶縁抵抗			50 MΩ以上 (DC 500 Vメガにて電源端子と入出力端子間、および外部端子一括とケース間)
	耐振動	断続的な振動 がある場合	周波数 5 ~ 9 Hz	片振幅 3.5 mm* ³
			周波数 9 ~ 150 Hz	加速度 9.8 m/s ^{2*3}
		連続的な振動がある場合	周波数 5 ~ 9 Hz	片振幅 1.75 mm* ³
			周波数 9 ~ 150 Hz	加速度 4.9 m/s ^{2*3}
	内部消費電流			400 mA以下*4
	耐衝撃			加速度 150 m/s ² 、作用時間 11 ms、X,Y,Z各方向2回
	過電圧カテゴリ			I(KV-PU1使用時 Ⅱ)
	汚染度			2
	質量			KV-8000:約340 g KV-B1 (バッテリ) :約10g



性能仕様	演算制御方式			ストアードプログラム方式
11年11147年	入出力制御方式			リフレッシュ方式
	プログラム言語			拡張ラダー、KVスクリプト、ニモニック
	命令語数			基本命令: 80種181語 応用命令: 50種67語 演算命令: 125種318語 拡張命令: 77種132語 合計: 332種698語
	命令実行速度			基本命令:最小0.96 ns 応用命令:最小5.75 ns 倍精度浮動小数点命令:最小58 ns
	CPUメモリ容量			64 MB
	プログラム容量			約1500 kステップ
	ユニット最大装着数			16台(KV-8000/7000シリーズ拡張ユニットのみ) 48台(KV-8000/7000シリーズ拡張ユニット、KV-5000/3000シリーズ拡張ユニット(エクステンションユニット(KV-EB1)使用時))
	最大I/O点数			拡張時 最大3072点(KV-EB1S/KV-EB1R:2台使用し、64点ユニット使用時)
	ビットデバイ ス	入力リレー R		合計32000点 1ビット
		出力リレー R		
		内部補助リレー R		
	自己診断機能			CPU異常、RAM異常、その他
	ビットデバイ ス	リンクリレー B		32768点 1ビット
		内部補助リレー MR		64000点 1ビット
		ラッチリレー LR		16000点 1ビット
		コントロールリレー CR		1280点 1ビット
	ワードデバイス	タイマ T		4000点 32ビット
		カウンタ C		
		データメモリ DM		65535点 16ビット
		拡張データメモリ EM		
		ファイルレジ スタ	カレントバン ク FM	524288点 16ビット
			連番方式 ZF	
		リンクレジスタ W		32768点 16ビット
		テンポラリメモリ TM		512点 16ビット
		インデックスレジスタ Z		12点 32ビット
		コントロールメモリ CM		7600点 16ビット
	コメント・ラ ベル本体格納 数	デバイスコメント		約224000個
		ラベル		約285000個
	停電保持機能	プログラムメモリ		フラッシュROM 1万回書き換え可能
		デバイス		不揮発RAM
		カレンダタイマ		バックアップ用コンデンサ 約15日(@25℃) (KV-B1(バッテリ)使用時 約5年(@25℃))
価格(¥)				268,000

^{*1} システムとしての保証範囲です。 *2 制御盤内のユニット下側の温度で規定します。 *3 JIS B 3502 IEC61131-2に準拠、掃引回数:X、Y、Z 各方向 10回 (100分間) *4 拡張ユニット使用時の最大消費電流は3.2A です。



外形寸法図

※ 文字が読みにくい場合は、CADもしくはマニュアルをご確認ください。





