2010.12.17

IQS I/O Board용 Firmware 개발 환경 Optimization.

작성자 : 연구소 팀장 신정욱

1. FWLib 아래에 있는 Lib C File Project에서 제거할 것.
2. Project Option 부분에서 Language conformance 부분 Allow IAR extensions로 변경
3. Output Format 부분 Binary로 변경
4. Link에서 STM32F10x\_FLASH.icf를 참조하여 Memory 부분 Allcation.
5. .intvec start : 0x0800\_0000
6. ROM Start : 0x0800\_0000 / End : 0x0807\_FFFF
7. RAM Start : 0x2000\_0000 / End : 0x2000\_FFFF
8. CSTACK : 0x400 / HEAP : 0x200
9. +jwshin으로 Remarking된 부분 수정됨 (참조되지 않은 Header File Include)
10. #define FLASH\_PROG 선언해 줄 것.
11. Cortexm3\_macro.s 에서 JumptoWorker 부분 Remark..
12. Cortexm3\_macro.h에서도 JumptoWorker 부분 Remark.
13. UART4RxIsr routine Remark
14. NVIC\_Configuration : NVIC\_VectTab\_FLASH,0 으로 반드시 지정할 것.

(0x2000: WORK\_MODE로 지정할 경우 Routine 동작안됨)

1. 기타 SetPowerOff/On Routine 과 USART1 Routine Test 완료
2. IAP(In Application Program) 탑재하여, Serial로 Firmware DownLoad
3. ROM Start : 0x0800\_2000으로 수정하여 Application DownLoad