CPU仕様

命令フォーマット

Figure 1. 即値形式

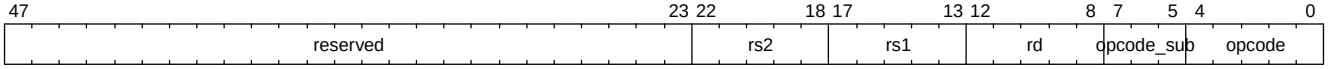

Figure 2. レジスタ形式

命令一覧

OpCode	OpCodeSub	Inst	Kind	Description
00001	001	add	R	足し算
	00010	001	addi	I
足し算		xxx	xxx	x

命令説明

基本算術命令

00001

- add(001) : レジスタ `rs1` と `rs2` の値を足しわせた結果をレジスタ `rd` に保存する ⇒ `rd = rs1 + rs2`

00010

- addi(001) : レジスタ `rs1` と即値 `imm` の値を足しわせた結果をレジスタ `rd` に保存する ⇒ `rd = rs1 + imm`

用語説明

yogo	setsumei
opcode	Operation Code の略。命令の識別番号。
opcode_sub	opcode による命令識別の補助。
rd	Register Destination の略。命令の結果を格納するレジスタのアドレスを指す。
rs1, rs2	Register Source の略。参照するレジスタのアドレスを指す。
imm	Immediate の略。即値。そのまま渡したい数値。
reserved	データの空き地。

yogo	setsumei
yogo	setsumei