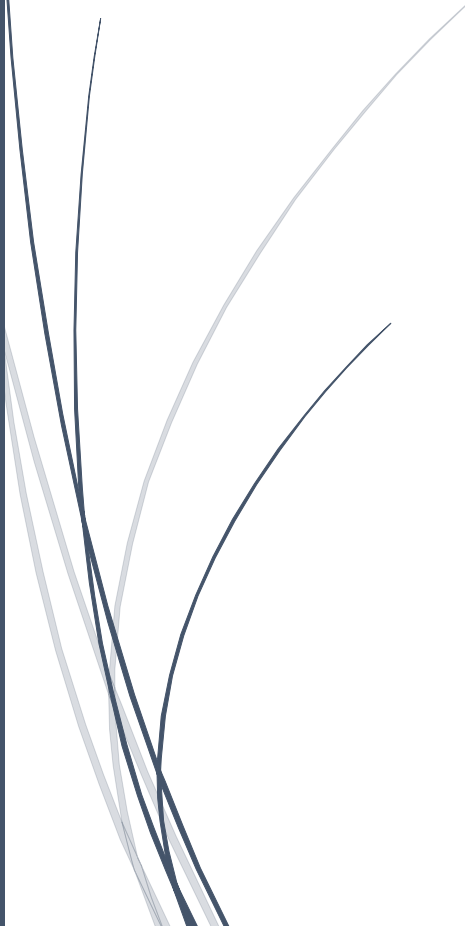


מגישים : אביאל כהן 316007988 , שירן דפט 208397414

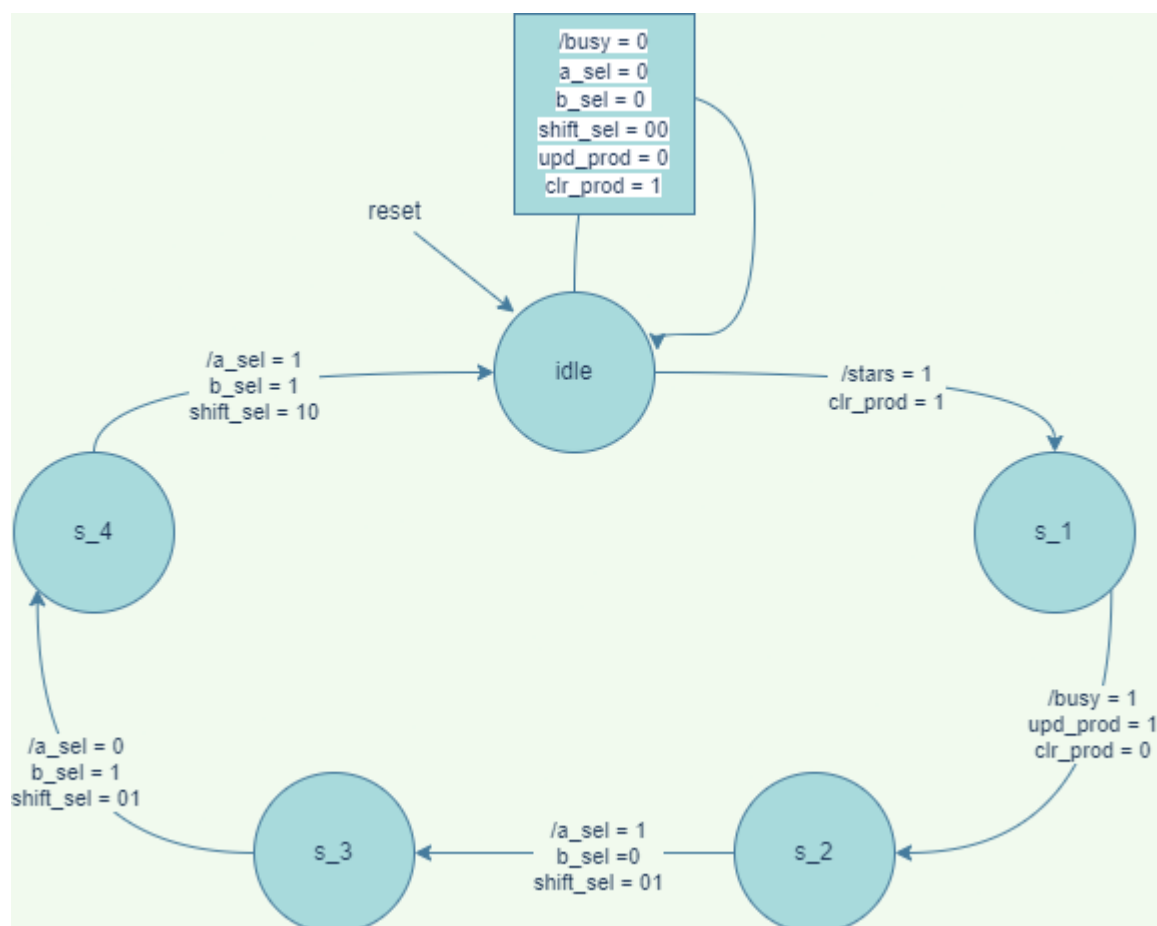
1/15/2022

סימולציה 2 - מערכות ספרתיות



2.1

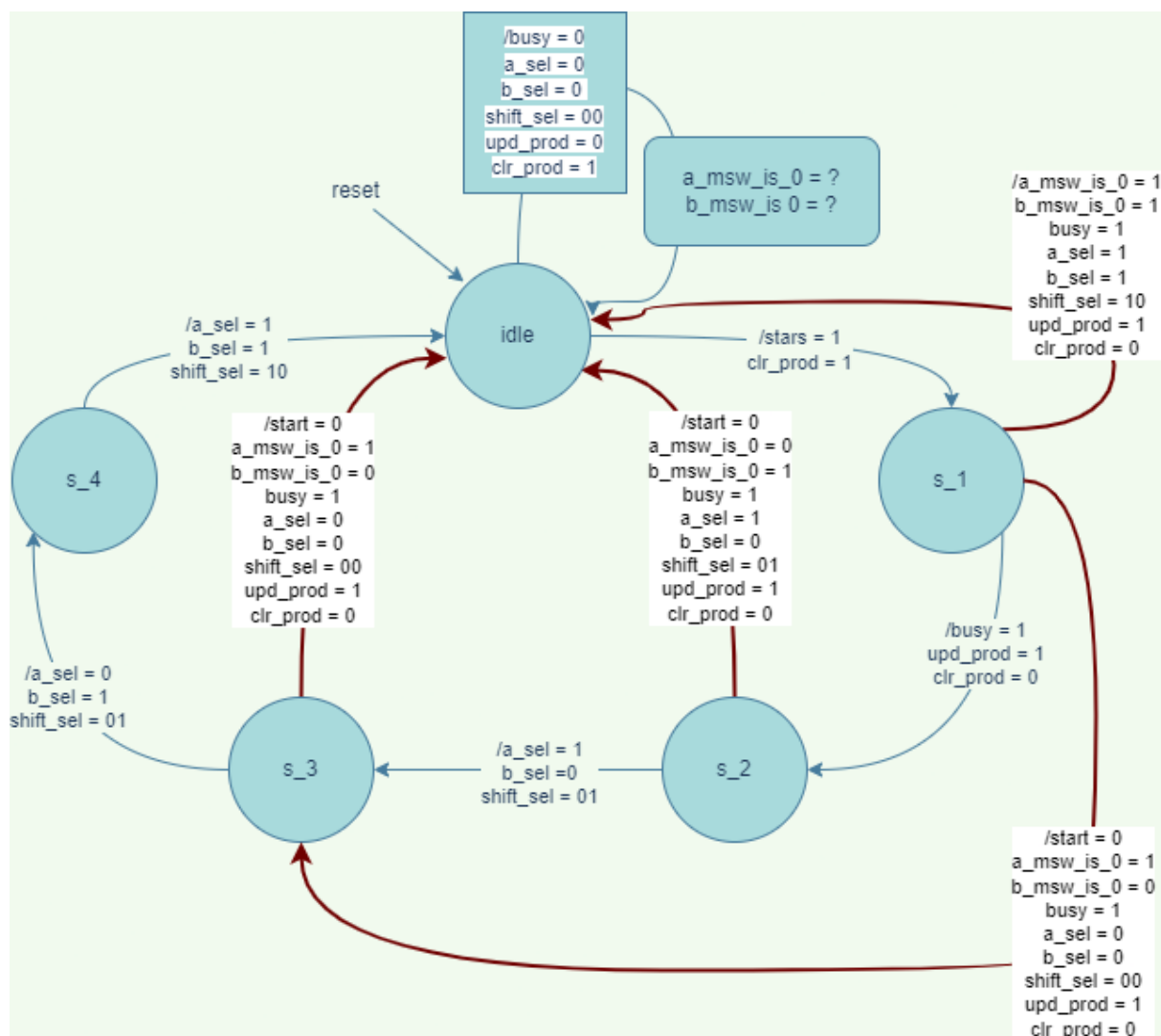
בהינתן התכן המתואר בחלק היבש, הכופל שני מספרים ברוחב 32 סיביות, והנחה כי כניסת ה-0 ב-1 $\rightarrow 2$ mux בוחרת את הביט הגדול ביותר (msb) וכניסת ה-1 בוחרת בביט הקטן ביותר (lsb). הנחה זו מתבססת על התרשים התכן וכן על פי 1 $\rightarrow 4$ mux.



ניתן לראות כי רק לאחר ארבעה מצבים כלומר 4 מחזורי שעון יקבל busy את הערך 1.

נעזר בדיאגרמה מהסעיף הקודם אך נעזר בתוצאות הבאות.

- ראשית נכפול בין ה-lsw של a לבין ה-lsw של b, ואת תוצאת הכפל נשמור ברגיסטר.
- אם בצעד s_1 נקבל כי a_msw_is_0 וגם b_msw_is_0 הם 0, אז נחזור ל-s_0 ולא נבצע עוד חישובים, שכן כבר מצאנו.
- אם ה-msw של a הוא 0 xor זה של b: אז נבצע את החישוב בין ה-lsw של המילה עם הבה יש 0 ב-msw לבין המילה השניה.
- ובמידה ולא קיים 0 במילים אז נמשיך את המסלול כרגיל.



לכן בתאם לכך מספר מחזורי השעון משתנה בהתאם למציאת 0.

- במידה וה- `msw` של `a` ו-`b` הוא לא 0 אז יש לבצע מסלול שלם כלומר 4 מחזורי שעון.
- אם אחד מהערכים של `_msw_is_0` הוא 1 אז נקבל בסה"כ 2 מחזורי שעון.
- אחרת שני הערכים של ה-`_msw_is_0` הם 1, ונקבל 1 מחזורי שעון. פעולת כפל בין שני מילים באורך 8.

2.3

יהיו שני מספרים בגודל $8N$ כך שמתקיים כי $N = 2k, k \in \mathbb{N}$ ומעבר עם יכולת לכפול שני מספרים בגודל של 8 ו-16 סיביות. לכן, נרצה כל פעם לחלק את המספרים שלנו לבלוקים של 8 סיביות ו-16 סיביות. מהנתון על $N = 2k, k \in \mathbb{N}$ נקבל כי $\frac{N}{2} = k$ נתבונן במקטעים בני 16 סיביות במילה שאותה נחלק ל- k חלקים, ובמילה השנייה נחלקה ל- N מקטעים ובכל מקטע 8 סיביות.

אלגוריתם החישוב של מכפלת המספרים

נסמן, $a \triangleq \text{split the word into blocks of 8 bit}$, $b \triangleq \text{split the word into blocks of 16 bit}$,

נרוץ בלולאה פנימית וחיצונית, כך שנכפול 16 סיביות ב-8 סיביות לאורך כל המילה השנייה תוך כדי מעבר על הבלוקים, בחיבור התוצאה יש לבצע הזזות לפי מיקום המכפלה ולחבר לתוצאה הסופית. נשים לב כי מדובר באיטרציה פנימית בגודל N , וחיצונית בגודל $\frac{N}{2}$, ולכן נסיק כי הזמן הדרוש לביצוע המכפלה הינו $O(N^2)$.

זהו pseudo code המתאר את התהליך של האלגוריתם בעזרת קוד, ניתן לראות כי בהחלט מתקיים סיבוכיות זמן ריצה של $O(N^2)$.

```
unsigned int num_a[8N];
unsigned int num_b[8N];
unsigned int result = 0;

for(int i = 0; i < N ; i += 2){
    for(int j = 0; j < N ; j++){
        int temp = multiplier(num_a[i], num_b[j]);
        result += shiftLeft(temp, 8 * (j + 2i));
    }
}
return result;
```

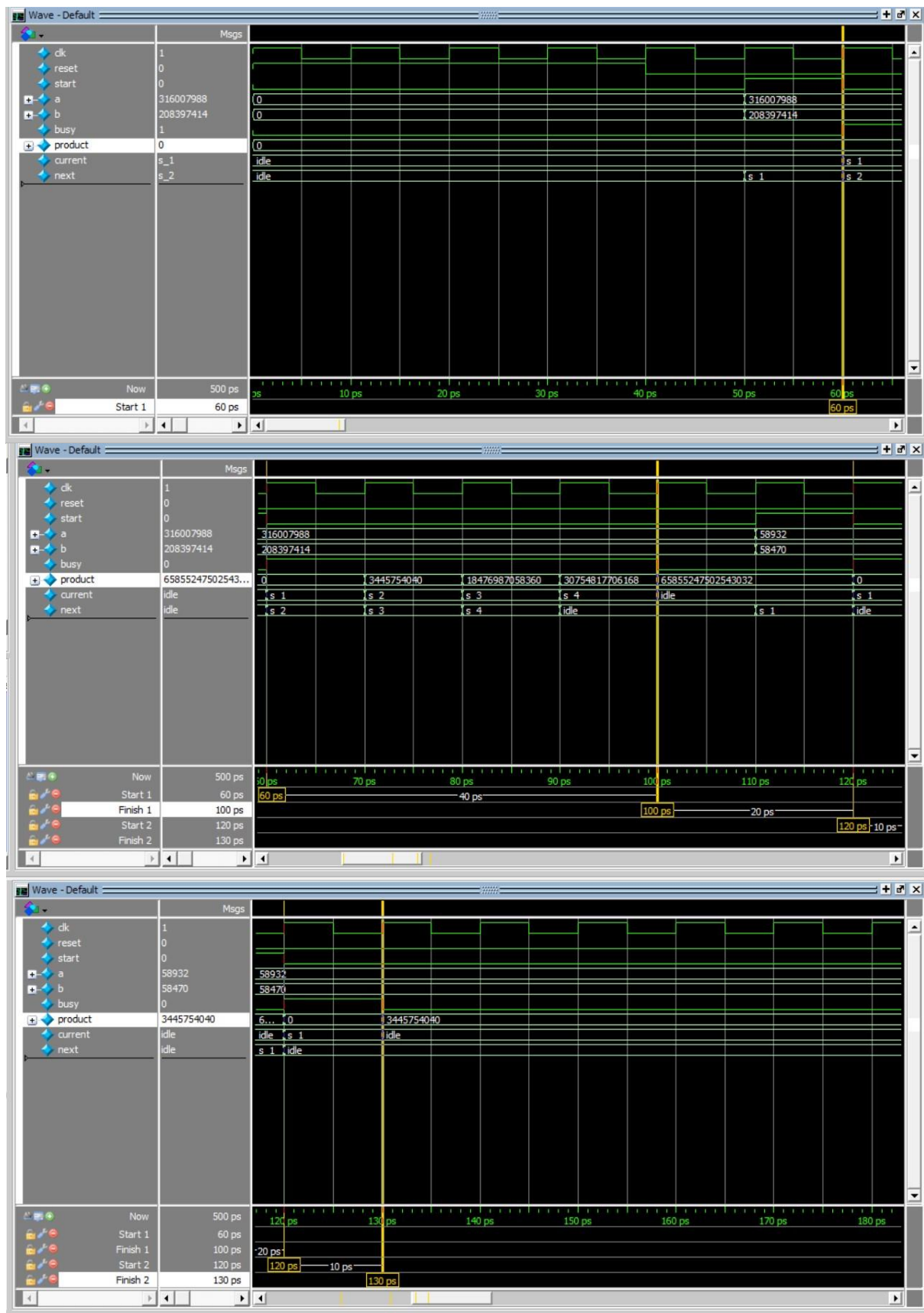
The screenshot displays a debugger window with the following components:

- Assembly View:** A list of assembly instructions with their addresses and hex values. The instructions are:
 - 0x0ffe7313: `andi x6, x28, 255` and `andi t1, t3, 0xff`
 - 0x026e8fb3: `mul x31, x29, x6` and `mul t6, t4, t1`
 - 0x005fffb3: `and x31, x31, x5` and `and t6, t6, t0`
 - 0x008e5313: `srlt x6, x28, 8` and `srlt t1, t3, 8`
 - 0x026e8333: `mul x6, x29, x6` and `mul t1, t4, t1`
 - 0x00537333: `and x6, x6, x5` and `and t1, t1, t0`
 - 0x00831313: `sllt x6, x6, 8` and `sllt t1, t1, 8`
 - 0x006f8fb3: `add x31, x31, x6` and `add t6, t6, t1`
- Register View:** A list of registers and their values:
 - s9 (x24): 0x00000000
 - s10 (x25): 0x00000000
 - s11 (x26): 0x00000000
 - t3 (x28): 0x00000bad
 - t4 (x29): 0x0000feed
 - t5 (x30): 0x00000000
 - t6 (x31): 0x0ba07529
- Display:** A dropdown menu set to "Hex".
- Buttons:** Run, Step, Prev, Reset, Dump.
- Address:** 195065129.

נתבונן, מספר הפקודות הוא זה המתאר את מחזורי השעון שהם במקרה זה 8.

ניתן להוסיף את הפקודה beq לקוד, כך לאחר בדיקה של 8 הסיביות העליונות של המילים a או b אז נוכל לדלג על חישוב מהספר הבא.

```
23 #####
24 ✓ # Start of your code
25
26     andi t1,t3,0xff
27     mul t6, t4, t1
28     and t6, t6, t0
29     srli t1, t3, 8
30     beq t1, x0, finish;
31     mul t1, t4, t1
32     and t1, t1, t0
33     slli t1,t1, 8
34     add t6, t6, t1
35 # End of your code
36 #####
```

כמו בסעיף הקודם ניתן לראות כי המערכת אכן מוציאה תוצאות כפל נכונות, בנוסף לכך גם ניתן לראות שהפעולה מחולקת ל-2 מקרים כמצופה.

עבור המקרה הראשון המערכת מבצעת את המכפלה ואכן עוברת בכל המצבים.

עבור המקרה השני מכיוון שיש לנו מכפלה של אפסים ותכננו את המערכת בצורה מהירה המערכת עוברת רק במצב אחד ולכן פועלת בצורה הרבה יותר מהירה.