Министерство образования Республики Беларусь

Учреждение образования БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет компьютерного проектирования

Кафедра электронной техники и технологии

ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

к курсовому проекту на тему

УНИВЕРСАЛЬНЫЙ УСИЛИТЕЛЬ СИГНАЛА ЗВУКОВОЙ ЧАСТОТЫ

 Студент
 В. А. Кузниченков

 Руководитель
 М. Ф. Федоринчек

1 Разработка структурной схемы

1.1 Анализ технического задания

Выбор структурной схемы усилителя определяется рядом параметров и условиями эксплуатации. Количество каскадов определяется величиной входного и выходного сигналов, выбор источника питания, радиоэлементов и основ построения схемы производится с учетом предназначения устройства, требований к сложности, условий эксплуатации.

Исходные данные:

- $-P_{\rm h}=8~{\rm (Bt)}~-~{\rm номинальная}~{\rm выходная}~{\rm мощность}$
- $-R_{\rm H}=2~{\rm (Om)}~-~{\rm сопротивление}~{\rm нагрузки}$
- $-E_{\Gamma}=45~({\rm MB})~-$ ЭДС источника сигнала
- $-R_{\Gamma}=10$ (кОм) внутреннее сопротивление источника сигнала
- $-K_{\Gamma}=1~(\%)$ допустимый коэффициент гармоник
- $f_{\rm H} = 10 \ (\Gamma {\rm Ц}) {\rm Hижняя} \ {\rm предельная} \ {\rm частота}$
- $f_{\rm B} = 18 \ ({\rm K}\Gamma {\rm U}) {\rm Bepx H}$ яя предельная частота
- -M = 3 (дБ) неравномерность АЧХ в полосе
- $\ \Delta b_{\scriptscriptstyle
 m T} = \pm 14 \ (дБ) \ \ пределы регулировки тембра$
- $-T_{\rm max}^o=40\;(^oC)\;-\;$ максимальное значение температуры окружающей среды
- Регулировка громкости плавная
- Вид аппаратуры автомобильная
- Группа сложности 0

Структурная схема усилителя сигналов звуковой частоты:

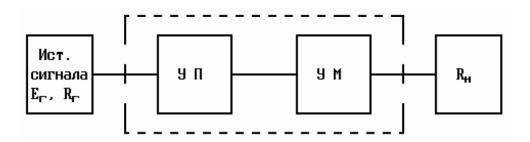


Рисунок 1.1 — Упрощенная структурная схема усилителя

Предварительный усилитель (УП) осуществляет усиление сигнала по напряжению до уровня, необходимого для работы усилителя мощности (УМ). Кроме того, в УП осуществляются оперативные регулировки уровня сигнала (громкости) и тембра (коррекция АЧХ).

Усилитель мощности обеспечивает основное усиление мощности до уровня, заданного в Т3.

1.2 Определение числа каскадов

1.2.1 Номинальный сквозной коэффициент передачи:

$$K_{\rm E} = \frac{U_{\rm H}}{E_{\rm \Gamma}} = \frac{\sqrt{P_{\rm H}R_{\rm H}}}{E_{\rm \Gamma}}$$
 (1.1)
 $K_{\rm E} = \frac{\sqrt{8 \cdot 2}}{0.045} = 88.889$

1.2.2 Запас усиления для обеспечения заданных характеристик усилителя:

1) Запас на введение ООС, численно равный глубине обратной связи:

$$F \ge \frac{K_{\Gamma \text{ ok}}}{K_{\Gamma}} \tag{1.2}$$

$$F \ge \frac{0.15}{0.01} = 15.0$$

где $K_{\rm r\ ok}=15\dots20\%$ – коэффициент гармоник оконечного двухтактного каскада без OOC.

2) Запас на регулировку тембра, определяемый коррекцией частотной характеристика:

$$m \ge 10^{|\Delta b_{\rm r}|/20}$$
 (1.3)

$$m \ge 10^{|\pm 14.0|/20} = 5.012$$

3) Технический запас, учитывающий разброс параметров компонентов:

$$K_3 = 1, 5 \dots 2$$

1.2.3 Требуемый сквозной коэффициент усиления:

$$K_{\rm E \, rp} \ge K_{\rm E} \cdot F \cdot m \cdot K_3 \tag{1.4}$$

$$K_{\text{E TP}} \ge 88,889 \cdot 14 \cdot 5,012 \cdot 2 \ge 13364,9$$

1.2.4 Определяем число каскадов усиления по напряжению

$$n \ge \frac{\lg(K_{\text{E Tp}})}{\lg(K_n)} \tag{1.5}$$

где $K_n = 30 \dots 40$ – усредненный коэффициент усиления по напряжению для одного каскада.

$$n \ge \frac{\lg(13364, 9)}{\lg(35)} \ge 2,67 \approx 3$$

1.2.5 Входное сопротивление каскада предварительного усилителя:

$$R_{\text{вх}} \ge (5 \dots 10) R_{\text{г}}$$
 (1.6)
 $R_{\text{вх}} \ge 7 \cdot 10 \cdot 10^3 = 70 \text{ кОм}$

В связи с величиной Rвх на входе усилителя желательно включить дополнительный согласующих каскад по схеме с общем истоком.

На рис. 1.2 РУ – регулятор усиления; СК – согласующий каскад; КПУ – каскад предварительного усиления; РТ – регулятор тембра; ВК – входной каскад усилителя мощности (УМ); ПОК – предоконечный каскад УМ; ОК – оконечный каскад УМ; ООС – цепь обратной связи УМ; БП – блок питания; ФП – фильтр питания.

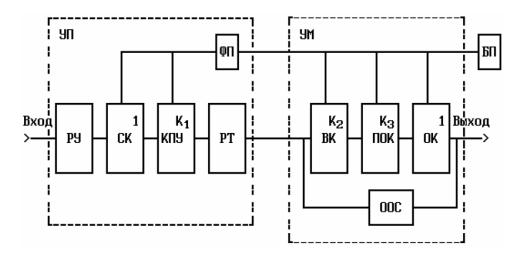


Рисунок 1.2 — Структурная схема усилителя сигналов звуковой частоты

2 Разработка принципиальной схемы усилителя мощности

2.1 Разработка и расчёт принципиальной схемы усилителя мошности

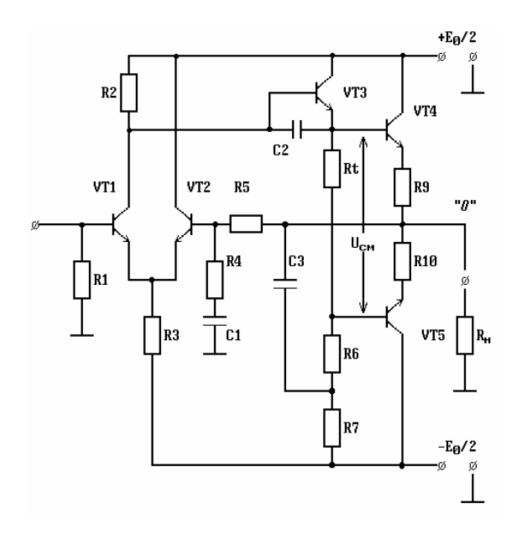


Рисунок 2.1 — Электрическая принципиальная схема усилителя

2.2 Выбор цепи термостабилизации

Цепь предназначена для создания начального смещения на базах транзисторов выходного каскада. В процессе нагрева их параметры существенно изменяются, что влечет за собой изменение режимов и нарушение работы всей схемы. Цепь термостабилизации в зависимости от температурного режима изменяет напряжение смещения так, чтобы компенсировать изменение параметров транзисторов. Используем схему цепи термостабилизации, представленную на рисунке 2.2.

Диапазон рабочих температур $-20...+50~^{0}C$.

2.3 Расчет оконечного каскада

2.3.1 Определяем амплитуду напряжения и тока на нагрузке

$$U_{\rm HM} = \sqrt{2P_{\rm H}R_{\rm H}} \tag{2.1}$$

$$U_{\text{\tiny HM}} = \sqrt{2 \cdot 8 \cdot 2} = 5.66 \text{ B}$$

$$I_{\rm KM} = I_{\rm HM} = \frac{U_{\rm HM}}{R_{\rm H}} \tag{2.2}$$

$$I_{\text{\tiny KM}} = I_{\text{\tiny HM}} = \frac{5.66}{2} = 2.83 \text{ A}$$

2.3.2 Определяем напряжения источника питания:

$$E_{0 \text{ pac}} > 2(U_{\text{HM}} + U_{\text{oct}})$$
 (2.3)

где $U_{\text{ост}} = 1 \dots 3 \; \text{B}$ – остаточное напряжение на полностью открытом транзисторе выходного.

$$E_{0 \text{ pac}} > 2(5.66 + 2) = 15.31 \text{ B}$$

Для обеспечения стабильности работы транзистора в непредельном режиме работы, его основные параметры выбираются с запасом 10-30%.

$$E_0 \ge (1, 1 \dots 1, 2) \cdot E_{0 \text{ pac}_{4}}$$
 (2.4)

$$E_0 > (1, 1 \cdot 15.31) = 16.85 \approx 17 \text{ B}$$

2.3.3 Максимальная мощность, рассеиваемая на коллекторах выходных транзисторов:

$$P_{\text{\tiny K}\,4,5} = \frac{E_0^2}{4\pi^2 R_{\text{\tiny H}}} \tag{2.5}$$

$$P_{ ext{k 17.0}} = rac{2^2}{4 \cdot 2 \cdot \pi^2} = 3.66 \; ext{Bt}$$

2.3.4 Желаемый коэффициент усиления по току h_{21} для выходных транзисторов:

$$h_{21\,4,5} \ge \frac{P_{\scriptscriptstyle \rm H}}{P_{\scriptscriptstyle \rm H}} \tag{2.6}$$

где $P_{\rm II}=10\dots 20~{\rm MBT}$ – выходная мощность предоконечного каскада, работающего в режиме A.

$$h_{21\ 8.0} \ge \frac{8}{0.02} = 400$$

Для получения в транзисторе такого h21 используют составные транзисторы или транзисторы Дарлингтона, у которых h21 итоговый равен произведению каждого из них.

2.3.5 Выбираем транзисторы оконечного каскада (VT4,VT5, см рис. 2.1) п о следу ющим параметрам :

$$P_{\text{к доп}} \ge (1, 1 \dots 1, 2) P_{\text{к 4,5}}$$
 (2.7)

$$P_{ ext{к доп}} \ge 1, 1 \cdot 3.66 = 4.026 \; ext{Вт}$$

$$I_{\text{K ДОП}} \ge (1, 1 \dots 1, 3) I_{\text{HM}}$$
 (2.8)

$$I_{\text{к доп}} \ge 1, 1 \cdot 2.83 = 3.111 \text{ A}$$

$$U_{\text{K3 ДОП}} \ge (1, 1 \dots 1, 3) E_0$$
 (2.9)

$$U_{ ext{кэ доп}} \ge 1, 1 \cdot 17 = 18.7 \; ext{B}$$

$$h_{21} \ge h_{21 \ 4,5} = h_{21 \ \text{треб}}$$
 (2.10)
 $h_{ext218.0} \ge \frac{8}{0.02} = 400$

$$f_{h_{21}} \geq (2\dots 5) f_{\mathtt{B}}$$
 (2.11) $f_{h_{21}} \geq 2 \cdot 18000 = 36 \; \mathrm{к} \Gamma \mathrm{ц}$

Таблица 2.1 — Характеристики выбранных транзисторов в ОК

	тип	I_{KM} , A	$U_{\kappa 9}$, B	P_{κ} , Bt	$h_{21\min}$	$h_{21\text{max}}$	$f_{ m rp},{ m M}\Gamma$ ц
КТ972Б	n-p-n	4	45	8	750	-	250
КТ973Б	p-n-p	4	45	8	750	=	250

2.3.6 Расчет параметров радиатора:

В условиях мощных транзисторов, работающих с мощностями на коллекторе $P_{\kappa} \ge 1, 5$, необходимо применение радиатора, обеспечивающий отвод тепла, выделяемого на коллекторном переходе, в окружающее среду.

$$R_{\text{t KC}} = \frac{t_{\text{IIm}} - t_{\text{Cm}}}{P_{\text{K}}} - R_{\text{t IIK}}$$
 (2.12)

$$S = \frac{1400}{R_{\rm t \ KC}} \tag{2.13}$$

КТ972Б:
$$R_{\text{t кс}} = \frac{135 - 40}{3.66} - 15, 6 = 10.35 \text{ (C/Bt)}. S = 135 \text{ (см}^2)$$
 (2.14)

КТ97Б:
$$R_{\text{t кс}} = \frac{150 - 40}{3.66} - 15, 6 = 14.45 \text{ (C/Bт)}. S = 97 \text{ (см}^2)$$
 (2.15)

2.3.7 Рабочие параметры транзистора:

$$I_0 = \frac{I_{\text{HM}}}{\pi} = \frac{2.83}{3.14} = 0.9 \text{ A}$$
 (2.16)

$$P_0 = I_0 \cdot E_0 = 0.9 \cdot 17 = 15.3 \text{ Bt}$$
 (2.17)

$$\eta = \frac{P_{\rm H}}{P_0} = \frac{8}{15.31} = 52.27 \% \tag{2.18}$$

2.3.8 Входное сопротивление:

При протекании в эмиттерной цепи большого тока ($I_0 = 0, 9$ A) входное сопротивление самого транзистора оказывается достаточно малым:

$$h_{11} = \frac{(1 + h_{21}) \cdot \psi_T}{I_0} = 11.13 \text{ Om.}$$
 (2.19)

Основной вклад во входное сопротивление вносит ООС:

$$R_{\rm BX} = h_{11} + (1 + h_{21})R_{\rm H} \tag{2.20}$$

При этом сопротивлениями R9 и R10 можно пренебречь ввиду их малости.

$$R_{\text{bx}} = (1 + h_{21})R_{\text{h}} = (1 + 400) \cdot 2 = 813.13 \text{ Om.}$$

2.3.9 Выбор резисторов R9 и R10:

Резисторы R9 и R10 обеспечивают местную обратную связь, за счет которой происходит выравнивание параметров транзистора оконечного каскада, увеличение полосы пропускания.

$$R_9 = R_{10} = (0.05...0.1)R_{\text{H}}$$
 (2.21)
 $R_9 = R_{10} = 0.1 \cdot 2 = 0.200$

При этом номинальные значения сопротивлений резисторов выбираются из справочника.

2.3.10 Расчет ёмкости конденсатора C_{pn} :

$$C_{pn} = rac{1}{2\pi f_{\mathrm{H}} R_{\mathrm{H}} \sqrt{M^2 - 1}}$$
 (2.22) $C_{pn} = rac{1}{2\pi \cdot 10 \cdot 2\sqrt{3^2 - 1}} = 7.893 \; \mathrm{M}\Phi$

Таблица 2.2 — Параметры выбора транзистора

	ТИП	P_{κ} доп, Вт	I_{κ} доп, А	U_{κ} доп, В	h_{21}	$f_{h_{21}}$, к Γ ц
VT4	n-p-n	3.66	3.11	19	400	36.00
VT5	p-n-p	3.66	3.11	19	400	36.00

Таблица 2.3 — Режимы работы транзисторов

	тип	P_{κ} доп, Вт	I_{κ} доп, А	U_{κ} доп, В	h_{21}	$f_{h_{21}}$, к Γ ц
VT4	n-p-n	3.66	3.11	19	400	36.00
VT5	p-n-p	3.66	3.11	19	400	36.00

2.3.11 Итоговые данные транзисторов оконечного каскада:

В цепи оконечного каскада для устранения нелинейных искажений в выходном сигнале, на базы транзисторов VT4 и VT5 подается небольшое смещение. В результате чего транзистор приоткроется, и выходная характеристика сделается более линейной.

Напряжение смещения определим:

$$U_{\rm CM} = U_{\rm E34} + U_{\rm E35} = 1.2 \tag{2.23}$$

При изменении напряжения смещения базы при увеличении температуры, происходит изменение тока базы, который приведет к изменению тока коллектора, связанного с током базы через h_{21} . В результате рабочая точка дестабилизируется. Для стабилизации в цепь базы транзисторов VT4 и VT5 включает термозависимые элементы, которые с изменением смещения напряжения базы изменяют свою проводимость и тем самым происходит стабилизация рабочей точки.

2.4 Расчет предоконечного каскада

Предоконечный каскад, как и входной, являются усилителями напряжения до уровня, необходимого в непосредственном усилителе мощности, выполненном на оконечном каскаде, а также для согласования входного

сигнала с входом оконечного каскада. Поэтому в предоконечном каскаде не ставится задача усиления мощности и он работает в режиме А, с КПД порядка 25%. В этом режиме ток в выходной цепи протекает в период всего действия сигнала. Режим А дает возможность получения максимальной амплитуды выходного сигнала с минимальными искажениями. Воздействие на низкоомную нагрузку RH сигнала большой амплитуды приводит к значительному увеличению КПД усилителя и его мощности. За счет включения в коллекторную цепь предоконечного каскада, выполненного по схеме с общим эмиттером, динамической нагрузки получаем большой коэффициент усиления по напряжению.

Каскад охвачен местной положительной ОС, что дает возможность увеличения коэффициента усиления K, но уменьшения полосы пропускания.

Таким образом, основные особенности каскада предварительного усиления в том, что за счет работы в режиме А, он обеспечивает минимальные искажения, при достаточно усилении амплитуды сигнала. Включение в выходную цепь динамического сопротивления позволяет увеличить коэффициент усиления К в десятки раз.

2.4.1 Ток покоя транзистора VT3:

$$I_{\text{O K3}} = (2...3) \cdot I_{\text{B m4}} = (2...3) \cdot I_{\text{HM}} / h_{21 \text{ 9KB}}$$
 (2.24)
$$I_{\text{O K3}} = \frac{2.5 \cdot 53.25}{254} = 55.55$$

2.4.2 Выбор резистора R7:

$$R_7 = (30...50) \cdot R = 40 \cdot 4 = 100 \text{ Om}$$
 (2.25)

Резистор R7 включается в цепь для того, чтобы не закорачивать источник питания конденсатором C3, обеспечивающим включение в выходную цепь транзистора динамической нагрузки R6. Основное усиление напряжения происходит за счет динамической нагрузки R6, потому резистор R7 выбирается малой величины.

2.4.3 Выбор резистора R6:

$$R_6 = (E_0 \ U_{\text{БЭ5}} \ I_{\text{O K3}} \cdot R_7) / I_{0 \text{ K3}} = (15 \ 0.6 \ 0.023 \cdot 100) / 0.02 = 100 \text{ Ом } (2.26)$$

При прохождении сигнала динамическое сопротивление R6 будет определяться:

$$R_{6\text{Д}} = \frac{R_6}{1 - K_{\text{OK}}} = 10 \cdot 542.212 = 100 \text{ Om}$$
 (2.27)

Коэффициент усиления оконечного каскада $K_{\rm OK}$, т.к. он является повторителем напряжения, близок к 1 и составляет более 0.9: $K_{\rm OK}=0.9$.

С обеих сторон резистора R6 потенциалы близки за счет того, что цепь термостабилизации не вносит особо падения напряжения и транзисторы VT4 и VT5 являются повторителями напряжения. Ввиду этого на обоих концах установятся близкие потенциалы, т.е. разность потенциалов будет очень мала и ток практически не будет протекать. Что эквивалентно включению большого сопротивления. За счет этого происходит увеличения коэффициента усиления.

2.4.4 Определение емкости С3:

Эта емкость устраняет протекание переменного тока по цепи R6 – R7 – земля и увеличивает коэффициент усиления каскада. Обеспечивает связь транзистора VT3 с нагрузкой R6 через оконечный каскад.

$$C_3 \ge \frac{5\dots 10}{2\pi f_{\text{H}}(R_7 + R_{\text{H}})} \ge \frac{5}{2\pi 18(52 + 52)} \ge 654 \text{ мк}\Phi$$
 (2.28)

2.4.5 Параметры выбора транзистора VT3:

$$P_{\text{к доп}} = (1.2 \dots 1.5) P_{\text{к 3}} = (1.2 \dots 1.5) \cdot \frac{E_0 I_{0 \text{ к3}}}{2} = 1.3 \cdot \frac{160.02}{2} = 0.025 \text{ Bt}$$
 (2.29)

$$I_{\text{K 3m}} = I_{\text{O K3}} + \frac{I_{\text{HM}}}{h_2 1} = 0.013 + \frac{2.54}{600} = 0.024 \text{ A}$$
 (2.30)

$$I_{\text{к доп}} = (1.2 \dots 1.5) I_{\text{к 3m}} = 1.3 \cdot 52.265 = 0.024 \text{ A}$$
 (2.31)

$$U_{\text{K9 ДОП}} = (1.2 \dots 1.5) E_0 = 1.3 \cdot 52 = 0.024 \text{ B}$$
 (2.32)

$$f_{h_{21}} = (2...3)f_{\text{B}} = 2.5 \cdot 52555 = 85455 \text{ к}$$
Гц (2.33)

Параметр h21 выбирается из максимально возможных по заданным параметрам.

Таблица 2.4 — Характеристики выбранного транзистора в ПОК

	тип	P_{κ} доп, Вт	I_{κ} доп, А	U_{κ} доп, В	h_{21}	$f_{h_{21}}$, к Γ ц
VT4	n-p-n	3.66	3.11	19	400	36.00
VT5	p-n-p	3.66	3.11	19	400	36.00

2.4.6 Расчет цепи смещения:

Схема цепи смещения на транзисторах представлена на рисунке 2.4. Находим ток делителя:

$$I_{\pi} = (0.1...0.3)I_{0\kappa_3} = 0.2 \cdot 0.02 = 0.04 \text{ A}$$
 (2.34)

Выбор VTt практически определяется допустимым током

$$I_{\text{к доп}} = (1.1...1.3)I_{\text{к3max}} = 1.2 \cdot 0.024 = 0.029 \text{ A}$$
 (2.35)

Определяем $R_{\rm бт}~(U_{\rm бт} \approx 0, 5-0, 6~{
m B})$

$$R_{\text{бт}} = U_{\text{бт}}/I_{\text{д}} = 0.5/0.029 = 17 \text{ Om}$$
 (2.36)

Сопротивление подстроечного резистора

$$R_{\rm II} = 2(U_{\rm CM} - nU_{\rm I})/I_{\rm 0~K3} = 2(1.2 - 0.5)/0.04 = 35~{\rm Om}$$
 (2.37)

2.4.7 Входное сопротивление предоконечного каскада:

Рассчитаем $R_{\rm BX3}$ и $r_{\rm P33}$

$$R_{\text{BX3}} = h_{11 \text{ VT3}} = (1 + h_{21 \text{ VT3}}) \psi_T / I_{0.93} = (1 + 80) \cdot 25 / 40 = 51 \text{ Om}$$
 (2.38)

$$r_{\mathfrak{I}3} = \psi_T / I_{0\mathfrak{I}3} = 25/40 = 0.625 \,\mathrm{Om}$$
 (2.39)

Что соответствует значению входного сопротивления в схеме с общим эмиттером, которое имеет небольшое значение и определяется сопротивлением прямо смещенного эмиттерного перехода, имеющем незначительную величину, в пересчете на малый входной ток базы.

2.4.8 Коэффициент усиления каскада по напряжению:

Предоконечный каскад имеет большое усиление по напряжению за счет того, что в коллекторной цепи включена динамическая нагрузка.

$$K = R_{\text{KH3}}/r_{33} = (R_{\text{BX4}}(R_{6\text{Д}} + 7))/r_{33} = (h_{21}R)/r_{33} = (600 \cdot 2)/0.625 = 1920$$
 (2.40)