平成	30	年	5	月	21	日
クラス	4J 番号			42		
基本取組時間				3	.0	時間
自主課題取組時間				2	.0	時間

1. 結果

1段フィルタ回路図・実装図・カットオフ周波数計算

①カットオブ周波数は、 $f_c=\frac{1}{2\pi RC}$ で求まる。 $R=330[\Omega], C=0.47[\mu F]$ とした。

よって
$$f_c = \frac{1}{2\pi \cdot 330 \cdot 0.47 \cdot 10^{-6}} \cong 1026.14 \text{ [Hz]} \cong 1 \text{[kHz]}$$

②③1段フィルタの回路図を図1に示し、実装図を図2に示す。

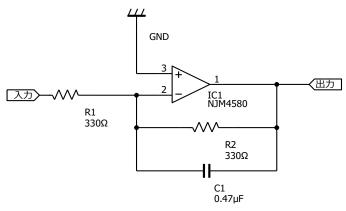


図1 1段フィルタの回路図

④理論値の計算式は以下の通りである。

このフィルタ (1段) の振幅特性は以下の式で求められる

図2 1段フィルタの実装図

$$|G(j\omega)| = \frac{1}{\sqrt{(\omega RC)^2 + 1}} = \frac{1}{\sqrt{\omega^2 \cdot 2.4056 \cdot 10^{-8} + 1}}$$
 : 振幅スペクトル (特性)

また、振幅度(電圧利得)の理論値は、

$$G_{
m v} = 20\log_{10}|G(j\omega)| = 20\log_{10}rac{1}{\sqrt{\omega^2\cdot 2.4056\cdot 10^{-8}+1}}$$
で求まる.

⑤⑥ 1,2 段フィルタ回路での、実測値・理論値についてのグラフを図 3、図 4 に示す。

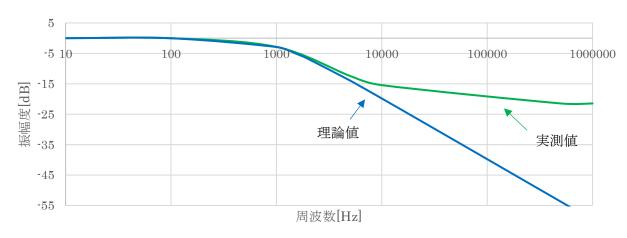


図 3 1段フィルタの実測値・理論値のグラフ $(F_c \cong 1[kHz])$

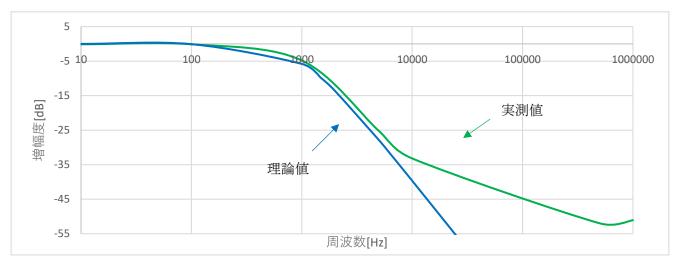


図 4 2 段フィルタの実測値・理論値のグラフ $(F_c \cong 1[kHz])$

2. 考察

- ・一段フィルタおよび二段フィルタのグラフ、図 3、図 4 について、理論値と実測値で値がずれた. 特に、高周波域で値のずれが大きいため、高周波数の時、ノイズが乗りやすいと考える、
- ・図3,図4のグラフから,フィルタを重ねていくと,その後の増幅率(減衰率)の変化が急になった. よって、周波数のカットをより十分に行うためには、フィルタを重ねることが必要である.

3. 自主課題

実験では、2 段の低周波フィルタも設計した。2 段のフィルタ回路の回路図と実装図を作成した. これを図 5,図 6 に示す。ただし,回路図右側の抵抗値は,必要だった 330Ω が実験室になかったため, 300Ω と 15Ω 二つを直列接続して 330Ω を生成している.

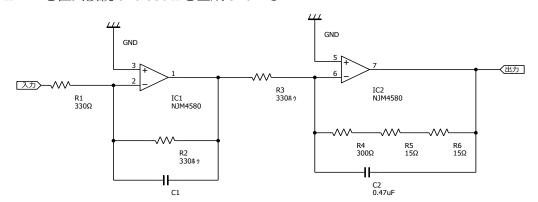


図5 2段フィルタの回路図

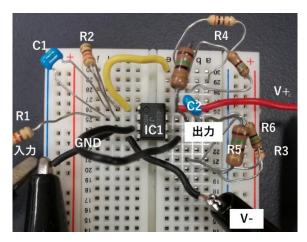


図6 2段フィルタの実装図