

ARM 仿真器使用简介

原版方案 品质保障

无缓冲芯片 无保障



本店高配版采用原版方案
性能更稳定 更耐用



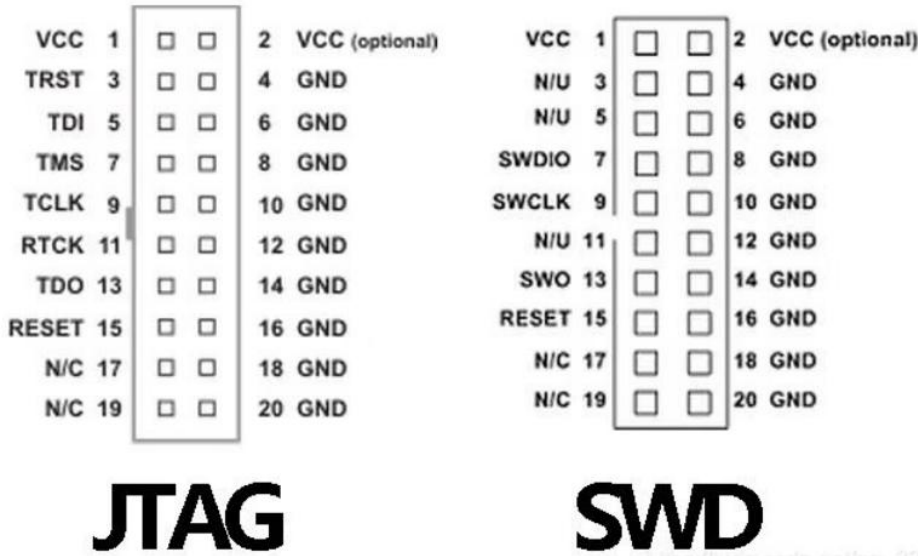
偷工减料 无缓冲器
性能不稳定 支持型号少

- 首先为保证 ARM 仿真器的稳定（无弹窗提示克隆，仿真不掉线），我们出厂只开通了 JFLASH 认证功能，基本满足绝大多数人的需求。需要其它特殊功能认证的请看资料中的文件“4.特殊功能的认证”，其中包含。
- 没有安装驱动的请看文件“1.安装驱动”；
- 有源代码，需要仿真或烧录程序到芯片的请看文件“2.keil 中 jlink 的使用方法”；
- 只有 hex 文件或 bin 文件，需要烧录芯片的请看“3.Jflash 软件

的使用方法”。

一、接线说明：

硬件接口如下：



• 1 脚 VCC 由内部跳线帽控制输出，跳线帽接入 3V3，1 脚输出 3.3V，可对外供电，电流 300mA 以内，目标板负载过大要外部供电，此时逻辑电平为 3.3V。跳线帽拔掉或接入 nc，此时 1 脚不输出，可作为外部参考电压输入。拔掉跳线帽或接入 nc 情况下 1 脚不接输入电压，会有 3.3V 的浮空电压输出，无电流输出不对外供电，逻辑电平也为 3.3V，接入 1.8V-5V 的外部电压，此时仿真器的逻辑电平就是 1.8V-5V。

• 2 脚对外常输出 3.3V 电压，可对外供电，电流 300ma 以内。

SWD 接口可以不接 15（RESET），只接 1（VCC）、7（SWDIO）、9（SWCLK）、GND 这 4 个脚。芯片如果有写保护，需要下载前将目标芯片手动复位一下。