

	Reglist	ALusrc	Memto Reg	RegWrite	Regiletud	MemRead	MemWrite	Branch	ALUOpi	ALLLOPRO
lw2	1	0		l	*		0	O	0	0

Reg Dst 描示写回寄存器,O表示写回社,I表示写回Rd ,lw2需要写回Rd ,所以RegDst为I ALu Src指示 ALU数据来源,O表示文即数,O表示寄存器,W2的ALU Src为 O

MemtoReg指示是否要从内存写回寄有器

RegWrite足寄存器写使能

Mem Read、Mem Write 是内存 读写使能

Branch描示是否分布下弧粒

ALUOp 指示 AU操作,Lw2使用加法,op为00

$$CP1 = 20\% \times 10 + 20\% \times 8 + 50\% \times 4 + 10\% \times 4$$

$$= 2 + 1.6 + 2 + 0.4$$

$$= 6$$

(2)
$$CPI_2 = 20\% \times (10+2) + 20\% \times (8+2) + 50\% \times (4+2) + 10\% \times (4+1)$$

= $2.4 + 2 + 3 + 0.5$

$$\frac{\text{Cycle Time }_{1}}{\text{Cycle Time }_{2}} = \frac{2}{1}$$

執行时间以 =
$$\frac{N \times CPI_1 \times CycleTime1}{N \times CPI_2 \times CycleTime2} = \frac{6 \times 2}{7.9} \times 1.52$$

(4) 方案一: 加速此=
$$\frac{1}{1-0.1+\frac{0.1}{4}} = \frac{1}{0.925} \times 1.08$$

方案二: 加速比=
$$\frac{1}{1-0.4+\frac{0.4}{2}} = \frac{1}{0.8} = 1.25$$

5、应该选择方案二

3. 处理器 A 的 CPI为 2, 每秒执行他化条指令, 时间**钟频率为 2 40×10¹⁸ = 30 2 GHz 处理器 B 的 CPI为 1, 每秒 知行 2012 条指令, 时钟频率为 80×10¹⁸ = 8 GHz 处理器 B 的 B 也必要更大, 时钟频率更高, CPI更小, 因此优于处理器 A

4.

	Inp	uts	Outputs		
A3	A2	Ai	Ao	X	Y
0	0	0	0	1	0
0	0	O	1	İ	0
_0	0	1	0	1 . **	0
0	0	l	1	1 6	0
0	-	S	0	1	0
0	(0	_!		<u> </u>
Ð	l	1	0		0
0	l	1	l	0	0
	0	0	D	1	0
	0	0	1		0
1	0	ĺ	0	1	1_
1	0	1	Ī	1	0
1	1	0	0		0
	1	Ö	1	1	0
	1	!	0	0	0
1	1 1		1	0	0