Testplan

Für das studentische Projekt

Datum 10.06.2010

Quelle ProVista

Autoren Norman Nieß

Kai Dziembala

Version 0.8

Status freigegeben

Testplan Historie

1 Historie

Version	Datum	Autor	Bemerkung
0.1	25.03.2010	Kai Dziembala Norman Nieß	Erstellung der Kapitel 1 - 5
0.2	08.04.2010	Kai Dziembala Norman Nieß	Komplettüberarbeitung auf Grund fehlerhafter Arbeit (Erstellung der Kapitel 1 - 7)
0.3	13.04.2010	Kai Dziembala Norman Nieß	Erstellung der Kapitel 7 - 14
0.4	15.04.2002	Kai Dziembala Norman Nieß	Überarbeitung der Testziele und Testreihenfolge (Kapitel 9 + 12)
0.5	21.04.2010	Kai Dziembala Norman Nieß	Überarbeitung des Strukturplan, der Hardware- Konfiguration und der Testziele (Kapitel 5, 6 und 9)
0.6	22.04.2010	Kai Dziembala Norman Nieß	Kapitel 3.1, 9, 13 und 14 überarbeitet, Kapitel 'Testabdeckung' neu erstellt und nach Kapitel 9 eingefügt
0.7	28.04.2010	Kai Dziembala Norman Nieß	Dokument an das Review 'Review_2010-04- 26_TestplanV0.6" angepasst
0.8	10.06.2010	Kai Dziembala Norman Nieß	Ergänzung von Verweis auf 'Testspezifikation Hardware-+System-Komponenten' in Kapitel 12

2 Inhaltsverzeichnis

1 Historie	2
2 Inhaltsverzeichnis	3
3 Einleitung	5
4 Referenzierte Dokumente	6
5 Planungsdaten	7
5.1 Verantwortlichkeiten	7
5.2 Zeitliche Planung	7
6 Strukturplan	8
6.1 Zu testende Systemumgebungs-Komponenten	8
6.2 Zu testende Hardware-Komponenten	8
6.3 Zu testende Software-Module	8
7 Hardware-Konfiguration	9
8 Software-Konfiguration	10
9 Randbedingungen	11
10 Testziele	12
10.1 Überprüfungskriterien für Testziel Nr. 1	12
10.2 Überprüfungskriterien für Testziel Nr. 2	12
10.3 Überprüfungskriterien für Testziel Nr. 3	
10.4 Überprüfungskriterien für Testziel Nr. 4	14
11 Testabdeckung	15
11.1 Testabdeckung für das Testziel Nr. 1	15
11.2 Testabdeckung für das Testziel Nr. 2	15
11.3 Testabdeckung für das Testziel Nr. 3	
11.4 Testabdeckung für das Testziel Nr. 4	17
12 Testverfahren	18
13 Testbeginn	19
14 Testreihenfolge	20

Inhaltsverzeichnis

15 Testende	21
16 Testdaten	22

Testplan Einleitung

3 Einleitung

In diesem Dokument wird die Testplanung für das Hochschulprojekt 'Sichere Eisenbahnsteuerung' beschrieben. Es wird darauf eingegangen, in welcher Reihenfolge die einzelnen Module in dem Gesamtsystem getestet werden. Dies dient der Definition eines vollständigen Testablaufs, damit die sichere Funktion der Eisenbahnsteuerung gewährleistet ist. Zu dem wird hier die Grundlage der Testspezifikation gebildet.

4 Referenzierte Dokumente

Hardware-Design, Dokumente: 02_Design \rightarrow 02.01_Subsystemdesign \rightarrow Hardware-Design Software-Design, Dokumente: 02_Design \rightarrow 02.01_Subsystemdesign \rightarrow Software-Design Pflichtenheft, Dokumente: 01_Anforderungsanalyse \rightarrow 01.00_Pflichtenheft \rightarrow Pflichtenheft Testspezifikationen, Dokumente: 04_Test \rightarrow 04.01_Testspezifikation \rightarrow jeweilige Spezifikation

5 Planungsdaten

5.1 Verantwortlichkeiten

Für die Testdurchführung sind alle Projektmitglieder verantwortlich.

5.2 Zeitliche Planung

Zeitpunkt	Tätigkeit
25.03.2010	Beginn der Testplanung
15.04.2010	Beginn der Testspezifikation
Ende Mai	Beginn der Tests

Tabelle 1: Zeitplanung der Tests

6 Strukturplan

Der Gesamtsystemtest wird in einen Test der Systemumgebung, der Hardware-Komponenten und der Software-Module unterteilt.

6.1 Zu testende Systemumgebungs-Komponenten

- 1. Aufbau des Schienennetzes
- 2. Weichen
- 3. Entkoppler
- 4. Lokomotiven (+Wagons)

6.2 Zu testende Hardware-Komponenten

- 1. Stromversorgung (Transformatoren)
- 2. Multimaus
- 3. DCC-Verstärker
- 4. Not-Aus-Relais
- 5. Hall-Sensoren
- 6. S88-Rückmeldemodule
- 7. Mikrocontroller
- 8. XpressNet-Adapter
- 9. Arduino

6.3 Zu testende Software-Module

- 1. Fahrprogramm
- 2. Leitzentrale
- 3. Befehlsvalidierung
- 4. Ergebnisvalidierung
- 5. S88-Treiber
- 6. SSC-Treiber
- 7. RS232-Treiber
- 8. Not-Aus-Treiber
- 9. Betriebsmittelverwaltung
- 10. Auditing System
- 11. Software Watchdog

7 Hardware-Konfiguration

Die Hardware, auf der die Tests durchgeführt werden, entspricht der späteren, produktiven Hardware. Hierbei handelt es sich um die unter dem Punkt '6.2' aufgezählten Komponenten. Genauere Informationen bezüglich der verwendeten Hardware ist im Hardwaredesign Dokument zu finden.

Als Testwerkzeuge dienen ein Multimeter und der Logikanalysator "Agilent Logic Wave". Zum Test der Not-Aus-Relais ist eine einstellbare Spannungsversorgung notwendig.

8 Software-Konfiguration

Die zu testenden Software-Module entsprechen den später im Real-Einsatz verwendeten und sind im Software-Design-Dokument beschrieben.

Dabei dient die Programmierumgebung "Keil μ Vision4" und der Logikanalysator "Agilent Logic Wave" als Testwerkzeuge.

9 Randbedingungen

Unter dem besonderen Gesichtspunkt der Sicherheit der Eisenbahnsteuerung müssen sämtliche Softwaremodule einen Black-Box Test bestehen. Die Tests der Module der Sicherheitsschicht, sowie der Treiberschicht, müssen zusätzlich eine 100%ige Code-Abdeckung aufweisen.

Die gesamten Software-Tests werden automatisiert durchgeführt. Somit sind diverse Testmodule zu programmieren.

Die Hardware- und Systemumgebungs-Komponenten werden teils manuell mit Hilfe von Checklisten und teils über vom Mikrocontroller ausgeführte Testprogramme getestet.

Testplan Testziele

10 Testziele

In dem Projekt "Sichere Eisenbahnsteuerung" im Sommersemester 2010 gibt es vier Haupttestziele, die aus dem Pflichtenheft entnommen sind:

- 1) Die Systemumgebung erfüllt die im Pflichtenheft spezifizierten Bedingungen (Kapitel 4.2).
- 2) Das Gesamtsystem erfüllt die Fahraufgabe gemäß der Vorgabe im Pflichtenheft (Kapitel 6).
- 3) Trotz Ausfall höchstens einer Hardware-Komponente zur Zeit bleibt das Gesamtsystem ohne Kollisionen.
- 4) Auditing-Logs werden, sowohl bei regulärer Abarbeitung der Fahraufgabe, als auch im Fehlerfall, gemäß der Spezifikation im Pflichtenheft (Kapitel 6.2), an einem angeschlossen Rechner ausgegeben.

10.1 Überprüfungskriterien für Testziel Nr. 1

- Ist das Schienennetz entsprechend dem Pflichtenheft (Kapitel 5.1, Abbildung 2) aufgebaut?
- Sind die Weichen entsprechend der Betriebsanleitung verstellbar?
- Reagieren die Entkoppler entsprechend der Ansteuerung laut der Betriebsanleitung?
- Sind die Lokomotiven mit den entsprechenden Wagons laut Pflichtenheft (Kapitel 6.1) gekoppelt und positioniert?
- Werden die Motoren der Lokomotiven mittels der DCC-Signale von der Multimaus getreu der Betriebsanleitung angesteuert?
- Sind die Lokomotiven Vorne und die Wagons in der Mitte jeweils mit einem Magneten ausgestattet?

10.2 Überprüfungskriterien für Testziel Nr. 2

Hardware-Komponenten

Die Hardware-Komponenten werden außerhalb des regulären Fahrbetriebs überprüft.

- Lassen sich die Lokomotiven manuell mit der Multimaus über das Schienennetz bewegen? → Testet: Multimaus und DCC-Verstärker (+Transformator)
- Schließen die Not-Aus-Relais bei angelegter Spannung von 5V?
- Sind die Resultate des Testprogramms "Test_Hardware" entsprechend der Testspezifikation "Testspezifikation_Hardware-+System-Komponenten"? → Testet: Multimaus, XpressNet, beide Mikrocontroller (+Transformatoren) und Arduino

Testplan Testziele

 Sind die Resultate des Testprogramms "Test_Sensoren" unter Verwendung eines Logik-Analysators entsprechend der Testspezifikation "Testspezifikation_Hardware-+System-Komponenten"? → Testet: Hall-Sensoren und beide S88-Rückmeldemodule

Software-Module

Die Testüberprüfungen der Software-Module erfolgen 'offline' auf einem Rechner ohne Einbeziehung von Hardware-Komponenten des Systems oder der Systemumgebung.

- Sind die Testresultate des Softwaremoduls "Betriebsmittelverwaltung" entsprechend der Testspezifikation "Testspezifikation Betriebsmittelverwaltung"?
- Sind die Testresultate des Softwaremoduls "S88-Treiber" entsprechend der Testspezifikation "Testspezifikation S88-Treiber"?
- Sind die Testresultate des Softwaremoduls "SSC-Treiber" entsprechend der Testspezifikation "Testspezifikation SSC-Treiber"?
- Sind die Testresultate des Softwaremoduls "RS232-Treiber" entsprechend der Testspezifikation "Testspezifikation RS232-Treiber"?
- Sind die Testresultate des Softwaremoduls "Befehlsvalidierung" entsprechend der Testspezifikation "Testspezifikation Befehlsvalidierung"?
- Sind die Testresultate des Softwaremoduls "Ergebnisvalidierung" entsprechend der Testspezifikation "Testspezifikation_Ergebnisvalidierung"?
- Sind die Testresultate des Softwaremoduls "Auditing-System" entsprechend der Testspezifikation "Testspezifikation Auditing-System"?
- Sind die Testresultate des Softwaremoduls "SW-Watchdog" entsprechend der Testspezifikation "Testspezifikation_SW-Watchdog"?
- Sind die Testresultate des Softwaremoduls "Fahrprogramm" entsprechend der Testspezifikation "Testspezifikation Fahrprogramm"?
- Sind die Testresultate des Softwaremoduls "Leitzentrale" entsprechend der Testspezifikation "Testspezifikation_Leitzentrale"?

Testplan Testziele

10.3 Überprüfungskriterien für Testziel Nr. 3

Alle Testüberprüfungen erfolgen aus dem regulären, mikrocontrollergesteuertem Fahrbetrieb.

- Bei Ausschalten eines S88-Rückmeldemoduls wird ein Not-Aus ausgelöst.
- Bei Ausschalten eines Mikrocontrollers wird ein Not-Aus ausgelöst.
- Bei Entfernung der Multimaus bleiben die Loks sofort stehen.
- Bei Entfernung des XpressNet-Adapters wird ein Not-Aus ausgelöst.
- Bei Ausschalten des DCC-Verstärkers bleiben die Loks sofort stehen.
- Bei Unterbrechung der Spannungsversorgung eines Not-Aus-Relais bleiben die Loks sofort stehen.
- Bei Ausfall eines Hall-Sensors wird ein Not-Aus ausgelöst.
- Das Ausschalten des Arduinos führt nicht zu Kollisionen.

10.4 Überprüfungskriterien für Testziel Nr. 4

Alle Testüberprüfungen erfolgen aus dem regulären, mikrocontrollergesteuertem Fahrbetrieb.

- Werden bei regulärer Abarbeitung der Fahraufgabe Auditing-Logs gemäß Vorgabe im Pflichtenheft (Kapitel 6.2) ausgegeben?
- Bei beabsichtigter Auslösung eines Not-Aus-Zustandes (z.B: Entfernung einer Sensorsignalleitung an einem S88-Rückmeldemodul) wird der Not-Aus-Grund als Auditing-Log ausgegeben.

11 Testabdeckung

In dem Projekt "Sichere Eisenbahnsteuerung" im Sommersemester 2010 muss festgelegt werden, wann ausreichend getestet wurde, ohne die Testziele zu vernachlässigen. Dies ist notwendig, da eine 100%ige Testabdeckung nicht zu realisieren ist.

11.1 Testabdeckung für das Testziel Nr. 1

Testüberprüfung	Testabdeckung
Aufbau des Schienennetzes	einmalige Überprüfung aller Streckensegmente
Verstellbarkeit der Weichen	Jede Weiche wird jeweils zweimal manuell und viermal elektrisch mittels Multimaus verstellt.
Ansteuerung der Entkoppler	Jeder Entkoppler wird einmal manuell und zweimal elektrisch mittels Multimaus angesteuert.
Kopplung und Positionierung der Lokomotiven/ Wagons	Position auf der Strecke, sowie die Kopplungen zwischen den Wagons/ Lokomotiven wird einmal auf eine feste Verbindung überprüft.
Ansteuerung der Lokomotiven	Schwarze und rote Lokomotive werden jeweils einmal vorwärts, sowie rückwärts über das gesamte Streckennetz (sowohl über Haupt-, als auch über Neben- und Abstellgleis) bewegt.

11.2 Testabdeckung für das Testziel Nr. 2

Hardware-Komponenten

Testüberprüfung	Testabdeckung
Funktionalität der Multimaus und des DCC-Verstärkers	Wird durch die Testdurchführung für Testziel 1 bereits abgedeckt.
Schaltfunktion der Not-Aus-Relais'	dreimalige Betätigung jedes einzelnen Not- Aus-Relais'
Testprogramm "Test_Hardware"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Sensorda- ten"	einmalige Durchführung des Testprogramms

Software-Module

Testüberprüfung	Testabdeckung
Testprogramm "Test_Betriebsmit-telverwaltung"	einmalige Durchführung des Testprogramms
Testprogramm "Test_S88-Treiber"	einmalige Durchführung des Testprogramms
Testprogramm "Test_SSC-Treiber"	einmalige Durchführung des Testprogramms
Testprogramm "Test_RS232-Treiber"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Befehlsvalidierung"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Ergebnisva-lidierung"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Auditing- System"	einmalige Durchführung des Testprogramms
Testprogramm "Test_SW-Watch-dog"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Fahrprogramm"	einmalige Durchführung des Testprogramms
Testprogramm "Test_Leitzentrale"	einmalige Durchführung des Testprogramms

11.3 Testabdeckung für das Testziel Nr. 3

Testüberprüfung	Testabdeckung
Ausschalten eines S88-Rückmeldemoduls	zweimalige Überprüfung pro Rückmeldemodul
Ausschalten eines Mikrocontrol- lers	zweimalige Überprüfung pro Mikrocontroller
Entfernung der Multimaus	zweimalige Überprüfung
Entfernung des XpressNet-Adapters	zweimalige Überprüfung
Ausschalten des DCC-Verstär- kers	zweimalige Überprüfung
Unterbrechung der Spannungs- versorgung eines Not-Aus-Relais	zweimalige Überprüfung pro Not-Aus-Relais
Ausfall eines Hall-Sensors	Jeder Sensor des Systems wird einmal vom entsprechenden S88-Rückmeldemodul entfernt.
Ausschalten des Arduinos	Bei zweimaliger Überprüfung erfolgt in den jeweils nächsten 2 Fahraufgabenzyklen keine Kollision.

11.4 Testabdeckung für das Testziel Nr. 4

Testüberprüfung	Testabdeckung
Ausgabe der Auditing-Logs im regulären Betrieb	Überwachung über 2 Fahraufgabenzyklen.
Ausgabe der Auditing-Logs im Not-Aus-Zustand	Jedes 'Not-Aus'-Auditing-Log, welches im Pflichtenheft spezifiziert ist, muss einmal ausgelöst werden.

Testplan Testverfahren

12 Testverfahren

Die Tests der Systemumgebung und der Hardware-Komponenten werden mit Hilfe von Checklisten und mikrocontrollergesteuerten Testprogrammen entsprechend des Dokuments 'Testspezifikation Harware-+System-Komponenten' erledigt.

Als Testverfahren für die Software-Module wird das Black-Box-Testverfahren angewendet. Die Module der Sicherheitsschicht und der Treiberschicht müssen aufgrund der Sicherheitsaspekte eine 100%ige Codeüberprüfung aufweisen. Daher ist in diesen Fällen ein zusätzliches Vorgehen nach dem White-Box-Testverfahren gefordert.

Die Testreihenfolge der Module soll weitestgehend nach dem Buttom-Up-Verfahren erfolgen, wobei die Modulreihenfolge so gewählt wurde, dass möglichst wenig Testtreiber verwendet werden müssen.

Testplan Testbeginn

13 Testbeginn

Für den Test der Hardware-Komponenten müssen folgende Bedingungen erfüllt sein:

- · das Gleissystem vollständig aufgebaut,
- · sämtliche Hardware-Komponenten verkabelt,
- Stromversorgung 230V AC, 50Hz vorhanden
- Rechner+Software für das Auslesen der Auditing-Logs vorhanden

Um mit dem Test der Software-Module beginnen zu können, müssen die automatisierten Testprogramme erstellt sein.

14 Testreihenfolge

Im ersten Schritt werden die Komponenten der Systemumgebung getestet. Dabei wird wie folgt vorgegangen:

- 1. Schienennetz
- 2. Weichen
- 3. Entkoppler
- 4. Position und feste Verbindung der Kopplungen der Lokomotiven und Wagons
- 5. Elektromotoren der Lokomotiven (testet zugleich die Hardware-Komponenten Multimaus und DCC-Verstärker)

Im zweiten Schritt werden die Hardware-Komponenten getestet. Dabei ist zu berücksichtigen, dass beim Test der Systemumgebungskomponenten die Multimaus und der DCC-Verstärker bereits mit getestet wurden. Für die Tests wird in nachstehender Reihenfolge vorgegangen:

- Not-Aus-Relais
- 2. Ausführung des Testprogramms "Test_Hardwaretest"
- Ausgeführt des Testprogramms "Test_Sensordaten"

Die automatisierten Tests werden in nachstehender Reihenfolge durchgeführt:

- 1. Betriebsmittelverwaltung
- 2. Not-Aus-Treiber
- 3. S88-Treiber
- 4. SSC-Treiber
- 5. RS232-Treiber
- 6. Software Watchdog
- 7. Auditing-System
- 8. Befehlsvalidierung
- 9. Ergebnisvalidierung
- 10. Fahrprogramm
- 11. Leitzentrale

Testplan Testende

15 Testende

Der Gesamttest ist erfolgreich verlaufen und damit abgeschlossen, wenn die vier definierten Haupttestziele positiv erfüllt sind.

Somit werden die entsprechenden Fahraufgaben ordnungsgemäß und korrekt ausgeführt. Des Weiteren sind die während der Fahrt entstandenen Auditing-Logs auf einem Rechner einzusehen.

Testplan Testdaten

16 Testdaten

Die Testdaten und Testresultate werden im entsprechenden Ordner 'Dokumente \rightarrow Testdaten' abgelegt.