# Løsningsforslag laboratorieoppgave 2, Lås, vipper og register.

## Del1: VHDL-kode for lås og vippe:

|  |
| --- |
| **Del 1:** sett inn bilde av vhdl-kode |
|  |
| RTL-bilde, |
|  |
| Ny kode i simuleringsfil |
|  |
| bilde av simuleringen inn i dokumentet.. |
|  |
| Husk å analysere simuleringen. |
|  |

## Del 2: ROM med 7-segment koder for tall

|  |
| --- |
| **Del 3:** sett inn bilde av vhdl-koden |
|  |
| RTL-bilde inn i dokumentet. Legg ved vhdl-filene. |
|  |
| Simuler kretsen. Sett prosessen med ny kode inn i løsningsdokumentet. |
|  |
| Sett inn bildet av simuleringen |
|  |
| Analyse av simuleringen |
|  |

## Del 3: Lagring av tall i register. Vis lagret tall på 7-segment-displayet

|  |
| --- |
| Vhdl-kode |
|  |
| Zip prosjektmappen og legg den ved |
| RTL-bilde |
|  |