

**本科实验报告**

|  |  |
| --- | --- |
| 课程名称： | 计算机体系结构 |
| 姓 名： | 汪辉 |
| 学 院： | 计算机科学与技术学院 |
| 系： |  |
| 专 业： | 计算机科学与技术 |
| 学 号： | 3190105609 |
| 指导教师： | 陈文智 |

2021年 9月 14日

**浙江大学实验报告**

课程名称： 计算机体系结构 实验类型： 综合

实验项目名称： **Pipelined CPU supporting RISC-V** **RV32I Instructions**

学生姓名： 汪辉 专业： 计算机科学与技术 学号： 3190105609

同组学生姓名： 王嘉豪 指导老师： 陈文智

实验地点： 曹西301 实验日期： 2021 年 9 月 14 日

1. 实验目的和要求

Please do the project step by step according to the project tutorial. Design the basic function components including ALU, ALU Controller and register file using Xilinx.

1. 实验内容和原理

Design the basic function components including ALU, ALU Controller and register file.

1. 实验过程和数据记录

1. ALU…

2. ALU Controller…

3. Register file...

1. 实验结果分析

1. ALU…

2. ALU Controller…

3. Register file...

1. 讨论与心得

What problem you met and how do you solve it.