컴퓨터 내부의 cpu가 열심히 이때는 Action은 취하고 있는 중에, cpu에게 interrupt signal of 5444 2240 CPUE अला भेरा थेर अम प हिम्मेर प्रम, I Mterrupte क्रिकेंप. CPUMIN State interrupts मामा राजा, धाम OSE interrupts मायुक्त cpurt प्रा र्थंभारे ये 자신의 adresses stackonant 개당은 해는다. ex) push (stk-ptr.pc) 에는 들이, cpust 100년2 자리에서 일은 부연 중에 Tuterrupt가 발생하면 아는 Chart 다른데 문항해가는 자리의 구도값인 10/번지를 Stack에서가 기상하는 것이다. CPU가 interrupt를 취라는 데데는 과지 생각이 관계한다. 첫번째는 Polling 냉각으로, Device controller 들에게 누가 Interrupt를 보냈는 격립 (pu가 확인하는 냉식이다. 이는 주론 작은 systemant 사용한다. 두번째는 Vectored (= array) interrupt 생각이다. 모든 interrupt लिंद युद्ध उत्तर unique id to मेर्नियिद्धा. CPUE of interrupt starting address 52 2015 vectors register에서 학반 위, I idal 알맞는 advers 가서 interrupt를 처리는 위, stackal 제상에 두었던 주소값은 Pop 사여 (pc= pop(stk-pt)) 본에 하고 있었던 일의 다음 주노부터 이에서 얻은 결수 있는 것이다. 컴퓨터로 실행하나보면 정말 머리하뉴의 interrupt가 시오에도 없이 발생하는 길 할 수 있는데, 이러인 Interrupt हुई मेर्नाम्स्ता अग्राम ४४० निर्मित हिंगिर हिंगिर मिरामार्गर अंग्रेमित, मिला हिंग्डर interrupt हर मिलमाना, डेर interruptal निक्ति हर मोडेयूटड खेरांगेर संदर्भ ट्यारिय. 보통은 가장 호텔적으로 등작한 수 있는 ③은 선택하는데, 이 방식은 기본적으로 Preempt - Resume 방식을 이용한다. 한때 하던 분을 처우고 다른 보는 하러 갔다가, 예르는 일이 끝나면 전해가면 얼룩 돌아가는 것이다. A & श्रिश्मित के interrupt it अर्थ BE I रेट निश्चिम प्रतार, I I केला Interrupt it अर्थ (ह 그 일은 수행하고, 선생적으로 되는 다양다 아니는 그 다양은 그렇으로 나타내면 나는다 같다.

पूर्ट निर्दर्शिक पुर interruptal हम्बर्ग भाषत देव -: Interrupt #14! " Quede "on save that. 19/ Internet! 150 B 予0台 : C> B> A 29- Interrupt! 0 450 goto C 370 10/ 600 elog C, B, A Egs interruption 442 ह्वध्य 들이왔는때로 가정! (안 이미 실행공) Stack MM Queue