# Recap - Trigger & Debouncing

Simon Durrer und Manuel Felber

October 24, 2016



#### Table of contents

```
Trigger
   Gründe für Triggers?
   Idee
   Descriptor
   Setzen & Genauigkeit
   Keep in Mind!
   Triggers != Events
Debouncing
   Grund für Endprellen
   Idee
   Debounce FSM
   Timing
Quiz
```

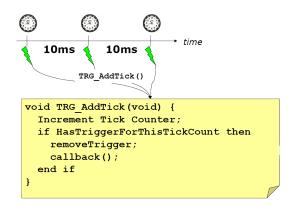
Gründe fürTriggers? Idee Descriptor Setzen & Genauigkeit Keep in Mind! Triggers != Events

## Gründe für Triggers?

- ightharpoonup Timer sind Mangelware ightarrow Trigger Modul braucht nur 1 Timer
- ► Aufwändige Implementation bei vielen verschiedenen Anwendungen →Trigger bieten gemeinsames IF
- lacktriangle Schwieriges Handling in der ISR ightarrowLaufzeit/Speicher optimiert

Gründe fürTriggers? Idee
Descriptor
Setzen & Genauigkeit
Keep in Mind!
Triggers != Events

#### Idee

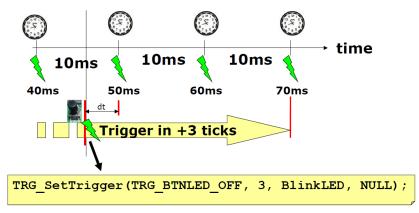


## Descriptor

```
typedef void (*TRG_Callback)(void*);

typedef struct {
  uint16_t triggerTick;
  TRG_Callback callback;
  void *data;
} TriggerDesc;
Wie
```

## Setzen & Genauigkeit



Gründe fürTriggers? Idee Descriptor Setzen & Genauigkeit Keep in Mind! Triggers != Events

# Keep in Mind!

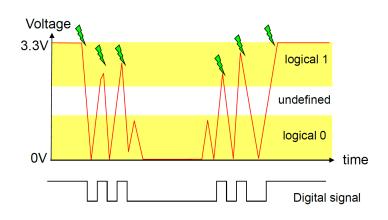
- Callback wird im ISR Kontext ausgeführt
- Callback so kurz wie möglich
- Reentrancy!
- Tick "Dauer" sind System abhängig

Gründe fürTriggers? Idee Descriptor Setzen & Genauigkeit Keep in Mind! Triggers != Events

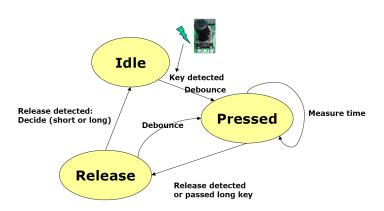
# Triggers != Events

- ▶ Trigger  $\rightarrow$ Reagieren in x[s] (periodisch)
- ► Events → Reagieren auf Ereignisse (asynchron)

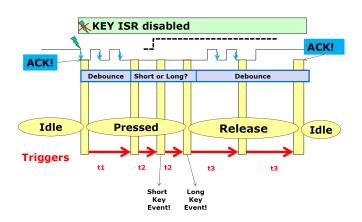
# Grund für Endprellen



#### Idee

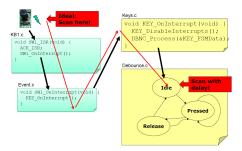


#### Debounce FSM



## **Timing**

- ▶ Interrupt  $\rightarrow$ Event  $\rightarrow$ Scan
- ► Zeitdauer bis FSM den Key Value überprüft kann gross sein.
- ▶ Ideal: Scan im Interrupt



▶ Welches sind die drei Parameter der der Trigger Struktur?

▶ Welches sind die drei Parameter der der Trigger Struktur?

```
typedef void (*TRG_Callback) (void*);

typedef struct {
  uint16_t triggerTick;
  TRG_Callback callback;
  void *data;
} TriggerDesc;
Wie
```

Welches sind die drei Parameter der der Trigger Struktur?

```
typedef void (*TRG_Callback) (void*);

typedef struct {
  uint16_t triggerTick;
  TRG_Callback callback;
  void *data;
} TriggerDesc;
Wie
```

Du möchtest mit einem Trigger eine blockierende ADC Messung machen. Die Messung dauert 4.5[ms]. Wird das funktionieren?

Welches sind die drei Parameter der der Trigger Struktur?

```
typedef void (*TRG_Callback)(void*);

typedef struct {
  uint16_t triggerTick;
  TRG_Callback callback;
  woid *data;
} TriggerDesc;
Wann

Wo
Wie
```

- Du möchtest mit einem Trigger eine blockierende ADC Messung machen. Die Messung dauert 4.5[ms]. Wird das funktionieren?
- ▶ Nein. Dies würde das System blockieren, da der Callback im ISR Kontext ausgeführt wird.

▶ Du möchtest mit einem Taster eine LED toggeln. Beim testen stellst du fest, dass das LED zufällig ein oder ausgeschaltet ist. Was könnte das Problem sein?

- ▶ Du möchtest mit einem Taster eine LED toggeln. Beim testen stellst du fest, dass das LED zufällig ein oder ausgeschaltet ist. Was könnte das Problem sein?
- Taster muss entprellt werden. (SW oder HW)

- ▶ Du möchtest mit einem Taster eine LED toggeln. Beim testen stellst du fest, dass das LED zufällig ein oder ausgeschaltet ist. Was könnte das Problem sein?
- Taster muss entprellt werden. (SW oder HW)
- Du hast nun eine FSM Entprellung implementiert. Nun hast aber ein anderes Problem. Das LED lässt sich genau einmal toggeln. Was könnte da das Problem sein?

- ▶ Du möchtest mit einem Taster eine LED toggeln. Beim testen stellst du fest, dass das LED zufällig ein oder ausgeschaltet ist. Was könnte das Problem sein?
- ► Taster muss entprellt werden. (SW oder HW)
- Du hast nun eine FSM Entprellung implementiert. Nun hast aber ein anderes Problem. Das LED lässt sich genau einmal toggeln. Was könnte da das Problem sein?
- Key ISR wurde nicht wieder aktiviert.