

ÖDEV 2

STATİK RAM BELLEK TASARIMI

4x4 boyutlarında Statik RAM bellek tasarımı (şematik çizim-pdf) ve uygulaması (simülasyon programında- örneğin Logisim) gerçekleştirilecektir. Tasarım ve simülasyonda;

1. Bilgi saklamak için Flip Floplar kullanılacaktır.
2. Seçilen Bellek satırına 4 bitlik bilgi kaydedilebilecek ve seçilen herhangi bir bellek satırındaki 4 bitlik bilgi okunabilecektir. (Okunacak bilgiler anahtarlardan alınabilir, okunan veriler LED'lerde gösterilebilir)
3. İhtiyaç duyulan kod çözücü (adres satırı seçimi için kullanılacak olup tasarlanmalıdır), kontrol sinyalleri (oku/yaz), saat sinyalleri, seçme sinyalleri, lojik kapılar kullanılabilir. oku/yaz gibi sinyaller anahtarlar yardımıyla üretilebilir.
4. PDF dosyası ve simülasyona ait ekran görüntüsü LMS sistemine yüklenecektir. Ayrıca simülasyonların kontrolü gerçekleştirilecektir.
5. Dosya isimleri bgo2_numara_adsoyad şeklinde ve pdf formatında olmalıdır.