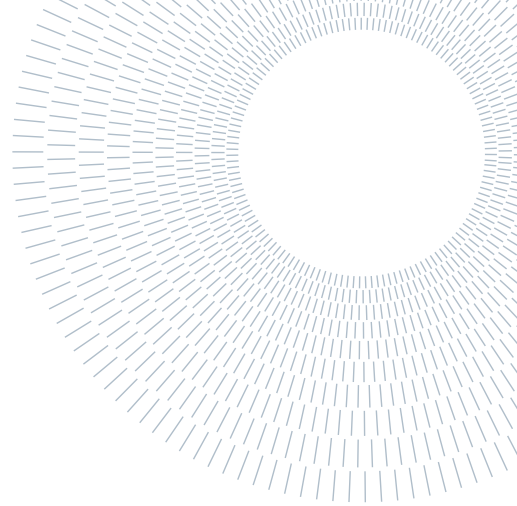




**POLITECNICO**  
MILANO 1863



## Prova Finale di Reti Logiche

### RELAZIONE

**Simone Corbo**

**Codice Persona: 10727140, Matricola: 955854**

#### Relazione

## 1. Introduzione

L'obiettivo non è la "copia" della specifica ma una elaborazione, con un esempio e, se è possibile, un disegno e/o una immagine, che spieghi cosa succede;

## 2. Architettura

L'obiettivo è quello di riportare un schema funzionale (lo schema in moduli... un bel disegno chiaro... i segnali i bus, il/i clock, reset... );

### 2.1. Modulo 1

(la descrizione - sottoparagrafo - di ogni modulo e la scelta implementativa - per esempio, il modulo ... è una collezione di process che implementano la macchina a stati e la parte di registri, .... La macchina a stati, il cui schema in termini di diagramma degli stati, ha 8 stati. Il primo rappresenta .... e svolge le operazioni di ... il secondo... etc etc)

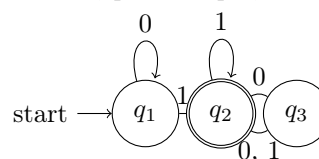
### 2.2. Modulo ...

## 3. Risultati sperimentali

### 3.1. Sintesi (Report di sintesi)

### 3.2. Simulazioni

L'obiettivo non è solo riportare i risultati ottenuti attraverso la simulazione test bench forniti dai docenti, ma anche una analisi personale e una identificazione dei casi particolari; il fine è mostrare in modo convincente e più completo possibile, che il problema è stato esaminato a fondo e che, quanto sviluppato, soddisfa completamente i requisiti. i. test bench 1 (cosa fa e perchè lo fa e cosa verifica; per esempio, controlla una condizione limite)



ii. test bench 2 (....) 4. conclusioni (mezza pagina max