

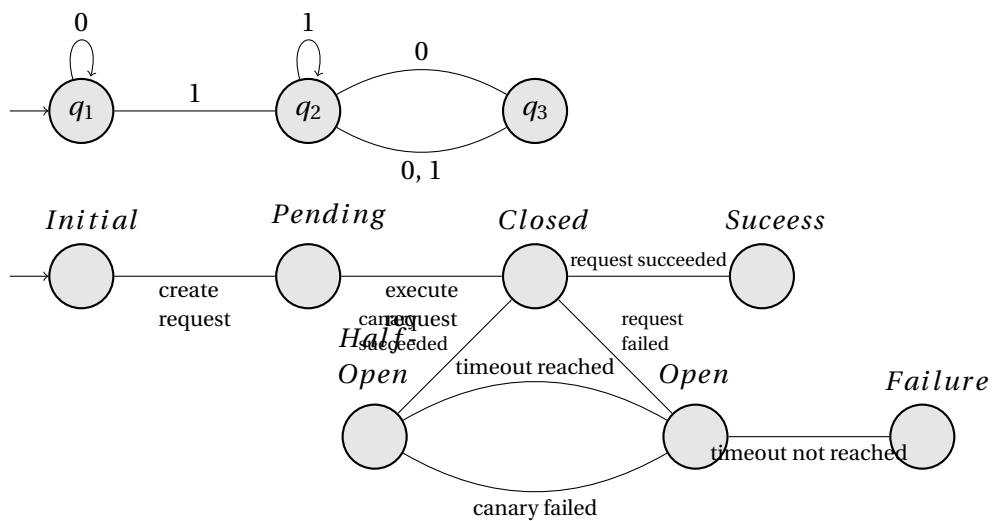
POLITECNICO
MILANO 1863

Prova finale di Reti Logiche

Simone Corbo, Matricola 955854, Codice Persona 10727140

1 INTRODUZIONE

L'obiettivo non è la "copia" della specifica ma una elaborazione, con un esempio e, se è possibile, un disegno e/o una immagine, che spieghi cosa succede;



2 ARCHITETTURA

L'obiettivo è quello di riportare un schema funzionale (lo schema in moduli... un bel disegno chiaro... i segnali i bus, il/i clock, reset...);

2.1 MODULO 1

(la descrizione - sottoparagrafo - di ogni modulo e la scelta implementativa - per esempio, il modulo ... è una collezione di process che implementano la macchina a stati e la parte di registri, La macchina a stati, il cui schema in termini di diagramma degli stati, ha 8 stati. Il primo rappresenta e svolge le operazioni di ... il secondo... etc etc)

2.2 MODULO ...

3 RISULTATI SPERIMENTALI

3.1 SINTESI (REPORT DI SINTESI)

3.2 SIMULAZIONI

L'obiettivo non è solo riportare i risultati ottenuti attraverso la simulazione test bench forniti dai docenti, ma anche una analisi personale e una identificazione dei casi particolari; il fine è mostrare in modo convincente e più completo possibile, che il problema è stato esaminato a fondo e che, quanto sviluppato, soddisfa completamente i requisiti. i. test bench 1 (cosa fa e perchè lo fa e cosa verifica; per esempio, controlla una condizione limite) ii. test bench 2 (....)
4. conclusioni (mezza pagina max