

# NOTICE D'UTILISATION : LÉVITATEUR À DEUX PLAQUES

Contrôle Synchrone Maître-Esclave (Prototype 3)

4 février 2026

---

## Sommaire

<b>1</b>	<b>Étapes clés</b>	<b>2</b>
<b>2</b>	<b>Prise en main des codes Arduino</b>	<b>2</b>
2.1	Initialisation . . . . .	3
2.2	Synchronisation . . . . .	3
2.3	Emission . . . . .	4
<b>3</b>	<b>Prise en main pratique</b>	<b>4</b>
3.1	Téléversement des codes sur les 2 Arduino . . . . .	4
3.2	Connexion des deux Arduino . . . . .	4
3.3	Lancement de l'émission sur les deux matrices . . . . .	5
3.4	Alimentation du dispositif . . . . .	5
3.5	Procédure d'arrêt . . . . .	6
<b>A</b>	<b>Annexes techniques</b>	<b>7</b>
A.1	Communication à deux cartes Arduino . . . . .	7
A.1.1	Carte <i>maître</i> . . . . .	7
A.1.2	Carte <i>esclave</i> . . . . .	9

# 1 Étapes clés

1. [Prise en main des codes Arduino](#)
2. [Prise en main pratique](#)

## 2 Prise en main des codes Arduino

Ce troisième prototype nécessitant l'utilisation de 2 plaques de lévitation contrôlables de façon indépendantes, il est alors nécessaire d'utiliser 2 cartes Arduino et donc d'être capable de les faire fonctionner de façon synchrone. Pour ce faire, nous avons mis en place un système maître-esclave. Les codes utilisés sont présentés en Annexe.

Le fonctionnement de ce système est assez basique : les phases à émettre sur chacune des deux plaques sont stockées "en dur" (dans le code) dans chacune des deux cartes Arduino, ce qui permet de ne pas avoir à gérer le transfert des octets de l'Arduino maître vers l'Arduino esclave.

La communication entre les 2 deux cartes Arduino se résume donc à leur synchronisation sur le signal créneau du pin 2 de la carte maître permettant de cadencer l'émission des signaux pour les 64 transducteurs. Le fonctionnement schématisé de la communication entre les 2 programmes est repris par la figure suivante.



FIGURE 1 – Schéma explicatif de la communication entre les 2 cartes Arduino

## 2.1 Initialisation

Cette première partie des codes est tout à fait similaire à celle du code NewDriverMega disponible sur [GitHub](#) et est commune aux deux cartes Arduino.

Dans cette phase d'initialisation, les deux cartes Arduino configurent les constantes, les différentes variables qui seront utilisées ainsi que l'ensemble des ports parallèles (A, C, L, B, K, F, H, D, G et J) en sortie et les placent à l'état bas afin de garantir un état initial stable pour les transducteurs. Elles effacent ensuite le buffer contenant les données d'émission pour éviter toute valeur résiduelle.

La configuration de l'interruption INT5 (sur la broche 3) est mise en place pour détecter chaque front descendant du signal de synchronisation envoyé par la carte maître ; cette interruption alimente un compteur sync\_cnt utilisé comme horloge externe.

Enfin, les modules inutiles du microcontrôleur (ADC, SPI, TWI, certains timers et ports série) sont désactivés afin de réduire la charge et d'assurer un fonctionnement précis et déterministe, ce qui est essentiel pour la génération synchrone des signaux.

Il est à noter que le code maître possède une étape qui est absente dans le code esclave : l'émission du signal de synchronisation à 80 kHz. En effet, la carte esclave n'a pas besoin d'émettre ce signal puisque sa broche 3 est directement connectée à la broche 2 de l'Arduino maître, ce qui lui permet de se synchroniser sur le signal du maître.

**Remarque :** il est à noter que nous avons fait le choix d'utiliser un signal de synchronisation à 80 kHz et non plus à 40 kHz comme précédemment. Cela résulte uniquement de contraintes informatiques liées au cadencement du processeur de la carte Arduino et permet d'obtenir, en utilisant la méthode ci-après présentée, un signal à 40 kHz pour les 64 transducteurs

## 2.2 Synchronisation

La synchronisation des deux cartes débute par un court protocole d'amorçage sur la liaison série. Avant tout échange automatique, la carte maître attend qu'un caractère (quelconque) soit envoyé depuis le moniteur série de l'utilisateur ; ce premier envoi agit comme un déclencheur manuel permettant de signaler que l'opérateur est prêt et que le système peut s'amorcer.

Lorsque ce caractère reçu, le maître transmet alors l'octet 0x55 à l'esclave. De son côté, l'esclave reste bloqué tant qu'il n'a pas reçu cette valeur, ce qui garantit qu'il ne démarre pas prématurément. Une fois 0x55 reconnu, l'esclave confirme implicitement sa disponibilité en allumant sa LED 13 et les deux cartes basculent dans leur boucle synchronisée.

À partir de ce point, l'horloge commune est fournie par le maître sous forme d'un signal carré de 80 kHz généré par le Timer 3. Chaque front descendant de ce signal, détecté sur INT5, incrémente sur les deux cartes le compteur sync\_cnt, qui sert alors de référence temporelle partagée. Grâce à ce double mécanisme — déclenchement manuel, handshake maître-esclave via 0x55, puis synchronisation par horloge matérielle — les deux systèmes

démarrent exactement en même temps et exécutent ensuite leurs mises à jour de sorties en parfaite simultanéité.

### 2.3 Emission

Une fois la synchronisation établie, les deux cartes peuvent commencer la phase d'émission. Chacune dispose d'un tableau buffer contenant les états logiques à appliquer successivement aux dix ports parallèles raccordés aux transducteurs. Ces valeurs représentent les motifs d'excitation ultrasonore en haute résolution temporelle.

Lorsqu'un front descendant du signal de synchronisation est détecté, la fonction `wait_ticks()` assure que chaque mise à jour survient exactement au bon instant, garantissant un timing strictement identique entre le maître et l'esclave. À chaque tick, les cartes envoient simultanément les tranches successives du motif grâce à la macro `OUTPUT_WAVE()`, qui écrit en une seule instruction l'ensemble des dix octets sur les ports matériels.

L'organisation en pointeurs `emittingPointerH` et `emittingPointerL` permet de structurer les données en deux blocs correspondant aux étapes hautes et basses du motif. Ce mécanisme d'émission, basé sur l'écriture directe dans les registres et synchronisé par une horloge externe, assure une génération parfaitement alignée des ondes ultrasonores, condition indispensable pour obtenir un champ acoustique cohérent et stable.

## 3 Prise en main pratique

L'utilisation des deux Arduino n'étant pas à cette étape du projet optimale, il faut absolument veiller à réaliser les étapes suivantes dans l'ordre et en respectant précisément les recommandations à venir.

### 3.1 Téléversement des codes sur les 2 Arduino

La première étape consiste à téléverser les codes sur les 2 Arduino. Pour ce faire, il faut tout d'abord avoir repéré quel Arduino est connecté à quel port COM de l'ordinateur. Pour obtenir cette information, il suffit de connecter séparément chaque Arduino afin d'identifier à quel port il est associé. Une fois cette information obtenue, vous pouvez téléverser le code Arduino Maître sur l'Arduino contrôlant la plaque du bas et le code Esclave sur l'Arduino contrôlant la plaque du haut.

### 3.2 Connexion des deux Arduino

Il est maintenant temps de connecter l'Arduino maître (contrôlant la plaque du bas) à l'Arduino esclave (contrôlant la plaque du haut). Pour ce faire, il suffit de faire correspondre le connecteur mâle à 6 pins de la carte maître sur le connecteur femelle à 6 pins de la carte esclave en s'assurant que l'on connecte bien le port TX de la carte maître au port RX de la carte esclave (cf. gravures à l'arrière du PCB). Il est également possible d'utiliser un câble en nappe disposant de 6 connecteurs mâle et 6 connecteur femelle, ce qui permet d'augmenter la flexibilité de l'installation en réduisant les contraintes liées à la connexion des deux cartes. Cette solution est présentée en figure suivante.

Remarque : il est impossible de téléverser le code sur l'Arduino esclave lorsque ce dernier a été connecté à l'Arduino maître via son port RX car l'utilisation de ce dernier bloque l'accès à l'ordinateur au port série UART.



FIGURE 2 – Connexion physique des deux cartes Arduino

### 3.3 Lancement de l'émission sur les deux matrices

Une fois les connexions réalisées, il ne reste qu'à lancer l'émission des signaux acoustiques sur les 2 matrices de 64 transducteurs. Pour cela, il suffit d'envoyer via le moniteur série de l'Arduino maître un caractère quelconque (lettre ou chiffre) à l'Arduino esclave. L'envoi de ce caractère permet de synchroniser les 2 Arduino et d'initier l'émission des signaux.

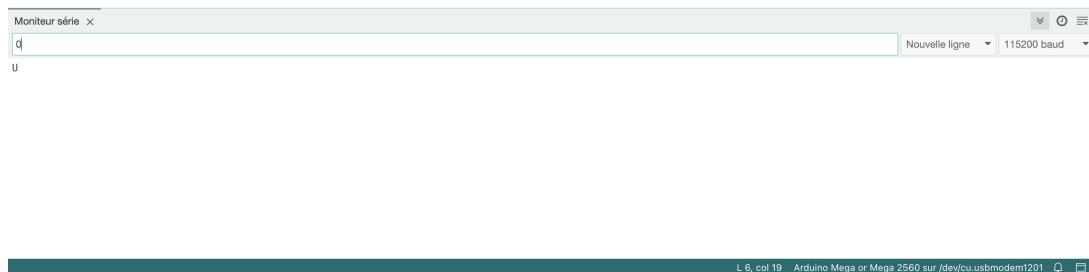


FIGURE 3 – Interface du moniteur série pour l'initialisation

### 3.4 Alimentation du dispositif

L'étape finale consiste à alimenter le dispositif avec une tension continue comprise entre 25 et 35 Vpp.

Pour cela, connecter d'abord les fiches banane noire et rouge du câble d'alimentation respectivement sur la borne - et la borne + de l'alimentation continue.

Ensuite, connecter la fiche jack du câble d'alimentation à l'un des deux shield d'amplification (maître ou esclave, les deux étant interconnectés). Pour cette étape, se référer au paragraphe "Alimentation du Driver Board" de la notice d'utilisation du prototype à

une plaque disponible sur notre [GitHub](#). Enfin, allumer l'alimentation, régler l'intensité environ au tiers du maximum et enfin régler la tension à environ 25 V.

Remarque : par expérience, il est possible qu'un court-circuit apparaisse à la suite d'une mauvaise manipulation du matériel. Ce dernier est souvent repérable à l'aide de l'alimentation continue : si le voyant "CC" de cette dernière est allumé ou l'on entend les calibres de cette dernière passer les uns à la suite des autres, l'éteindre immédiatement afin de préserver le matériel.

Il ne reste plus qu'à faire l'éviter !

### 3.5 Procédure d'arrêt

Pour éteindre le système, il suffit de commencer par éteindre l'alimentation continue, puis de déconnecter les Arduino de l'ordinateur.

# A Annexes techniques

## A.1 Communication à deux cartes Arduino

### A.1.1 Carte maître

Voici le code Arduino utilisé pour le contrôle de la carte *maître* :

```
1 #include <avr/sleep.h>
2 #include <avr/power.h>
3
4 #define N_PATTERNS 32
5 #define N_TRANSDUCTEUR 80
6 #define N_PORTS 10
7 #define N_DIVS 10
8 #define N_T 8
9
10 //ports A C L B K F H D G J
11
12 #define WAIT() __asm__ __volatile__("nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t"
13 //                                "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t")
14 #define OUTPUT_WAVE(pointer, d) PORTA = pointer[d*N_PORTS + 0]; PORTC = pointer[d*
15 //                                N_PORTS + 1]; PORTL = pointer[d*N_PORTS + 2]; PORTB = pointer[d*N_PORTS + 3]; PORTK =
16 //                                pointer[d*N_PORTS + 4]; PORTF = pointer[d*N_PORTS + 5]; PORTH = pointer[d*N_PORTS +
17 //                                6]; PORTD = pointer[d*N_PORTS + 7]; PORTG = pointer[d*N_PORTS + 8]; PORTJ = pointer[
18 //                                d*N_PORTS + 9]
19
20 static byte buffer[ N_DIVS * N_PORTS];
21 volatile uint8_t sync_cnt = 0; // compteur de fronts sur pin 3 (INT5)
22
23 // Attente robuste de N ticks (gère le wrap 0..255 et les ticks manqués)
24 static inline void wait_ticks(uint8_t n, volatile uint8_t* last_seen) {
25     uint8_t start = *last_seen;
26     while ((uint8_t)(sync_cnt - start) < n) { /* spin, interruptions actives */ }
27     *last_seen = sync_cnt;
28 }
29
30 static inline void wait_substep(volatile uint16_t* tref, uint16_t ticks)
31 {
32     uint16_t start = *tref;
33     while ((uint16_t)(TCNT4 - start) < ticks) {
34         // attente active, base de temps = Timer4
35     }
36     *tref = start + ticks;
37 }
38
39 void setup()
40 {
41     //set as output ports A C L B K F H D G J
42     DDRA = DDRC = DDRL = DDRB = DDRK = DDRF = DDRH = DDRD = DDRG = DDRJ = 0xFF;
43     //low signal on all of them
44     PORTA = PORTC = PORTL = PORTB = PORTK = PORTF = PORTH = PORTD = PORTG = PORTJ = 0x00;
45
46     //clear the buffers
47     for (int i = 0; i < (N_PATTERNS * N_DIVS * N_PORTS); ++i) {
48         buffer[i] = 0;
49     }
50
51     // INT5 (PE5 = pin 3 sur Mega) sur FRONT DESCENDANT
52     EICRB |= (1 << ISC51); // ISC51:50 = 10 => front descendant
53     EICRB &= ~(1 << ISC50);
54     EIFR = (1 << INTF5); // clear tout pending
55     EIMSK |= (1 << INT5); // enable INT5
56
57     // generate a sync signal of 40khz in pin 2
58     pinMode (2, OUTPUT);
59     noInterrupts(); // disable all interrupts
60     TCCR3A = bit (WGM10) | bit (WGM11) | bit (COM1B1); // fast PWM, clear OC1B on compare
61     TCCR3B = bit (WGM12) | bit (WGM13) | bit (CS10); // fast PWM, no prescaler
62     OCR3A = (F_CPU / 80000L) - 1;
63     OCR3B = (F_CPU / 80000L) / 2;
```

```

59 TCCR4A=0;
60 TCCR4B=(1<<CS40);
61 TCNT4=0;
62
63 interrupts(); // enable all interrupts
64
65 //sync in signal at pin 3
66 pinMode(3, INPUT_PULLUP); //please connect pin3 to pin 2
67
68
69 // disable everything that we do not need
70 ADCSRA = 0; // ADC
71 power_adc_disable();
72 power_spi_disable();
73 power_twi_disable();
74 power_timer0_disable();
75 power_usart1_disable();
76 power_usart2_disable();
77 power_usart3_disable();
78
79 //creation d'une liste de valeur binaire
80 byte buffer[N_DIVS * N_PORTS] = {
81 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
82 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
83 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
84 0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
85 0x42, 0x32, 0xCB, 0x4D, 0x5A, 0xBD, 0x10, 0x82, 0x00, 0x01,
86 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
87 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
88 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
89 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
90 0xBD, 0xCD, 0x34, 0xB2, 0xA5, 0x42, 0x6B, 0xD, 0x07, 0x02
91 };
92
93
94 //initialisation des variables
95 byte* emittingPointerH = & buffer[0];
96 byte* emittingPointerL = & buffer[N_PORTS * N_DIVS / 2];
97
98 Serial.begin(115200);
99 while(!Serial.available());
100 Serial.write(0x55);
101
102
103 //-----boucle-----
104
105 LOOP:
106 {
107     uint8_t last = sync_cnt;
108
109     wait_ticks(1,&last);
110     OUTPUT_WAVE(emittingPointerH, 0); WAIT();
111     OUTPUT_WAVE(emittingPointerH, 1); WAIT();
112     OUTPUT_WAVE(emittingPointerH, 2); WAIT();
113     OUTPUT_WAVE(emittingPointerH, 3); WAIT();
114     OUTPUT_WAVE(emittingPointerH, 4); WAIT();
115     OUTPUT_WAVE(emittingPointerL, 0); WAIT();
116     OUTPUT_WAVE(emittingPointerL, 1); WAIT();
117     OUTPUT_WAVE(emittingPointerL, 2); WAIT();
118     OUTPUT_WAVE(emittingPointerL, 3); WAIT();
119     OUTPUT_WAVE(emittingPointerL, 4); WAIT();
120
121
122     goto LOOP;
123 }
124 }
125
126 void loop() {}
127
128 ISR(INT5_vect) {
129     sync_cnt++;
130 }
```

### A.1.2 Carte esclave

De même, voici le code Arduino utilisé pour le contrôle de la carte *esclave* :

```

1 #include <avr/sleep.h>
2 #include <avr/power.h>
3
4 #define N_PATTERNS 32
5 #define N_TRANSDUCTEUR 80
6 #define N_PORTS 10
7 #define N_DIVS 10
8 #define N_T 8
9
10#define WAIT() __asm__ __volatile__("nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t"
11    "nop\n\t" "nop\n\t" "nop\n\t" "nop\n\t")
12#define OUTPUT_WAVE(pointer, d) PORTA = pointer[d*N_PORTS + 0]; PORTC = pointer[d*
13    N_PORTS + 1]; PORTL = pointer[d*N_PORTS + 2]; PORTB = pointer[d*N_PORTS + 3]; PORTK =
14    pointer[d*N_PORTS + 4]; PORTF = pointer[d*N_PORTS + 5]; PORTH = pointer[d*N_PORTS +
15    6]; PORTD = pointer[d*N_PORTS + 7]; PORTG = pointer[d*N_PORTS + 8]; PORTJ = pointer[
16    d*N_PORTS + 9]
17
18 static byte buffer[ N_DIVS * N_PORTS];
19 volatile uint8_t sync_cnt = 0;
20
21
22 void setup()
23 {
24     DDRA = DDRC = DDRL = DDRB = DDRK = DDRF = DDRH = DDRD = DDRG = DDRJ = 0xFF;
25     PORTA = PORTC = PORTL = PORTB = PORTK = PORTF = PORTH = PORTD = PORTG = PORTJ = 0x00;
26
27     for (int i = 0; i < (N_PATTERNS * N_DIVS * N_PORTS); ++i) { buffer[i] = 0; }
28
29     EICRB |= (1 << ISC51); EICRB &= ~(1 << ISC50);
30     EIFR = (1 << INTF5); EIMSK |= (1 << INT5);
31     pinMode(3, INPUT_PULLUP);
32
33     ADCSRA = 0; power_adc_disable(); power_spi_disable(); power_twi_disable();
34     power_timer0_disable(); power_usart1_disable(); power_usart2_disable();
35         power_usart3_disable();
36
37     byte buffer[N_DIVS * N_PORTS] = {
38         0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
39         0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
40         0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
41         0xFF, 0xFF, 0xFF, 0xFF, 0xFF, 0x7B, 0x8F, 0x07, 0x03,
42         0xBD, 0xCD, 0x34, 0xB2, 0xA5, 0x42, 0x6B, 0x0D, 0x07, 0x02,
43         0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
44         0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
45         0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00, 0x00,
46         0x42, 0x32, 0xCB, 0x4D, 0xBD, 0x10, 0x82, 0x00, 0x01
47     };
48
49     byte* emittingPointerH = & buffer[0];
50     byte* emittingPointerL = & buffer[N_PORTS * N_DIVS / 2];
51     pinMode(13,OUTPUT);
52     Serial.begin(115200);
53     while(!Serial.available());
54     while(Serial.read()!=0x55);
55     digitalWrite(13,HIGH);
56
57 LOOP:
58 {
59     uint8_t last = sync_cnt;
60     wait_ticks(1,&last);
61     OUTPUT_WAVE(emittingPointerH, 0); WAIT();
62     OUTPUT_WAVE(emittingPointerH, 1); WAIT();
63     OUTPUT_WAVE(emittingPointerH, 2); WAIT();

```

```
64 OUTPUT_WAVE(emittingPointerH, 3); WAIT();  
65 OUTPUT_WAVE(emittingPointerH, 4); WAIT();  
66 OUTPUT_WAVE(emittingPointerL, 0); WAIT();  
67 OUTPUT_WAVE(emittingPointerL, 1); WAIT();  
68 OUTPUT_WAVE(emittingPointerL, 2); WAIT();  
69 OUTPUT_WAVE(emittingPointerL, 3); WAIT();  
70 OUTPUT_WAVE(emittingPointerL, 4); WAIT();  
71 goto LOOP;  
72 }  
73 }  
74 void loop() {}  
75 ISR(INT5_vect) { sync_cnt++; }
```