نام: سينا قادرمرزي

در این تمرین، ضرب دو ماتریس با استفاده از CUDA انجام گرفته است.

روش استفاده شده

در این تمرین همه ی پردازش بر روی یک thread block انجام گرفته و بنابراین محدود به استفاده از 1024 عدد CUDA thread هستیم. پیاده سازی در دو مرحله (با ورودی محدود و با ورودی نامحدود) انجام گرفته است و در هر مرحله شامل دو حالت thread یک بعدی و دو بعدی است. در هر حالت برنامه شامل ضرب یک ماتریس $N \times N$ (B) در یک ماتریس $N \times N$ (C) به دست می آید. عدد $N \times N$ به همراه تعداد thread ها به عنوان Commandline Argument به برنامه داده می شود.

مرحلهی اول)

شرایط ورودی:

- حداکثر مقدار N برابر ۳۲ است
- ها برابر N^2 میباشد. thread ها برابر

در مرحله ی اول هریک از عناصر ماتریس حاصلضرب (C) توسط یک CUDA thread محاسبه می شود. بنابر این حداکثر تعداد عناصر ماتریس خروجی (عدد (N^2)) برابر (N^2) می باشد. اگر حالت دو بعدی را در نظر بگیریم هر C باید تعداد عناصر ماتریس (x,y) برابر (x,y) برابر

```
__global__ void mutrixMulKernel(const int *m_d, const int *n_d, int *p_d, int N)

{
    int pvalue = 0;
    int y = threadIdx.y;
    int x = threadIdx.x;
    for (int k = 0; k < N; k++)

    {
        int melement = m_d[y * N + k];
        int nelement = n_d[k * N + x];
        pvalue += melement * nelement;
    }
    p_d[y * width + x] = pvalue;
}
```

برای تبدیل این حالت به یکبعدی کافی است که مختصات thread (مختصات عنصری از C که قرار است توسط thread محاسبه شود) را از روی اندیس یکبعدی آن تولید کنیم.

```
__global__ void mutrixMulKernel(const int *m_d, const int *n_d, int *p_d, int N)
{
    int pvalue = 0;
    int y = threadIdx.x / N;
    int x = threadIdx.x % N;
    for (int k = 0; k < N; k++)
    {
        int melement = m_d[y * N + k];
        int nelement = n_d[k * N + x];
        pvalue += melement * nelement;
    }
    p_d[y * width + x] = pvalue;
}</pre>
```

حالت دوم)

شرایط ورودی:

- تعداد thread های وارد شده باید مکعب کامل باشد.
- N باید کوچکتر از ۱۰۲۴ و بر جذر تعداد thread ها بخشپذیر باشد.

در این حالت با توجه به این که فرضی در مورد ابعاد ماتریس نداریم هر یک از C این حالت با توجه به این که فرضی در مورد ابعاد ماتریس C را به بلوکهایی تقسیم می کنیم که هریک از بلوکها و ماتریس C را محاسبه نماید. به این منظور ماتریس C را به بلوکهایی تقسیم می کنیم که هریک از بلوکها توسط یک C دند.

| | Thread(0,0) | | Thre | ad(0,1 |) | | |
|---------------|-------------|-----|------|--------|---|--|--|
| | 0,0 | 0,1 | 0,2 | 0,3 | | | |
| | 1,0 | 1,1 | 1,2 | 1,3 | | | |
| Thread(1,0) | 2,0 | | | | | | |
| 1111 000(1,0) | | | | | | | |
| | | | | | | | |
| | | | | | | | |
| | | | | | | | |
| | | | | | | | |

نتایج و تحلیل

این برنامه بر روی یک سیستم با مشخصات زیر اجرا گردیده است.

CPU: Intel Core i7 4702MQ

GPU: Nvidia GeForce GT 740M

مقادیر speedup نسبت به الگوریتم serial به شرح زیر است. لازم به ذکر است برای دادههای با SPS = N - N برنامه speedup نسبت به الگوریتم SPU ریست می شود. که ظاهراً به دلیل محدودیتی است که برروی زمان اجرای کرنلها اعمال شده است.

| threads | N= 32 | N= 64 | N= 128 | N= 256 | N= 512 | N= 1024 |
|---------|-------|-------|--------|--------|--------|---------|
| 512 | 0 | 0 | 1 | 7 | - | ? |
| 1024 | 0 | 0 | 1 | 2.33 | 5.5 | ? |

با توجه به کوچک بودن اندازهی دادهها (و عدام امکان بررسی برای دادههای بزرگتر) به نظر میرسد که نتایج به دست آمده به خوبی نمایانگر تسریعی می توان به آن دست یافت نمی باشد.

اقداماتی که جهت بهبود این برنامه می توان انجام داد.

۱- استفاده از Thread Block های متعدد جهت استفاده از همهی هستههای پردازشی GPU

۲- استفاده از Shared Memory می تواند برای Thread های داخل یک Block سرعت را بسیار افزایش دهد.