

## **Associative Mapping**

◎ 이름	<sup>희범</sup> 양희범
■ 날짜	@2023년 9월 6일

## **Associative Mapping**

- TLB: Translation Look-aside Buffer
- TLB에 PMT를 탑재
- Page number를 병렬로 탐색하여 P'를 빠르게 찾음
- · low overhead high speed
- expensive hardware

## **Hybrid Mapping**

- TLB에 PMT의 일부를 탑재 = AMT
- p'를 찾을 때, AMT부터 접근 → 적중률
  - 。 AMT에 있으면 residence bit로 p'확인
  - AMT에 없으면 PMT 확인 후 AMT에 PMT entry 적재
- PMT에서 사용되는 entry 지역성을 따져 AMT에 적재

Associative Mapping 1