Savol va javoblar	
Как называется нулевой уревень шестиуровневых компьютеров?	
цифровой логический уровень	
уровень микроархитектуры	
уровень архитектуры набора команд	
уровень операционной системы	
Как называется первый уревень шестиуровневых компьютеров?	
уровень микроархитектуры	
цифровой логический уровень	
уровень архитектуры набора команд	
уровень операционной системы	
Как называется второй уревень шестиуровневых компьютеров?	
уровень архитектуры набора команд	
уровень микроархитектуры	
уровень ассемблера	
уровень языка прикладных программистов	
Как называется третий уревень шестиуровневых компьютеров?	
уровень операционной системы	
уровень языка прикладных программистов	
уровень архитектуры набора команд	
уровень микроархитектуры	
Как называется четвертый уревень шестиуровневых компьютеров?	
уровень ассемблера	
уровень микроархитектуры	

уровень архитектуры набора команд
уровень операционной системы
Как называется пятый уревень шестиуровневых компьютеров?
уровень языка прикладных программистов
уровень микроархитектуры
уровень архитектуры набора команд
уровень ассемблера
Как называются объекты цифрового логического уровня?
вентили
триггеры
регистры
компараторы
Что понимается под одно битным элементом памяти?
триггер
регистр
элемент AND
элемент NOT
Что получается в результате объединения триггеров в группу?
регистр
элемент AND
компаратор
инвертор
Сколько входов может иметь элемент инвертирования?
1
2
3
больше 3
К какому контакту транзисторов, подключены входные сигналы элементов NOT, NOT-AND, NOT-OR?
база
коллектор

эммитер
вентиль
Из какого контакта транзисторов, снимаются выходные сигналы элементов NOT, NOT-AND, NOT-OR?
коллектор
база
эммитер
вентиль
Если количество переменных логической функции равно п, то чему должно быть равно количество строк
2^n
$2^n+1$
2^n-1
2^n
Сколько строк должна имеет, таблица истинности логической функции с тремя переменными?
8
4
3
16
Сколько строк должна имеет, таблица истинности логической функции с четыремя переменными?
16
4 8
8
12
Сколько строк должна имеет, таблица истинности логической функции с пятью переменными?
32 5
5
16
10
Чему равно максимальное значение адреса основной памяти с объемом 64 Кбайта?
FFFF
FFFFF

FFFFF
FFFF FFFF
Чему равно максимальное значение адреса основной памяти с объемом 1 Мбайта?
FFFFF
FFFF
FFFFF
FFFF FFFF
Чему равно максимальное значение адреса основной памяти с объемом 4 Гбайта?
FFFF FFFF
FFFFF
FFFFF
FFFF
В каком порядке записываются байты в основной памяти компьютеров построенных с использованием
в обратном порядке
в прямом порядке
слева-на право
снизу-в вверх
В каком порядке записываются байты в основной памяти компьютеров построенных с использованием
в прямом порядке
в обратном порядке
справо-на лево
снизу-в вверх
Укажите процессор компьютера в основной памяти которой, байты располагаются в прямом порядке?
UltraSPARC III
Pentium 4
8051
SIMM
Укажите процессор компьютера в основной памяти которой, байты располагаются в обратном порядке?
Pentium 4
UltraSPARC III

SIMM  Сколько режимов обращения к основной памяти имеют современные персональные компьютеры?  2 3 1 4 8 реальном режиме обращения к оперативной памяти, чему равно объем одного сегмента? 64 Кбайт 1 Мбайг 32 Кбайт 8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы? 4 Кбайт 64 Кбайт 64 Кбайт 7 1 Мбайг 82 Кбайт 832 Кбайт 84 Кбайт 85 Кбайт 864 Кбайт 164 Кбайт 165 Кбайт 17 186 Кбайт	
Сколько режимов обращения к основной памяти имеют современные персональные компьютеры?  2  3  1  4  В реальном режиме обращения к оперативной памяти, чему равно объем одного сегмента?  64 Кбайт  1 Мбайт  22 Кбайт  В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel  64 Кбайт  10 Кбайт  10 Кбайт  11 Мбайт  12 Кбайт  14 Мбайт  15 Кбайт  16 Кбайт  16 Кбайт  17 Мбайт  18 Кбайт  19 Кбайт  10 Кбайт  10 Кбайт  10 Кбайт  11 Мбайт  12 Кбайт  12 Кбайт  12 Кбайт  13 Кбайт  14 Кбайт  14 Кбайт  15 Кбайт  16 Кбайт  17 Кбайт  18 Кбайт  19 Кбайт  19 Кбайт  10 Кбайт  10 Кбайт  10 Кбайт  11 Мбайт  12 Кбайт	8051
2 3 1 4 В реальном режиме обращения к оперативной памяти, чему равно объем одного сегмента? 64 Кбайт 1 Мбайт 32 Кбайт В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы? 4 Кбайт 64 Кбайт 1 Мбайт 32 Кбайт 1 Мбайт 10 Кбайт 1 Мбайг 11 Мбайг 11 Мбайг 12 Кбайт 1 Мбайг 1 Мбайт	SIMM
64 Кбайт  1 Мбайт  32 Кбайт  8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  4 мбайт  1 Мбайт  32 Кбайт  4 мбайт  4 кбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 мбайт  2 мбайт  4 мбайт  4 кбайт  2 мбайт  4 мбайт	Сколько режимов обращения к основной памяти имеют современные персональные компьютеры?
64 Кбайт  1 Мбайт  32 Кбайт  8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  4 мбайт  1 Мбайт  32 Кбайт  4 мбайт  4 кбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 мбайт  2 мбайт  4 мбайт  4 кбайт  2 мбайт  4 мбайт	2
64 Кбайт  1 Мбайт  32 Кбайт  8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  4 мбайт  1 Мбайт  32 Кбайт  4 мбайт  4 кбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 мбайт  2 мбайт  4 мбайт  4 кбайт  2 мбайт  4 мбайт	3
64 Кбайт  1 Мбайт  32 Кбайт  8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  4 мбайт  1 Мбайт  32 Кбайт  4 мбайт  4 кбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 мбайт  2 мбайт  4 мбайт  4 кбайт  2 мбайт  4 мбайт	1
64 Кбайт  1 Мбайт  32 Кбайт  8 защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  4 мбайт  1 Мбайт  32 Кбайт  4 мбайт  4 кбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 кбайт  1 мбайт  1 мбайт  2 мбайт  2 мбайт  4 мбайт  4 кбайт  2 мбайт  4 мбайт	4
4 Кбайт  В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel  64 Кбайт  1 Кбайт  1 Мбайт  32 Кбайт  1 Мбайт	
1 Мбайт 32 Кбайт В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы? 4 Кбайт 64 Кбайт 1 Мбайт 32 Кбайт Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel 64 Кбайт 16 Кбайт 1 Мбайт	
32 Кбайт  4 Кбайт  64 Кбайт  1 Мбайт  22 Кбайт  1 Мбайт  1 Кбайт  1 Мбайт  1 Кбайт  1 Мбайт  1 Кбайт	
В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?  4 Кбайт  64 Кбайт  1 Мбайт  32 Кбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel  64 Кбайт  16 Кбайт  1 Мбайт  2 Кбайт  2 Кбайт  1 Мбайт	1 Мбайт
4 Кбайт 1 Мбайт 32 Кбайт Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel 64 Кбайт 16 Кбайт 32 Кбайт 1 Мбайт 1 Мбайт Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	32 Кбайт
64 Кбайт  1 Мбайт  32 Кбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel  64 Кбайт  16 Кбайт  1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel  1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel  1 Мбайт  64 Кбайт  128 Кбайт  2 Мбайт  Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel  несколько мегабайтов	В защищенном режиме обращения к оперативной памяти, чему равно объем одной страницы?
1 Мбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel 64 Кбайт 16 Кбайт 32 Кбайт 1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт  Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	4 Кбайт
32 Кбайт  Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel 64 Кбайт 16 Кбайт 32 Кбайт 1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт 4 Мбайт 4 Мбайт 128 Кбайт 128 Кбайт 128 Кбайт 128 Кбайт	64 Кбайт
Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel         64 Кбайт       32 Кбайт         1 Мбайт       Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel         1 Мбайт       64 Кбайт         128 Кбайт       2 Мбайт         Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel         несколько мегабайтов	1 Мбайт
64 Кбайт 16 Кбайт 32 Кбайт 1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт 4 Мбайт 4 Мбайт 1 Мбайт	32 Кбайт
16 Кбайт 1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт 4 Мбайт 4 Мбайт 6 Нему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	Чему равен максимальный объем кэш памяти первого уровня, у компьютеров с процессорами семейства Intel
32 Кбайт 1 Мбайт Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel 1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	64 Кбайт
1 Мбайт  Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel  1 Мбайт  64 Кбайт  128 Кбайт  2 Мбайт  Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel  несколько мегабайтов	16 Кбайт
Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel         1 Мбайт         64 Кбайт         128 Кбайт         2 Мбайт         Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel         несколько мегабайтов	32 Кбайт
1 Мбайт 64 Кбайт 128 Кбайт 2 Мбайт  Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	1 Мбайт
64 Кбайт 128 Кбайт 2 Мбайт <b>Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel</b> несколько мегабайтов	Чему равен максимальный объем кэш памяти второго уровня, у компьютеров с процессорами семейства Intel
128 Кбайт 2 Мбайт Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	1 Мбайт
2 Мбайт  Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	64 Кбайт
Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel несколько мегабайтов	128 Кбайт
несколько мегабайтов	2 Мбайт
	Чему равен максимальный объем кэш памяти третьего уровня, у компьютеров с процессорами семейства Intel
64 Кбайт	несколько мегабайтов
	64 Кбайт

Мбайт
Так называются модули памяти, с односторонним расположением контактов для подключения?  IMM  DIMM  ISD  ISC  Так называются модули памяти, с двухсторонним расположением контактов для подключения?  DIMM  IMM  ISC  ISC  ISC  ISC  ISC  IX кажите устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  PM динамическое запоминающее устройство  DO динамическое запоминающее устройство  IDO Динамическое запоминающее у
IMM DIMM ISD ISC Так называются модули памяти, с двухсторонним расположением контактов для подключения? DIMM IMM IMM ISC
ПММ ПSD ПSC Пак называются модули памяти, с двухсторонним расположением контактов для подключения? ПММ ПММ ПSC ПSC ПSC Пак называются модули памяти, с двухсторонним расположением контактов для подключения? ПММ ПSC ПSC ПSC Пак называются модули памяти построенного на основе D-триггера. Патическое оперативное запоминающее устройство (SRAM) Пинамическое оперативное запоминающее устройство (DRAM) РМ динамическое запоминающее устройство ПОО динамическое запоминающее устройство ПОО динамическое запоминающее устройство Поо динамическое програмируемое постоянное запоминающее устройство. ПРКОМ ПООМ
ISD USC  Так называются модули памяти, с двухсторонним расположением контактов для подключения?  ТММ  ТММ  TSC USC  Такжите устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство  ТОО динамическое запоминающее устройство  ТОО динамическое програмируемое постоянное запоминающее устройство.  ТОО ДИНАМИЧЕСКОЕ ЗАПОМИНАЮЩЕЕ ИЗПОМИНАЮЩЕЕ ИЗПОМИНАЕ ИЗП
Пак называются модули памяти, с двухсторонним расположением контактов для подключения?  ОММ  ПММ  ПSC  ПSC  Таките устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство (DRAM)  ОО динамическое запоминающее устройство  Таките стираемое програмируемое постоянное запоминающее устройство.  ОО ДРЯОМ  ROM  СОМ
ак называются модули памяти, с двухсторонним расположением контактов для подключения?  ИММ  ИМ  ИSC  ИSC  Изс  Кажите устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство  ДОО динамическое запоминающее устройство  Кажите стираемое програмируемое постоянное запоминающее устройство.  РРОМ  ROM  ROM  GOM
РІММ  ISC  ISC  ISC  ISC  Тажите устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство  IDO динамическое запоминающее устройство  IECO динамическое програмируемое постоянное запоминающее устройство.  PROM  ROM  ICOM
IMM CISC USC VEXAMITE УСТРОЙСТВО ОПЕРАТИВНОЙ ПАМЯТИ ПОСТРОЕННОГО НА ОСНОВЕ D-ТРИГГЕРА. ТАТИЧЕСКОЕ ОПЕРАТИВНОЕ ЗАПОМИНАЮЩЕЕ УСТРОЙСТВО (SRAM) ИНАМИЧЕСКОЕ ОПЕРАТИВНОЕ ЗАПОМИНАЮЩЕЕ УСТРОЙСТВО (DRAM) РМ динамическое запоминающее устройство ОО динамическое запоминающее устройство VEXAMITE СТИРАЕМОЕ ПРОГРАМИРУЕМОЕ ПОСТОЯННОЕ ЗАПОМИНАЮЩЕЕ УСТРОЙСТВО.  В РОМ СОМ
ИSC ИЗС
ИSC Укажите устройство оперативной памяти построенного на основе D-триггера.  Татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство  ДОО динамическое запоминающее устройство Укажите стираемое програмируемое постоянное запоминающее устройство.  ДРКОМ  ROM  СОМ
кажите устройство оперативной памяти построенного на основе D-триггера.  татическое оперативное запоминающее устройство (SRAM)  инамическое оперативное запоминающее устройство (DRAM)  РМ динамическое запоминающее устройство  ДОО динамическое запоминающее устройство  кажите стираемое програмируемое постоянное запоминающее устройство.  ДРОМ  КОМ
татическое оперативное запоминающее устройство (SRAM) инамическое оперативное запоминающее устройство (DRAM) РМ динамическое запоминающее устройство ОО динамическое запоминающее устройство Укажите стираемое програмируемое постоянное запоминающее устройство. ОРРОМ ООМ ООМ ООМ ООМ ООМ
инамическое оперативное запоминающее устройство (DRAM) РМ динамическое запоминающее устройство ОО динамическое запоминающее устройство Укажите стираемое програмируемое постоянное запоминающее устройство. ОРРОМ ООО ООО ООО ООО ООО ООО ООО ООО О
РМ динамическое запоминающее устройство ДОО динамическое запоминающее устройство Укажите стираемое програмируемое постоянное запоминающее устройство. ДРКОМ ДРКОМ ДОМ
DO динамическое запоминающее устройство  кажите стираемое програмируемое постоянное запоминающее устройство.  кром  ком  ком
кажите стираемое програмируемое постоянное запоминающее устройство. PROM ROM COM
PROM PROM LOM
ROM COM
OM
DRAM CONTRACTOR OF THE PROPERTY OF THE PROPERT
укажите команды перемещения и комирования.
MOV, PUSH
ADD, SUB
NC, DEC
CMP, RST
укажите арифметические команды.
ADD, SUB
MOV, PUSH

INC, DEC
CMP, RST
Укажите команды выполняющие операции над двумя операндами.
ADD, SUB
MOVE, LOAD
INC, DEC
IN, OUT
Укажите команды выполняющие операции над одним операндом.
*INC, DEC
MUL, ADC
ADD, SUB
AND, OR
Укажите команды передачи управления.
JMP, CALL
ADD, SUB
MOV, PUSH
INC, DEC
Укажите команды ввода-вывода данных.
IN, OUT
MOVE, LOAD
INC, DEC
ADD, SUB
Укажите тип памяти распаложенный на самой вершине, при иерархическом представлении памяти компьютера.
внутренние регистры
иехи память
основная память
магнитный диск
Укажите тип памяти распаложенный на второй строке иерархии, при иерархическом представлении памяти комп
аткмап шех
внутренние регистры

основная память
магнитный диск
Укажите тип памяти распаложенный на третьей строке иерархии, при иерархическом представлении памяти комп
основная память
внутренние регистры
кэш память
магнитный диск
Укажите тип памяти распаложенный на четвертой строке иерархии, при иерархическом представлении памяти ког
магнитный диск
внутренние регистры
основная память
кэш память
Укажите тип памяти распаложенный на пятой строке иерархии, при иерархическом представлении памяти компы
оптический диск
внутренние регистры
основная память
магнитный диск
Какую длину имеет сектор дорожки магнитного диска?
512 байт
256 байт
1 Кбайт
2 Кбайт
Какие диски относятся к дискам, с интерфейсом малых вычислительных систем?
SCSI-диски
IDE-диски
EIDE-диски
RAID диски
Как называется устройство оперативного ввода-вывода данных, построенный на основе магнитных дисков?
RAID диски
IDE-диски

EIDE-диски
SCSI-диски
Сколько разрядов имеет шина адреса, у компьютера с объемом оперативной памяти 4 Гбайта?
32
20
16
36
Сколько разрядов имеет шина адреса, у компьютера с объемом оперативной памяти 8 Гбайта?
33
16
36
20
Укажите шину называемой, стандартной промышленной архитектурой.
ISA
EISA
PCI
AGP
Укажите шину называемой, расширенной стандартной промышленной архитектурой.
EISA
ISA
PCI
AGP
Укажите шину обеспечивающую взаимодействие переферийных компонентов компьютера.
PCI
ISA
EISA
AGP
Укажите шину ускоренного графического порта.
AGP
ISA

EISA
PCI
Укажите универсальную шину последовательной передачи данных.
USB
ISA
EISA
PCI
Укажите устройство сетевого интерфейса.
NID
DSLAM
ADSL
USB
Какую длину может имеет код ASCII?
7 или 8 бит
11 или 12 бит
4 или 5 бит
16 бит
Какую длину имеет код UNICODE, объявленный международным стандартом IS 10646?
16 бит
12 бит
8 бит
10 бит
Укажите код объявленный международным стандартом IS 10646.
UNICODE
ASCII
DCOI
COI
Какими управляющими сигналами процессор обращается через шину, в оперативную память, для чтения данных
MREQ, RD
MREQ, WD

CLK, RD
MSYN, RD
Укажите сигнал процессора при обращении через щину в оперативную память, для чтения данных из неё.
MREQ
SSYN
WAIT
MSYN
Какие цвета используются для образования различных цветов в мониторе?
красный, синий, зелёный
черный, белый, синий
желтый, красный, белый
зелёный, черный, желтый
Какую роль выполняет шина PCI Express при объединении устройств входящих в состав компьютера?
универсальный коммутатор
мост между шинами
параллельную передачу данных
последовательную передачу данных
Укажите регистр счетчика команд, который является одним из важных регистров входящий в состав процессора.
PC
AX
SP BP
BP
Какой регистр понимается, под регистрами процессора IP или EIP?
регистр указателя команд
регистр флагов
сегментый регистр
регистр первой операнды
Как называется область основной памяти, где записываются команды программы?
кодовый сегмент
сегмент куда записываются данные

сегмент данных
часть памяти используемая для обших целей
Что понимается под регистрами AX или EAX?
аккумулятор
регистр счетчика команд
указатель команд
регистр флагов
Что понимается под регистрами SF или EFLAGS?
регистр флагов
регистр счетчика команд
указатель команд
аккумулятор
Какой регистр понимается под регистром CS?
регистр кодового сегмента
регистр сегмента данных
регистр стека
регистр дополнительного сегмента
Укажите регистры общего назначения.
AX, EAX
SI, ESI
DI, EDI
SP, ESP
Сколько транзисторов имеется в составе процессора Pentium 4?
42 000 000
29 000 000
9 500
550 000
Чему равна "ширина строки" процессора Pentium 4?
0,18 мкм
0,13 мкм

0,20 мкм
0,22 мкм
Сколько транзисторов имеется в составе процессора UltraSPARC III?
29 000 000
42 000 000
9 500
550 000
Как называется микроархитектура процессора Pentium 4?
NetBurst
P6
P9
Version 9 SPARC
Сколько выводов имеет микросхема процессора Pentium 4?
478
1368
578
600
Сколько выводов имеет микросхема процессора UltraSPARC III?
1368
478
578
600
Сколько выводов выделены для информационных сигналов в микросхеме процессора Pentium 4?
198
180
85
300
Что осуществляется на первом этапе (С1) пяти ступенчатого ковейера?
вызывается команда из памяти и помещается в буфер
декодирование команды

C3
C4
На каком этапе пяти ступенчатого конвейера осуществляется выборка операндов?
C3
C2
C1
C2 C1 C4
На каком этапе пяти ступенчатого конвейера осуществляется выполнение команды?
C4
C2 C3 C5
C3
C5
На каком этапе пяти ступенчатого конвейера осуществляется запись результатов в память или в регистры?
C5 C2 C3 C4
C2
C3
C4
Как называется компьютер с полным набором команд?
CISC
RISC
P6
MIPS
Как называется компьютер с сокращенным набором команд?
RISC
CISC
P6
MIPS
Что осуществляется на первом этапе процессорного цикла?
с помощью регистра РС выбирается выполняемая команда
увеличивается значение РС

декодируется команда данные необходимые для выполнении команды выбираются из памяти или из регистров Что осуществляется на втором этапе процессорного цикла? увеличивается значение PC с помощью регистра РС выбирается выполняемая команда декодируется команда выполняется команда Что осуществляется на третьем этапе процессорного цикла? декодируется команда с помощью регистра РС выбирается выполняемая команда выполняется команда увеличивается значение РС Что осуществляется на четвертом этапе процессорного цикла? данные необходимые для выполнении команды выбираются из памяти или из регистров увеличивается значение РС с помощью регистра РС выбирается выполняемая команда запись результатов в память или регистры Что осуществляется на пятом этапе процессорного цикла? выполняется команда запись результатов в память или регистры увеличивается значение РС с помощью регистра РС выбирается выполняемая команда Что осуществляется на шестом этапе процессорного цикла? запись результатов в память или регистры увеличивается значение PC переход к циклу выполнения следующей команды выполняется команда Что осуществляется на седмом этапе процессорного цикла? переход к циклу выполнения следующей команды **у**величивается значение РС

встроенных компьютеров
различных компьютеров
Для построения каких компьютеров используется процессор ОМАР4430?
мобильных компьютеров
персональных компьютеров
встроенных компьютеров
различных компьютеров
Для построения каких компьютеров используется процессор ATmega168?
встроенных компьютеров
мобильных компьютеров
различных компьютеров
персональных компьютеров
Для построения каких компьютеров используется процессор Pentium?
персональных компьютеров
различных компьютеров
встроенных компьютеров
мобильных компьютеров
До скольких транзисторов содержится в составе процессора Core i7?
до 1,16 млд.
до 12 млн.
до 1024
до 100 млн.
Какое количество уровней кэш использутся в процессоре Core i7?
3
1
4
2
Укажите количество ядер в процессорах Core i7
больше 3
3

2
1
Укажите количество ядер в процессорах ADM
2
3
1
4
Укажите количество ядер в процессорах АТтеда168
1
3
2
4
Какое из приведенных соответствует к принципам фон Неймана?
использование двоичной системы счисления
использование восьмиричной системы счисления
использование шестнадцатыричной системы счисления
использование десятичной системы счисления
Какое из приведенных соответствует к принципам фон Неймана?
программное управление
автоматическое управление
автоматизированное управление
ручное управление
Какое из приведенных соответствует к принципам фон Неймана?
память компьютера используется для хранения данных и программ
память компьютера используется для хранения данных
память компьютера используется для хранения
память компьютера используется для хранения алгоритмов
Какое из приведенных соответствует к принципам фон Неймана?
ячейки памяти имеют адреса, которые последовательно пронумерованы
ячейки памяти имеют адреса, которые непоследовательно пронумерованы

ячейки памяти имеют адреса, которые определяются вычислением
ячейки памяти имеют адреса, которые пронумерованы произвольным образом
Какое из приведенных соответствует к принципам фон Неймана?
возможность условного перехода в процессе выполнения программы
возможность выполнения программы в прямой последовательности
возможность выполнения программы в обратной последовательности
возможность выполнения программы в произвольной последовательности
Какое из приведенных выражает закон технологического развития Мура?
количество транзисторов на одной микросхеме увеличивается на 60% каждый год
каждое новое поколение микросхем появляется через каждый 4 года
каждое новое поколение компьютеров появляется через каждый 15 лет
количество транзисторов в процессорах увеличивается на 60% каждый год
Какой из регистров процессора содержит адрес инструкции, который будет выполнен следующим?
PC
MAR
AX
SP
К какому уровню шестиуровневых компьютеров относится – цифровой логический уровень?
Уровень 0
Уровень 1
Уровень 2
Уровень 3
К какому уровню шестиуровневых компьютеров относится – уровень микроархитектуры?
Уровень 1
Уровень 2
Уровень 4
Уровень 3
К какому уровню шестиуровневых компьютеров относится – уровень архитектуры набора команд?
Уровень 2
Уровень 4

Уровень 5
Уровень 3
К какому уровню шестиуровневых компьютеров относится – уровень операционной системы?
Уровень 3
Уровень 2
Уровень 4
Уровень 0
К какому уровню шестиуровневых компьютеров относится – уровень ассемблера?
Уровень 4
Уровень 2
Уровень 1
Уровень 3
К какому уровню шестиуровневых компьютеров относится – уровень языка прикладных программистов?
Уровень 5
Уровень 2
Уровень 4
Уровень 3
Какой объем памяти можно адресовать с помощью 16 разрядной шины адреса?
64 Кбайта
256 Кбайта
1 Мбайт
4 Гбайта
Какой объем памяти можно адресовать с помощью 20 разрядной шины адреса?
1 Мбайт
256 Кбайта
64 Кбайта
4 Гбайта
Какой объем памяти можно адресовать с помощью 32 разрядной шины адреса?
4 Гбайта
256 Кбайта

1 Мбайт
64 Кбайта
Какой объем памяти можно адресовать с помощью 33 разрядной шины адреса?
8 Гбайта
256 Кбайта
1 Мбайт
4 Гбайта
Какой процессор содержит 42 000 000 транзистора?
Pentium 4
UltraSPARC III
8051
SIMM
Какой процессор содержит 29 000 000 транзистора?
UltraSPARC III
Pentium 4
8051
SIMM
Какой процессор имеет микроархитектуру NetBurst?
Pentium 4
UltraSPARC III
8051
SIMM
Какой процессор имеет микроархитектуру Version 9 SPARC?
UltraSPARC III
Pentium 4
8051
SIMM
У какого процессора «ширина строки» равняется 0,18 мкм?
Pentium 4
UltraSPARC III

8051
SIMM
У какого процессора «ширина строки» равняется 0,13 мкм?
UltraSPARC III
Pentium 4
8051
SIMM
Что понимается под сокращением SIMM?
Модуль памяти, с односторонним расположением выводов
Модуль памяти, с двухсторонним расположением выводов
Карта для подключения сотового телефона
Устройство со встроенным контроллером
Что понимается под сокращением DIMM?
Модуль памяти, с двухсторонним расположением выводов
Модуль памяти, с односторонним расположением выводов
Карта для подключения сотового телефона
Устройство со встроенным контроллером
Что понимается под сокращением РСІ?
Шина взаимодействие переферийных компонентов компьютера
Универсальная шина последовательной передачи данных
Шина стандартной промышленной архитектуры
Порт контроллера
Что понимается под сокращением AGP?
Шина ускоренного графического порта
Универсальная шина последовательной передачи данных
Шина стандартной промышленной архитектуры
Устройство сетевого интерфейса
Что понимается под сокращением USB?
Универсальная шина последовательной передачи данных
Шина стандартной промышленной архитектуры

Шина ускоренного графического порта
Устройство сетевого интерфейса
Что понимается под сокращением RAID?
Устройство оперативного ввода-вывода данных
Один большой дорогостоящий диск
Интерфейс малых вычислительных систем
Устройство сетевого интерфейса
Что понимается под сокращением EISA?
Шина расширенной стандартной промышленной архитектурой
Шина стандартной промышленной архитектурой
Шина ускоренного графического порта
Модуль памяти, с односторонним расположением выводов
Что понимается под сокращением ISA?
Шина стандартной промышленной архитектурой
Шина расширенной стандартной промышленной архитектурой
Шина ускоренного графического порта
Модуль памяти, с односторонним расположением выводов
Что понимается под сокращением RISC?
Компьютер с сокращенным набором команд
Устройство оперативного ввода-вывода данных
Модуль памяти, с двухсторонним расположением выводов
Устройство сетевого интерфейса
Что понимается под сокращением CISC?
Компьютер с полным набором команд
Устройство оперативного ввода-вывода данных
Модуль памяти, с двухсторонним расположением выводов
Устройство сетевого интерфейса
Как называется системная программа, которая помогает программистам находить ошибки в программе?
Отладчик
Интерпретатор

Транслятор
Компилятор
Как называется системная программа, которая каждую команду перекодирует и сразу же выполняет?
Интерпретатор
Отладчик
Транслятор
Компилятор
Как называется системная программа, которая сначала полностью перекодирует программу, а потом загружает её
Транслятор
Отладчик
Интерпретатор
Наладчик
Как можно назвать множество физических адресов?
Адресное пространство
Дисковое пространство
Страницы
Место нахождения
Как называется устройство, которое разрешает инициировать передачу данных по шине?
Мастер шины
Цикл шины
Запрос шины
Параллельная шина
Как можно назвать процесс передачи новой информации в регистр?
Загрузка
Выполнение
Переключение
Перезагрузка
Какая память имеет самое высокое быстродействие?
регистровая
оперативная

постоянная
оптическая
Что понимается под Hardware?
аппаратная часть компьютера
самая популярная система для компьютеров IBM PC
система, обеспечивающая создание новых программ
модернизация аппаратной или программной части компьютеров
Каково первоначальное значение перевода английского слова «компьютер»?
электронное устройство для выполнения команд
устройство для хранения информации
человек, производящий расчеты
устройство, позволяющее считывать информацию с дисков
Что понимается под Software?
программное обеспечение компьютера
система «включил и работай»
программа вспомогательного назначения
программы для подключения к компьютеру новых устройств
Что входит минимальный состав компьютера?
монитор, системный блок, клавиатура
винчестер, «мышь», процессор
принтер, клавиатура, дискета
системный блок, сканер, монитор
От чего зависит разрядность шины данных компьютера?
от адресного пространства используемого процессора
от длины данных считываемых из памяти, за одно обращение
от разрядности шины адреса
от разрядности шины управления
Какие принтеры вы знаете?
матричные, струйные и лазерные
внутренние и внешние

ручные, роликовые и планшетные горизонтальные (desktop) и вертикальные (tower) Для чего предназначена шина управления? для передачи управляющих сигналов для передачи адреса памяти к внешним устройствам, к которым обращается процессор для передачи обрабатываемой информации для преобразования информации, поступающей от процессора, в соответствующие сигналы управления работой устройств <u>Для чего</u> используется плоттер? для вывода графической информации на бумагу для сканирования изображения с листа бумаги на компьютер для ввода в компьютер информации для вывода любой информации на бумагу Какие виды корпусов персональных компьютеров вы знаете? горизонтальные (desktop) и вертикальные (tower); внутренние и внешние ручные, роликовые и планшетные матричные, струйные и лазерные Для чего предназначена шина данных? для передачи обрабатываемой информации для передачи адреса памяти к внешним устройствам, к которым обращается процессор для передачи управляющих сигналов для преобразования информации, поступающей от процессора, в соответствующие сигналы управления работой устройств

## Для чего используется джойстик?

для компьютерных игр

при проведении инженерных расчетов

для передачи графической информации в компьютер

для передачи символьной информации в компьютер

## Какие виды модемов вы знаете?

внутренние и внешние

горизонтальные (desktop) и вертикальные (tower)

роликовые и планшетные
матричные, струйные и лазерные
Для чего предназначен контроллер?
для преобразования информации, поступающей от процессора, в соответствующие сигналы, управляющие работой устрой
для передачи адреса памяти или внешних устройств, к которым обращается процессор
для передачи управляющих сигналов
для передачи обрабатываемой информации
Что понимается под разрешающей способностью видеоадаптера?
количество точек, выводимых по горизонтали и по вертикали
размер экрана по диагонали
размер зерна люминофора
пропорциональное сжатие/растяжка изображения на экране
Для чего предназначен модем?
для передачи информации с одного компьютера на другой, по телефонной сети
для считывания графических изображений с листа бумаги
для отображения визуальной (зрительной) информации
для записи большого объема информации на магнитную ленту
Как называется устройство для сопряжения компьютера с телефонными каналами связи?
модем
интерфейс
CD- ROM
MIDI
Какое устройство обеспечивает возможность обмена данными, между компьютерами по обычным телефонным лин
модем
телефакс
факс-модем
интерфейс
Для чего предназначен сканер?
для считывания графических изображений с листа бумаги
для отображения визуальной (зрительной) информации

для передачи информации с одного компьютера на другой по телефонной сети для записи большого объема информации на магнитную ленту Что из перечисленного не относится к программным средствам? процессор драйвер системное программное обеспечение текстовые и графические редакторы С помощью какого устройства осуществляется связь между внешним устройством и общей шиной компьютера? контроллера винчестера магистрали ПЗУ Для чего предназначен стример? для записи большого объема информации на магнитную ленту для считывания графических изображений с листа бумаги для передачи информации с одного компьютера на другой по телефонной сети для отображения визуальной (зрительной) информации Для чего предназначен винчестер? Постоянного хранения часто используемой информации Подключения периферийных устройств Управления работой компьютера по заданной программе Хранения постоянно не используемой информации на компьютере Что обеспечивает модем? Преобразование двоичного кода в аналоговый сигнал и обратно Преобразование двоичного кода в аналоговый сигнал Преобразование аналогового сигнала в двоич-ный код Усиление аналогового сигнала От чего зависит производительность работы компьютера? Частоты процессора Напряжения питания

Быстроты нажатия на клавиши
От скорости коммуникации
Что является характеристикой монитора?
Разрешающая способность
Тактовая частота
Дискретность
Время доступа к информации
Что обеспечивают шины персонального компьютера?
Соединение между собой его элементов и устройств
Устранение излучения сигналов
Устранение теплового излучения
Применение общего источника питания
В чем измеряется тактовая частота процессора?
МГц
Мбайт
Кбайт
Бит
Как обрабатывает процессор информацию?
В двоичном коде
В десятичной системе счисления
В текстовом виде
На языке Бейсик
Что размещается на материнской плате?
Процессор
Жесткий диск
Блок питания
Системный блок
Сколько может достигать информационная емкость стандартных CD-ROM дисков?
700 Мбайт
1 Мбайт

1 Гб
700 Кбайт
Какие сетевые кабели имеют наибольшую скорость и высокое качество передачи данных
Оптоволокно
Коаксиальный кабель
Кабель «витая пара»
Телефонный кабель
Дисковод — это?
Устройство для чтения/записи данных с внешнего носителя
Устройство для хранения команд исполняемой программы
Устройство для долговременного хранения информации
Устройство для обработки команд исполняемой программы
Где записана в момент включения ПК программа тестирования?
В микросхеме BIOS
Оперативной памяти
На внешнем носителе
В регистрах процессора
Какой памятью является постоянно запоминающее устройство?
Энергонезависимой
Энергозависимой
Динамической
Оперативной с произвольным доступом
В каком направлении передает сигналы стеклянное оптоволокно?
В одном направлении
В дуплексном режиме
В двух направлениях.
В полудуплексном режиме
Что позволяет решить секторное деление поверхности магнитного диска?
Сократить время доступа к информации
Уменьшить износ поверхности диска

Увеличить объем записываемой информации
Уменьшает расход энергии
Чем производится обработка информации ПК?
Процессором
Адаптером
Шиной
Клавиатурой
Кем были сформулированы принципы функционирования вычислительных машин в 40-х годов XX столетия?
Джоном фон Нейманом
Разработчиками компании MicroSoft
Билом Гейтсом
Клод Шеном
Где стирается информация при выключении компьютера?
В оперативной памяти
На гибком диске
Ha CD-ROM диске
На жестком диске
Что обязательно входит в состав мультимедиа-компьютера?
CD-ROM дисковод и звуковая плата
Проекционная панель
Модем
Плоттер
Манипулятор «мышь» — это ?
Устройство ввода информации
Устройство считывания информации
Устройство хранения информации
Устройство модуляции и демодуляции
Как называется управляющая программа внешними устройствами компьютера?
Драйвер
Браузер

Операционная система
Система программирования
При отключении какого устройства не функционирует ПК?
Оперативной памяти
Дисковода
Мыши
Принтера
Данные – это?
Информация в компьютерном коде
Последовательность команд
Числовая и текстовая информация
Звуковая и графическая информация
Программа – это?
Последовательность команд, которую ПК выполняет в процессе обработки данных
Информация в компьютерном коде
Числовая и текстовая информация
Звуковая и графическая информация
Какое устройство обрабатывает данные в соответствии с заданной программой?
Процессор
Устройства ввода
Оперативная память
Устройства вывода
Куда должны быть загружены в процессе обработки программа и данные?
В оперативную память
В постоянную память
В долговременную память
В кэш-память
Количество битов, воспринимаемое микропроцессором как единое целое – это?
Разрядность процессора
Производительность компьютера

Тактовая частота
Объем внутренней памяти компьютера
Количество тактов в секунду – это?
Тактовая частота
Разрядность процессора
Кэш- память
Производительность компьютера
Где находится программа загрузки операционной системы?
В постоянной памяти
В СО-диске
В кэш- памяти
В процессоре
К какому типу программ относятся операционная система?
Системным
Системе программирования
Прикладным
Тестовым

Какое программное обеспечение компьютерных систем управляет всем оборудованием и всеми другими программными обеспечениями?
====
#Операционная система
====
Драйверы
====
Микропроцессор
====
Прикладное программное обеспечение
++++
Каковы основные функции операционной системы?
====
#Управление и выполнение пользовательских приложений
====
Передача данных между компьютерами
====
Воспроизведение мультимедийных файлов
====
Сохранение данных на компьютерах
++++
Какой из них является прикладным программным обеспечением?
====
#Текстовый процессор

Операционная система
====
Система управления базами данных
====
Язык программирования
++++
Какой из них является системным программным обеспечением?
====
#Операционная система
====
Текстовый процессор
====
Веб-браузер
====
Программное обеспечение электронной почты
++++
Какая программа запускается первым при загрузке компьютере?
====
#Операционная система
====
Системное программное обеспечение
====
Системные операции
====
Специальное программное обеспечение

Что работает на компьютере и служит платформой для запуска другого программного обеспечения?
====
#Операционная система
====
Прикладное программное обеспечение
====
Системное программное обеспечение
====
Специальное программное обеспечение
++++
Какой уровень компьютерной системы находятся между аппаратным обеспечением и программой пользователя?
====
#Операционная система
====
Среда эксплуатации
====
Системная среда
====
Среда программирования
++++

Что является основной целью операционной системы:
====
#Максимально эффективное использование компьютера и его устройств
====
Предоставление людям возможности использование компьютера
====
Обеспечение занятности системных программистов
====
Упрощение использования компьютеров
++++
Укажите базовый компонент модели сетевой операционной системы
====
#Менеджер сети
====
Менеджер процессора
====
Менеджер памяти
====
Менеджер устройств
++++
Какой компонент ОС управляет основной памятью (ОЗУ), проверяет размер каждого запроса для
выделения пространство памяти и, если он является легальным запросом, ему выделяется диапазон памяти?
··· ====
#Менеджер памяти

Менеджер процессора
====
Менеджер файлов
====
Менеджер устройств
++++
Какой компонент ОС решает, как распределить центральный процессор (ЦП) и отслеживать состояние каждого процесса?
====
#Менеджер процессора
====
Менеджер процессов
====
Менеджер памяти
====
Менеджер устройств
++++
Какой компонент ОС управляет взаимоблокировками (тупиками) и ожиданиями (голоданиями) в системе?
====
#Менеджер процессов
====
Менеджер процессора
====

Менеджер файлов
====
Менеджер устройств
++++
Какой компонент ОС контролирует каждое устройство, канал и блок управления?
====
#Менеджер устройств
====
Менеджер памяти
====
Менеджер процессора
====
Менеджер файлов
++++
Какой компонент ОС отслеживает каждый файл в системе, включая файлы данных, файлы программ, компиляторы и приложения?
====
#Менеджер файлов
====
Менеджер устройств
====
Менеджер памяти
====
Менеджер процессора

Какой компонент ОС управляет процессами передачи данных между компьютерами и совместного использования ресурсов при управлении доступом пользователей к ним?
====
#Менеджер сети
====
Менеджер файлов
====
Менеджер устройств
====
Менеджер процессора
++++
Какая ОС обеспечивает доступ двух или более пользователей к программам и поддерживает совместное использование периферийных устройств?
====
#Многопользовательские операционные системы
====
Многозадачные операционные системы
====
Многопроцессорные операционные системы
====
Многопоточные операционные системы
++++

Какая ОС обеспечивает одновременное использование и управление несколькими приложениями?

====
#Многозадачные операционные системы
====
Многопоточные операционные системы
====
Многопользовательские операционные системы
====
Многопроцессорные операционные системы
++++
Какая ОС может делиться более чем одним процессором при обработке данных?
====
#Многопроцессорные операционные системы
====
Многозадачные операционные системы
====
Многопоточные операционные системы
====
Многопользовательские операционные системы
++++
В какой ОС, нужные программы загружаются частями по мере необходимости ОС?
====
#Многопоточные операционные системы
====
Многопроцессорные операционные системы

IVIH	огозадачные операционные системы
===:	=
Мно	огопользовательские операционные системы
+++-	+
Ско	лько состояний имеется в однопользовательских операционных систе
===:	=
#Дв	а состояния (занять и свободно)
===:	=
Одн	о состояние (Удержание)
===:	=
Три	состояния (Занять, простой и ожидания)
===:	=
Четі	ыре состояния (состояния Hold, Ready, Running и Finish)
+++-	<b>+</b>
Что	такая программа (задание) в операционных системах?
===:	=
#Фа	йл, хранящийся на диске, и часть работы, представленная пользовате
===:	=
Акті	ивный объект, требующий ресурсы для выполнения функций
===:	=
Част	ть процесса, выполняющегося независимо
===:	=

Что такое процесс (задача) в операционных системах?
====
#Активный объект, требующий ресурсы для выполнения функций
====
Файл, хранящийся на диске, и часть работы, представленная пользователем
====
Часть процесса, выполняющегося независимо
====
Прерывание, активирование программы с более высоким приоритетом
++++
Что такое поток в операционных системах?
====
#Часть процесса, выполняющегося независимо
====
Активный объект, требующий ресурсы для выполнения функций
====
Файл, хранящийся на диске, и единица работы, представленная пользователем
====
Прерывание, активирование программы с более высоким приоритетом
++++
Укажите основные компоненты менеджера процессоров?
====
#Планировщик заданий и планировщик процессов
====

Планировщик заданий и планировщик потоков
====
Планировщик процессов и планировщик потоков
====
Планировщик заданий и планировщик задач
++++
Какой компонент ОС обеспечивает инициализацию заданий на основе определенных критериев и отвечает за планирование заданий?
====
#Планировщик заданий (job)
====
Планировщик потоков (thread)
====
Планировщик процессов (process)
====
Планировщик задач (task)
++++
Какой компонент ОС обеспечивает планирование процесса на основе определенных критериев. Определяет шаги выполнения и отвечает за планирование процессов?
====
#Планировщик процессов (process)
====
Планировщик заданий (job)
====
Планировщик потоков (thread)

====
Планировщик задач (task)
++++
Какой компонент ОС выбирает входящее задание из очереди, помещает в очередь процесса и решает критерии запуска задания с использованием алгоритма планирования процесса и приоритета?
====
#Планировщик заданий (job)
====
Планировщик задач (task)
====
Планировщик процессов (process)
====
Планировщик потоков (thread)
++++
Какой компонент ОС определяет и выделяет ресурсы ЦП для задания, решает обработку прерываний, организует очередь обслуживания заданий во время выполнения и обнаруживает окончание выполнения задания?
====
#Планировщик процессов (process)
====
Планировщик потоков (thread)
====
Планировщик заданий (job)
====
Планировщик задач (task)

Какой компонент ОС обеспечивает балансировку нагрузок ввода-вывода и вычислений в управлении процессорами?
====
#Планировщик заданий (job)
====
Планировщик процессов (process)
====
Планировщик потоков (thread)
====
Планировщик задач (task)
++++
Какие состояния заданий управляется Планировщиком заданий в процессе обработки?
Какие состояния заданий управляется Планировщиком заданий в процессе обработки? ====
====
==== #HOLD μ FINISHED
#HOLD и FINISHED
#HOLD и FINISHED  ====  READY и RUNNING
#HOLD µ FINISHED  ====  READY µ RUNNING  ====
#HOLD \( \text{PINISHED} \) ====  READY \( \text{RUNNING} \) ====  WAITING \( \text{RUNNING} \)
#HOLD M FINISHED  ====  READY M RUNNING  ====  WAITING M RUNNING  ====
#HOLD M FINISHED  ====  READY M RUNNING  ====  WAITING M RUNNING  ====

Какие состояния процессов управляется Планировщиком процессов во время обработки?

===
#READY, RUNNING, WAITING
====
HOLD, READY, FINISHED
====
HOLD, WAITING, RUNNING
====
READY, RUNNING, FINISHED
++++
Как меняется состояние запущенного процесса при вызове прерывания?
====
#из RUNNING к READY
====
из RUNNING к FINISHED
====
из RUNNING к WAITING
====
из RUNNING к HOLD
++++
Как меняется состояние запущенного процесса при вызове ошибок ввода-вывода
====
#из RUNNING к WAITING
====
из RUNNING к READY

из RUNNING к FINISHED
====
из RUNNING к HOLD
++++
В каком алгоритме планирования процесса все процессы выполняется по мере поступления в очередь заданий?
====
#Алгоритм «Первым пришел первым обслужен»
====
Алгоритм «Кратчайшее задание следующий»
====
Алгоритм «Самое короткое оставшееся время»
====
Алгоритм «Роунд Робина»
++++
В каком алгоритме планирования процесса процессы с наименщим размеров выполняется первым?
====
#Алгоритм «Кратчайшее задание следующий»
====
Алгоритм «Первым пришел первым обслужен»
====
Алгоритм «Самое короткое оставшееся время»
====
Алгоритм «Роунд Робина»

В каком алгоритме планирования процесса процессы с наименщим остаточным размером выполняется первым?
====
#Алгоритм «Самое короткое оставшееся время»
====
Алгоритм «Первым пришел первым обслужен»
====
Алгоритм «Кратчайшее задание следующий»
====
Алгоритм «Роунд Робина»
++++
В каком алгоритме планирования процесса все процессы будут выполнены циклически по частям с определенными интервалами времени?
====
#Алгоритм «Роунд Робина»
====
Алгоритм «Самое короткое оставшееся время»
====
Алгоритм «Первым пришел первым обслужен»
====
Алгоритм «Кратчайшее задание следующий»
++++

задания ожидают недоступного ресурса, система останавливается и восстанавливается посредством внешнего вмешательства?
====
#Взаимоблокировка
====
Голодание
====
Блокировка
====
Блокировка системы
++++
Что является результатом взаимоблокировки?
====
#Влияет более одного задания, и все системные ресурсы становятся недоступными
====
Влияет только на менеджер памяти и становится недоступным
====
Влияет только на несколько программ, и они становятся недоступными
====
Влияет только на одну программу, и она становится недоступной
++++
Укажите случай взаимоблокировки (Deadlock) в запросах файлов?
====
#Программа1 имеет доступ к Файл1 и требует Файл2, Программа2 имеет доступ к Файл2 и требует Файл1

Какая проблема возникает, когда два или несколько заданий помещаются в состояние HOLD,

Программа1 имеет доступ к Файл1 и требует Файл3, Программа2 имеет доступ к Файл2 и требует Файл4

====

Программа1 имеет доступ к Файл1 и освобождает Файл1, Программа2 имеет доступ к Файл2 и требует Файл1

====

Программа1 имеет доступ к Файл1 и требует Файл2, Программа2 имеет доступ к Файл2 и освобождает Файл2

++++

Укажите случай взаимоблокировки (Deadlock) в запросах базы данных?

====

#Программа1 имеет доступ и блокирует Запись1, затем запрашивает Запись2, Программа2 имеет доступ и блокирует Запись2, затем запрашивает Запись1

====

Программа1 имеет доступ и блокирует Запись1, а затем завершает процесс, Программа1 имеет доступ и блокирует Запись2, затем запрашивает Запись1

====

Программа1 имеет доступ и блокирует Запись1, затем запрашивает Запись4, Программа2 имеет доступ и блокирует Запись2, затем запрашивает Запись3

====

Программа1 имеет доступ и блокирует Запись1, а затем завершает процесс, Программа2 имеет доступ и блокирует Запись2, затем запрашивает Запись1

++++

Укажите случай взаимоблокировки (Deadlock) в запросах по использованию выделенных устройств?

#Программа1 получает доступ к ленточному накопителю1, программа2 получает доступ к ленточному накопителю2, программа1 запрашивает ленточный накопитель2, а программа2 запрашивает ленточный накопитель1, но блокирован

====

Программа1 получает доступ к ленточному накопителю1 и освобождает ленточный накопитель1, программа2 получает доступ к ленточному накопителю2 и запрашивает ленточный накопитель1

====

Программа1 получает доступ к ленточному накопителю1 и запрашивает ленточный накопитель2, программа2 получает доступ к ленточному накопителю2 и освобождает ленточный накопитель2

====

Программа1 получает доступ к ленточному накопителю1 и запрашивает ленточный накопитель3, программа 2 получает доступ к ленточному накопителю2 и освобождает ленточный накопитель2

++++

Укажите случай взаимоблокировки (Deadlock) в запросах по использованию множества различных устройств?

====

#Программа1 запрашивает и получает ленточный накопитель, программа2 запрашивает и получает принтер, программы1 запрашивает принтер, но блокирован и программа2 запрашивает ленточный накопитель, но заблокирован

====

Программа1 запрашивает и получает ленточный накопитель, затем освобождает ленточный накопитель, программа2 запрашивает и получает ленточный накопитель затем освобождает ленточный накопитель

====

Программа1 запрашивает и получает ленточный накопитель, а затем запрашивает принтер, программа2 запрашивает и получает принтер, а затем освобождает принтер

====

Программа1 запрашивает и получает ленточный накопитель, а затем запрашивает принтер, программа2 запрашивает и получает плоттер, а затем освобождает плоттер

++++

Покажите условия, которые возникают в моменте взаимоблокировки?
====
#Взаимное исключение, удержание ресурсов, циклическое ожидание
====
Отсутствие файла, ошибка устройства, циклическое ожидание
====
Отсутствие приоритетности, отсутствие файла, ошибка устройства
====
Режим ожидания системы, удержание ресурсов, ошибка устройства
++++
Как операционные системы решают взаимоблокировки?
====
#Должен распознать и удалить одно из условий: взаимное исключение, удержание ресурсов и
циклическое ожидание
Должен распознать условия взаимоблокировки и остановить компьютер
TORNALL PACTORIST, VCTORIST DARWOOD TOWN OF TO
Должны распознать условия взаимоблокировки и перезагрузить компьютер
To revolu postposuoti, vergopus posuuse frouupopuu ja vitoriuti, prosposuuse opensuusellise sustaan.
Должен распознать условия взаимоблокировки и удалить программу из операционной системь
++++
Что означает R1 → P1 в моделировании взаимоблокировок в Управлении процессами?
====
#Процесс Р1 имеет доступ к ресурсу R1
HILPORECE LT MINICEL MOCINILY DECADENT

====
Процесс Р1 ожидает ресурса R1
====
Процесс P1 встречает взаимоблокировку с ресурсом R1
====
Процесс P1 освобождает ресурс R1
++++
Что означает R1 $\leftarrow$ P1 в моделировании взаимоблокировок в Управлении процессами?
====
#Процесс Р1 ожидает ресурса R1
====
Процесс Р1 имеет доступ к ресурсу R1
====
Процесс P1 освобождает ресурс R1
====
Процесс P1 встречает взаимоблокировку с ресурсом R1
++++
Какая стратегия обработки взаимоблокировок в управлении процессами предотвращает
появление одного из следующих условий взаимоблокировок: взаимное исключение, удержание ресурсов, отсутствие приоритетности, циклическое ожидание?
====
#Предотвращение
====
Избегание
====

Обнаружение
====
Восстановление
++++
Какая стратегия обработки взаимоблокировок в управлении процессами позволит избежать взаимоблокировки, если это станет вероятным?
====
#Избегание
====
Предотвращение
====
Восстановление
====
Обнаружение
++++
Какая стратегия обработки взаимоблокировок в управлении процессом определяет и обнаруживает тупик, когда это происходит?
====
#Обнаружение
====
Избегание
====
Предотвращение
====
Восстановление

++++
------

Какая стратегия обработки взаимоблокировок в процессе управления быстро и грамотно возобновляет работу системы?
====
#Восстановление
====
Обнаружение
====
Избегание
====
Предотвращение
++++
Какая проблема возникает, когда бесконечная отсрочка выполнения задания и работы произойдет с ожиданием ресурсов, которые никогда не становятся доступными?
====
#Голодание
====
Системная блокировка
====
Взаимоблокировки
====
Блокировки
++++

В какой схеме распределения памяти основная память полностью будет выделена для одного задания?
====
#Однопользовательская схема
====
Фиксированные разделы
====
Динамические разделы
====
Перемещаемые динамические разделы
++++
Какая схема распределения памяти не допускает режим мультипрограммирования, то есть многозадачность?
====
#Однопользовательская схема
====
Фиксированные разделы
====
Динамические разделы
====
Перемещаемые динамические разделы
++++
В какой схеме распределения памяти основная память разделяется при запуске системы и выделяется по способу один раздел на одно задание?
====
#Фиксированные разделы

Динамические разделы
====
Однопользовательская схема
====
Перемещаемые динамические разделы
****
Какой метод распределения ресурсов используется в схеме распределения памяти с фиксированными разделами?
====
#Первый доступный раздел с требуемым размером
====
Последний доступный раздел с требуемым размером
====
Первым пришел первым обслужен
====
Первым пришел последним обслужен
++++
В какой схеме распределения памяти основная память разбивается на разделы, когда задание запрашивает памяти при загрузке и выделяет по способу один раздел на задание?
====
#Динамические разделы
====
Перемещаемые динамические разделы
====

Фиксированные разделы
====
Однопользовательская схема
++++
Какой метод распределения ресурсов используется в схеме распределения памяти с динамическими разделами?
====
#Первым пришел первым обслужен
====
Первый доступный раздел с требуемым размером
===
Последний доступный раздел с требуемым размером
====
Первым пришел последним обслужен
++++
Какие методы распределения свободного пространства памяти для управления памятью существует?
====
#Распределение памяти: Первый-подходящий и Лучший подходящий
====
Распределение памяти: Ближайший-подходящий и Лучший подходящий
===
Распределение памяти: Первый-подходящий и Последний подходящий
====
Распределение памяти: Первый-подходящий и Ближайший-подходящий

Какой метод распределения свободного пространства для управления памятью использует правило «Первый раздел, соответствующий требованиям»?
====
#Распределение памяти по принципу "Первый-подходящий"
====
Распределение памяти по принципу "Лучший-подходящий"
====
Распределение памяти по принципу "Ближайший-подходящий"
====
Распределение памяти по принципу "Последний-подходящий"
++++
Какой метод распределения свободного пространства в управлении памятью использует правило «Самый подходящий раздел, соответствующий требованиям»?
====
#Распределение памяти по принципу "Лучший-подходящий"
====
Распределение памяти по принципу "Ближайший-подходящий"
====
Распределение памяти по принципу "Первый-подходящий"
====
Распределение памяти по принципу "Последний-подходящий"

памяти "Первый-подходящий (First-fit)" для управления памятью? N=1. Диапазон памяти = 4075, Размер блока памяти = 1005 N=2. Диапазон памяти = 6240, Размер блока памяти = 210 N=3. Диапазон памяти = 7160, Размер блока памяти = 600 N=4. Диапазон памяти = 7760, Размер блока памяти = 150 ==== #Раздел 1 с размером 1005 ==== Раздел 2 с размером 210 ==== Раздел 3 с размером 600 ==== Раздел 4 с размером 150 ++++ Какой раздел памяти будет выбран для загрузки задания с размером 200 в методе распределения памяти "Лучший-подходящий (Best-fit)" для управления памятью? N=1. Диапазон памяти = 4075, Размер блока памяти = 1005 N=2. Диапазон памяти = 6240, Размер блока памяти = 210 N=3. Диапазон памяти = 7160, Размер блока памяти = 600 N=4. Диапазон памяти = 7760, Размер блока памяти = 150 #Раздел 2 с размером 210 ==== Раздел 4 с размером 150 ====

Раздел 1 с размером 1005

Какой раздел памяти будет выбран для загрузки задания с размером 200 в методе распределения

Раздел 3 с размером 600

++++

Что произойдет, если Программа3 с размером 250 запросит выделение памяти из Менеджера памяти, если имеется только следующие разделы?

N=1. Диапазон памяти = 4075, Размер блока памяти = 105, Состояние = Занять

N=2. Диапазон памяти = 6240, Размер блока памяти = 210, Состояние = Свободно

N=3. Диапазон памяти = 7160, Размер блока памяти = 600, Состояние = Занять

N=4. Диапазон памяти = 7760, Размер блока памяти = 150, Состояние = Свободно

====

#Программа 3 будет подождать

====

Программа 3 будет загружено в раздел 1

====

Программа 3 будет загружено в раздел 2

====

Программа 3 будет загружено в разделы 2 и 3

++++

Какой результат получим после объединения двух выбранных блоков (N2 и N3) в процессе освобождения памяти?

N=1. Диапазон памяти = 4075, Размер блока памяти = 105, Состояние = Свободно

N=2. Диапазон памяти = 6240, Размер блока памяти = 200, Состояние = Занять

N=3. Диапазон памяти = 6440, Размер блока памяти = 100, Состояние = Свободно

N=4. Диапазон памяти = 7160, Размер блока памяти = 600, Состояние = Свободно

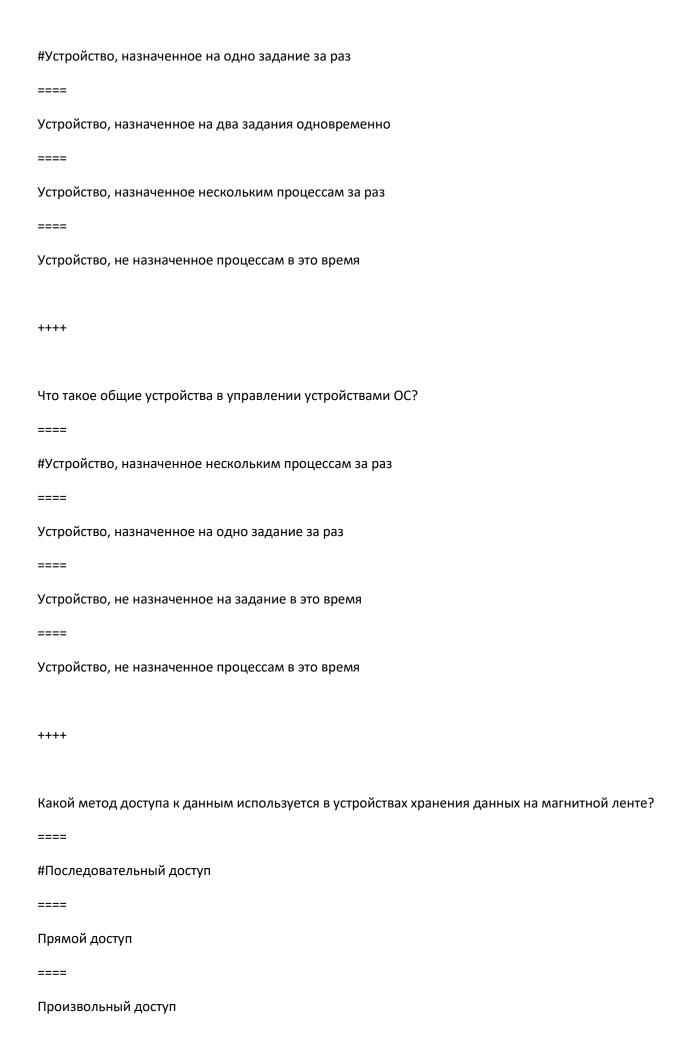
N=5. Диапазон памяти = 7760, Размер блока памяти = 150, Состояние = Свободно

====
#Диапазон памяти: 6240, Размер блока памяти: 300, Состояние: Свободно
====
Диапазон памяти: 6440, Размер блока памяти: 200, Состояние: Свободно
====
Диапазон памяти: 6240, Размер блока памяти: 300, Состояние: Занять
====
Диапазон памяти: 6440, Размер блока памяти: 300, Состояние: Свободно
++++
Какая схема распределения памяти обеспечивает использование памяти без потер со сдвигом программ, восстановление фрагментированных разделов пространств памяти, и перемещает каждой программы в памяти?
====
#Перемещаемые динамические разделы
====
Динамические разделы
====
Однопользовательская схема
====
Фиксированные разделы
++++
В какой схеме распределения памяти используется граничные регистры и регистры перемещения?
====
#Перемещаемые динамические разделы

Фиксированные разделы
====
Динамические разделы
====
Однопользовательская схема
++++
Список свободных и список занятых разделов памяти обновляется после перемещения каждой программы при использовании схемы распределения памяти для перемещаемых динамических разделов. Это правда?
====
#Да, верно
====
Нет, ложь
====
Да, только после третьей
====
Да, только один раз
++++
Виртуальная память позволяет
====
#загружать программы, размер которых превышает объем доступной физической памяти
====
загружать программы, скомпилированные для другого процессора
====
отказаться от предоставления прикладным процессам оперативной памяти

<b></b>
загружать множество небольших программ, суммарный объем которых больше объема физической памяти
++++
Как называется метод управления памяти, предоставляющий возможность подкачивать на диск содержание не используемой области памяти, чтобы сделать память доступной для других приложений или процессов?
====
#Подкачка памяти (Memory Swapping)
====
Страничная организация памяти (Memory Paging)
====
Фрагментация диска (Disk Fragmentation)
====
Фрагментация памяти (Memory Fragmentation)
++++
Как называется схема управления памятью, с помощью которой компьютер сохраняет и извлекает данные из вторичного хранилища для использования в качестве основной памяти в операционны системах?
====
#Страничная организация памяти (Memory Paging)
====
Страничная организация дисков (Disk Paging)
====
Подкачка памяти (Memory Swapping)
====
Сегментация диска (Disk Segmentation)

Какое устройство является хранилищем (носителем) информации последовательного доступа
====
#Магнитная лента
====
Магнитный диск с фиксированной головкой
====
Магнитный диск с подвижной головкой
====
Устройства с фиксированной головкой
++++
Какое устройство является хранилищем (носителем) информации прямого доступа?
====
#Магнитный диск с подвижной головкой
====
Магнитная лента с фиксированной головкой
====
Магнитная лента с подвижной головкой
====
Сочетание магнитной ленты и магнитного диска
++++
Что такое выделенные устройства в управлении устройствами ОС?



====
Синхронный доступ
++++
Что такое IRG, которые выделяется между записями в последовательных устройствах хранения данных?
====
#Разрыв между записями
====
Периодические группы записей
====
Межблочный разрыв
====
Межресурсный разрыв
++++
Что такое IBG, которые выделяется между блоками записей в последовательных устройствах хранения данных?
====
#Межблочный разрыв
====
Группы интервальных блоков
====
Межблочные группы
====
Разрыв между записями

В каких типах устройств хранения данных головки чтения и записи данных являются неподвижными?
====
#Магнитный диск с фиксированной головкой
====
Магнитный диск с подвижной головкой
====
Магнитная лента с подвижной головкой
====
Устройства с фиксированной головкой
++++
В каких типах устройств хранения данных головки чтения и записи перемещаются по дорожкам поверхности диска?
поверхности диска?
поверхности диска?
поверхности диска? ==== #Магнитный диск с подвижной головкой
поверхности диска? ==== #Магнитный диск с подвижной головкой ====
поверхности диска?  ====  #Магнитный диск с подвижной головкой  ====  Магнитный диск с фиксированной головкой
поверхности диска?  ====  #Магнитный диск с подвижной головкой  ====  Магнитный диск с фиксированной головкой  ====
поверхности диска?  ====  #Магнитный диск с подвижной головкой  ====  Магнитный диск с фиксированной головкой  ====  Устройства с фиксированной головкой
поверхности диска?  ====  #Магнитный диск с подвижной головкой  ====  Магнитный диск с фиксированной головкой  ====  Устройства с фиксированной головкой  ====
поверхности диска?  ====  #Магнитный диск с подвижной головкой  ====  Магнитный диск с фиксированной головкой  ====  Устройства с фиксированной головкой  ====

Какое дисковое хранилища данных разделяется на дорожки, цилиндры и сектора?

====
#Магнитный диск
====
Оптический диск
====
Флэш-диск
====
Магнитная лента
++++
Какой из следующих составляющих диска является частью диска, который проходит под одной неподвижной головкой во время вращения диска и имеет ширина равным на 1 бит?
====
#Трек
====
Цилиндр
====
Сектор
====
Кластер
++++
Какой из следующих составляющих диска состоит из набора треков, рассматриваемых всеми головами (на отдельных дисковых пластинах) в одном месте поиска?
====
#Цилиндр

Трек
====
Секторы
====
Кластер
++++
Какой из них является основным блоком хранения данных и делит треки на сегменты?
====
#Сектор
====
Цилиндр
====
Трек
====
Кластер
++++
Укажите оптический диск только для чтения?
====
#CD-ROM
====
CD-R
====
CD-RW
====
DVD-R

====

Укажите только записываемый (не стираемый) оптический диск?
====
#CD-R
====
CD-ROM
====
CD-RW
====
DVD-RW
++++
Укажите перезаписываемый оптический диск?
====
#CD-RW
====
CD-R
====
CD-ROM
====
DVD-R
++++
Какой из них является энергонезависимой памятью?

#Флэш-память
====
Память DRAM
====
Память SRAM
====
Память SDRAM
++++
Какой из этих устройств хранения данных сторится в виде флэш-памяти и подключается к USB порту?
====
#USB-флэш накопитель
====
USB-принтер
====
USB-клавиатура
====
USB-мышка
++++
Назовите время позиционирования головки чтения/записи на дорожке в магнитных дисках с подвижной головкой?
====
#Время установки
====
Время поиска

====
Время передачи
===
Время сдвига
++++
Назовите время вращения диска до желаемой записи под головкой чтения/записи в магнитных дисках?
====
#Время поиска
====
Время сдвига
====
Время установки
====
Время передачи
++++
Назовите время, требуемое для передачи данных из вторичного хранилища (магнитного диска) в основную память?
====
#Время передачи
====
Время сдвига
====
Время поиска
====

Время установки
++++
Что является группой связанных записей, содержащих информацию, которая будет
использоваться конкретными прикладными программами?
====
#Файл
====
Папка
====
Запись
====
Фрагмент
++++
Какие виды данных содержится в файлах программ?
====
#Команды
====
Пиксели
====
Тексты
====
Коды
++++

В каком объекте содержатся специальные файлы со списками имен файлов и их атрибутов?
====
#Папки
====
Файлы
====
Томы
====
Фрагменты
++++
Какой из этих объектов является именованным местом на диске для хранения файлов
====
#Папка
====
Файл
====
Версия
====
Том
++++
Какие команды является встроенными в программах для управления файлов (File Managers)?
====
#Открыть, Закрыть, Читать, Записать, Изменить
====
Создать, Удалить, Переименовать, Копировать

```
====
Открыть, Закрыть, Создать, Удалить
====
Создать, Удалить, Читать, Записать
++++
Какие команды представлены в интерактивном режиме в диспетчере файлов?
====
#Создать, Удалить, Переименовать, Копировать
====
Создать, Удалить, Читать, Записать
====
Открыть, Закрыть, Читать, Записать, Изменить
====
Открыть, Закрыть, Создать, Удалить
++++
Из чего состоит относительное имя файла?
#Имя файла
====
Имя файла и папки
====
Имя файла и расширение
====
Имя файла и полный путь
```

В чем состоит абсолютное имя файла?
====
#Имя файла и полный путь
====
Имя файла
====
Имя файла и папки
====
Имя файла и расширение
++++
Для чего используется расширение файла?
====
==== #Определение типа
#Определение типа
#Определение типа ====
#Определение типа ==== Определение размера
#Определение типа ==== Определение размера ====
#Определение типа ==== Определение размера ==== Определение дату
#Определение типа ====  Определение размера ====  Определение дату ====
#Определение типа  ====  Определение размера  ====  Определение дату  ====  Определение доступа

#Список вложенных каталогов

====
Список файлов
====
Список томов
====
Список расширений
++++
Какой из них является абсолютным именем файла?
====
#C:\ IMFST \ FLYNN \ INVENTORY_COST.DOC
====
INVENTORY_COST.DOC
====
INVENTORY_COST
====
FLYNN \ INVENTORY_COST.DOC
++++
Задано полное имя файла C:\DOC\proba.txt. Назовите имя папки, в котором находится файл proba.txt.
====
#DOC
====
proba.txt
====
txt

C:\DOC\proba.txt
++++
Файл с расширением "mp3" содержит:
====
#звук
====
звук и видео

====

====

Микропроцессор:
А. Программное устройство обработки информации
Б. Программные устройства хранения данных
С. Непрограммное устройство обработки данных
D. Устройство хранения данных
Базовая система ввода / вывода (BIOS) Предназначен для:
А. Самодиагностика и тестирование материнской платы и подключенных к ней устройств
Б. Диагностика и тестирование монитора
В. Самодиагностика и тестирование клавиатур и принтеров
D. Плоттер, самодиагностика и тестирование копировальных устройств
Какой разъем предназначен для установки процессора?
А. Сокет
Б. Чипсет
К. Шина
D. Порт
Какой функциональный блок не входит в состав процессора компьютера?
А. Флэш-память
Б. Арифметико-логическое устройство
С. Кэш-память
D. Устройство управления
Какой уровень кеш-памяти самый быстрый?
А. Первая степень
Б. Вторая степень
С. Третья степень
D. Четвертая степень
Самый быстрый тип памяти в компьютере - это
А. Регистры процессора
Б. Оперативная память
С. Кэш-память
D. Жесткий диск

Какая скорость у процессора?
А. Количество элементарных операций, выполняемых процессором за единицу времени
Б. Это максимальное количество двоичных кодов, которые могут обрабатываться или передаваться одновременно.
С. Временной интервал между началом двух соседних тактовых импульсов.
<ul> <li>D. Количество импульсов, генерируемых генератором в секунду.</li> </ul>
Какой из них не является основным (ОЗУ)?
Цена
Б. Тип памяти
С. Проводимость
D. Задержка
Оперативная основная (RAM) Предназначена для:
А. Введите в него запущенные программы и данные
Б. Долгосрочное хранение данных на компьютере
С. Выполнение арифметических операций с числами
D. Обмен данными между чипсетом и устройствами K / Ch
Динамическое ОЗУ имеет следующие преимущества перед статическим ОЗУ:
А. Относительно низкая цена
Б. Надежность
С. Высокая скорость доступа к нему.
D. Возможность работы в двухканальном режиме
Используется как статическая RAM?
А. Кэш-память
Б. Видеопамять
С. Память жесткого диска
D. Флэш-память
Микропроцессоры делятся по количеству больших интегральных схем (КИС) в микропроцессорном наборе:
А. Монокристаллический, многокристальный и многокристальный фрагмент
Б. Одноканальный, многоканальный
С. Одноадресный, многоадресный

D. Одноразрядный, многократный разряд

Система команд, типы обрабатываемых данных, методы адресации и принципы работы микропроцессора
А. Макроархитектура
Б. Микроархитектура
С. Миниархитектура
D. Моноархитектура
Как микропроцессор координирует работу всех устройств в цифровой системе?
А. Использование шины управления
Б. Использование шины данных
С. Использование адресной шины
<ul> <li>D. Использование энергонезависимого запоминающего устройства</li> </ul>
Структура любого элемента формата команды:
А. Код операции
Б. Операнд
С. Адресная зона
D. Регистрация
По какому типу шины передаются только выходные сигналы микропроцессора?
А. На адресной шине
Б. На шине управления
С. На шине данных
D. Требуемой шины здесь нет
В чем заключается важная особенность команды?
А. Формат
Б. Процесс
С. Функциональная функция
D. Адрес
Особенности микропроцессора:
А. Тактильная частота, разряд
Б. Ввод / вывод
С. Логическое управление

D. Режим кодирования памяти

что является наиоолее важным компонентом люоого формата команд:
А. Код операции
Б. Адресная зона
С. Зарегистрироваться
D. Операнд
Как расширить рабочие возможности микропроцессора?
А. Увеличивая количество регистров
Б. за счет увеличения количества ПЗУ
С. Увеличивая количество памяти данных
D. Увеличивая количество сигналов
Конвейер - это
А. Специальное устройство, разделяющее выполнение команды на несколько этапов;
Б. Программное обеспечение, создаваемое пользователями
С. Программа, которая разделяет выполнение команды на несколько этапов
D. Специальное устройство
Способ повышения производительности системы путем кэширования часто используемых данных и кода называется
А. Кеширование
Б. Сегментация памяти
С. Добавить память
D. Обращение
Сколько общих функциональных регистров у микропроцессора КР580?
A. 6
B. 5
C. 4
Д. 7
Для чего используются регистры общего назначения?
А. Предназначен для хранения операндов арифметико-логических команд, а также адресов или отдельных компонентов ячеек памяти.

Б. Для доступа к сегментам

С. Чтобы проверить состояние процессора и программного обеспечения

D. Для контроля состояния процессора

 $A.\ B,\ C,\ D,\ E,\ H,\ L$ 

Б. В, С, D, Е, Н

C. Z, S, P, C, AC

D. Z, S, B, C, D, E
Язык ассемблера - это
А. Символьный вид машинного языка
Б. Расширенный язык программирования
С. Объектно-ориентированный язык программирования
<ul><li>D. Набор команд и операторов в Паскале</li></ul>
Сколько общих регистров функций у микропроцессора 8086?
A. 8
Б. 6
C. 4
Д. 5
Системное программное обеспечение
А. это тип компьютерного программного обеспечения, предназначенного для управления оборудованием и приложениями компьютера.
Б это программа или группа программ, предназначенная для конечных пользователей.
С. это программы, которые помогают анализировать, настраивать, оптимизировать или обслуживать компьютер.
D. дополнительный доступ, новые пароли, антивирусное программное обеспечение, шифрование, брандмауэры, программное обеспечение для контроля доступа в Интернет.
Приложения
А. Это программа или группа программ, предназначенная для конечных пользователей.
В это компьютерная программа, предназначенная для управления компьютерным оборудованием и приложениями.
С. это программы, которые помогают анализировать, настраивать, оптимизировать или обслуживать компьютер.
D. дополнительный доступ, новые пароли, антивирусное программное обеспечение, шифрование, брандмауэры, программное обеспечение для контроля доступа в Интернет.

Какие регистры микропроцессора КР580 являются общими функциональными регистрами?

Коммунальные услуги....

А. Это программы, которые помогают анализировать, настраивать, оптимизировать или обслуживать компьютер.

Б. дополнительный доступ, новые пароли, антивирусное программное обеспечение, шифрование, брандмауэры, программное обеспечение для контроля доступа в Интернет.

С. - это тип компьютерной программы, предназначенной для управления компьютерным оборудованием и приложениями.

D. это программа или группа программ, предназначенная для конечных пользователей.

Тактовая частота....

- А. Указывает количество операций, выполняемых процессором в секунду.
- Б. Количество двоичных битов, которые процессор обрабатывает за 2 цикла.
- С. Количество двоичных битов, которые процессор обрабатывает за 4 цикла.
- D. Количество двоичных битов, которые процессор выполняет за 5 циклов.

Определите, какие числа используются в двоичной системе счисления.

А. 0 и 1

Б. 0-9

С. 1 и 2

Д. 0 - 2

Укажите функцию сопроцессора.

- А. Данные точки процесса с плавающей запятой
- Б. Координаты кеша и процессора
- С. Обрабатывает определенные числа
- D. Обрабатывает данные на внешних интерфейсах

Разряд в процессоре....

- А. Количество двоичных битов, которые процессор обрабатывает за 1 такт.
- Б. Количество циклов обработки данных, которые процессор производит за 2 секунды.
- С. Количество циклов обработки данных, которые процессор производит за 3 секунды.
- D. Количество циклов обработки данных, которые процессор производит за 4 секунды.

Кэш-память микропроцессора - бу.

- А. Буфер между процессором и основной памятью
- Б. Зона обмена
- С. Динамическая память

## D. Постоянная память

Какой тип данных на микропроцессоре составляет 8 бит?

- А. Байт
- Б. Слово
- К. Тетрад
- D. Двоичное слово

## Архитектура Фон Неймана включает:

- А. Одно запоминающее устройство, ЦП, к / ч устройства и шина для хранения программ и данных
- Б. Отдельное запоминающее устройство, ЦП, к / ч устройство для хранения программ и данных
- С. Отдельное запоминающее устройство для хранения программ и данных, CPU, k / ch устройство, шинная система
- D. Устройство памяти для хранения программ, CPU, к / ч устройство

## Гарвардская архитектура включает:

- А. Отдельное запоминающее устройство для хранения программ и данных, CPU, k / ch устройство, шинная система
- Б. Устройство памяти для хранения программ, ЦП, к / ч устройство
- С. Единое запоминающее устройство для хранения программ и данных, СРU, к/ ч устройства и шинная система
- D. Шинная система, ЦП, к / ч устройство

Регистры процессора Intel 8086 являются общими функциональными регистрами.

- A. AX, BX, CX, DX
- Б. CS, SS, DS, ES
- C. AX, BX, CX, DX, EX, HX
- Д. СИ, ДИ, БП, ИП

Какая группа регистров АХ, ВХ, СХ, DX принадлежит микропроцессору Intel 8086?

- А. Регистры общих функций
- Б. Сегментные регистры
- С. Системные регистры
- D. Регистры состояния

Какие типы команд доступны в микропроцессоре Intel 8086?

Б. 6
C. 4
Д. 7
Найдите строку, в которой правильно указаны типы процессоров.
A. CISC, RISC, MISC, VLIW
Б. NISC, RISC, MISC, VLIW
C. CISC, RISC, JISC, VLIW
D. CISC, RISC, DISC, VLIW
RISC - это
А. Компьютер с сокращенным набором команд
Б. Компьютер с полным набором команд
С. Команды с большой длиной
D. Устные команды с большой длиной
Процессор с сокращенным набором команд:
A. RISC
B. CISC
С. РАЗНОЕ
D. VLIW
Процессор с полным набором команд:
A. CISC
B. RISC
С. РАЗНОЕ
D. VLIW
Какое основное устройство выполняет команды на процессоре?
А. Ядро
Б. Буфер
С. Память
Д. Шина
Многоядерный микропроцессор - это
А. Процессор с двумя или более ядрами

Б. Мощный базовый процессор
С. Одноядерный процессор
D. Одноядерный процессор
Несколько потоков команд и один поток данных - это
A. MISD
Б. SIMD
C. SISD
D. MIMD
Один поток команд и один поток данных
A. SISD
Б. SIMD
C. MIMD
D. MISD
Множественные потоки команд и множественные потоки данных
A. MIMD
Б. MISD
C. SISD
D. SIMD
Один поток команд и несколько потоков данных - это
A. SIMD
Б. SISD
C. MISD
D. MIMD
Процессоры с максимальной производительностью при выполнении элементарных операций?
А. Процессоры с сокращенным набором команд
Б. Процессоры с полным набором команд
С. Процессоры с обобщенным набором команд
<ul><li>D. Процессоры с длинным набором команд</li></ul>
Какая элементная база ланных используется в компьютерах 1-го поколения?

А. Электронные вакуумные лампы

Б. Транзисторы
С. Интегральные схемы
D. Большие интегральные схемы
Какая элементная база данных используется в компьютерах 2-го поколения?
А. Транзисторы
Б. Электронные вакуумные лампы
С. Интегральные схемы
D. Большие интегральные схемы
Какая элементная база данных используется в компьютерах 3-го поколения?
А. Интегрированные чипы
Б. Электронные вакуумные лампы
С. Большие интегральные схемы
D. Транзисторы
Какая элементная база данных используется в компьютерах 4-го поколения?
А. Большие интегральные схемы
Б. Транзисторы
С. Интегральные схемы
D. Электронные вакуумные лампы
Стек
А. Основная память микропроцессора
Б. Постоянная память
С. Программируемая память
D. Ассоциативная память
Регистр - это узел разработан.
А. Для хранения и изменения двоичных чисел
Б. Хранить и передавать информацию
С. Для передачи данных
D. Хранить и кодировать данные
Преимущества прямой адресации данных:
А. Сократите временные затраты на передачу данных

В. Необходимость перенаправления программы
D. Правильный ответ не дан
Является ли значение операнда типом адресации, предварительно сохраненным в одном из регистропроцессора?
А. Зарегистрированная адресация
Б. Относительная адресация
С. Прямая адресация
D. Прямая адресация памяти
Значение операнда - это тип адресации, содержащийся в команде?
А. Прямая адресация
Б. Прямая адресация памяти
С. Зарегистрированная адресация
<ul><li>D. Относительная адресация</li></ul>
Системы с одним потоком приложений и несколькими потоками данных:
A. MPMD
Б. SISD
C. SMSD
D. MPMD
Системы с несколькими потоками приложений и несколькими потоками данных:
A. MPMD
Б. MIMD
C. MISD
д. СПМД
В вариации Флинна есть несколько типов архитектуры
A. 4
Б. 5
C. 6
Д. 8
По способу организации передачи и обработки информации процессоры делятся на:

Б. Удобство в процессе программирования

Б. Только параллельное движение
С. Просто двигайтесь последовательно
D. Параллельное и последовательное движение
Это стандартный код для обмена информацией
A. Код ASCII
В. Код ЈЈК
C. Код FDD
D. Код ASIIC
Когда приложение запущено хранится.
А. В основной (оперативной) памяти
Б. Кеш находится в памяти
С. В постоянной памяти
D. Во внешней памяти
Какова многопроцессорная архитектура микропроцессорных систем?
А. Система состоит из нескольких процессоров
Б. Система состоит из нескольких ядер
С. Система состоит из нескольких шин
D. Система состоит из нескольких устройств ввода и вывода.
На каком конвейере выполняются команды на следующих этапах: выборка, декодирование, выполнение, обратная запись?
А. Четырехступенчатый генеральный конвейер
Б. Двухступенчатый генеральный конвейер
С. Трехступенчатый генеральный конвейер
<ul><li>D. Пятиступенчатый генеральный конвейер</li></ul>
Какой принцип обработки позволяет процессорам обрабатывать несколько команд одновременно?
А. Принцип конвейерной обработки
Б. Принцип без конвейерной обработки

С. Принцип последовательной обработки

D. Принцип одновременной обработки

А. Последовательное, параллельное и параллельное - последовательное движение

Как называется выполнение пошаговых арифметических операций над действительными числами в AMQ?
А. Арифметический конвейер
Б. Конвейер
С. Супер конвейер
D. Гиперконвейер
В каком конфликте конвейера выполнение отдельной команды зависит от результата предыдущей?
А. Конфликт данных
В. Конфликт в управлении
С. Системный конфликт
D. Конфликт при обработке
Какова архитектура вычислительной системы, построенной из отдельных узлов, включая процессор, локальный банк памяти, коммуникационные процессоры или сетевые адаптеры, иногда жесткие диски и другие устройства ввода-вывода?
А. Симметричные мультипроцессоры
Б. Массив-параллельные процессоры
С. Общие дисковые кластеры
D. Асимметричные мультипроцессоры
Какой процессор на уровне команд, называемый параллелизмом, поддерживает (т. Е. Выполнение нескольких команд одновременно), потому что несколько идентичных функциональных блоков добавляются к его вычислительному ядру?
А. Суперкаларный процессор
Б. Векторный процессор
С. Симметричный процессор
D. Скалярный процессор
В какой строке правильно указана симметричная многопроцессорная архитектура обработки?
A. SMP
Б. МРР
C. SMPT
D. SMT
Параллельная обработка массивов
A. MPP
Б. SMP

C. SMT
D. MPT
В какой архитектуре физически разделена память?
A. MPP
Б. SMP
C. SMT
D. MTP
В какой архитектуре общая память?
A. SMP
Б. МРР
C. SMT
D. MTP
Как называется метод, использующий структуру задач и позволяющий заменить решение одной большой проблемы на решение небольшой, взаимосвязанной, но простой?
А. Разложение
Б. Состав
С. Разделение
D. Сбор
Какое деление матрицы выделяет каждому потоку определенный набор строк или столбцов матрицы?
А. Линейное разделение
Б. Разделение блоков
С. Циклическое деление
D. Серийное деление
Как называется процессор, содержащий два или более вычислительных ядра на одном чипе или корпусе процессора?
А. Многоядерный процессор
Б. Многопроцессорная система
С. Многопроцессорная система
<ul><li>D. Многопотоковый процессор</li></ul>

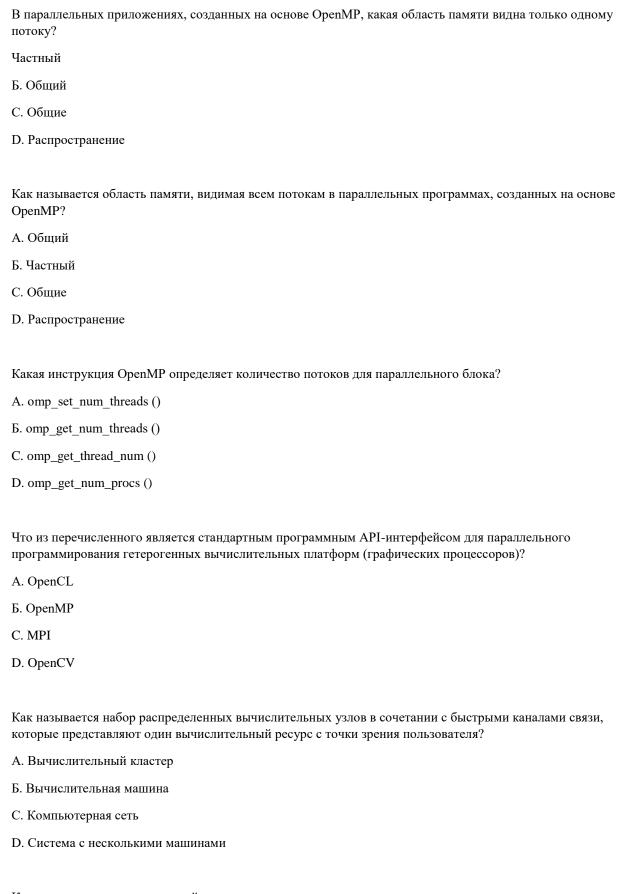
Определите строку, в которой правильно перечислены типы параллелизма.

А. Параллелизм на уровне данных, параллелизм на уровне команд, параллелизм на уровне потока
Б. Параллелизм на уровне команд, параллелизм на уровне потока, параллелизм на уровне элементов
С. Параллелизм на уровне потоков, параллелизм на уровне команд, параллелизм на уровне ядер
D. Параллелизм на уровне элементов, параллелизм на уровне ядра, параллелизм на уровне данных
Одновременная многопоточность - это
A. SMT
Б. SMP
C. MPP
D. MPT
Hyper-threading this
А. Гиперпоток
Б. Многопоточность
С. Один поток
D. Множественный поток
Сколько вычислительных ядер в двухъядерном процессоре?
A. 2
B. 4
C. 6
Д. 8
Сколько вычислительных ядер у четырехъядерного процессора?
A. 4
B. 6
C. 8
Д. 16
В какой архитектуре многоядерных процессоров все ядра процессора выполняют одни и те же функции?
А. Гомогенная (та же) архитектура
Б. Гетерогенная архитектура
С. Многоядерная архитектура
D. Многопроцессорная архитектура

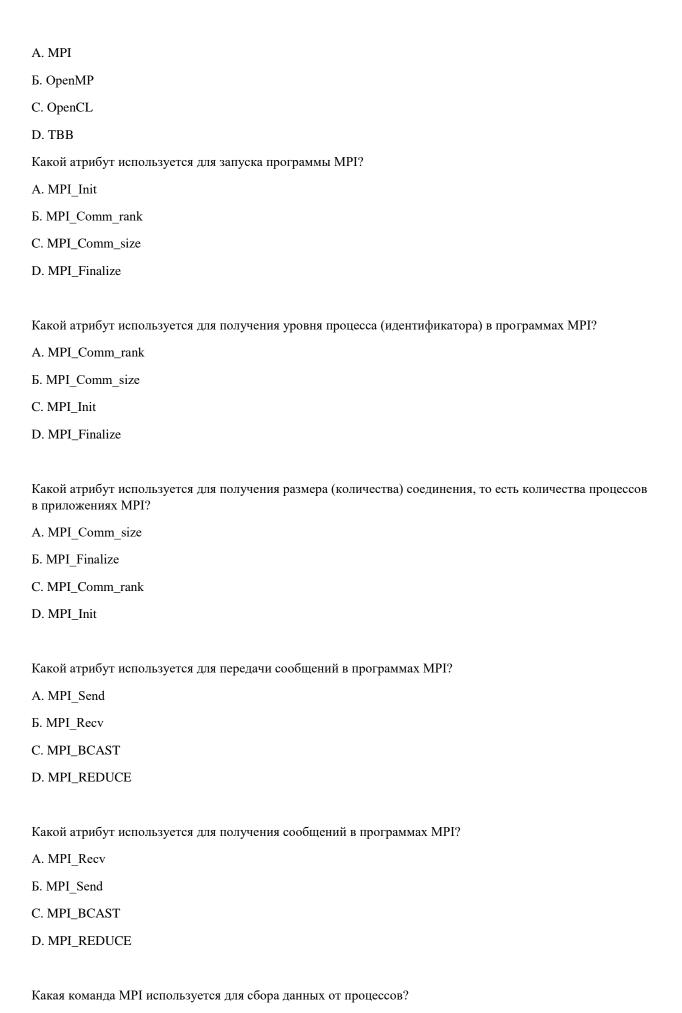
В какой архитектуре многоядерных процессоров ядро процессора выполняет различные функции?

А. Гетерогенная архитектура
Б. Однородная архитектура
С. Многоядерная архитектура
D. Многопроцессорная архитектура
Как называется программный интерфейс, предназначенный для программирования многопоточных приложений в многопроцессорных и многоядерных системах с общей памятью?
A. OpenMP
B. MPI
C. OpenCL
D. OpenCV
В каких инструкциях (директивах) запускаются параллельные разделы в ОрепМР?
A. pragma omp
B. pragma omp for
C. pragma omp parallel
D. pragma omp barrier
Какая инструкция используется в OpenMP для параллельных вычислений цикла for?
Какая инструкция используется в OpenMP для параллельных вычислений цикла for?  A. pragma omp for
A. pragma omp for
A. pragma omp for Б. pragma omp barrier
A. pragma omp for Б. pragma omp barrier С. pragma omp parallel
A. pragma omp for Б. pragma omp barrier С. pragma omp parallel
A. pragma omp for Б. pragma omp barrier С. pragma omp parallel D. pragma omp single
A. pragma omp for Б. pragma omp barrier С. pragma omp parallel D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?
A. pragma omp for Б. pragma omp barrier С. pragma omp parallel D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?  А. pragma omp parallel
A. pragma omp for  Б. pragma omp barrier  С. pragma omp parallel  D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?  А. pragma omp parallel  В. pragma omp for
A. pragma omp for  Б. pragma omp barrier  С. pragma omp parallel  D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?  А. pragma omp parallel  В. pragma omp for  С. pragma omp barrier
A. pragma omp for  Б. pragma omp barrier  С. pragma omp parallel  D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?  А. pragma omp parallel  В. pragma omp for  С. pragma omp barrier
A. pragma omp for  Б. pragma omp barrier  С. pragma omp parallel  D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений?  А. pragma omp parallel  В. pragma omp for  С. pragma omp barrier  D. pragma omp single  Какая модель параллельного программирования предлагает OpenMP использовать один и тот же код для
A. pragma omp for Б. pragma omp barrier C. pragma omp parallel D. pragma omp single  Какую инструкцию OpenMP использует для создания параллельных потоков и параллельных вычислений? A. pragma omp parallel B. pragma omp for C. pragma omp barrier D. pragma omp single  Какая модель параллельного программирования предлагает OpenMP использовать один и тот же код для всех параллельных потоков?

D. MISD-модель (несколько инструкций, единичные данные)



Какая из следующих технологий основана на модели параллельного программирования, которая передает сообщения, которые перемещают данные из одного поля адреса процесса в другое поле адреса процесса посредством совместных операций над каждым процессом?



- A. MPI\_GATHER
- Б. MPI\_SCATTER
- C. MPI\_REDUCE
- D. MPI\_BCAST