

UNIVERSIDAD DE BUENOS AIRES

Facultad de Ciencias Exactas y Naturales

Departamento de Computación

Organización del Computador



TRABAJO PRÁCTICO NÚMERO 2

Nombre del Grupo: Napolitana con Jamón y Morrones

Alumnos:

Izcovich, Sabrina | sizcovich@gmail.com | LU 550/11

López Veluscek, Matías | milopezv@gmail.com | 926/10

Tito, Matías Gonzalo | matias.tito@gmail.com | 437/06

Índice

1. Introducción	3
2. Desarrollo	3
3. Resultados	3
4. Conclusión	3
5. Referencias	3

1. Introducción

El objetivo de este trabajo práctico fue experimentar utilizando el modelo de programación SIMD. Para ello, fue requerido implementar seis filtros para procesamiento de imágenes (Recortar, Halftone, Umbralizar, Colorizar, Efecto Plasma y Rotar) tanto en *C* como en *Assembler*.

Por otro lado, debimos analizar la performance de un procesador al hacer uso de las operaciones SIMD. Para ello, realizamos comparaciones de velocidad entre los dos tipos de implementaciones realizados utilizando la herramienta Time Stamp Counter (TSC) del procesador.

2. Desarrollo

3. Resultados

4. Conclusión

5. Referencias

- Manual de Intel