# Київський національний університет імені Тараса Шевченка радіофізичний факультет

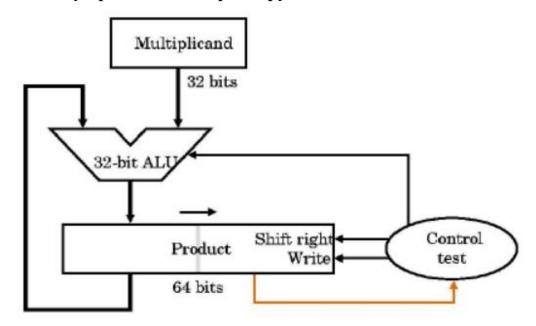
# лабораторна робота № 2 **Тема:** «Арифметичні операції над двійковими числами»

Роботу виконав студент 3 курсу Комп'ютерна Інженерія Качмарський Олекса **Мета:** Дослідити алгоритми, що використовуються в мікропроцесорах для множення та ділення цілих чисел та підходи до роботи з дійсними числами.

#### Хід роботи

**Варіант:** cab (множник у правій частині регістру, зсув залишку вправо, множення)

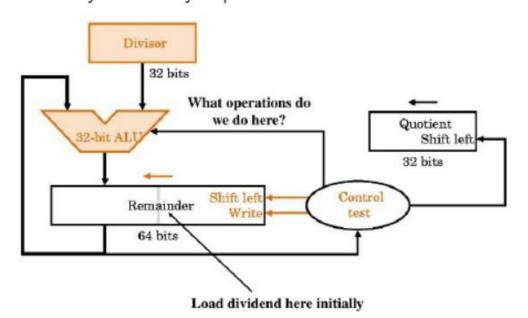
### 1. Множник у правій частині регістру



```
Multiplicand:
Multiplier:
Product:
Shift multiplicand left
Shift multiplier right
Step #31:
Multiplicand:
Multiplier:
Product:
Shift multiplicand left
Shift multiplier right
Step #32:
Multiplicand:
Multiplier:
Product:
Shift multiplicand left
Shift multiplier right
1 \times 1 = 1
```

Усі дії не вміщаються на 1 скріншот і, на мою думку, прикріплювати до звіту 5-10 однакових скріншотів не доцільно, тому прикріплено останні кроки.

## 2. Зсув залишку вправо.



```
input first number

4
input second number

6
Binary division:
divident < divisor, so quotient = divident and remainder = 0

answ : remainder = 0 quotient = 4
```

#### 3. Множення

```
input first number
input second number
Mantissa multiplication:
mantissa1 0001101000000000000000000
mantissa2 00000000000000000000000000
Normalization is not needed:
001101000000000000000000
Sign:
0 XOR 0 = 0
Exponent:
exp1 10000101 ( 133 )
exp2 10000000 ( 128 )
127 + 0
 10000110 ( 134 )
Result: 010000110001101000000000000000000 ( 154 )
```

#### Посилання на репозиторій:

https://github.com/skantorp/CompSystems/tree/master/Lab2

**Висновок:** У процесі виконання лабораторної роботи було проведено ознайомленя з алгоритмами, що використовуються у мікропроцесорах для множення та ділення цілих чисел та підходи роботи з дійсними числами. За результатами виконаної роботи виконано звіт зі скріншотами виконання програм.