Kód írása regiszterszinten

Név: Pilter Zsófia, Vad Avar

Dátum: 2024.11.25 Mérőhely: 1 jobb és bal

Ajánlott irodalom

A jegyzőkönyvhöz tartozó PPT (MicLab-Registers.pptx)

EFM8BB1 Reference Manual: https://www.silabs.com/documents/public/reference-manuals/efm8bb1-rm.pdf

Laboratory Practical: http://eta.bibl.u-szeged.hu/901/1/2011 0104 szte 6 laboratory practical.pdf

Honlap: http://www.inf.u-szeged.hu/noise/Education/MicLab/

Jegyzőkönyv készítése

A jegyzőkönyvek az órán végzett munka dokumentálására szolgálnak. A letölthető minta jegyzőkönyvet kell kiegészíteni a megfelelő információkkal: név, dátum, mérőhely (pl. 3. jobb), a feladatokhoz tartozó esetleges kifejtendő válaszokkal, valamint a kódok lényeges részével.

A jegyzőkönyveket a CooSpace-en kell feltölteni, külön pdf formátumban csatolni kell a jegyzőkönyvet (a fájl neve a következő mintát kövesse: NagyJ.KissB.o3.pdf), egy külön zip fájlban pedig a kódokat (*.c, *.cwg). Amennyiben probléma merül fel a beadás során, az anyagokat az oktató e-mail címére kell elküldeni, levél tárgya legyen pl. MicLab o3.

1. feladat – LEDo bekapcsolása regiszterszinten

Írjon egy olyan C kódot, ami bekapcsolja az EFM8BB1 fejlesztőkiten lévő LEDo nevű LED-et. Ehhez csak a Reference Manual használható, a konfigurátor nem. A feladathoz egy "Empty C Program" típusú projektet hozzon létre. A feladatra akkor jár teljes a pontszám, ha a regiszter értékei esetén a konstansok helyett a beépített enumok használatával oldjuk meg. Az enumok az SI_EFM8BB1_Register_Enums.h fájlban találhatók.

Tipp: A jegyzőkönyvhöz tartozó PPT-ben megtalálhatók a szükséges regiszterek.

A program részekre bontott forráskódja (Main.c, Interrupts.c, ha van):

Main.c:

```
// code is run in SILABS_STARTUP.A51 (which runs before main() ). This is a
// useful place to disable the watchdog timer, which is enable by default
// and may trigger before main() in some instances.
void SiLabs_Startup (void)
 // Disable the watchdog here
 WDTCN |= WDTCN_WDTCN__FMASK;
 XBR2 |= XBR2 XBARE ENABLED;
 P1MDOUT |= P1MDOUT B4 PUSH PULL;
}
//-----
// main() Routine
// -----
// Note: the software watchdog timer is not disabled by default in this
// example, so a long-running program will reset periodically unless
// the timer is disabled or your program periodically writes to it.
//
// Review the "Watchdog Timer" section under the part family's datasheet
// for details. To find the datasheet, select your part in the
// Simplicity Launcher and click on "Data Sheet".
int main (void)
 LED0 = P1 B4 LOW;
 LED0 &= ~(SHIFT VALUE << IE ET0 SHIFT);
 while (1)
   {
                             // Spin forever
}
```

Az elkészült programot be kell mutatni!

A gyakorlatvezető ellenőrizte:

- <u>Igen</u>
- Nem

A program működött:

- Igen
- Nem

2. feladat - Timer 3 használata 16 bites módban, interrupt engedélyezéssel

Írjon egy programot regiszterszinten, ami a Timer 3 segítségével villogtatja a LEDo-át 10 Hz-es frekvenciával. A Timer 3-at 16 bites módban használja és engedélyezze a hozzá tartozó interruptot. Az interrupt rutint is írja meg (number_of_interrupt: TIMER3_IRQn), amiben a LEDo-hoz tartozó bit kapcsolgatása történik. A reload érték képlettel legyen implementálva a kódban, ne csak egy konstansként, melynek "bemenete" legyen a timer kívánt túlcsordulási frekvenciája. (A képlethez segítséget talál a Miclab-utmutato.pdf-ben).

Tippek: a Timer 3 használatához interrupt módban a TMR3CNo (TR3, TF3H bitek) és a TMR3RLH, TMR3RLL reload regiszterek írása szükséges, valamint a Timer 3-hoz tartozó interrupt engedélyezése

az EIE1 regiszterben és az összes interrupt engedélyezése az IE regiszterben. A TF3H overflow flaget a megfelelő bitművelettel kell törölnünk, úgy hogy ne írjuk felül a többi helyiértéken lévő biteket, mert a Timer 3 control regisztere nem bitcímezhető.

A program részekre bontott forráskódja (Main.c, Interrupts.c, ha van):

Main.c:

```
//-----
// Includes
#include <SI_EFM8BB1_Register_Enums.h>
                                   // SFR declarations
#include <SI_EFM8BB1_Defs.h>
#define LED0 P1_B4
#define SYSCLK 24500000u
#define LED0 P1 B4
#define SYSCLK 24500000u
#define TIMER SIZE 0xFFFF
#define TIMER_PRESCALER 12u
#define SYSCLOCK PRESCALER 8u
#define SHIFT VALUE 8u
#define MASK_VALUE 0xFF
#define TARGET_FREQUENCY 10u
//-----
// SiLabs_Startup() Routine
// -----
// This function is called immediately after reset, before the initialization
// code is run in SILABS_STARTUP.A51 (which runs before main() ). This is a
// useful place to disable the watchdog timer, which is enable by default
// and may trigger before main() in some instances.
//-----
void SiLabs_Startup (void)
 // Disable the watchdog here
 WDTCN |= WDTCN_WDTCN_FMASK;
 XBR2 |= XBR2_XBARE__ENABLED;
 P1MDOUT |= P1MDOUT_B4__PUSH_PULL;
}
void timer3_reload(uint16_t overflow_freq)
   uint16_t reload_value;
   reload_value = TIMER_SIZE - ((SYSCLK / (TIMER_PRESCALER *
SYSCLOCK_PRESCALER))/overflow_freq);
   TMR3RLL = reload value & MASK VALUE;
   TMR3RLH = (reload_value >> SHIFT_VALUE) & MASK_VALUE;
   TMR3CN0 = TMR3CN0 TR3 RUN;
   EIE1 |= EIE1 ET3 ENABLED;
   IE |= IE_EA__ENABLED;
}
void Timer3 ISR(void) interrupt TIMER3 IRQn
   TMR3CN0 &= ~TMR3CN0 TF3H BMASK;
```

```
LED0 = \sim LED0;
//-----
// main() Routine
// -----
// Note: the software \underline{\text{watchdog}} timer is not disabled by default in this
// example, so a long-running program will reset periodically unless
// the timer is disabled or your program periodically writes to it.
//
// Review the "Watchdog Timer" section under the part family's datasheet
// for details. To find the datasheet, select your part in the
// Simplicity Launcher and click on "Data Sheet".
//----
int main (void)
{
 LED0 = P1_B4_LOW;
 timer3_reload(TARGET_FREQUENCY);
                               // Spin forever
 while (1) {}
}
```

Az elkészült programot be kell mutatni!

A gyakorlatvezető ellenőrizte:

- <u>Igen</u>
- Nem

A program működött:

- <u>Igen</u>
- Nem

Megjegyzések