Warning: session_start(): Cannot send session cache limiter - headers already sent (output started at /home/pmgblgc/public_html/old/onlineschool/print_tests.php:8) in /home/pmgblgc/public_html/old/onlineschool/login_header.php on line 3

"Тест за Процесори"

Общо време : 31 минути Общо точки : 100 Общо въпроси : 31

>> Лесни: 31 (3,23 т.) (1 мин.) >> Нормални: 0 (6,45 т.) (2 мин.) >> Трудни: 0 (9,68 т.) (3 мин.)

Тестът "**Тест за Процесори**" съдържа **31 въпроса** само от една трудност: **лесни** (всеки по **3,23 т.**; средно време за решаване - **1 мин.**).

Максималният брой точки е 100.

За решаването на теста ще имате точно 31 минути! За всеки грешен налучкан отговор ще Ви бъдат отнемани точки!

Оценката се изчислява по формулата: K = 2 + (T - F*(10/100))*(4/100), където K е оценката, K - точките за верните отговори, K - точките за грешните отговори.

Пожелаваме Ви успех!

1. Абревиатурата АЛУ означава: **(3,23т.) (1 мин.)**

- а) Аритметико-Логическо устройство
- б) Аритметичен и Логически указател
- в) Анти-Линейно устройство
- г) Аритметико-Линейно устройство

2. Един от най-революционните процесори I8086 или началото на фамилията x86 е представен от INTEL през: (3,23т.) (1 мин.)

- a) 1968
- б) 1981
- в) 1985
- г) 1971

3. L1 КЕШ /CACHE/ представлява : (3,23т.) (1 мин.)

- а) Памет за временно съхранение на данни, вградена в процесора
- б) Памет за временно съхранение на данни, разположена върху дънната платка, близо до процесора
- в) Шина, по която текат данните със скороста на процесора
- г) Допълнително ядро в процесора

4. CPU е съкращение от : **(3,23т.) (1 мин.)**

- a) Central Progressing Unit
- 6) Central Processing Unit
- в) Center Progressive Unit
- г) Central Processed Unit



ّ **5.** Най-сложният компонент в КС е : **(3,23т.) (1 мин.)**

- a) CPU
- б) Sockets
- в) Вентилатора
- г) Slot



ّ 6. CPU се свързва към дънната платка посредством: (3,23т.) (1 мин.)

- a) DIN
- 6) USB
- в) SOCKET
- г) PCI



7. Работната честота на СРU се изразява в : (3,23т.) (1 мин.)

- а) Цикли в секунда
- б) Обороти в минута
- в) Точки на инч
- г) Бита за секунда



ّ 8. I4004 на Intel изобретен през :

(3,23т.) (1 мин.)

- a) 1971
- 6) 1966
- в) 1985
- г) 1990



9. С увеличаване разрядността на СРU се: (3,23т.) (1 мин.)

- а) Увеличава производителността
- б) Намалява производителността
- в) Не се променя производителността
- г) Увеличава се количеството топлина отделена от CPU



10. 1 милион такта в секунда е : **(3,23т.) (1 мин.)**

- a) 1MHz
- б) 1GHz
- в) 1kHz
- г) 100kHz



🥡 11. Кои от изброените поцесори е CISC-процесор с RISC-ядро : (3,23т.) (1 мин.)

- a) 80286
- 6) 80386
- в) 80486
- г) Pentium I

12. Кои процесори имат набор еднородни регистри с универсално предназначение и тяхната система от команди се отличава с относителна простота : **(3,23т.) (1 мин.)**

- a) CIRS
- 6) RISC



13. Кой от изброените процесори не е произведен от Intel: (3,23т.) (1 мин.)

- a) 80286
- 6) Celeron
- в) Duron
- г) Pentium



14. Кой от изброените процесори е произведен от АМD : (3,23т.) (1 мин.)

- a) Athlon
- 6) Celeron
- в) Pentium
- г) Cyrix



15. Кварцовият резонатор при процесора служи за : (3,23т.) (1 мин.)

- а) Стабилизиране на захранващото напрежение
- б) Стабилизиране на работната честота
- в) Стабилизиране оборотите на вентилатора
- г) Подобряване топлоотдаването на процесора



16. L1 KEШ /CACHE/ е винаги по-малка от L2 CACHE : **(3,23т.) (1 мин.)**

- а) Да
- б) Не
- в) Зависи от архитектурата на процесора
- г) Зависи от разрядността на процесора



17. Радиатора на процесора служи за: **(3,23т.) (1 мин.)**

- а) свързване към дънната платка
- б) охлаждане на CPU
- в) захранване на CPU
- г) за повишаване на производителността на СРИ



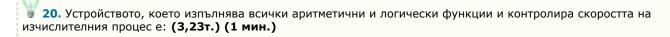
18. С увеличаване обема на cache на CPU се : **(3,23т.) (1 мин.)**

- а) увеличава производителността на процесора
- б) намалява производителността на процесора
- в) намалява общата производителност на КС
- г) увеличава се топлината, която отделя процесора



ّ 19. Отговорна за управлението и координирането на повечето от дейностите на компютъра е : (3,23т.) (1 мин.)

- a) CU
- б) ALU
- в) CACHE
- r) RAM



- a) ALU
- 6) CU
- в) CACHE
- г) NORD BRIDGE



21. CPU има най-бърз достъп до : **(3,23т.) (1 мин.)**

- a) CACHE L1
- б) CACHE L2
- в) RAM
- г) HDD



22. CPU има най-бавен достъп до : **(3,23т.) (1 мин.)**

- a) CACHE L1
- 6) HDD
- в) CACHE L2
- г) RAM



23. Кои процесори имат пълен набор от инструкции ? (3,23т.) (1 мин.)

- a) 80286
- б) Celeron
- в) Pentium
- г) Duron



🥤 24. Коя памет работи чрез така наречената "задна шина" (backside bus) : (3,23т.) (1 мин.)

- a) RAM
- 6) CACHE L2
- в) CACHE L1
- г) ROM



3.25. Коя памет работи със скоростта на ядрото на CPU : (3,23т.) (1 мин.)

- a) RAM
- 6) CACHE L1
- в) ROM



26. Коя от паметите се намира извън процесора, но на процесорната платка : (3,23т.) (1 мин.)

- a) ROM
- б) CACHE L1
- в) CACHE L2
- r) RAM



27. Технологията, която поддържа няколко изчисления едновременно се нарича : (3,23т.) (1 мин.)

- a) спекулативно изпълнение /speculative execution/
- б) конвейрна обработка /pipelining/
- в) MMX
- г) RISC



■ 28. Технологията, която се използва при СРU, които прескачат напред, за да изпълнят допълнителни изчисления, за които смятат, че работещата програма ще поиска в по-късен етап се нарича : (3,23т.) (1 мин.)

- a) спекулативно изпълнение /speculative execution/
- б) конвейрна обработка /pipelining/
- в) MMX
- г) RISC



29. Когато процесорът работи с няколко вида памет, приоритетът в търсенето на данни е : (3,23т.) (1 мин.)

- a) 1-L1, 2-L2, 3-RAM
- 6) 1-L2, 2-RAM, 3-L1
- в) 1-RAM, 2-L1, 3-L2



30. С увеличаване работната честота на СРU се увеличава и отделената от него топлина : (3,23т.) (1 мин.)

- а) да
- б) не
- в) зависи от архитектурата на процесора
- г) зависи от обема вградена cache памет



31. В какво се измерва тактовата честота на процесора? (3,23т.) (1 мин.)

- a) bytes
- б) kilobits per second
- в) megabytes
- г) hertz

Copyright © 2007 - 2019 ПМГ - Благоевград. Всички права са запазени.

Developed by Kostadin Marinov.