

Жидкокристаллический модуль MT-12232D

Общее описание

Жидкокристаллический модуль MT-12232D состоит из БИС контроллера управления и ЖК панели. Внешний вид модуля приведен на рис.1. Контроллер управления КБ145ВГ4, производства ОАО "АНГСТРЕМ" (www.angstrem.ru), аналогичен SED1520DOA фирмы SEIKO EPSON. Модуль позволяет отображать графическое поле 122x32.

Каждой светящейся точке на ЖКИ соответствует логическая "1" в ячейке ОЗУ модуля.



Рис 1.

Габаритные размеры модуля приведены на рис. 4.

Индикатор MT-12232D выпускается с термокомпенсацией и напряжением питания 3B и 5B. Также выпускается модификация с пониженным током потребления.

Внимание! Модуль не допускает воздействия статического электричества больше 30 вольт.

Модуль позволяет:

- принимать команды с шины DB7-DB0 (перечень команд приведен в таблице 3);
- записывать данные в ОЗУ по 8-ми разрядной шине данных DB7-DB0;
- читать данные из ОЗУ на шину DB7-DB0;
- читать статус состояния на шину DB7-DB0 (см. табл. 3).

Временные диаграммы протокола обмена с модулем показаны на рис. 3. Назначение внешних выводов приведено в таблице 1.

Управление контрастностью

Индикаторы MT-12232D имеют термокомпенсацию, позволяющую поддерживать контрастность индикатора на постоянном уровне во всем диапазоне заявленных температур. Индивидуальная настройка контрастности производится внешним резистором (рис. 2).

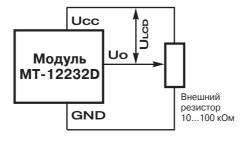


Рис. 2

© МЭЛТ 2005 http://www.melt.com.ru

Таблица 1. Назначение внешних выводов.

Nº	Обозначение	Назначение
1–4	DB4 – DB7	Шина данных
5	A 0	Выбор: Команды/ Данные
6	R/W	Выбор: Чтение/ Запись
7	E	Стробирование данных
8–11	DB3 – DB0	Шина данных
12	GND	Общий вывод
13	U₀	Управление контрастностью
14	Ucc	Напряжение питания
15	K	– питания подсветки
16	Α	+ питания подсветки
17	RES	Сброс (начальная установка)
18	CS	Выбор кристалла

Рис. 3. Временные диаграммы протокола обмена.

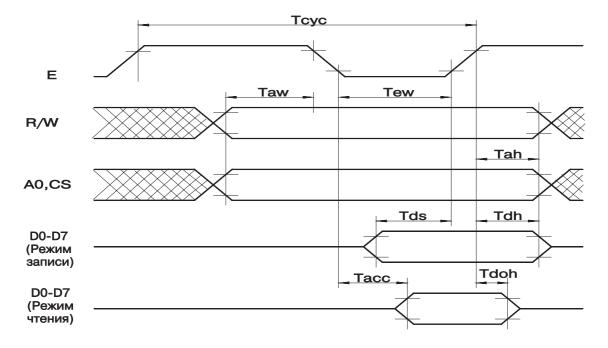


Таблица 3. Перечень команд модулей.

Команда	R/W	A0	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Функция				
Display ON/OFF	0	0	1	0	1	0	1	1	1	0/1	Включает или выключает ЖКИ, независимо от данных экранном ОЗУ и внутреннего состояния "1"-включить дисплей				
											"0"-выключить дисплей				
Display START Line	0	0	1	1	0	Dis		STA 31	RT I	Line	Определяет строку ОЗУ , которая будет отображаться в вверхней строке ЖКИ (Стартовая строка ЖКИ).				
Set Page	0	0	1	0	1	1	1	0		age 3)	Устанавливает страницу ОЗУ в режиме адреса страницы (стр. 03)				
Set Address	0	0	0	(Colur	nn a	ddre	ess (07	9)	Устанавливает столбец ОЗУ в режиме адреса столбца				
											Чтение режима состояния:				
											визу 1 модуль занят внутренней обработкой				
							0	0	0	0	0 модуль готов к работе с внешним МП				
Status Read	1	0	≿	ပ	FF	ь					АDC 1 вывод прямых данных				
	<u>'</u>	"	BUSY	ADC	ON/OFF	RESET	ľ		"	"	о вывод обратных данных				
					ľ						ON/OFF 1 ЖКИ выключен ЖКИ включен				
											1 состояние сброса				
											RESET 0 нормальное состояние				
Write Display Data	0	1			٧	Vrite	Data	a	•		Запись данных в ОЗУ ОЗУ по ранее заданному адресу, после чего адрес				
Read Display Data	1	1			R	ead	Data	a			Чтение данных из ОЗУ столбца инкрементируется				
ADC Select	0	0	1	0	1	0	0	0	0	0/1	Используется для изменения в обратном направлении соответствия между адресом столбца и позиции на индикаторе: 0 прямое соответствие				
											1 обратное соответствие				
Static Drive	0	0	1	0	1	0	0	1	0	0/1	Выбор статического или нормального режима управления:				
ON/OFF	"				Ι΄.	"			' '	"	1 статическое управление (малого потребления)				
			_								0 обычное управление				
Duty Select	0	0	1	0	1	0	1	0	0	0/1	Выбор мультиплекса:				
241, 301001			'		Ċ						1 Для модуля MT-12232D				
Read Modify Write	0	0	1	1	1	0	0	0	0	0	По этой команде устанавливается флаг RMW, после чего инкрементируется адрес счетчика столбца при записи данных в ОЗУ (и не инкрементируется при чтении)				
END	0	0	1	1	1	0	1	1	1	0	Снятие флага RMW				
RESET	0	0	1	1	1	0	0	0	1	0	Стартовая строка ЖКИ (Display Start Line) сбрасывается в 0, адресс страницы устанавливается равным 0, содержимое ОЗУ не изменяется				

Начальная установка модуля

Для начальной установки модуля необходимо выполнить следующие действия:

- 1. после подачи напряжения питания удерживать вывод RES в состоянии логического "0" еще не менее 10 мкс;
- 2. подать перепад на вывод RES с логического "0" в логическую "1", длительность фронта не более 10 мкс;
- 3. ожидать сброса бита RESET в байте состояния или выждать не менее 2 мс;
- 4. подать команду снятия флага RMW (END);
- 5. подать команду включения обычного режима работы (Static Drive ON/OFF);
- 6. подать команду выбора мультиплекса (Duty Select);
- 7. подать команду включения дисплея (Display ON/OFF).

© МЭЛТ 2005 http://www.melt.com.ru

Распределение ОЗУ

Модуль MT-12232D содержит два кристалла, которые управляют двумя половинами отображаемого поля точек (левая половина и правая).

Модуль содержит ОЗУ для хранения данных, выводимых на ЖКИ, размером 80х32 бит (80х32 бит на каждый кристалл). Все ОЗУ разбито на 4 страницы размером по 80х8 бит каждая. Каждая страница ОЗУ имеет организацию 80х8 бит. Каждой светящейся точке на ЖКИ соответствует логическая "1" в ячейке ОЗУ модуля. Соответствие между ячейками ОЗУ модуля и отображаемыми точками на ЖКИ показано на рис. 5. На ЖКИ отображаются только 61 байт из 80 из каждой страницы. Одновременно отображается четыре страницы: верхние 8 точек по вертикали соответствуют нулевой странице, нижние 8- третьей (если при начальной установке была выбрана нулевая начальная строка отображения). Это можно изменить командой "Display START Line". Левые 61 точки по горизонтали выводит первый кристалл, правые 61 точки - второй кристалл.

Режимы отображения

Модуль имеет два режима отображения информации из внутреннего ОЗУ: прямой и обратный. Он различается местоположением на ЖКИ первого отображаемого байта и направлением увеличения адреса во внутреннем ОЗУ при смещении отображаемой позиции на ЖКИ. В обратном режиме отображения адрес во внутреннем ОЗУ увеличивается при перемещении отображаемой позиции на ЖКИ вправо. В прямом режиме он наоборот уменьшается. Режим работы выбирается командой "ADC Select".

Чтение и запись данных

Чтение (запись) информации из (в) модуль осуществляется по страницам (80х8 бит или 80х1 байт). Каждая страница представлена как 80 байт. Страницы не пересекаются. Адреса с 80 по 127 не используются, в них невозможно ничего записать, а при чтении по этим адресам на шине данных может присутствовать любая информация.

Для чтения или записи байта данных по произвольному адресу необходимо предварительно установить страницу ОЗУ и выбрать столбец внутри страницы ОЗУ. Это осуществляется командами "Set Page" и "Set Address" соответственно. После этого можно прочитать или записать байт данных. Одной команды "Set Page" недостаточно, так как она не изменяет адрес столбца. Для упрощения программ модули поддерживают также непрерывную последовательность операций чтения или записи (а также их комбинацию, см. ниже): после чтения (записи) одного байта счетчик столбца автоматически увеличивается на 1 и модули готовы к новой операции чтения (записи) по следующему адресу без предварительной установки страницы ОЗУ и адреса столбца. Счетчик столбца считает только внутри одной страницы! При достижении адреса 79 следующим значением счетчика будет 80 и т.д., то есть не происходит ни перехода на следующую страницу, ни сброса счетчика в 0.

Таким образом после чтения (записи) последнего байта данных по адресу 79 модули прекратят прием (выдачу) информации.

Для модуля MT-12232D также не происходит переход через середину отображаемых точек по горизонтали: левая и правая половина поля точек совершенно независимы и выдаются на ЖК панель из разных кристаллов.

В режиме чтения информации после команд "Set Page" и "Set Address", необходимо однократно выполнить "пустую" операцию чтения, результат которой не использовать.

Модуль поддерживает специальный режим увеличения счетчика адреса столбца только при записи. Это удобно для изменения информации в ОЗУ модулей: можно сначала прочитать данные, изменить их и записать в модули по тому же адресу (без повторной установки адреса столбца для операции записи). После операции записи будет выполнен переход к следующему байту данных. Этот режим включается командой "Read Modify Write" и выключается командой "END"

Вертикальное смещение отображаемой информации

Модуль поддерживает команду "Display START Line", устанавливающую номер самой верхней отображаемой строки. Это позволяет реализовать плавный сдвиг информации на ЖКИ по вертикали изменением номера первой отображаемой строки. Номер может быть в интервале от 0 до 31, что соответствует интервалу от первой строки нулевой страницы ОЗУ до последней строки третьей страницы ОЗУ. После отображения последней строки (31) будет отображаться снова нулевая строка.

4 © MЭЛТ 2005 http://www.melt.com.ru

Электрические параметры MT-12232D

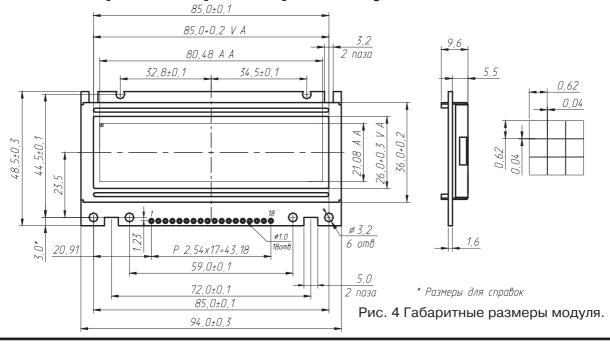
Таблица 6. Характеристика модуля по постоянному току.

	Обозн.	min	ТИП	max	примечание
Напряжение питания 3В/5В	Ucc	2,8/4,5	3/5	3,3/5,5	
Ток потребления, ткА	Icc		680		
Входное напряжение высокого уровня, В	Uıн	0,8 _* Ucc		Ucc	
Входное напряжение низкого уровня, В	UıL	0		0,2*Ucc	
Напряжение питания подсветки при токе 70 мА, В		3,0	_	5,0	

Таблица 7. Динамические характеристики модуля.

	Параметр	Обозн.	Min	Max			
1	Время цикла,	Tcyc	2000	_			
2	Время установки ад	Taw 100					
3	Время удержания а,	Тан	20	-			
4	Время установки да	Tos	160	_			
5	Время удержания да	Тон	20	_			
6	Время задержки да	Тоон	20	120			
7	Время доступа	TACC	ı	180			
8	Длительность импульса	Режим чтения	Т	300	-		
	разрешения, нс	Режим записи	Tew	250	_		

Габаритные размеры модуля MT-12232D



© МЭЛТ 2005 http://www.melt.com.ru

Адрес страницы D ₁ ,D ₀													Адрес строки	
0, 0	D ₀ D ₁ D ₂ D ₃ D ₄ D ₅ D ₆ D ₇							ст	ран			-4-4-4-4-4-4-4	00 _H 01 02 03 04 05 06	
0, 1	D ₀ D ₁ D ₂ D ₃ D ₄ D ₅ D ₆ D ₇							ст	 ра⊦		1 -		08 09 0A 0B 0C 0D 0D	
1, 0	D ₀ D ₁ D ₂ D ₃ D ₄ D ₅ D ₆ D ₇							ст	ран		2 -		10 11 12 13 14 15 16	
1, 1	D ₀ D ₁ D ₂ D ₃ D ₄ D ₅ D ₆ D ₇							стј	 ран	 іица	3		18 19 1A 1B 1C 1D 1E	
Адрес колонки (адрес байта ОЗУ в странице)												\Box		Для правого кристалла MT-12232D
НЕХ Адрес колонки (адрес байта ОЗУ в странице)		3C	ЗВ	ЗА	39	38	37	36	35		01	00	ADC=0	Для левого кристалла MT-12232D
НЕХ Номер колонки на ЖКИ		0	1	2		4	5	6						

Рис. 5. Соответствие между адресами ОЗУ модуля и отображаемыми точками на ЖКИ.

© MЭЛТ 2005 http://www.melt.com.ru

Компания МЭЛТ

Наши координаты

🛾 Адрес: Москва, Нижегородская ул, дом 31.

🟲 тел: (095) 678-9660, 678-9674, факс: (095) 913-8421

e-mail: sales@melt.com.ru
http://www.melt.com.ru

Авторские права © 2005 МЭЛТ. Все права защищены. Принципиальные схемы и топология печатных плат, описанных в этом документе, не могут быть скопированы или воспроизведены в любой форме или любыми средствами без предварительного письменного разрешения

Информация, содержащаяся в этом документе, может быть изменена без предварительного уведомления.

Компания МЭЛТ не несет ответственности за любые ошибки, которые могут появиться в этом документе, ровно как и за прямые или косвенные убытки, связанные с поставкой или использованием настоящей информации.

Самые последние спецификации Вы всегда можете получить на нашем сервере в интернете по адресу http://www.melt.com.ru

Компания МЭЛТ непрерывно работает над улучшением качества и надежности наших изделий. Однако, изделия, содержащие полупроводники, могут частично или полностью потерять свою работоспособность вследствие воздействия статического электричества или механических нагрузок. Поэтому при использовании наших продуктов следует избегать ситуаций, в которых сбой или отказ изделий компании МЭЛТ, могут вызвать потерю человеческой жизни, а также ущерб или повреждение собственности.

Подписано в печать 15 июля 2005 года. Формат А4. Отпечатано в России.



компании МЭЛТ.