

#out	88	main
#m2	84	
#m1	80	
c2	76	
f2	72	
c1	68	
f1	64	
fp	60	RSA
gp	56	
cantElem2	52	LTA
cantElem1	48	
m	44	
k	40	
j	36	
i	32	
pos	28	
#out	24	
#m2	20	
#m1	16	
c2	12	
f2	8	
c1	4	
f1	0	