CAPÍTULO II

Base de funcionamiento de los dispositivos amplificadores

Modos de funcionamiento

El dispositivo de control de señal bajo estudio, que ya llamaremos **transistor**, puede trabajar en **dos modos de funcionamiento** claramente diferenciados: modo **digital** y modo **analógico**.

2.1.- Funcionamiento del dispositivo en modo digital

En el modo digital, V_i podrá tomar valores tales que el punto de trabajo se encuentre sólo en dos puntos determinados de la recta de carga estática, generalmente en uno u otro extremo de ella, pues alla teóricamente no existe disipación de potencia.

Para V_I nulo o negativo (de acuerdo con los sentidos adoptados), el punto de trabajo estará en el extremo inferior de la RCE donde $I_0 = \mathbf{0}$ y $V_0 = V_{A'}$ resultando infinita la resistencia que presenta el dispositivo a la carga (equivalente a una llave abierta). En este caso se dirá que el dispositivo esta **al corte**. Si V_I es tal que la corriente I_0 sea igual a $V_A/R_{C'}$ el punto de trabajo se ubica en el extremo superior de la RCE con $I_0 = V_A/R_C$ y $V_0 = \mathbf{0}$, de donde la resistencia que presenta el dispositivo a la carga resulta nula (equivalente a una llave cerrada). En este caso se dirá que el dispositivo esta **saturado**, ya que la corriente I_0 no puede seguir aumentando aunque lo haga V_I .

Para este modo de operación el dispositivo puede representarse como se indica en la Fig. 2.1, donde *la condición de llave abierta o cerrada se comanda por medio de la tensión de control* V_l .

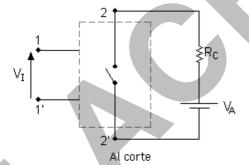
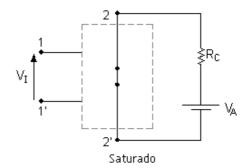


Fig. 2.1



Entonces, en el modo de operación digital, el dispositivo trabajará al corte o saturado. Es de hacer notar que *en ninguno de los casos el dispositivo disipa potencia*.

2.2.- Funcionamiento del dispositivo en modo analógico

En *modo analógico* la señal de control V_I toma *cualquiera de* los infinitos valores comprendidos entre $\mathbf{0}$ e I_{O_M}/G_m . En este caso la

tensión aplicada entre los terminales de entrada del dispositivo **podrá** ser una tensión continua o variable en el tiempo. Tomaremos para nuestro estudio un caso particular en que la tensión de entrada esta compuesta por una continua a la que se superpone una señal que varía en el tiempo. De aquí en adelante denominaremos v_i a la tensión total de entrada, reservando el símbolo V_i para la componente continua e indicando con v_i a la señal que varía en el tiempo a su alrededor:

$$V_I = V_I + V_i \tag{2.1}$$

Entenderemos por **señal aplicada**, a una tensión (o corriente) que varía en el tiempo resultando un incremento (positivo, negativo o periódico con semiciclos de ambos signos) de la tensión total v_i . Este incremento podrá ser un escalón de tensión del tipo:

$$V_i = V_i \cdot u(t) \tag{2.2}$$

o una tensión que varía en el tiempo en forma periódica o no.

Con base conceptual en el desarrollo de Fourier, resulta de suma facilidad para comprender la propiedad fundamental del funcionamiento de los dispositivos de control de señal en un circuito, considerar que v_i varía senoidalmente en el tiempo:

$$v_i = \hat{V}_i \text{sen} wt \tag{2.3}$$

De este modo se considerará que **se excita al dispositivo** con una señal **alterna senoidal**, que varía alrededor de la tensión continua V_l aplicada. Por tratarse v_i de una senoide queda claro que, mientras no se diga lo contrario, **la señal** es de una función del tiempo que **no posee valor medio** y se encuentra aplicada desde $t \to -\infty$, con lo que el estudio se realizará en régimen senoidal permanente o estacionario, no existiendo transitorios para $t \ge \mathbf{0}$.

En **ausencia de señal alterna**, la corriente de salida corresponderá al valor continuo V_l de la entrada. El punto de trabajo así determinado se denomina **punto de trabajo estático**, **punto de polarización**, **punto de trabajo en reposo** o simplemente **punto de reposo** y se indica con la letra "Q". Los valores continuos de tensiones y corrientes - V_l , I_l , V_0 e I_0 - correspondientes a este punto se indicarán, para dar mayor énfasis, con el agregado del subíndice Q (V_{I_0} , I_{I_0} , I_{O_0} , V_{O_0}). En este caso, las **potencias puestas en juego** en el circuito de salida serán:

Potencia entregada por
$$V_A$$
: $P_A = V_A \cdot I_{O_Q}$ (2.4)

Potencia disipada en el dispositivo⁽¹⁾: $P_d(v_i = 0) = V_{0_0} \cdot I_{0_0}$ (2.5)

Potencia de continua disipada en R_C : $P_{R_C} = (V_A - V_{O_O}) \cdot I_{O_O}$ (2.6)

Al aplicar señal alterna v_i en los bornes de entrada, el valor de **tensión total** v_i entre los terminales de control será:

$$V_{I} = V_{I_{O}} + V_{i}$$
 (2.7)

Se admitirá que $\hat{V_i}$ es tal que v_i nunca se hace negativa ni superior a I_{O_M}/G_m y que *la frecuencia* de v_i es tal, que *todos los efectos* reactivos son despreciables.

Para cada instante se tendrá un valor determinado del valor del v_I total y *el punto de trabajo correspondiente a ese instante* deberá encontrarse sobre la característica de salida que corresponde *a ese valor instantáneo total de* v_I . De este modo, el *punto de trabajo instantáneo o punto de trabajo dinámico*, Q_i , tendrá una trayectoria determinada en el plano I_0 - V_0 en los *alrededores del punto de reposo Q*. Si los efectos reactivos son despreciables, esa trayectoria será una recta.

Se denomina Recta de Carga Dinámica (RCD) al lugar geométrico de los posibles pares de valores $(i_0; v_0)$ de la corriente y tensión total, impuestos al dispositivo por el circuito exterior de señal de la malla de salida, es decir de los puntos de trabajo instantáneos en el plano I_0 - V_0 .

Si se admite que el circuito de continua visto desde los terminales 2-2', mirando hacia la carga desde el dispositivo en estudio, coincide con el de alterna, la recta de carga dinámica coincidirá con la recta de carga estática ya trazada. Más adelante se verán circuitos donde no existe esa coincidencia.

De acuerdo a la ecuación (1.1) se tendrá:

$$i_0 = G_m \cdot v_1 = G_m \cdot (V_{I_0} + v_i) = G_m \cdot V_{I_0} + G_m \cdot v_i$$
 (2.8)

lo que conduce a:

$$i_0 = I_{00} + i_0$$
 (2.9)

Obbe quedar claro que en este caso nos referimos a la **potencia disipada por el dispositi- vo en ausencia de señal**, que se conoce como potencia de entrada de continua al dispositivo $P_{\rm e}$ dado que, justamente, a partir de esta potencia de corriente continua que se disipa totalmente en el dispositivo cuando $v_i = \mathbf{0}$, se obtendrá la potencia de señal útil en la carga al ser $v_i \neq \mathbf{0}$.

y admitiendo que i_o se encuentra en fase con v_i , se tendrá:

$$i_o = \hat{I}_o \text{sen} wt \tag{2.10}$$

De este modo v_0 será:

$$V_O = V_A - i_O \cdot R_C = V_A - (I_{O_Q} + i_O) \cdot R_C = V_{O_Q} + V_O$$
 (2.11)

resultando:

Cuidado: no se distingue la componente de alterna de la tensión de salida y la tensión de salida total (los símbolos los iguales. Que libro choto, imaginate pagar para tener que leer esto.

$$V_o = -i_o R_c = -\hat{I}_o R_c \operatorname{sen} wt = -\hat{V}_o \operatorname{sen} wt = \hat{V}_o \operatorname{sen} (wt + \pi)$$
 wtf

De donde surge que i_o y v_o se encuentran en contrafase.

Si se realiza el análisis de las potencias puestas en juego literalmente casi cuando hay señal alterna aplicada, se observa que la potencia disipada por el dispositivo en presencia de señal resulta menor que sin ella, y que la diferencia aparece como potencia de alterna sobre Rc. La potencia que entrega la fuente de alimentación permanece constante, de lo que se desprende que el dispositivo convierte parte de la potencia de continua que recibe, en potencia de alterna que entrega a la resistencia de carga $R_{\!\scriptscriptstyle C^{\prime}}$ controlada por la señal de entrada v_i

> A los efectos de la resistencia de carga, el dispositivo se comporta como un generador de señal alterna que transforma energía eléctrica de continua tomada de la fuente de alimentación en energía eléctrica de alterna que entrega a la carga, es decir que es un dispositivo activo para la señal alterna a los efectos de la carga.

> Hasta este momento se ha tenido en cuenta solamente la influencia de la tensión v_i , sobre la corriente i_0 . Sin embargo, en algunos dispositivos, al aplicar una tensión v, en los bornes de entrada circulará por ellos una corriente i,. El valor de dicha corriente depende del dispositivo real a considerar, pudiendo en varios casos ser nula la componente de corriente continua I_{I} e incluso resultar despreciable la componente de señal alterna i_i, para frecuencias muy bajas de señal (efectos reactivos despreciables). De este modo, entre los dispositivos prácticos utilizados normalmente, de existir $i_1 \neq 0$ se podrá trazar una característica estática de entrada del dispositivo.

> Si al aplicar una tensión continua V_I circula una corriente I_{II} se disipará en la entrada del dispositivo una potencia de continua:

$$P_{I} = V_{I} I_{I} \tag{2.13}$$

Al superponer una *tensión alterna de entrada o de excitación* v_i , circulará una componente de corriente alterna de excitación i_i , aunque I_i sea nula, por lo que el generador de señal *de excitación* v_i deberá entregar, si hay efectos disipativos para la señal en la entrada del dispositivo, una *potencia media de señal alterna* igual a:

$$P_i = \hat{V_i} \hat{I_i} / 2 \tag{2.14}$$

A esta potencia se la denomina *Potencia de excitación*.

La **potencia media de alterna entregada a la carga** o potencia de señal útil en la carga de valor, $P_o = \hat{V_o} \hat{I_o}/2$, se extrae de la fuente de alimentación $V_{A'}$ mientras que la potencia de excitación, P_{i} , es entregada por la fuente de señal de control.

En estos dispositivos la potencia de alterna en la carga, denominada *Potencia de salida*, es mucha mayor que la potencia de excitación y se define como *Ganancia de potencia* a la relación entre ellas:

$$G_P = P_O/P_i \tag{2.15}$$

Dado que hemos considerado al *dispositivo amplificador* como un *elemento que transforma potencia de continua* que recibe de la fuente de alimentación *en potencia de alterna* que entrega a la carga, definiremos para éste un rendimiento, de la misma manera en que se lo hace para cualquier sistema que transforme energía de una forma a otra. Llamaremos *Potencia de entrada* a la potencia de continua que recibe el dispositivo de la fuente de alimentación (en este ejemplo coincide con la potencia disipada en el dispositivo en ausencia de señal).

El rendimiento del dispositivo se definirá como la relación entre la potencia de alterna útil sobre la carga y la potencia de entrada de corriente continua:

$$\eta_d = P_o/P_e = P_o/P_d|_{V_i=0}$$
 (2.16)

Puede también definirse un rendimiento respecto a la potencia de continua total entregada por la fuente de alimentación, que será la relación entre la potencia de alterna útil sobre la carga y la potencia entregada por V_{a} :

$$\eta_A = P_O/P_A \tag{2.17}$$

2.3.- Análisis de las potencias puestas en juego

Estudiaremos, las **potencias que se ponen en juego en la ma-Ila de salida**: Cuando trabajamos sin señal alterna de excitación aplicada:

$$V_{i} = 0 \rightarrow \begin{cases} P_{A} (v_{i} = 0) = V_{A} I_{O_{Q}} \\ P_{d} (v_{i} = 0) = V_{O_{Q}} I_{O_{Q}} = P_{e} \\ P_{R_{C}} (v_{i} = 0) = P_{R_{C}} = (V_{A} - V_{O_{Q}}) I_{O_{Q}} \end{cases}$$
(2.18)

donde:

 $V_{\scriptscriptstyle A}$: fuente de alimentación de tensión continua aplicada

 $I_{\mathcal{O}_{\mathcal{Q}}}$: corriente que circula por el dispositivo en la malla de salida o de polarización

 $V_{o_{\mathcal{Q}}}$: tensión entre bornes de salida del dispositivo o tensión de polarización

 $P_{\rm A}$: Potencia entregada por la fuente de alimentación

P_e: Potencia continua de entrada al dispositivo

 $P_{R_{c,c}}$: Potencia de continua disipada en la carga R_{c} .

 Cuando aplicamos la señal alterna de excitación v_i, la corriente total que circula por la malla de salida del dispositivo y la tensión total entre sus bornes será: (2)(3)

$$\begin{cases} \mathbf{v}_{o} = \mathbf{V}_{o_{o}} - \hat{\mathbf{V}}_{o} \operatorname{sen} wt \\ \mathbf{i}_{o} = \mathbf{I}_{o_{o}} + \hat{\mathbf{I}}_{o} \operatorname{sen} wt \end{cases}$$
 (2.19)

La potencia P_A entregada por la fuente de alimentación será:

$$P_{A} = \frac{1}{T} \int_{0}^{T} V_{A} i_{0} d(t)$$
 (2.20)

$$P_{A} = \frac{1}{T} \int_{0}^{T} V_{A} i_{O} d(t) = \frac{1}{T} \int_{0}^{T} V_{A} (I_{O_{Q}} + \hat{I}_{o} senwt) d(t) = V_{A} I_{O_{Q}}$$
 (2.21)

La potencia P_d disipada en el dispositivo será:

⁽²⁾ Cabe acotar que las expresiones halladas son válidas para señales senoidales que no poseen valor medio y por lo tanto las corrientes y tensiones medias o continuas se mantienen iguales a las continuas de polarización.

⁽³⁾ Debe notarse que si i_0 estuviera en contrafase con v_{i_0} los resultados del análisis serían los mismos pues en ese caso v_0 estaría en fase con v_i .

$$P_{d} = \frac{1}{T} \int_{0}^{T} V_{o} i_{o} d(t) = \frac{1}{T} \int_{0}^{T} (V_{o_{o}} - \hat{V}_{o} \operatorname{sen} wt) (I_{o_{o}} + \hat{I}_{o} \operatorname{sen} wt) d(t) =$$

$$= V_{o_{o}} I_{o_{o}} - \frac{\hat{V}_{o} \hat{I}_{o}}{T} \int_{0}^{T} \operatorname{sen}^{2} wt d(t) = V_{o_{o}} I_{o_{o}} - \frac{\hat{V}_{o} \hat{I}_{o}}{2}$$
(2.22)

La potencia $P_{R_{C_{Tat}}}$ total disipada en la carga será:

$$P_{R_{CTol}} = \frac{1}{T} \int_{0}^{T} (V_{A} - V_{O}) i_{O} d(t) = \frac{1}{T} \int_{0}^{T} [V_{A} - (V_{O_{Q}} - \hat{V_{O}} \operatorname{sen} wt)] (I_{O_{Q}} + \hat{I_{O}} \operatorname{sen} wt) d(t) =$$

$$= \frac{1}{T} \int_{0}^{T} [(V_{A} - V_{O_{Q}}) + \hat{V_{O}} \operatorname{sen} wt] (I_{O_{Q}} + \hat{I_{O}} \operatorname{sen} wt) d(t) =$$

$$= (V_{A} - V_{O_{Q}}) I_{O_{Q}} - \frac{\hat{V_{O}} \hat{I_{O}}}{2}$$
(2.23)

Las expresiones de las potencias indicadas en las ecuaciones de (2.18), pero con señal alterna de excitación aplicada resultan:

$$V_{i} = \hat{V_{i}} \operatorname{sen} wt \rightarrow \begin{cases} P_{A} \left(v_{i} \neq 0 \right) = V_{A} I_{O_{Q}} \\ P_{d} \left(v_{i} \neq 0 \right) = V_{O_{Q}} I_{O_{Q}} - \frac{\hat{V_{o}} \hat{I_{o}}}{2} = V_{O_{Q}} I_{O_{Q}} - V_{o} I_{o} \\ P_{R_{C}} \left(v_{i} \neq 0 \right) = P_{R_{CTot}} = \left(V_{A} - V_{O_{Q}} \right) I_{O_{Q}} + V_{o} I_{o} \end{cases}$$

$$(2.24)$$

En donde V_o e I_o son los correspondientes valores eficaces de la tensión y la corriente que, al ser en este caso senoidales, resultan $V_o = \hat{V_o} / \sqrt{2}$ e $I_o = \hat{I_o} / \sqrt{2}$ respectivamente. Si llamamos:

Potencia de entrada al dispositivo: $P_e = V_{O_0}I_{O_0} = P_d(v_i = 0)$

Potencia de alterna útil sobre la carga: $P_o = P_{R_{C_{ca}}} = \frac{\hat{V_o}\hat{I_o}}{2} = V_o I_o$

Las relaciones entre las potencias puestas en juego en el dispositivo cuando trabaja en reposo, **sin señal alterna aplicada** y cuando lo hace **con señal**, se resumen en las expresiones 2.25.

$$\begin{cases} P_{A} (v_{i} = 0) = P_{A} (v_{i} \neq 0) = V_{A} I_{O_{Q}} \\ P_{e} = P_{d} (v_{i} = 0) = V_{O_{Q}} I_{O_{Q}} \\ P_{d} (v_{i} \neq 0) = P_{e} - P_{o} \\ P_{R_{C}} (v_{i} \neq 0) = P_{R_{CTot}} = P_{R_{C}} + P_{R_{C_{Ca}}} = P_{R_{C}} (v_{i} = 0) + P_{o} \end{cases}$$

$$(2.25)$$



strto es lo q'importa

CONCLUSIONES

Pretendemos que el sistema amplifique, es decir, tener sobre R_{C} una tensión alterna de amplitud mayor que la señal de excitación, sobre la que, fundamentalmente, obtendremos la potencia de alterna útil.

Bajo estas condiciones, concluimos que:

- La potencia que entrega la fuente de continua V_A es la misma con o sin señal.
- El dispositivo, en estas condiciones de polarización en donde la señal alterna de salida está compuesta por la tensión v_o y la corriente i_o , que varían alrededor de un punto de reposo O, disipa menor potencia cuando trabaja con señal aplicada que cuando trabaja sin ella. Parte de la potencia que disipa cuando trabaja sin señal, obtenida a partir de la fuente de alimentación de continua V_A , se transfiere a la carga como potencia de alterna útil P_o .
- La potencia que entrega el generador de excitación v_i , denominada potencia de excitación P_i , no se manifiesta en la salida sobre la resistencia de carga $R_{\mathbb{C}}$ como potencia de señal útil, es decir, no entra a formar parte del juego de potencias en el circuito de salida del dispositivo. Por lo tanto, cualquiera sea la potencia de alterna consumida en la entrada (incluso puede resultar prácticamente nula), la salida del dispositivo se comporta como un "convertidor" de potencia de continua tomada de la fuente de alimentación $V_{\mathbb{A}}$ en potencia de señal útil en la carga.
- La potencia útil de señal P_0 que se entrega a la carga, depende de la amplitud de la tensión de entrada v_i . En otras palabras, se puede controlar la potencia útil entregada a la carga mediante la tensión de entrada.

En resumen, el dispositivo convierte la potencia de continua que toma de la fuente de alimentación, en potencia de alterna en la carga, controlada por la tensión de entrada. Esta es la base del funcionamiento de un dispositivo amplificador.

A los efectos de la carga, el dispositivo trabaja para la señal útil como un generador, cuya amplitud está controlada por la amplitud de la tensión de entrada, pudiendo ser $\hat{V_o} >> \hat{V_i}$. Si el sistema es lineal para la señal, como el que estamos analizando, podemos suponer que la salida del dispositivo se comporta como un generador de corriente alterna $i_o = g_m v_i$, donde g_m es la transconductancia para la señal

alterna (en este caso particular $G_m = g_m$, de acuerdo con lo supuesto en el capítulo 1). El circuito equivalente del dispositivo, al solo efecto de la señal alterna a la salida, será como el indicado en la Fig. 2.2, donde: $g_m v_i$ es un **generador de corriente controlado o dependiente** de la tensión de señal de excitación v_i .

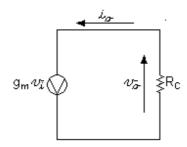
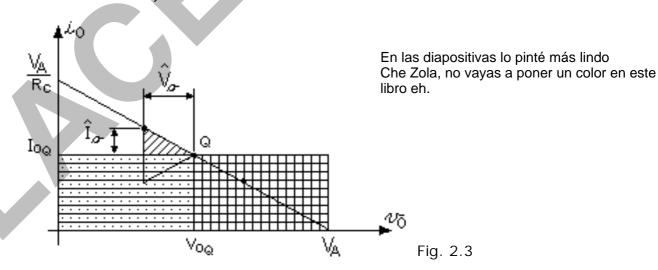


Fig.2.2

2.4.- Análisis gráfico de las potencias

Las expresiones obtenidas en 2.25 pueden representarse gráficamente en el plano de salida i_0 – V_0 (indicando los ejes coordenados en este único caso con letra minúscula con subíndices mayúsculos para poner en evidencia que, como se trabaja con valores de continua a los que se suman señales alternas senoidales, se identifican con la nomenclatura utilizada para representar valores totales de corrientes y tensiones), tal como se muestra en la Fig. 2.3. Normalmente los ejes se indican con letra mayúscula y subíndice mayúsculo, I_0 – V_0 , pues son diagramas donde sólo se realizan gráficos de características estáticas, aunque se acostumbra extenderlo a valores totales (continuas mas alternas) si pueden despreciarse todos los efectos reactivos del circuito (diagrama cuasi estático).



Las potencias representadas son:

 P_A : Potencia que entrega la fuente de alimentación (con y sin señal de excitación alterna aplicada).

 $P_e = P_d(v_i = 0)$: Potencia de entrada de continua al dispositivo, el que la disipa totalmente en ausencia de señal. Es la potencia que el dispositivo recibe de la fuente de alimentación de continua para tomar una parte y transformarla en potencia de alterna útil en la carga

 $P_{R_C}(v_i = 0)$: Potencia disipada en la carga en corriente continua (ausencia de señal).

//// $P_o = P_{R_{C_{ca}}}$: Potencia de alterna útil sobre la carga.

 $P_d(v_i \neq 0) = P_e - P_o$: Potencia que disipa el dispositivo con señal aplicada.

$$P_{R_C}(v_i \neq 0) = P_{R_{C_{Tot}}} = P_{R_{C_{cc}}} + P_{R_{C_{cca}}} = P_{R_C}(v_i = 0) + P_o:$$

Potencia total disipada en $R_{\!\scriptscriptstyle \mathbb C}$ con señal.

La definición de *rendimiento del dispositivo* como potencia de señal alterna útil en la carga, sobre la potencia de entrada de continua al mismo da una idea clara de *su función* como *convertidor de potencia*.

$$\eta_d = P_0/P_e \tag{2.26}$$

Muchas veces interesa conocer el rendimiento de todo el circuito en cuanto a la potencia útil de señal en la carga respecto de la potencia total puesta en juego, o sea la entregada por fuente de alimentación de continua, por lo que se puede definir un *rendimiento del circuito amplificador* como:

$$\eta_A = P_{\rm o}/P_{\rm A} \tag{2.27}$$

Observando la Fig. 2.3, vemos que el **rendimiento máximo del dispositivo** como **convertidor de potencia** que se puede obtener, se logra cuando el punto Q se encuentra en el centro de la recta da carga y vale $\frac{1}{2}$. Bajo esta condición, la excursión en alterna del punto Q_i , es decir el movimiento del punto trabajo dinámico sobre la recta de carga, se produce entre ambos extremos de la misma.

Se repiten a continuación las definiciones dadas para las rectas de carga estática, en el capítulo I, y dinámica, en el punto 2.2 de este capítulo, de modo de diferenciar conceptualmente sus significados.

La Recta de carga estática (RCE) representa el lugar geométrico de los posibles pares de valores $(I_0; V_0)$ impuestos al dispositivo por los componentes del circuito de corriente continua de la malla de salida, exteriores al dispositivo. El punto de trabajo en reposo o punto de polarización Q, queda fijado en forma unívoca por la tensión V_{I_Q} , aplicada en la malla de control o de entrada⁽⁴⁾. De acuerdo al valor de V_{I_Q} , la corriente continua de polarización I_{Q_Q} circulará por la malla de salida y se tendrá una tensión continua de polarización V_{Q_Q} entre los terminales de salida del dispositivo.

Al aplicar una señal alterna de excitación v_i , en serie con la tensión de polarización de entrada V_{I_0} , para cada instante se tendrá un valor determinado de la tensión total aplicada $v_I = V_{I_0} + v_i$. **El punto de trabajo correspondiente a ese instante** en el plano I_0 - V_0 deberá encontrarse en la intersección de la característica de salida que corresponde **al valor que toma** v_I en ese momento y el lugar geométrico de la curva que en el plano I_0 - V_0 imponen los elementos de la malla de salida externos al dispositivo. Si los efectos reactivos del circuito se pueden considerar despreciables, ese lugar geométrico coincidirá con el punto $(I_{0_0}; V_{0_0})$ en los instantes en que v_i se anula $(v_I = V_{I_0})$. De este modo, el **punto de trabajo instantáneo o punto de trabajo dinámico**, Q_i , tendrá una trayectoria determinada en el plano I_0 - V_0 en los **alrededores del punto de reposo** Q. Si los efectos reactivos son despreciables, esa trayectoria será una recta.

Se denomina **Recta de carga dinámica (RCD)** al **lugar geométrico de los posibles pares de valores totales** $(i_0; v_0)$ impuestos **al dispositivo por** los componentes del circuito exterior **de señal** de la malla de salida, (trayectoria de los **puntos de trabajo instantáneos** Q_i en el plano I_0 - V_0). Si el camino que imponen los elementos externos al dispositivo en su malla de salida resulta **el mismo** para la corriente continua I_{00} y la corriente alterna i_0 , las funciones que vinculan la corriente continua de salida con la tensión continua entre los terminales de salida y la corriente total de salida $[i_0 = I_{00} + i_0]$ con la tensión total v_0 , serán las mismas $[I_0 = f(V_0)$ e $i_0 = f(v_0)$, con lo que las rectas de carga estática y dinámica **coincidirán** como en el caso de la Fig. 2.3.

⁽⁴⁾ De existir componentes reactivos externas al dispositivo en su malla de salida, se comportarán de acuerdo al principio de funcionamiento de los mismos para $\omega \to 0$. Los capacitares presentarán reactancia infinita, por lo que por ellos no circulará corriente continua y los inductores serán cortocircuitos.

Si estos caminos de corrientes son distintos, manteniéndose despreciables todos los efectos reactivos del circuito, ambas rectas serán distintas pero se cruzarán en el punto de trabajo estático Q, único punto en donde se tendrá $i_0 = I_{0_0}$ y $v_0 = V_{0_0}$.

Si existen componentes reactivos en la malla de salida, el camino de la corriente alterna i_o será distinto al de la corriente continua $I_{\mathcal{O}_Q}$, aún cuando los efectos reactivos que introducen, sean despreciables a las frecuencias de interés de la señal de excitación. De haber un intervalo de frecuencias en donde ocurra esto último, se lo denominará habitualmente "rango de frecuencias medias". Por ejemplo, si se acopla al circuito de la Fig 1.2. del capítulo I, otra resistencia de carga R_L entre los terminales 2 y 2' a través de un capacitor de reactancia despreciable a la frecuencia de la señal aplicada, como se muestra en la Fig. 2.4, la corriente continua de salida $I_{\mathcal{O}_Q}$, seguirá circulando sólo a través de $R_{\mathbb{C}}$, pero la corriente de señal alterna, i_o , lo hará por $R_{\mathbb{C}}$ y $R_{\mathbb{C}}$ simultáneamente, teniendo por lo tanto caminos distintos.

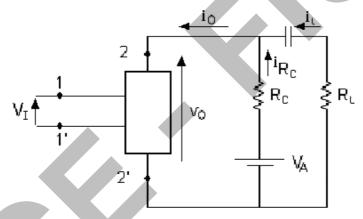


Fig. 2.4

En esta figura se comprueba que por Kirchoff (KCL) deberá ser:

$$i_0 = I_{0_0} + i_0$$
 (2.28)

ya que I_{O_Q} no puede circular por R_L pues se encuentra el capacitor C_A en serie con ella e I_O circula a través de R_C y R_L siendo $(i_{R_{C_{con}}} = i_{R_C} - I_{OQ})$:

$$i_o = i_{R_{C_{ca}}} + i_I$$
 (2.29)

Si se admite que V_A no posee impedancia interna, es decir, que se comporta como un cortocircuito para la corriente de señal $i_{R_{C_{ca}}}$ que circula por $R_{\mathbb{C}}$, y se puede admitir que el capacitor de "acople" de $R_{\mathbb{C}}$ posee una reactancia despreciable a la frecuencia de la señal de excitación V_i , ambas corrientes alternas estarán en fase y se podrá considerar que las

resistencias $R_{\mathbb{C}}$ y $R_{\mathbb{C}}$ están directamente en paralelo para la señal, resultando en este caso:

$$V_0 = -i_0 R_{ra} \tag{2.30}$$

donde:

$$R_{ca} = R_c // R_t \tag{2.31}$$

Además, de existir efectos reactivos en el circuito, si las ondas senoidales de tensión y corriente de salida v_o e i_o se encuentran defasadas un ángulo distinto de 180°, de acuerdo a los sentidos de referencia adoptados, la *trayectoria del punto de trabajo instantáneo* sobre el plano I_o - V_o , ya no *será* una recta sino *una elipse* (figura de Lissajous con frecuencias iguales en ambos ejes ortogonales) si el sistema se comporta linealmente.

En este caso debe tenerse en cuenta que la potencia de señal sobre la carga será:

$$P_0 = V_0 I_0 \cos \varphi_0 \tag{2.32}$$

donde $\varphi_{o} = v_{o}^{\hat{i}}i_{o}$ es el ángulo de defasaje entre v_{o} e i_{o} .

Por otro lado, en los terminales de entrada podrá existir también, eventualmente, una corriente de polarización I_{I_Q} y una corriente de señal alterna i_i , con lo que se disipará potencia de continua de polarización en la entrada del dispositivo y análogamente, el generador de excitación de señal, deberá entregar potencia de alterna. – Fig. 2.4 -.

$$V_{I} = V_{I_{Q}} + V_{I}$$
 $i_{I} = I_{I_{Q}} + i_{I}$ (2.33)

Fig. 2.5

Podemos distinguir así dos potencias que se pueden disipar en la entrada del dispositivo⁽⁵⁾:

⁽⁵⁾ Podrán existir ambas, una de ellas, o ser las dos nulas según sea el dispositivo real empleado y la configuración de trabajo en que se lo utilice.

Potencia de continua disipada en la entrada:

$$P_{I_0} = V_{I_0} I_{I_0} \tag{2.34}$$

Potencia de excitación alterna disipada en la entrada:

$$P_{i} = \hat{V_{i}} \hat{I_{i}} / 2 = V_{i} I_{i}$$
 (2.35)

Tal como se dijo al definir ganancia de potencia, en los dispositivos amplificadores prácticos normalmente resulta $P_i << P_o$, es decir, la potencia de señal alterna útil que se obtiene en la carga, puede ser controlada con una potencia de señal de excitación mucho menor que incluso puede ser o considerarse nula, según el caso. Es así que se define una ganancia de potencia $G_P = P_o/P_i$, dada por 2.15, normalmente mucho mayor que la unidad, que puede incluso tender a infinito.

<u>En resumen</u>: Todo dispositivo amplificador basa su funcionamiento en el <u>efecto transistor</u>, que consiste en la variación de su resistencia estática de salida mediante <u>una tensión de control de entrada</u>. Dicho efecto permite que el dispositivo funcione como <u>convertidor de potencia de continua</u>, tomada de la fuente de alimentación de tensión continua, <u>en potencia de señal alterna útil sobre la carga</u>. En otras palabras, <u>a los efectos de la carga</u> conectada entre sus terminales de salida, el transistor se comporta como generador de potencia de alterna. Es decir, es un <u>dispositivo activo</u> para la señal alterna de excitación.

